**第二次练习题 2020.3.4**

1、常用组合逻辑器件（编码器、译码器、数据选择器、加法器、数值比较器）的功能特点、电路结构及应用。

主要器件如下：8线-3线优先编码器，3线-8线译码器，4选1数据选择器（2选1、16选1），半加器，全加器，4位数值比较器

2、常用时序逻辑器件（移位寄存器、计数器）的功能特点、电路结构及应用。

主要器件如下：4位移位寄存器（单向、双向），4位二进制加法计数器，十进制加法计数器

3、用半导体存储器PROM设计一位全加器电路。