

输出结果
至SRAM

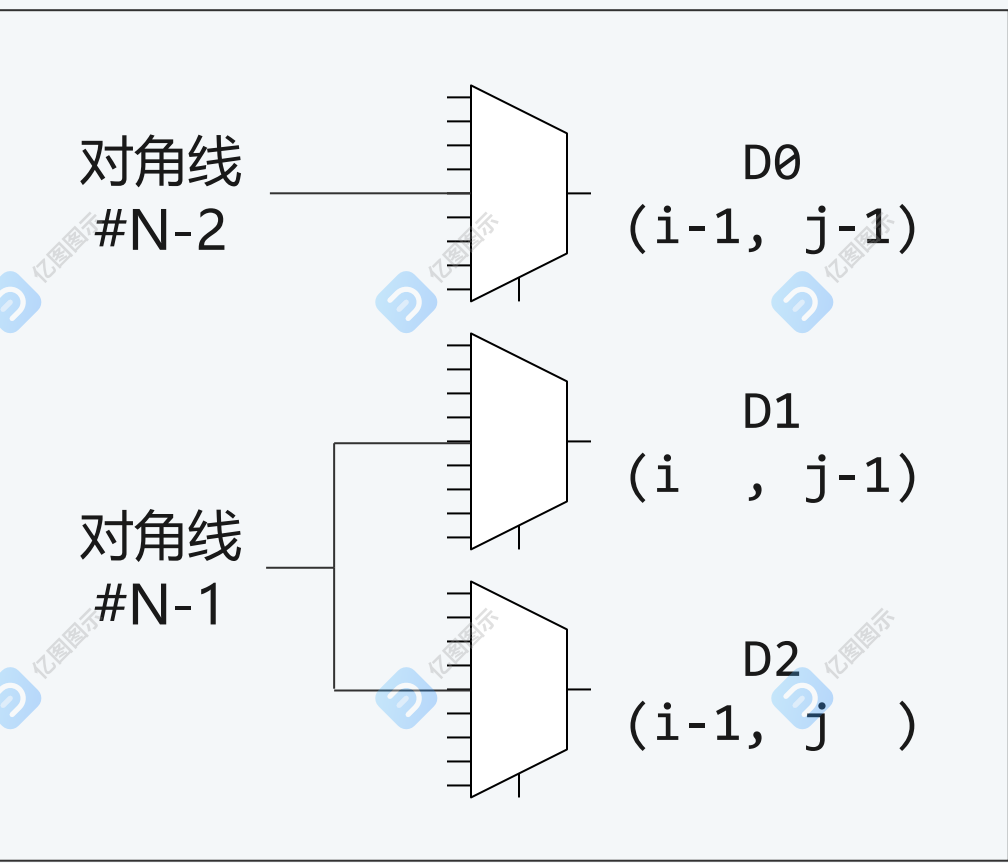
T&R序列
输入及控制

模块输入

反向回溯模块

控制
模块

前向计算模块



6-1 MUX

运算区

PE

PE

PE

PE

PE

PE

PE

对角线
#N

对角线
#N-1

对角线
#N-2

缓存区

