

# Yeditepe Sayısal Tasarım Topluluğu

**Takım Kuruluşu:** 2024

**Takımımızın Amacı:** Mikrodenetleyici tasarımına dair teorik bilgi ve teknik deneyimlerimizi pratiğe dönüştürerek belirlediğimiz bir hedefe ve plana dayalı olarak Teknofest yarışmasına katılmak. Yarışmanın hedeflerini kendi hedeflerimiz olarak benimseyerek, bu alandaki bilgi birikimimizi ve becerilerimizi geliştirmek ve başarı elde etmek için programlı bir ilerleyiş sağlamak.

**Takımımızın Tanıtımı:** Takımımız, üyelerimizin öğrenim gördüğü Elektrik-Elektronik Mühendisliği ve Bilgisayar Mühendisliği bölümü çerçevesinde gördüğümüz dersler ve teknolojik ilerlemenin temellerini oluşturan yarı-iletken dünyasının çekiciliği ile birlikte mikrodenetleyici tasarımı konusunda ilerlemek üzere 2024 yılında Yeditepe Üniversitesinde, gönüllü olarak kurulmuştur. Yarışma öncesi çalışmalarımızda elde ettiğimiz deneyimleri kullanarak mikrodenetleyici tasarımları hakkında daha fazla bilgiye ve deneyime ulaşmak için, Teknofest'e katılmak ve yarışma programı dahilinde ilerlemeyi planladık. Teknofest 2024'te Çip Tasarım yarışmasının Sayısal İşlemci Geliştirme kategorisinde *YTS-Tasarım* adı ile 4. olarak mansiyon ödülü almaya hak kazandık. Teknofest mikrodenetleyici tasarımı yarışması ile mikrodenetleyici tasarımı konusunda; işlemcilerin ve mikrodenetleyicilerin temelleri, Risc-v mimarisi, çevrebirimlerinin üzerine ilerleme ve yonga üretim süreci aşamaları, hakkında deneyim ve teorik bilgi elde etmeyi planlamaktayız. Yarışma süreci öncesi deneyimlerimiz ile yarışma süreci içerisinde yapacağımız araştırma ve testler ile hedeflerimiz doğrultusunda ilerleyebileceğimizi düşünmekteyiz.

## **Takımımızın Üye Bilgisi:**

**Muhammet Furkan UZUN:** Yeditepe Üniversitesi, Elektrik-Elektronik Mühendisliği 2. Sınıf öğrencisi.

*İlgi alanları:* Sayısal işlemci ve mikrodenetleyici tasarımı ve Gömülü programlama.

*İş yükü:* Çekirdek implementasyonu, Önbellek ve çevrebirimleri tasarımı.

**Hasan GÜZELŞEMME:** Yeditepe Üniversitesi, Bilgisayar Mühendisliği 3. Sınıf öğrencisi.

*İlgi alanları:* Sayısal işlemci ve mikrodenetleyici tasarımı ve Gömülü programlama.

*İş yükü:* Çekirdek implementasyonu, çevrebirimleri tasarımı, devre serimi.

**Erhan ÖNALDI:** Yeditepe Üniversitesi, Bilgisayar Mühendisliği 4. Sınıf öğrencisi.

*İlgi alanları:* Sayısal işlemci ve mikrodenetleyici tasarımı ve Gömülü programlama.

*İş yükü:* Çevrebirimleri tasarımı, testler.