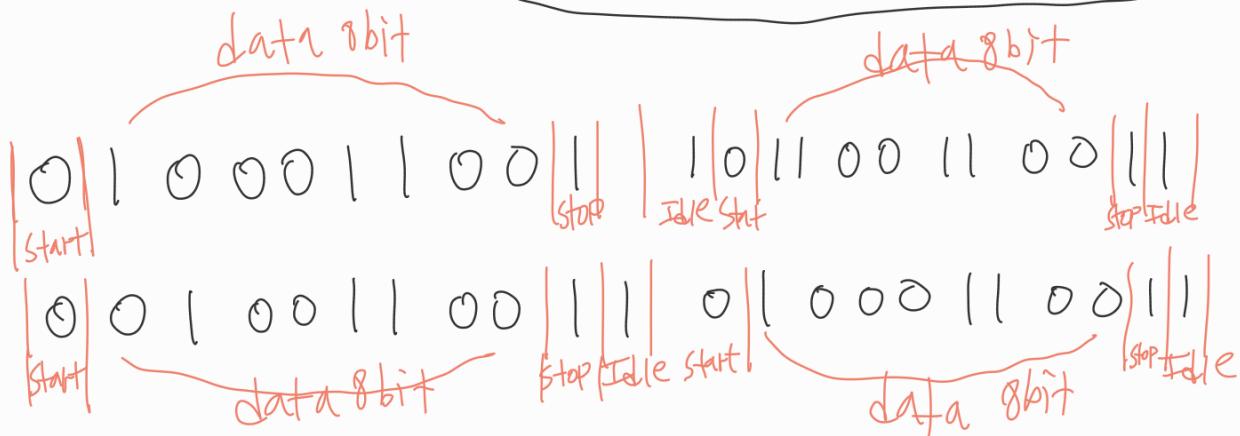
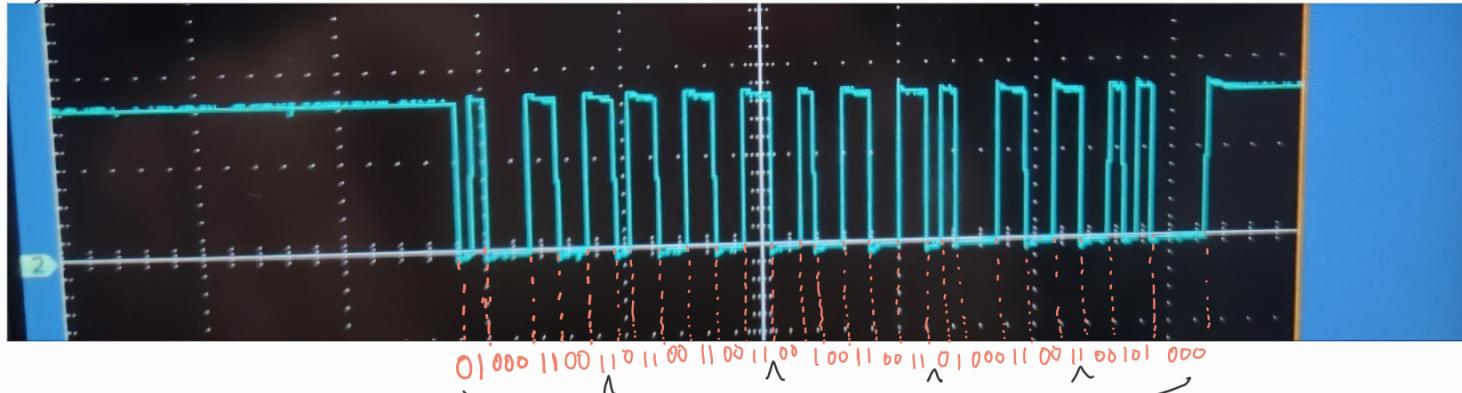


성명: 유종인 인테넷 8기

VART 프로토콜 분석

I) 스크립파형



설명: UART 프로토콜은 Startbit 0 스텝비트 |
Idle(비어있는상태) | 로 구성되고 data는 cube MX에서
8bit로 구성했기 때문에 8bit이고 Idle은 Hal-delay(500)
이 있기 때문에 발생한것으로 파악됨, LSB부터 전송됨

2) 빅엔디안과 리틀 엔디안 차이점

엔티티는 데이터를 메모리에 저장하는 구조이고

빅엔디안은 0x(2) 데이터가 있으면 어보리의 작은 주소부터 데이터의 MSB부터 저장하는 방법이다

리터널리안은 데이터를 메모리에 저장할 때 메모리의 작은 주소부터 데이터의 LSB부터 저장하는 방식이다

3) 인터럽트와 폴링의 차이점

폴링은 이벤트가 발생할 때 까지 계속 CPU가 감시하는 것
이어서 프로세서가 다른 프로세스를 처리 할 수 있다

인터럽트는 프로세서가 다른 프로세스를 실행하다가
이벤트가 발생할 때 마다 특정 주민을 실행하도록 하는 것

4) 동기식 방식과 비동기식 방식 차이

동기식 방식은 클락신호가 올라가 될 때 마다 데이터가 전송되는
거고 비동기식 방식은 클럭 없이 정해진 프로토콜에 따라
전송됨