

杨彦隽

yyang039@e.ntu.edu.sg

<https://github.com/YJY1029>

+65 9120 3467 / +86 15074995687

教育经历

同济大学

2017 年 9 月 - 2021 年 7 月

电子科学与技术，学士

中国上海

- 平均绩点: 84.8%
- 主要课程: 数字集成电路分析与设计, 计算机体系结构, 模拟集成电路分析与设计, 集成系统芯片设计原理, 半导体器件原理, 嵌入式系统

南洋理工大学

2021 年 8 月 -

MSc (Electronics)

新加坡

- 平均绩点: 4.63/5.00
- 主要课程: Digital Integrated Circuits Design, Advanced Topics in Semiconductor Devices, Electromagnetic Compatibility Design, LED Lighting & Display Technologies

研究经历

分级存储管理机制设计

2021 年 8 月 - 2022 年 1 月

同济大学

实习研究助理

- 主持设计一种使用页置换算法的分级 SRAM-Flash 硬件接口
- 将此设计应用到面向汽车的 Cortex-M3 微控制器中

CoNM: 规范微架构核心

2021 年 3 月 - 2021 年 6 月

同济大学

本科毕业设计

- 独立设计一款基于 RV32I 指令集, 带有 4 级流水线与静态分支预测的 50MHzCPU 软核
- 在 PYNQ-Z1 FPGA 开发板上成功完成该软核的移植与分析工作

数字集成电路课程设计

2020 年 6 月 - 2020 年 7 月

同济大学

课程设计

- 使用 Cadence virtuoso 设计了一种 3 结构嵌套的 32-bit 快速加法器
- 完成了该设计的层次、实现、验证与仿真分析

A Single-layer Wideband Microwave Absorber with Reactive Screen, A Novel Design of Microwave Absorber for Reduction of Radar Cross Section

2019 年 12 月 - 2020 年 5 月

同济大学

第二作者

- 负责 HFSS 天线仿真与实验数据分析工作
- 以第二作者身份在 IEEE AP-S/URSI 2020 会议上发表两篇论文

现有项目

ReMap: 一种优化的基于 Mitchell 方法的近似对数转换电路

南洋理工大学

2021 年 8 月 -

Msc Dissertation Project

- 研究一种 Mitchell 对数近似转换电路的优化方法
- 使用 STM40nm 工艺综合、仿真并评估该电路

移植 CoNM 内核至 CHISEL

自学

2021 年 10 月 -

- 学习 CHISEL 硬件设计语言并移植 CoNM 软核
- 评估可添加的指令集模块

所获奖项

同济大学

暑期实践先进个人

2017 年第 1 学期

- 曾任同济大学暑期实践项目《改革开放后长株潭城市群以交通为中心基建情况的调研》负责人

同济大学

优秀学生干部

2019 年第 1 学期

- 曾任同济大学学生会权益保障与生活福利部部长

专业技能

编程语言

- 擅长使用 Verilog 与 VHDL
- 熟练使用 C/C++
- 具有一定的 CHISEL 与 Python 编程能力

专业软件

- 擅长使用 ModelSim 与 MATLAB
- 熟练使用 Vivado, Synopsys, Cadence, git, Markdown 等
- 具备 HFSS, ISE, Keil 等软件的使用经验

语言

母语: 中文, 熟练: 英语

- 普通话水平测试 90.5/100, 二级甲等
- IELTS 8.0/9.0, CEFR 等级 C1

兴趣爱好

文学与语言, 音乐, 足球