

Технології графічного процесінгу & розподілених обчислень

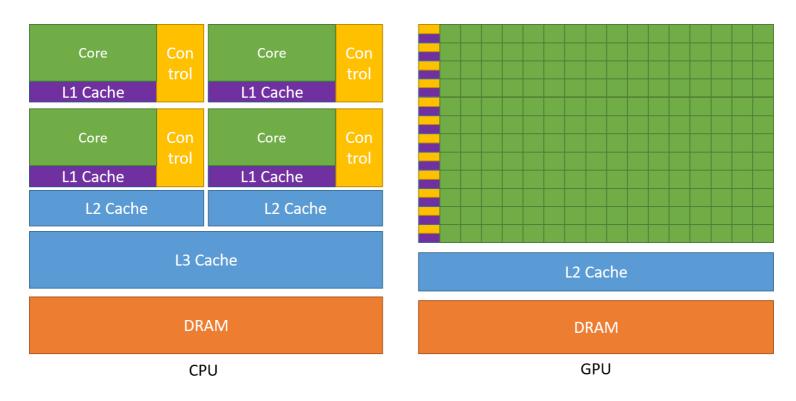
Лекція 1: Вступ

Кочура Юрій Петрович iuriy.kochura@gmail.com @y_kochura

Сьогодні

- Будова CPU та GPU
- Переваги використання GPUs
- Паралельний vs Розподілений
- Основні закони паралельних обчислень
- Області застосування гетерогенних паралельних обчислень

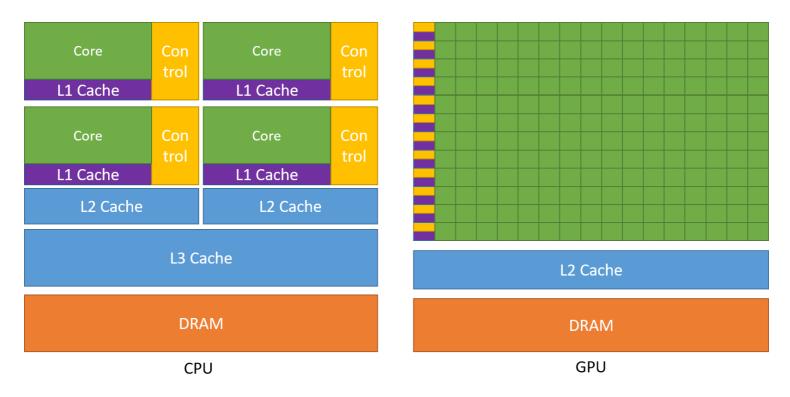
Переваги використання GPUs



Central Processing Unit (CPU)

Graphics Processing Unit (GPU)

СРU та **GPU** спроектовані дуже по-різному



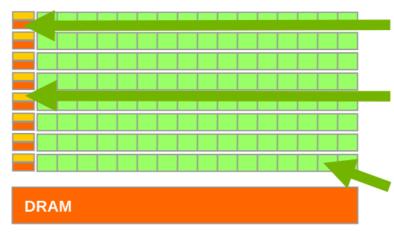
Ядра орієнтовані на зменшення затримок Latency Oriented Cores Ядра орієнтовані на збільшення пропускної здатності Throughput Oriented Cores

СРU: Архітектура орієнтована на зменшення затримок



затримок

GPU: Архітектура орієнтована на збільшення пропускної здатності



Малий розмір кеш пам'яті

- Для збільшення пропускної здатності пам'яті

Простий пристрій керування

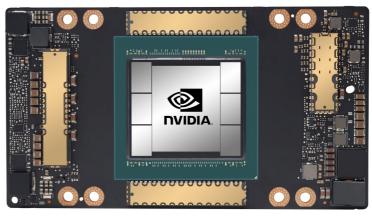
- Відсутнє прогнозування розгалужень
- Відсутнє пересилання даних

Енергоефективні ALUs

- Велика кількість ALU, які мають тривалі затримки, але дозволяють забезпечити високу пропускну здатність. Для цього потрібно задіяти велику кількість потоків, щоб отримати виграш

CPU vs GPU





Джерело: NVIDIA Ampere Architecture In-Depth

Джерело: 12th Gen Intel Core

- 12th Gen Intel Core
 - 14 Processor Cores
 - 10 nm process

NVIDIA A100

6912 CUDA Cores

7 nm process

Програми-переможці використовують як **СРU** так і **GPU**

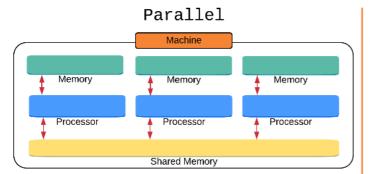
СРU використовують для послідовних частин коду, де затримки мають значення

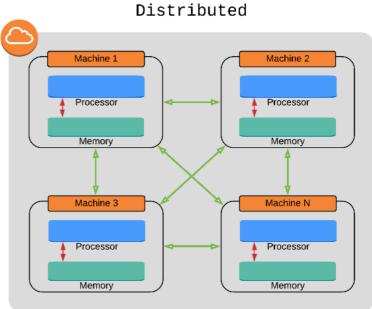
GPU використовують для паралельних частин коду, де пропускна здатність виграє

СРU може бути в $\times 10$ + швидшим ніж GPU для частин програми, які виконуються послідовно

GPU може бути в $\times 10$ + швидшим ніж CPU для частин програми, які можуть бути виконані паралельно

Паралельний **vs** Розподілений



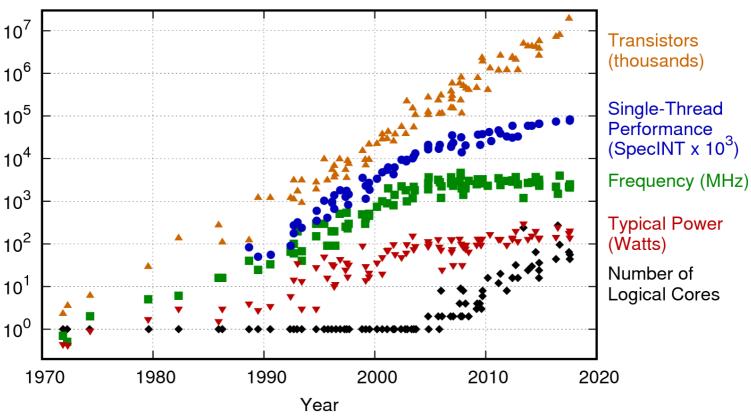


Паралельні обчислення — обчислення, які виконуються одночасно на кількох процесорах в одній системі — багатопотоковій.

Розподілені обчислення — використання кількох процесорів на кількох машинах, які спілкуються через мережу.

Чому паралельні обчислення важливі?

42 Years of Microprocessor Trend Data



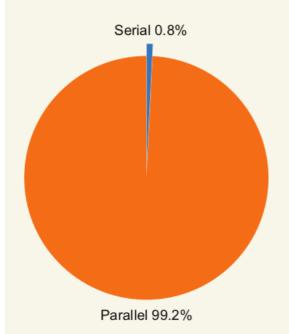
Original data up to the year 2010 collected and plotted by M. Horowitz, F. Labonte, O. Shacham, K. Olukotun, L. Hammond, and C. Batten New plot and data collected for 2010-2017 by K. Rupp

Example

Let's take a 16-core CPU with hyperthreading and a 256 bit-wide vector unit, commonly found in home desktops. A serial program using a single core and no vectorization only uses 0.8% of the theoretical processing capability of this processor! The calculation is

16 cores \times 2 hyperthreads \times (256 bit-wide vector unit)/(64-bit double) = 128-way parallelism

where 1 serial path/128 parallel paths = .008 or 0.8%. The following figure shows that this is a small fraction of the total CPU processing power.



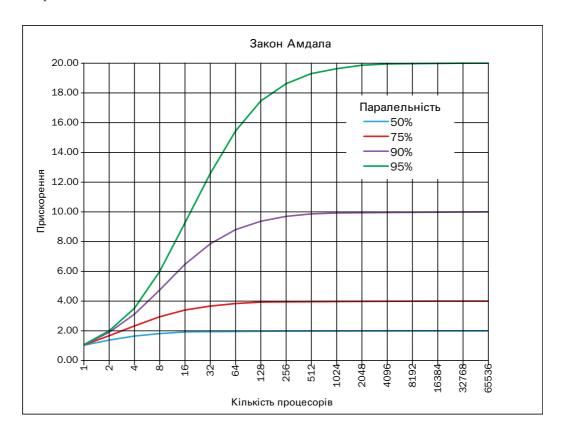
A serial application only accesses 0.8% of the processing power of a 16-core CPU.

Які потенційні переваги паралельних обчислень?

- Прискорення часу виконання програм
- Підвищення енергоефективності
- Вирішення великих проблем

Основні закони паралельних обчислень

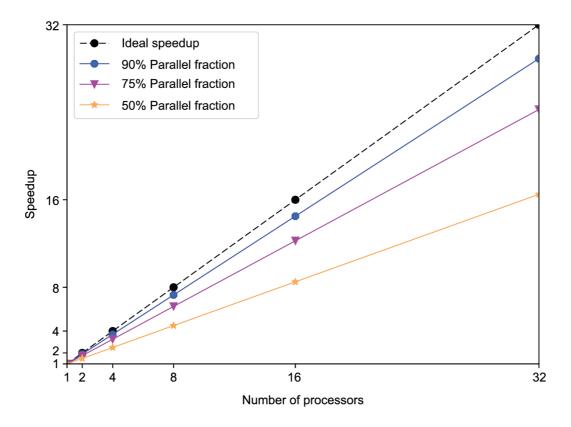
Межа для паралельних обчислень: закон Амдала



$$\mathrm{SpeedUp}(N) = rac{1}{S + rac{P}{N}},$$

де N — кількість процесорів, S — частина яку можна виконувати послідовно, P — частина яку можна виконувати паралельно, S+P=1

Прорив паралельної межі: закон Густафсона-Барсіса



$$SpeedUp(N) = N - S \cdot (N - 1),$$

де N — кількість процесорів, S — частина яку можна виконувати послідовно

Застосування

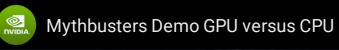
Застосування гетерогенних паралельних обчислень

Машинне навчання **Наукове** моделювання

Біомедична інформатика Обробка відео

Фінансова аналітика

Інженерне моделювання Медична візуалізація **Астрономія** та астрофізика







Mythbusters Demo GPU versus CPU

