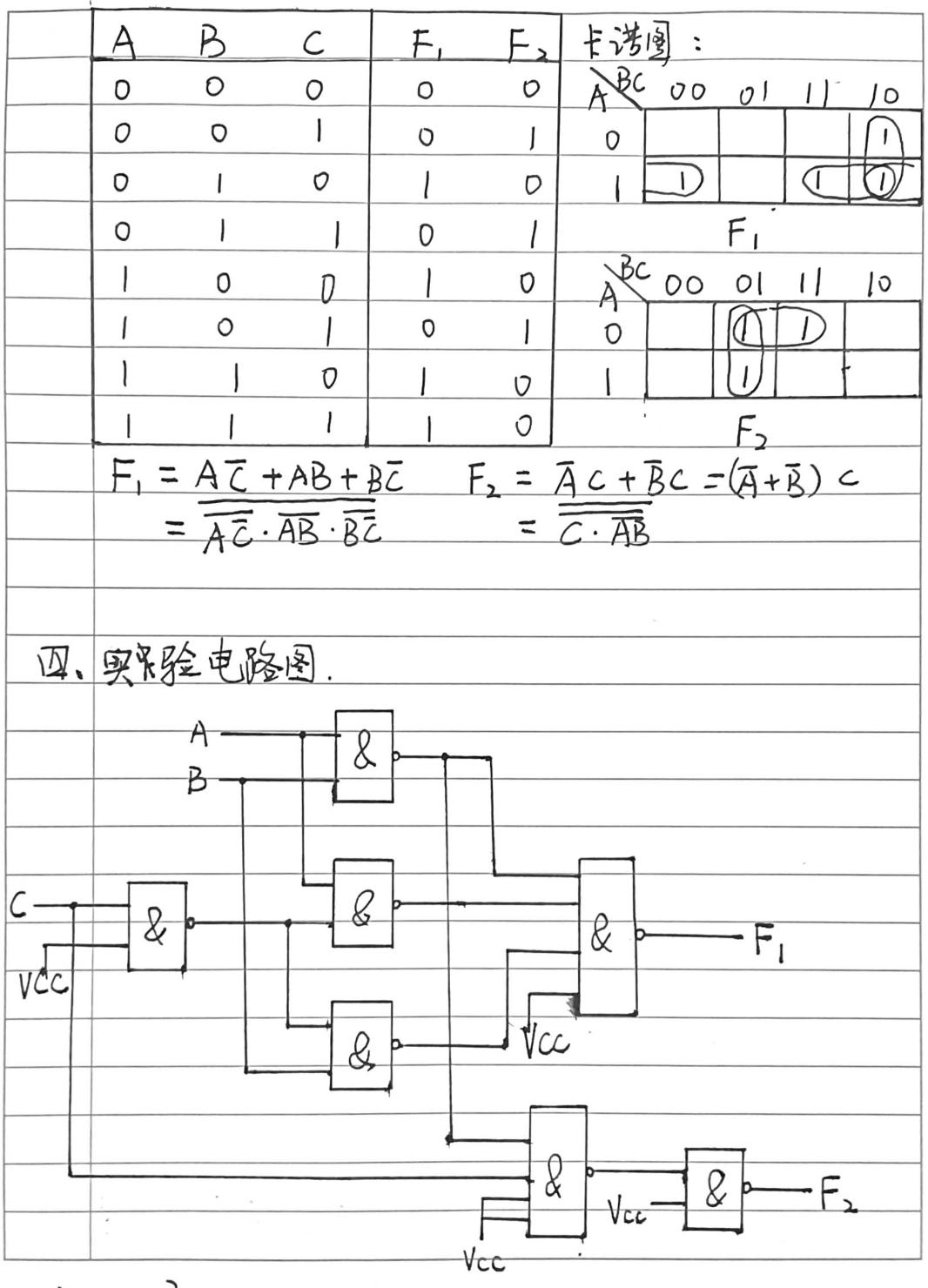
## 和这个是对这个意义是一个

实验名称_	结合	逻辑	电路		
_					
_					
	,				
课程名称_	电工电	子基础	实验	В.	
		· ,			
					F-1
班级学号_				. ,	
姓名					

开课时间 <u>202</u> / 2022 学年, 第 2 学期

	实验: 结合逻辑电路.
-,	实验目的.
/.	掌握基本门电路的实际应用
2	掌握基本门为东端的处理方法
2	国家给验证所设计由股的逻辑动能
4	用实验验证所设计电路的逻辑功能。判断、观察组合逻辑电路险暴弃了解消烧险象
	的方法。
	71/14.
-	主要仪器设备及软件.
	较件: Multisim 140 / B真
	7- Mulusim 140 1100
7	没计过程.
亚	用与非门设计一数字锁逻辑电路, 该锁有3个技
F)	每A,B,C,当A,B,C同时按下,或A和B同
21 ;	时按下,或只有A或B按下时开锁,如果不符
	合上述条件应报警。
	10-20-11-12-11-2
₩	% F. 代表是否再输成功。
	设F,代表是否开锁成功。 F2代表是否报警。
	湿"为1.
	-1 H O
	祖母别到,可将由败对给公园和下有人在考验
	"石"为 0。 根据题到,可将电路功能用如下真值表描述出来。
1	
第	页, 共 <b>分</b> 页 成绩



批改日期 年 月 日

玉、	实验结果验证. 经验证, 符合真值表.
	纷绝证,将合直值表
2	实验小结.
	としたよう、イカスラウェ
/\	了(3年)11、开联,接向电下
	或(或非)i]:弃联,接低电牛.
2,	与(与非)门:并联,接高电平或(或非)门:并联,接低电平, 数卷电路设计的低程。
3	复了了三种基本逻辑后算处复合逻辑后算的图形符号。
•	