实验: Intel SIMD 指令

实验目的: 了解并掌握 Intel SIMD 指令的基本用法

要求:对问题进行回答

Exercise 1: 熟悉 SIMD intrinsics 函数

Intel 提供了大量的 SIMD intrinsics 函数, 你需要学会找到自己想要使用的那些函数。

你可以通过查看: <u>Intel® Intrinsics Guide</u> , 勾选某个 checkboxes 你可以看到该指令集下支持的所有操作及相关描述。

这些函数的用法, 你还可以参考:

Intrinsics 函数总结 - 百度文库 (baidu.com)

找出能完成以下操作的 128-位 intrinsics 函数: (one for each):

- Four floating point divisions in single precision (i.e. float) (4个并行的单精度浮点数除法)
- Sixteen max operations over unsigned 8-bit integers (i.e. char) (16 个并行求 8 位无符号整数的最大值)
- Arithmetic shift right of eight signed 16-bit integers (i.e. short) (8个并行的16位带符号短整数的算术右移)

Hint: Things that say "epi" or "pi" deal with integers, and say "epu" deal with unsigned integers, and those that say "**ps**" or "**pd**" deal with **s**ingle **p**recision and **d**ouble **p**recision floats.

Exercise 2: 阅读 SIMD 代码

本练习对 SIMD intrinsics 函数是使用进行了示范。 实现双精度浮点数的矩阵乘法:

$$\begin{pmatrix} C[0] & C[2] \\ C[1] & C[3] \end{pmatrix} = \begin{pmatrix} C[0] & C[2] \\ C[1] & C[3] \end{pmatrix} + \begin{pmatrix} A[0] & A[2] \\ A[1] & A[3] \end{pmatrix} \begin{pmatrix} B[0] & B[2] \\ B[1] & B[3] \end{pmatrix}$$

这个操作会产生如下运算:

```
C[0] += A[0]*B[0] + A[2]*B[1];

C[1] += A[1]*B[0] + A[3]*B[1];

C[2] += A[0]*B[2] + A[2]*B[3];

C[3] += A[1]*B[2] + A[3]*B[3];
```

在 sseTest. c 文件中,可以看到矩阵乘法的 SIMD 实现,它使用了以下 intrinsics 函数:

```
__m128d _mm_loadu_pd( double *p ) returns vector (p[0], p[1])
__m128d _mm_load1_pd( double *p ) returns vector (p[0], p[0])
__m128d _mm_add_pd( __m128d a, __m128d b ) returns vector (a₀+b₀, a₁+b₁)
__m128d _mm_mul_pd( __m128d a, __m128d b ) returns vector (a₀b₀, a₁b₁)
void _mm_storeu_pd( double *p, __m128d a ) stores p[0]=a₀, p[1]=a₁
```

通过以下命令,编译 sseTest.c 产生 x86 汇编文件:

```
make sseTest.s
```

观察 sseTest.s 文件的内容 , 哪些指令是执行 SIMD 操作的?

Exercise 3: 书写 SIMD 代码

以下代码是原始版本,用于将数组 a 中的内容累计求和。

```
static int sum_naive(int n, int *a)
{
   int sum = 0;
   for (int i = 0; i < n; i++)
      {
      sum += a[i];
    }
   return sum;
}</pre>
```

使用以下函数:

m128i _mm_setzero_si128()	returns 128-bit zero vector
m128i _mm_loadu_si128(m128i *p)	returns 128-bit vector stored at pointer p
m128i _mm_add_epi32(m128i a,m128i b)	returns vector $(a_0+b_0, a_1+b_1, a_2+b_2, a_3+b_3)$
void _mm_storeu_si128(m128i *p,m128i a)	stores 128-bit vector a at pointer p

修改 sum. c 文件中的 sum_vectorized() 函数编译并运行你的程序:

```
make sum
./sum
```

性能是否有改善? 输出结果是什么?

Exercise 4: Loop Unrolling 循环展开

在 sum. c 中, 我们提供了 sum unrolled()函数的实现:

```
static int sum_unrolled(int n, int *a)
{
    int sum = 0;

    // unrolled loop
    for (int i = 0; i < n / 4 * 4; i += 4)
    {
        sum += a[i+0];
        sum += a[i+1];
        sum += a[i+2];
        sum += a[i+3];
    }

    // tail case
    for (int i = n / 4 * 4; i < n; i++)
    {
        sum += a[i];
    }

    return sum;
}</pre>
```

将你的 sum_vectorized()代码拷贝到 sum_vectorized_unrolled() 中并循环展开 4 次,编译并运行代码:

```
make sum
./sum
```

性能是否有改善? 输出结果是什么?