

Tanıtım Dersi

Dersin Hocaları:

anilcelebi@kocaeli.edu.tr

burak.celik@kocaeli.edu.tr

caner.ozdemir@kocaeli.edu.tr

yucehan1172@hotmail.com

Videolara Yardımcı olan Kuantek Firması Çalışanları:

anil@kuantek.com.tr

asamet.aldas@kuantek.com.tr

orhun.dabak@kuantek.com.tr

Dersin İşleyişinin kaynağı:

Kocaeli üniversitesi elektronik ve haberleşme mühendisliği bölümünde Doç. Dr. Anıl Çelebinin yönettiği sayısal tasarım dersinin sayısal tasarım laboratuvar dersi mevcut. Sayısal tasarım derslerinde teorik bilgiler veriliyor laboratuvar derslerinde de öğrenilen bilgiler FPGA kartlar üzerinden gerçekleştiriliyor. Dersin diğer öğretim elemanları tarafından laboratuvar föyleri hazırlanıyor. Biz Tripi serisi boyunca bu laboratuvar derslerindeki Tripi lablarını gerçekleyeceğiz.

Kaç Çeşit Kart Kullanılıyor?

Laboratuvar dersleri boyunca 3 çeşit FPGA kart kullanılıyor bunlar:

TRIPİ

BASYS3

DE10-LITE

TRIPİ KARTI

Kuantek firması tarafından geliştirilmiş bir FPGA karttır. Kuantek Türk bir firmadır. Kartın içindeki FPGA çipin üreticisi EFINIX'tir.

BASYS3 KARTI

Digilent tarafından üretilmiştir. Kartın içindeki FPGA çipinin üreticisi XILINX'dir.

DE10-LITE KARTI

TERASIC tarafından üretilmiştir. Kartın içindeki FPGA çipinin üreticisi INTEL'dir.

Videoları düzenleyen yapan kiři kim?

Kocaeli Üniversitesi elektronik ve haberleşme mühendisliği öğrencisi, sayısal tasarım dersini vermiş olan Yağmur Canalp isimli öğrenci.

Dersin kaynaklarına nasıl Ulaşabiliriz?

https://github.com/YagmurBenna/Tripı_Serisi.git buradaki github linkinde Tripi serisinin ders notları ve Kocaeli Üniversitesinin lab föylerine ulaşabilirsiniz. Tripi FPGA kartın ve Tripi Beginners HAT'ın şematığıne de ulaşabilirsiniz.