2012 EDL FINAL

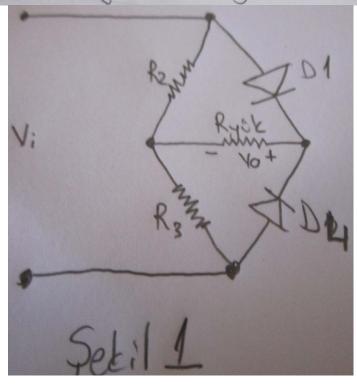
1) Sekil Ideki dogrultucu devrenin girisine Vi=12,8 sinWt Volt gerilimi vygulandiginda

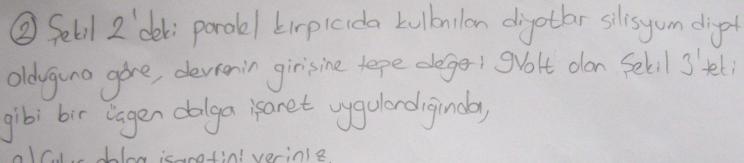
a) Ryök üzerinde dusacak Vo alkış geriliminin dalga seklini, tepe gerilimini göstermek suretiyle giziniz.

b) Yok izerindeki ortalama gerilimi entegral hesabini japarak hesaplayınız. (Rybk = 6ksl, Rz = Rz = 4ksl)

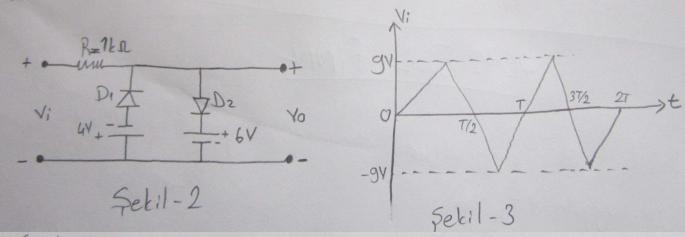
c) Devredeli diptlar üzerindele: PIV dégerlerini bulunuz.

(Devredelei Dive Dy dijetbri silisyumdur.)





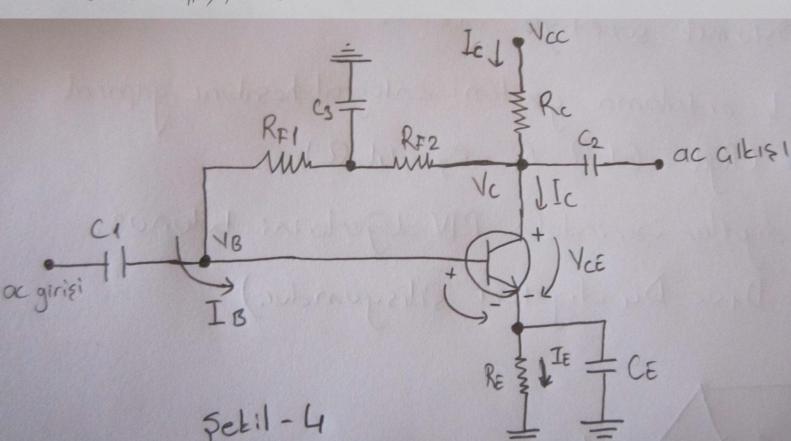
a) Cilis dolga isaretini veriniz.
b) R= 122'luk direncin Uzerindeki dalga seklini veriniz.



3-) Selill teli BJT Luvuetlendirici devresinin;

(a) Dogru akım analızını yaparak, Ic akımını ve VCE gerilinini hesoplyınız.

(b) Devrenin kick isoret analizini re esdeger devre modelini kullonnak suretiyle esdeger devreyi gizorek japınız ve Zi, Zo, Av ve Ai degerbrini bulunuz. (Vcc = 10 V, VBE = 0,7 V, RFI = 100ks, RF2 = 150ks, Rc = 3ks, RE = 1,2ks, CI = C2 = C3 = CE = 10 MF, B= 60)



Sekil5 'teli JFET devresinde ID, VGS, VD, VS VE VDS degerlerini hescaplayinia.

HM2