番号	名前
#17	10 RIJ

			日付		
提出日					
	情報機器度合い	フォント統一	図見栄え	手書き混在	切り貼り無し
	表紙	氏名	提出日	実験期間	共同研究者名
	目的				
	原理				
	実験方法				
		図体裁·評価	素子情報	本文参照	
測定回路	図6 単安定回路				
(実体配線図)	図11 パルス増幅器			Sil	
		/+ ±\ == /=	図7 各部波形観		
	4.1 図7 パルス幅決定回路の各部波形観測	体裁·評価	測定条件	本文参照	
実験	4.2 パルス幅決定回路:パルス幅-周波数特性 表1 パルス幅・周波数特性 図8 パルス幅周波数特性 図9 パルス幅決定回路の各部波形観測	図8 パルス幅 体裁・評価	本文参照 -周波数特性図 本文参照 本文参照 -周波数特性図 連次を ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・		・ 図7と比較
	4.3 パルス幅決定回路:パルス幅-抵抗値特性 表2 パルス幅・抵抗値特性 図10 パルス幅・抵抗値特性	体裁・評価 図10 パルス 体裁・評価	a·抵抗值特性 本文参照 a·抵抗值特性 本文参照		
	4.4 図12 増幅器の出力波形	│ 体裁·評価	312 出力波形観 別定条件	本文参照	最大出力電圧
	1.パルス幅の導出				
吟味事項	2.パルス幅が短くなる現象の説明				
吟	3.スピードアップコンデンサの働きを説明		その他		
	4. パルス立ち下がり駆動のパルス発生器の測定方法を説明				

番号	名前
#17	10 RIJ

			日付		
提出日					
	情報機器度合い	フォント統一	図見栄え	手書き混在	切り貼り無し
	表紙	氏名	提出日	実験期間	共同研究者名
	目的				
	原理				
	実験方法				
		図体裁·評価	素子情報	本文参照	
測定回路	図6 単安定回路				
(実体配線図)	図11 パルス増幅器			Sil	
		/+ ±\ == /=	図7 各部波形観		
	4.1 図7 パルス幅決定回路の各部波形観測	体裁·評価	測定条件	本文参照	
実験	4.2 パルス幅決定回路:パルス幅-周波数特性 表1 パルス幅・周波数特性 図8 パルス幅周波数特性 図9 パルス幅決定回路の各部波形観測	図8 パルス幅 体裁・評価	本文参照 -周波数特性図 本文参照 本文参照 -周波数特性図 連次を ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・		・ 図7と比較
	4.3 パルス幅決定回路:パルス幅-抵抗値特性 表2 パルス幅・抵抗値特性 図10 パルス幅・抵抗値特性	体裁・評価 図10 パルス 体裁・評価	a·抵抗值特性 本文参照 a·抵抗值特性 本文参照		
	4.4 図12 増幅器の出力波形	│ 体裁·評価	312 出力波形観 別定条件	本文参照	最大出力電圧
	1.パルス幅の導出				
吟味事項	2.パルス幅が短くなる現象の説明				
吟	3.スピードアップコンデンサの働きを説明		その他		
	4. パルス立ち下がり駆動のパルス発生器の測定方法を説明				

番号	名前
#17	10 RIJ

			日付		
提出日					
	情報機器度合い	フォント統一	図見栄え	手書き混在	切り貼り無し
	表紙	氏名	提出日	実験期間	共同研究者名
	目的				
	原理				
	実験方法				
		図体裁·評価	素子情報	本文参照	
測定回路	図6 単安定回路				
(実体配線図)	図11 パルス増幅器			Sil	
		/+ ±\ == /=	図7 各部波形観		
	4.1 図7 パルス幅決定回路の各部波形観測	体裁·評価	測定条件	本文参照	
実験	4.2 パルス幅決定回路:パルス幅-周波数特性 表1 パルス幅・周波数特性 図8 パルス幅周波数特性 図9 パルス幅決定回路の各部波形観測	図8 パルス幅 体裁・評価	本文参照 -周波数特性図 本文参照 本文参照 -周波数特性図 連次を ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・		・ 図7と比較
	4.3 パルス幅決定回路:パルス幅-抵抗値特性 表2 パルス幅・抵抗値特性 図10 パルス幅・抵抗値特性	体裁・評価 図10 パルス 体裁・評価	a·抵抗值特性 本文参照 a·抵抗值特性 本文参照		
	4.4 図12 増幅器の出力波形	│ 体裁·評価	312 出力波形観 別定条件	本文参照	最大出力電圧
	1.パルス幅の導出				
吟味事項	2.パルス幅が短くなる現象の説明				
吟	3.スピードアップコンデンサの働きを説明		その他		
	4. パルス立ち下がり駆動のパルス発生器の測定方法を説明				

番号	名前
#17	10 RIJ

			日付		
提出日					
	情報機器度合い	フォント統一	図見栄え	手書き混在	切り貼り無し
	表紙	氏名	提出日	実験期間	共同研究者名
	目的				
	原理				
	実験方法				
		図体裁·評価	素子情報	本文参照	
測定回路	図6 単安定回路				
(実体配線図)	図11 パルス増幅器			Sil	
		/+ ±\ == /=	図7 各部波形観		
	4.1 図7 パルス幅決定回路の各部波形観測	体裁·評価	測定条件	本文参照	
実験	4.2 パルス幅決定回路:パルス幅-周波数特性 表1 パルス幅・周波数特性 図8 パルス幅周波数特性 図9 パルス幅決定回路の各部波形観測	図8 パルス幅 体裁・評価	本文参照 -周波数特性図 本文参照 本文参照 -周波数特性図 連次を ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・		・ 図7と比較
	4.3 パルス幅決定回路:パルス幅-抵抗値特性 表2 パルス幅・抵抗値特性 図10 パルス幅・抵抗値特性	体裁・評価 図10 パルス 体裁・評価	a·抵抗值特性 本文参照 a·抵抗值特性 本文参照		
	4.4 図12 増幅器の出力波形	│ 体裁·評価	312 出力波形観 別定条件	本文参照	最大出力電圧
	1.パルス幅の導出				
吟味事項	2.パルス幅が短くなる現象の説明				
吟	3.スピードアップコンデンサの働きを説明		その他		
	4. パルス立ち下がり駆動のパルス発生器の測定方法を説明				