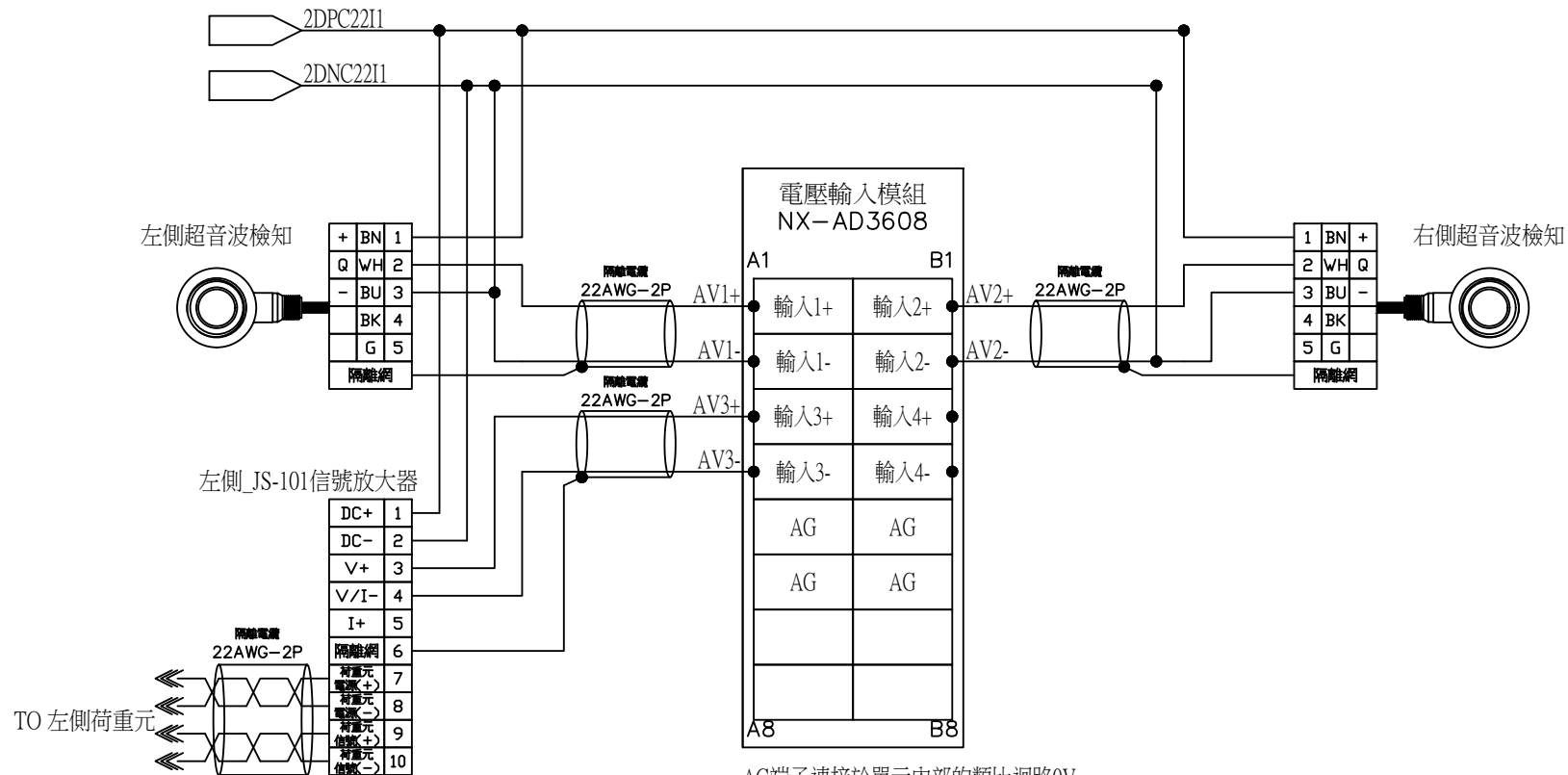


# AD類比模組

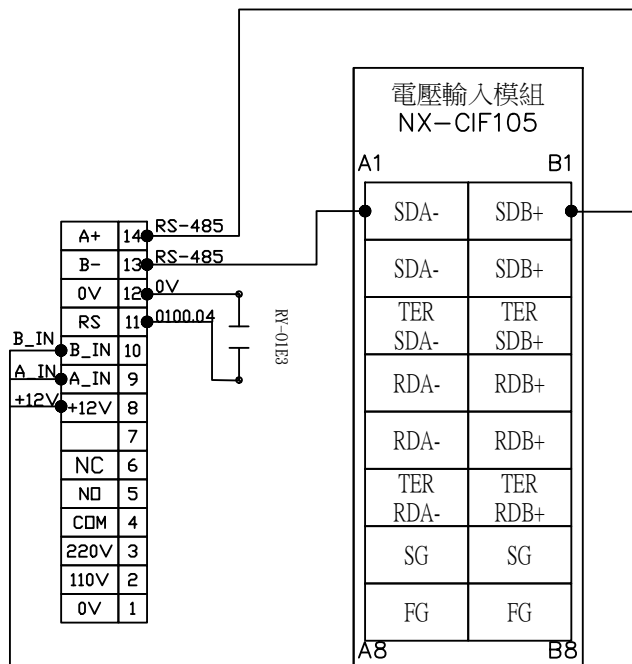
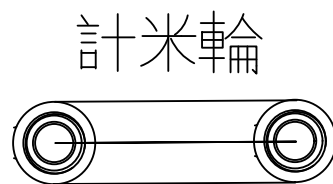
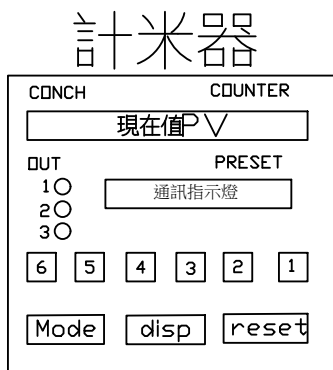


AG端子連接於單元內部的類比迴路0V。  
一般情況下，無須對AG端子進行配線作業。

通訊迴路圖

	0	1	2	3	4	5	6	7	8	9	
A	EPC 架構圖										A
B	詳細請參考說明書										B
C											C
D											D
E											E
F											F
G											G
H											H
I											I
J											J
K											K
L									通訊迴路圖		L
	0	1	2	3	4	5	6	7	8	9	

# AD類比模組



AG端子連接於單元內部的類比迴路0V。  
一般情況下，無須對AG端子進行配線作業。