



版图Layout要求：

1. 参考版图中模块核心区已用丝印框出来，去掉外围接口就可以作为小模块版图。
2. 芯片匹配电路C4,L1,C6靠近ANT脚放置，天线匹配电路C7,C8,C9靠近天线放置。PCB走线先进器件PAD脚，再从PAD脚出来，不要丁字型走线。
3. 优先用4层PCB板，如果用2层，射频部分到天线对应的底层不能有走线，VBAT到VCCRFXFE的走线需要绕到射频对立面那一排PAD的底下走。
4. 电源到VBAT,VCCPA的走线尽量星形布线，VCCPA处电流比较大，线宽大于0.4mm。
5. 当不用外部DC/DC时，需要把R1焊上0欧姆。

BK7238 SCH and PCB layout Version Change List			
Data	Version	Author	Description
2023.02.21	V1.0	qirui.wang	初始版本
2023.03.16	V1.0	qirui.wang	补全了所需的匹配电路
2023.03.22	V2.0	qirui.wang	添加注释；另外PCB布线修改了RF线宽；更名V2版本
2023.04.14	V2.1	cunliang.nai	更新BK7238芯片的管脚名字
2023.05.19	V2.2	Beken	更新RF ESD管
2024.01.08	V2.3	Beken	U3EN脚由CEN改为普通GPIO,在睡眠模式下不打开DC/DC
2024.04.20	V2.4	Beken	在低功耗应用中PIN23=PIN24=NC，不要拉高接外设。

REV: 2.4



Sheet: 2/2

Date: 2023-04-14 Drawn By: Beken