

第二章作业，完成后上传到智学北航。以下问题简要回答即可

11. 设 SS:SP=2000:0300H，当前为空栈。则堆栈在内存中的物理地址范围是多少？执行两条PUSH指令后，SS:SP=？再执行一条PUSH指令之后，SS:SP=？

12. 如果从存储单元 2000H 开始存放的字节数据为：3AH, 28H, 56H, 4FH。则从 2000H 和 2001H 单元开始，分别取出一个字数据，各要进行几次操作，取数时 BHE 和 A0 信号是什么样的？取出的数据分别等于多少？

13. 8086 工作与最小模式时，硬件电路主要由哪些部件组成？为什么要用地址锁存器、数据缓冲器和时钟产生器？

14. 设 DS=1000H, BX=34ABH, 试分别画出执行以下指令时的时序图：（只画出时序图即可）

(1) MOV [12H], BX (2) OUT 2AH, AL 的时序图（设AL中数据为 78 H）

