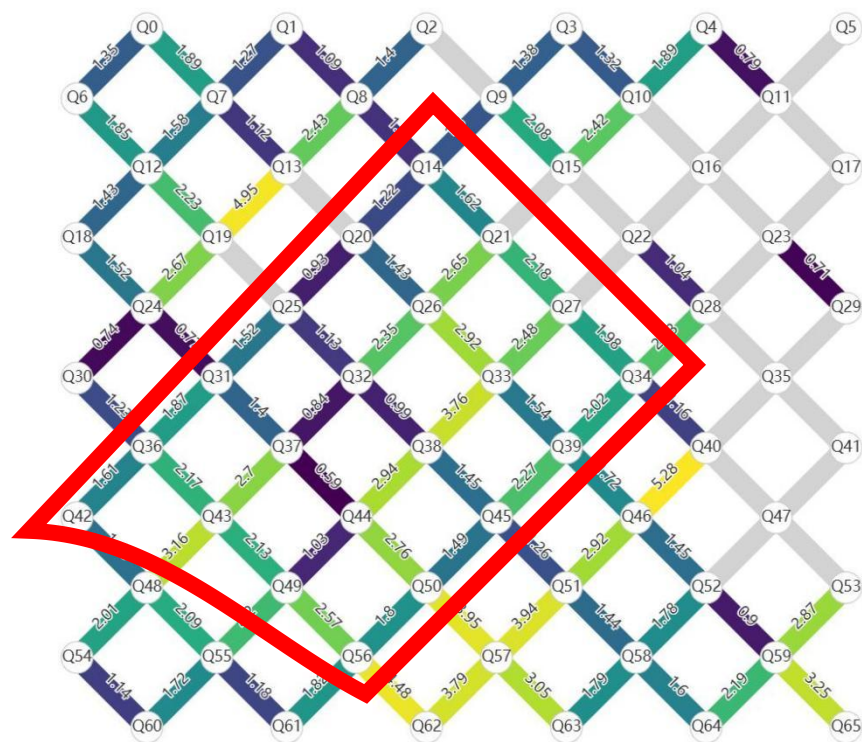


逻辑拓扑区域尽量为网格式结构而非链式结构，21 比特的拓扑如下：



比特的添加顺序：[14,20,26,21,27,33,34,39,45,38,32,25,31,37,44,50,56,49,43,36,42]

举例：5 个比特的线路使用的是列表前 5 个比特即[14,20,26,21,27]