河北师范大学《计算机组成原理》课程教学大纲

（理论课程）

课程代码：32201032

课程名称：计算机组成原理

英文名称：The Principle of Computer Organization

授课语言：中文

开课单位：软件学院

大纲制定人：李玮玮、赵洋

大纲审定人：陈润资

一、课程说明

**1.课程类别/性质：专业课程/选修课**

**2.学分/学时： 48**

**理论学时：48 实践学时：0**

**3.适用专业： 软件工程**

**4.先修课程： 计算机导论**

**5.教材及参考书目：**

**推荐教材：**

计算机组成原理（第3版），蒋本珊，清华大学出版社，2013/3，9787302328438，“十二五”高等教育本科规划教材

**参考书目：**

[1] 计算机组成与系统结构，袁春风，清华大学出版社，2015/02，9787302408642，“十二五”本科国家级规划教材

[2] 计算机组成原理，白中英，高等教育出版社，2013/05，9787030372376，普通高等教育本科国家规划教材

[3] 计算机组成原理，唐朔飞, 高等教育出版社，2010/02，9787040223903，普通高等教育“十一五”规划教材，面向21世纪课程教材

[4] 计算机组成原理学习指导与习题解析，蒋本珊，清华大学出版社2013/08，9787302109822

**6.课程考核方式： 闭卷**

**7.主要实践教学环节：无**

二、课程简介

《计算机组成原理》是计算机专业的必修课。本课程以冯•诺依曼计算机模型为出发点，介绍计算机的组织结构和工作原理，剖析计算机的运算器、存储器、控制器和输入输出设备等功能部件的内部结构、工作原理与相互关系，使学生建立整机概念。

由于本课程内容具有抽象难学的特点，所以整个授课过程以学生能接受为前提。在授课过程中，教师根据学生实际情况灵活调整授课次序、增减授课内容；要求学生尽量减少预习、重视复习，确保正确理解课程内容；通过不定时的学生讲作业形式了解学生实际接受课堂讲授内容的程度，及时调整讲课方式，确保学生能从本课程中学到知识。

三、课程目标

1. 了解计算机各个功能部件的基本工作原理；

2. 正确理解定点小数、整数、浮点数的表示方法和表示范围；

3. 能应用所学知识设计简单的运算器，理解运算器的运算过程；

4. 能正确理解存储系统的三级结构，存储器扩展方法，Cache的工作过程；

5. 能应用所学知识设计简单处理器，以了解处理器设计流程；

6. 能正确理解外部设备的组成以及基本的输入输出系统；

7. 正确理解各功能部件之间的相互关系以及它们在计算机系统中所起的作用；

8. 能综合运用所学知识，并能将这些概念和方法运用在后继课程的学习中。

四、课程目标与毕业要求的对应关系

【明确每个课程目标由哪些章节支撑；明确每个课程目标所支撑的本专业毕业要求】

|  |  |  |  |
| --- | --- | --- | --- |
| **课程目标** | **对应章节** | **支撑毕业要求** | **备注** |
| 了解计算机各个功能部件的基本工作原理 | 第1章 概论  第4章 数值的机器运算  第5章 存储系统和结构  第6章 中央处理器 | 毕业要求1、毕业要求2 |  |
| 正确理解定点小数、整数、浮点数的表示方法和表示范围 | 第2章 数据的及其层次表示 | 毕业要求2、毕业要求4 |  |
| 能应用所学知识设计简单的运算器，理解运算器的运算过程 | 第4章 数值的机器运算 | 毕业要求1、毕业要求2、毕业要求3 |  |
| 能正确理解存储系统的三级结构，存储器扩展方法，Cache的工作过程 | 第5章 存储系统和结构 | 毕业要求1、毕业要求2、毕业要求3 |  |
| 能应用所学知识设计简单处理器，以了解处理器设计流程 | 第3章 指令系统  第6章 中央处理器 | 毕业要求2、毕业要求3 |  |
| 能正确理解外部设备的组成以及基本的输入输出系统 | 第7章 外部设备  第8章 输入输入出系统 | 毕业要求2 |  |
| 正确理解各功能部件之间的相互关系以及它们在计算机系统中所起的作用 | 第1章 概述  第6章 中央处理器 | 毕业要求2 |  |
| 能综合运用所学知识，并能将这些概念和方法运用在后继课程的学习中 | 全部章节 | 毕业要求2、毕业要求3、毕业要求12 |  |

五、教学内容及要求

**第1章 概论**

**主要内容：**电子计算机与存储程序控制；计算机的硬件组成；计算机系统；计算机的工作过程和主要性能指标

**基本要求：**

1. 理解基本概念

2. 理解“存储程序”的概念

3. 理解软件和硬件的关系

4. 理解虚拟机概念和计算机结构

5. 了解计算机应用领域

6. 了解计算机的主要性能指标

**重点：**

1. “存储程序”的概念

2. 计算机的硬件组成

**难点：**

**第2章 数据的机器层次表示**

**主要内容：**数值数据的表示；机器数的定点表示与浮点表示；非数值数据的表示；；十进制数和数串的表示；现代微型计算机系统中的数据表示；数据校验码

**基本要求：**

1. 熟练掌握机器数的定点表示方法

2. 掌握数据的浮点表示方法

3. 理解十进制数和数串的表示

4. 了解微机系统中的数据表示

5. 掌握数据校验码的概念

**重点：**

1. n位定点数的表示范围和分辨率

2. 数据的浮点表示方法、IEEE754标准浮点表示法

3. 奇偶校验、海明码校验

**难点：**

1. 定点数与浮点数的表示范围

2. 海明码校验

**第3章 指令系统**

**主要内容：**指令格式；寻址技术；堆栈与堆栈操作；指令类型；指令系统的发展

**基本要求：**

1. 深入理解指令的概念

2. 深入理解并熟练掌握指令格式中各部分的含义

3. 熟练掌握扩展操作码技术

4. 熟练掌握各种寻址方式

5. 掌握寻址方式的寻址范围

6. 了解几种常见的指令系统

**重点：**

1. 扩展操作码技术

2. 指令的寻址方式

**难点：**

1. 扩展操作码技术

**第4章 数值的机器运算**

**主要内容：**基本算术运算的实现；定点加减运算；带符号数的移位和舍入操作；定点乘法运算；定点除法运算；规格化浮点运算；十进制整数的加法运算；逻辑运算与实现；运算器的基本组成与实例

**基本要求：**

1. 深入理解并掌握带符号的二进制数据在计算机中的表示方法及加减法运算

2. 熟练掌握二进制乘除法运算

3. 掌握浮点数运算方法

4. 熟练掌握数据通路概念

5. 熟练掌握运算器的总线结构

6. 了解十进制整数的加法运算

**重点：**

1. 补码的溢出判断与检测

2. 补码一位乘法（Booth算法）

3. 原码不恢复余数除法运算（加减交替法）

4. 运算器的基本组成

**难点：**

1. 补码一位乘法（Booth算法）

2. 原码不恢复余数除法运算（加减交替法）

**第5章 存储系统和结构**

**主要内容：**存储系统的组成；主存储器的组织；半导体随机存储器和只读存储器；主存储器的连接与控制；提高主存读写速度的技术；多体交叉存储技术；高速缓冲存储器；虚拟存储器

**基本要求：**

1. 深入理解存储系统的层次结构

2. 深入理解主存储器的连接与控制

3. 了解RAM和ROM的原理及提高主存读写速度的技术

4. 深入理解并熟练掌握高速缓冲存储器(cache)的原理

5. 掌握多体交叉存储技术

6. 理解虚拟存储器概念

**重点：**

1. 静态随机存储器的工作原理

2. 主存容量的扩展技术

3. 动态存储器的刷新

4. 高速缓冲存储器的工作原理

**难点：**

1. 主存容量的扩展技术

2. 动态存储器的刷新

3. 高速缓冲存储器的工作原理

**第6章 中央处理器**

**主要内容：**中央处理器的功能和组成；控制器的组成和实现方法；时序系统与控制方式；微程序控制原理；控制单元的设计；流水线技术；精简指令系统计算机；微处理器中的新技术

**基本要求：**

1. 理解控制器的组成

2. 深入理解并熟练掌握微程序控制计算机的基本工作原理和设计技术

3. 了解组合逻辑控制的计算机

4. 掌握控制器的控制方式

5. 了解流水线工作原理

6. 掌握计算机的加电及控制过程

**重点：**

1. 微程序控制计算机的基本工作原理

2. 微程序控制计算机的设计技术

3. 微指令的编码方法

**难点：**

1. 微程序控制计算机的设计技术

2. 微指令的编码方法

**第7章 外部设备**

**主要内容：**外部设备概述；磁介质存储器的性能和原理；磁介质存储设备；磁盘阵列；光盘存储器；新型辅助存储器；键盘输入设备；其他输入设备；打印输出设备；显示设备

**基本要求：**

1. 掌握磁介质存储器的性能和原理

2. 了解磁盘阵列与光盘存储器的工作原理

3. 掌握键盘的工作原理

4. 掌握打印机的工作原理

5. 了解其他输入输出设备的工作原理

**重点：**

1. 磁介质存储器的读写

2. 键盘的扫描定位技术

**难点：**

1. 磁介质存储器的读写

2. 键盘的扫描定位技术

**第8章 输入输出系统**

**主要内容：**主机与外设的连接；程序查询方式及其接口；中断系统和程序中断方式；DMA方式及其接口；通道控制方式；总线技术

**基本要求：**

1. 理解主机与外设的连接方式

2. 掌握程序查询方式及其接口

3. 掌握中断方式及DMA方式的异同

4. 了解通道控制方式

5. 理解总线的设计方法

**重点：**

1. 中断方式

2. DMA方式及其接口

**难点：**

1. 中断方式

2. DMA方式及其接口

六、学时分配

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| **序号** | **章节内容** | **理论** | **实验** | **课程设计** | **…** | **总学时** |
| 1 | 概论 | 3 |  |  |  | 3 |
| 2 | 数据的机器层次表示 | 6 |  |  |  | 6 |
| 3 | 指令系统 | 6 |  |  |  | 6 |
| 4 | 数值的机器运算 | 9 |  |  |  | 9 |
| 5 | 存储系统和结构 | 9 |  |  |  | 9 |
| 6 | 中央处理器 | 9 |  |  |  | 9 |
| 7 | 外部设备 | 3 |  |  |  | 3 |
| 8 | 输入输出系统 | 3 |  |  |  | 3 |
| **合 计** | | 48 |  |  |  | 48 |

八、教学策略与方法建议（可选）

教学手段以理论教学为主，习题教学为辅。理论教学在课堂完成，课堂教学主要采用板书附加多媒体的教学方式，注重采用启发式或讨论式进行课程内容的讲解，注重习题课，对于部分难于理解的内容，侧重课后习题的讲解。在课堂教学中贯彻“少而精”的原则，在注重基础理论教学的同时注意精选内容，突出重点、难点，使学生在有限的学时内得到最大收获。同时也注重给学生提供课外以及网上的学习资源，让学生能够课下学习，培养学生自主学习能力、发现问题、分析问题及解决问题的能力；鼓励学生勇于思考，不怕错误，培养学生从错误中深入学习正确概念的理念，从而充分挖掘学生潜力，促进学生综合素质的全面提高。