register:reg_instance

- aux_i[31..0]
- gpio_addr[31..0]
- gpio_dat_i[31..0]
- gpio_eclk
- gpio_we
- in_pad_i[31..0]
- sys_clk
- sys_rst
- gpio_dat_o[31..0]
- gpio_inta_o
- oen_padoe_o[31..0]
- out_pad_o[31..0]

apb_io:io_instance

- ext_clk_pad_i
- oen_padoe[31..0]
- out_pad[31..0]
- gpio_eclk
- in_pad[31..0]
- io_pad[31..0]

ext_clk_pad_i

aux_if:aux_instance

- aux_in[31..0]
- sys_clk
- sys_rst
- aux_i[31..0]

aux_in[31..0]

io_pad[31..0]

apb_if:if_instance

- PADDR[31..0]
- PCLK
- PENABLE
- PRESETn
- PSEL
- PWDATA[31..0]
- PWRITE
- gpio_dat_o[31..0]
- gpio_int_o
- IRQ
- PRDATA[31..0]
- PREADY
- gpio_addr[31..0]
- gpio_dat_i[31..0]
- gpio_we
- sys_clk
- sys_rst

PADDR[31..0]
PCLK
PENABLE
PRESETn
PSEL
PWDATA[31..0]
PWRITE

IRQ
PRDATA[31..0]
PREADY