本节主题

外部中断的 处理过程

北京大学。嘉课

计算机组成

制作人: 贴後都

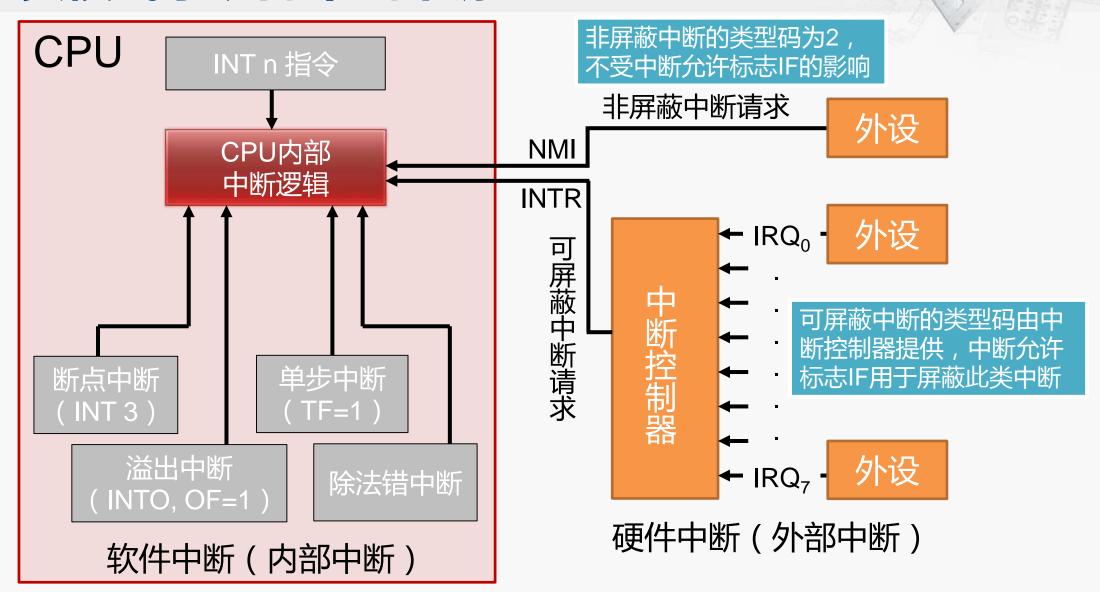




外部中断

- 外部中断,也称硬件中断
 - 。由CPU外部的中断请求信号启动的中断
- № x86 CPU为外部中断提供两个引脚
 - 。 NMI:非屏蔽中断
 - 。 INTR:可屏蔽中断

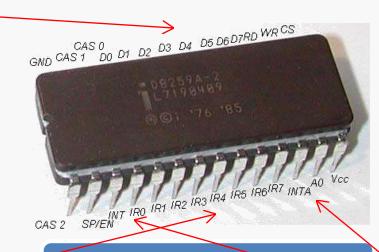
x86实模式系统的中断来源



中断控制器实例

- ❷ 可编程中断控制器:PIC
 - Programmable Interrupt Controller
- ◎ 高级可编程中断控制器:APIC
 - Advanced Programmable Interrupt Controller

地址和数据信-号线,用于连 接到系统总线 上,以便CPU来 访问PIC中的I/ O端口



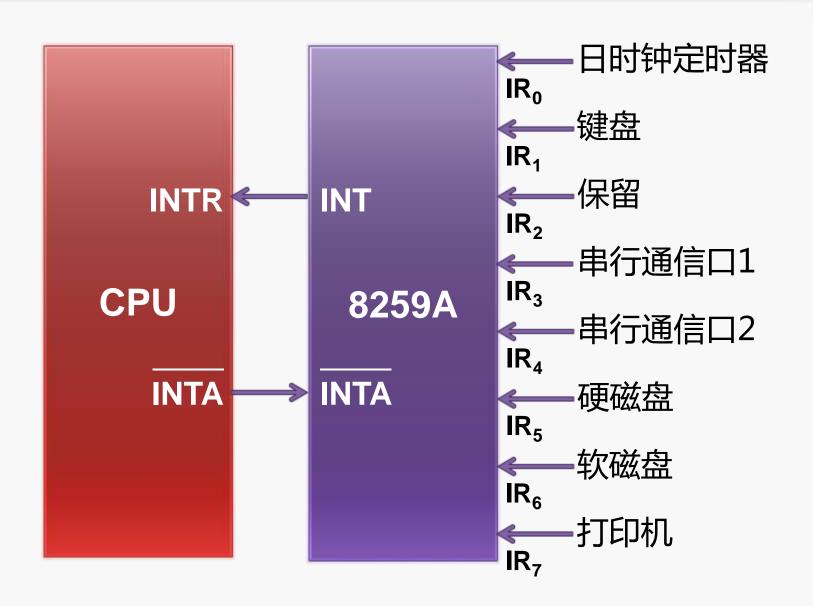


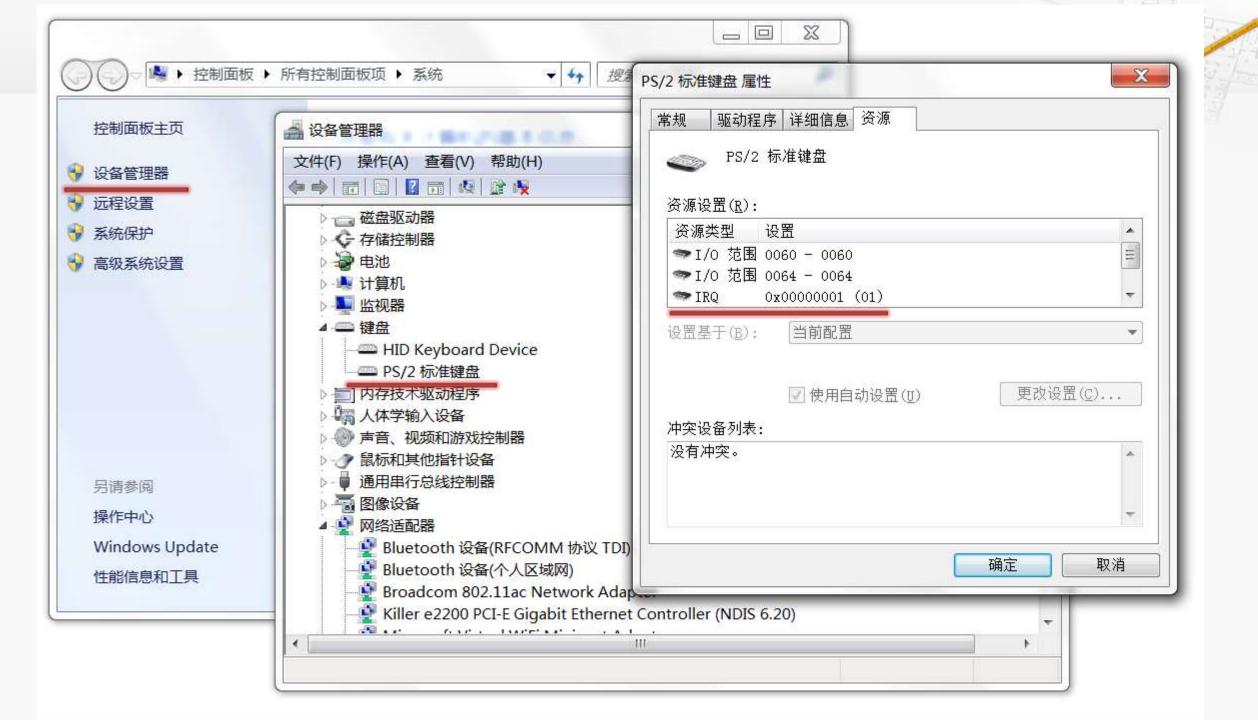
PIC示例:8259A

APIC示例:82093AA

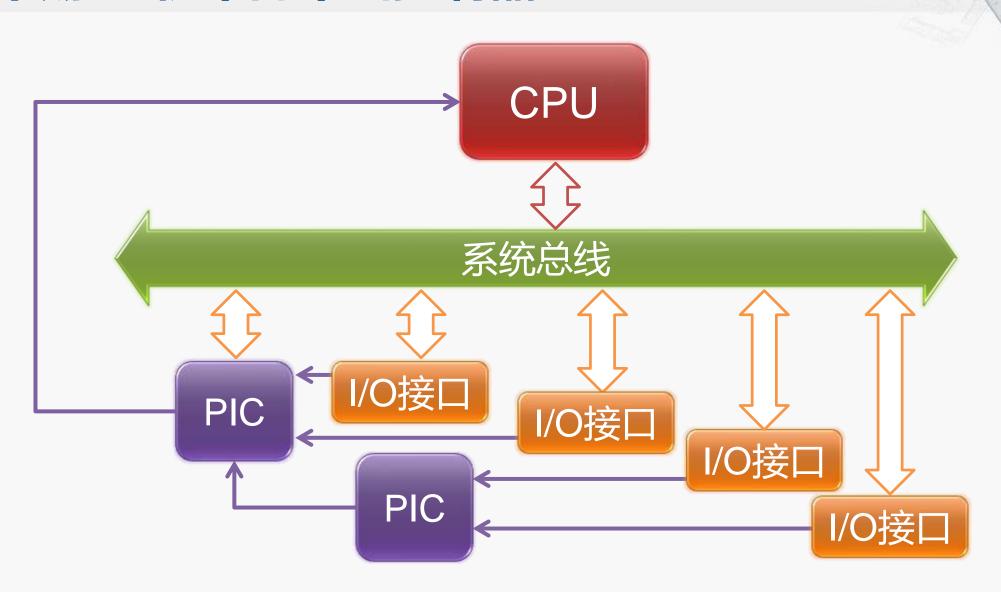
连接外设的中断请 求信号 输出的中断请求信号和CPU对 PIC的应答信号线引脚

8259A在IBM PC/XT中的连接结构

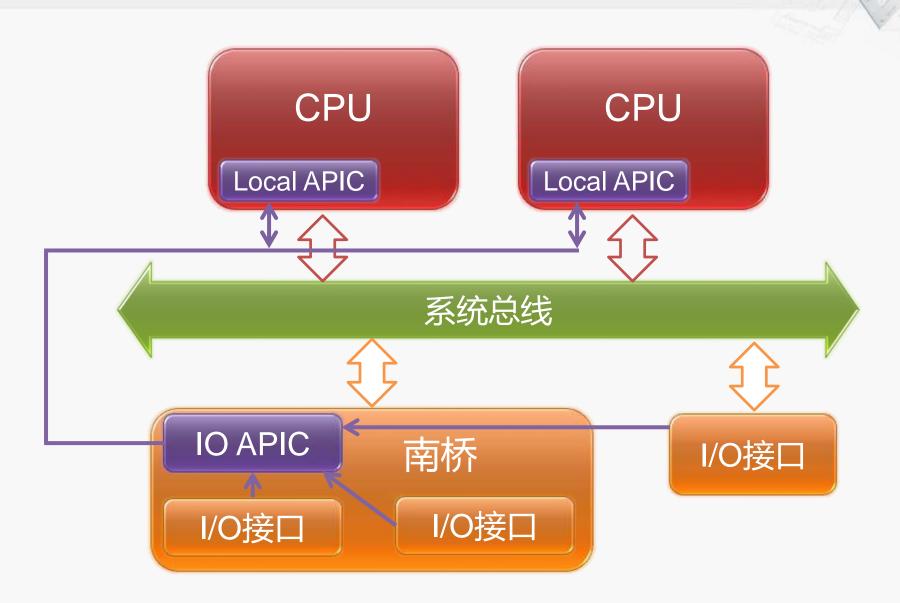




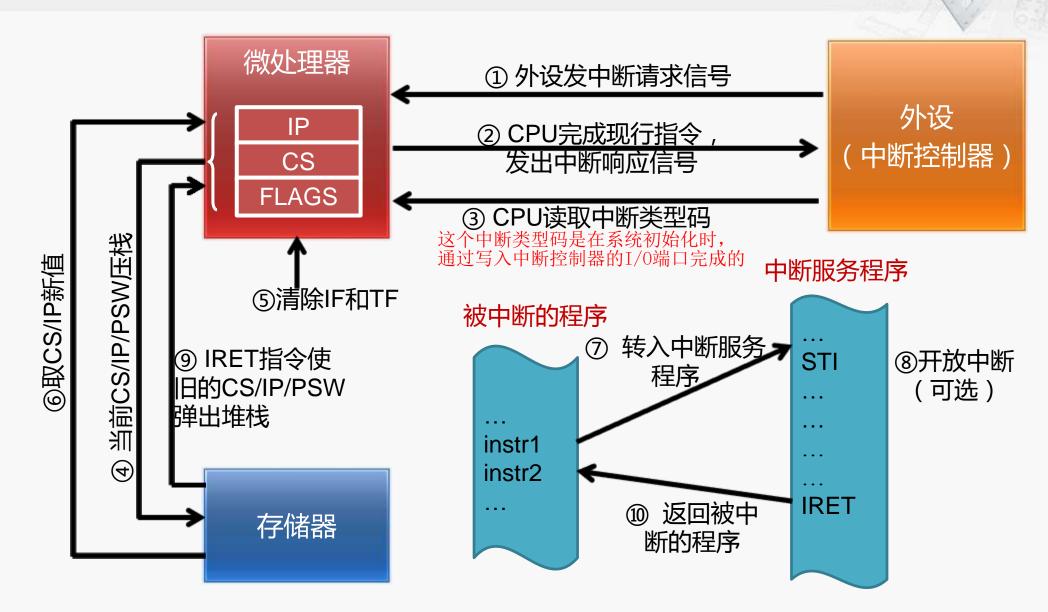
早期PC机中的中断控制器



现代PC机中的中断控制器

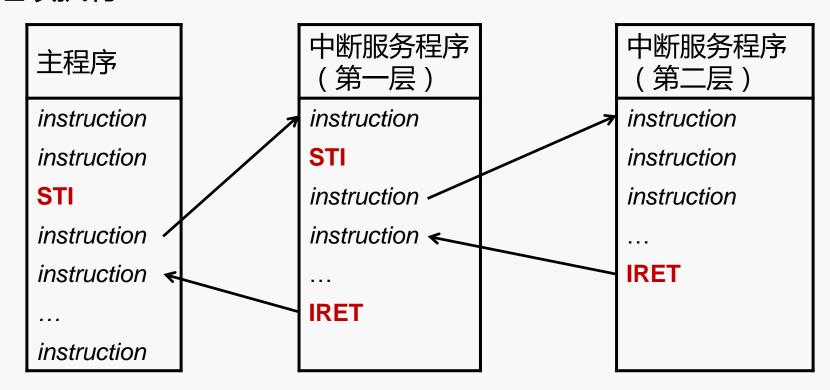


可屏蔽中断的处理过程



中断嵌套

- 1. 当CPU正在执行中断服务程序时,发生优先级更高的中断请求
- 2. CPU响应优先级更高的中断请求,而将正在处理的中断暂时挂起
- 3. CPU完成优先级更高的中断服务后,返回此前优先级较低的中断服务程序继续执行



本节小结

外部中断的 处理过程

北京大学。嘉课

计算机组成

制作人:随後都



