Міністерство освіти і науки України

Національний технічний університет України «Київський політехнічний інститут імені Ігоря Сікорського"

Факультет інформатики та обчислювальної техніки

Кафедра інформатики та програмної інженерії

Звіт

з лабораторної роботи №2 з дисципліни «Моделювання систем»

«ОБ'ЄКТНО-ОРІЄНТОВАНИЙ ПІДХІД ДО ПОБУДОВИ ІМІТАЦІЙНИХ МОДЕЛЕЙ ДИСКРЕТНО-ПОДІЙНИХ СИСТЕМ»

Виконав(ла)	III-11 Головня Олександр Ростиславович					
` ,	(шифр, прізвище, ім'я, по батькові)					
Перевірив						
	(прізвище, ім'я, по батькові)					

Завдання до комп'ютерного практикуму:

- 1. Реалізувати алгоритм імітації простої моделі обслуговування одним пристроєм з використанням об'єктно-орієнтованого підходу. **5 балів.**
- 2. Модифікувати алгоритм, додавши обчислення середнього завантаження пристрою. 5 балів.
- 3. Створити модель за схемою, представленою на рисунку 2.1. 30 балів.

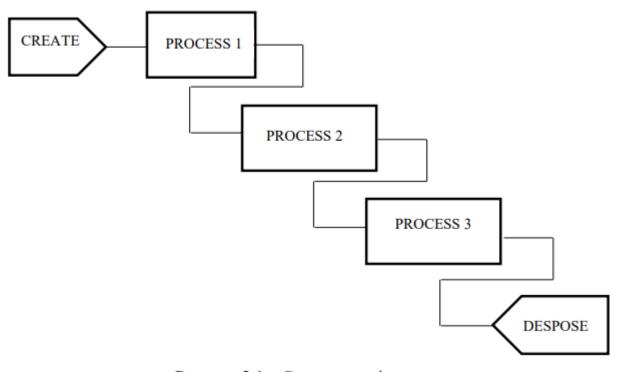


Рисунок 2.1 – Схема моделі.

- 4. Виконати верифікацію моделі, змінюючи значення вхідних змінних та параметрів моделі. Навести результати верифікації у таблиці. **10 балів.**
- 5. Модифікувати клас PROCESS, щоб можна було його використовувати для моделювання процесу обслуговування кількома ідентичними пристроями. **20 балів.**
- 6. Модифікувати клас PROCESS, щоб можна було організовувати вихід в два і більше наступних блоків, в тому числі з поверненням у попередні блоки. **30 балів.**

Результати виконання коду:

- Creator (id 0)

Current simulation elements are:

```
- Processor 1 (id 1)
- Processor 2 (id 2)
- Processor 3 (id 3)
- Dispose (id 4)
##### Creator #####
state: 0 | quantity: 10 | tnext: 28,4519 | avgLoad: 0,3515
##### Processor 1 #####
state: 5 | quantity: 4 | tnext: 28,4359 | avgLoad: 0,1407
failure: 0
##### Processor 2 #####
state: 3 | quantity: 1 | tnext: 32,9809 | avgLoad: 0,0303
failure: 0
##### Processor 3 #####
state: 1 | quantity: 0 | tnext: 31,0237 | avgLoad: 0,0000
failure: 0
##### Dispose #####
quantity: 0
>>> Event in Processor 1 <<<
>>> time: 28,4359 <<<
##### Creator #####
state: 0 | quantity: 10 | tnext: 28,4519 | avgLoad: 0,3515
##### Processor 1 #####
state: 5 | quantity: 5 | tnext: 32,4452 | avgLoad: 0,1541
failure: 0
##### Processor 2 #####
state: 4 | quantity: 1 | tnext: 32,9809 | avgLoad: 0,0303
failure: 0
##### Processor 3 #####
state: 1 | quantity: 0 | tnext: 31,0237 | avgLoad: 0,0000
failure: 0
##### Dispose #####
quantity: 0
```

------RESULTS-----

Creator quantity = 340

Processor 1 quantity = 312

Mean length of queue = 1,743

Failure probability = 0,057

Processor 2 quantity = 178

Mean length of queue = 3,842

Failure probability = 0,413

Processor 3 quantity = 112 Mean length of queue = 3,457 Failure probability = 0,337

Dispose quantity = 112

Process finished with exit code 0

№	Інт.	Інт.	Інт.	Інт.	Param	Параметри	Параметри
	Створен	обробки	обробки	обробки	process 1	процесор 2	процесор 3
	ня (λ)	μ1	μ2	μ3	(середня	(середня	(середня
					черга,	черга,	черга,
					ймовірність	ймовірність	ймовірність
					відмови)	відмови)	відмови)
1	3	15	25	40	1,743 / 0,057	3,842 / 0,413	3,457 / 0,337
2	15	5	50	20	0,000 / 0,000	2,452 / 0,175	0,001 / 0,000
3	40	25	15	3	0,000 / 0,000	0,000 / 0,000	0,000 / 0,000
4	5	40	5	40	3,221 / 0,431	0,000 / 0,000	2,103 / 0,220
5	5	100	40	120	4,393 / 0,728	0,029 / 0,000	1,485 / 0,130

Допустима довжина черги: Чим більша черга, тим більше подій може очікувати на обробку. Це зменшує ймовірність відмов, але збільшує середню довжину черги. Мала черга підвищує ризик відмови

Час симуляції: Довший час симуляції дає більш стабільні та точні результати щодо довжини черги, ймовірності відмов. Короткі симуляції можуть бути випадковими або неточними.

Висновок: Загалом, лабораторна робота включає в себе розробку і модифікацію моделі обслуговування з використанням об'єктно-орієнтованого підходу. Кожен з пунктів завдання був націлений на покращення та розширення функціональності моделі. Ось короткий огляд того, що було досягнуто: Реалізація алгоритму імітації простої моделі обслуговування одним пристроєм, модифікація для обчислення середнього завантаження пристрою, створення моделі за схемою, верифікація цієї моделі, модифікація класу PROCESS для обслуговування кількома ідентичними пристроями та для організації виходу в декілька блоків.