

TIPO DE INSTRUCCIÓN	INSTRUCCIÓN	OPERANDOS	CODIGO
INTERRUPCIÓN	SCASW	Sin operandos	10101111
INTERRUPCIÓN	HLT	Sin operandos	11110100
INTERRUPCIÓN	XLATB	Sin operandos	11010111
INTERRUPCIÓN	INTO	Sin operandos	11001110
INTERRUPCIÓN	AAD	Sin operandos	11010101 00001010
TRANSFERENCIA DE DATOS	MOVSW	Sin operandos	10100101
ARITMÉTICA	IMUL	Reg/Mem	1111011w
ARITMÉTICA	INC	Reg/Mem	1111111w
		Reg (corta)	01000reg
INTERRUPCIÓN	INT	Inm.byte	11001101
TRANSFERENCIA DE DATOS	POP	Reg/Mem	10001111
		Reg (corta)	01011 reg
		Regs (corta)	000 regs2 111
LÓGICA	SAR	Reg/Mem, 1	1101000w
		Reg/Mem, CL	1101001w
		Reg/Mem, Inm.byte	1100000w
ARITMÉTICA	ADC	Reg, Reg	000100dw
		Mem, Reg	0001000w
		Reg, Mem	0001001w
		Reg/Mem Inm	100000sw
		Acum, Inm (corta)	0001010w
ARITMÉTICA	ADD	Reg, Reg	000000dw
		Mem, Reg	0000000w
		Reg, Mem	0000001w
		Reg/Mem, Inm	100000sw
		Acum, Inm (corta)	0000010w
ARITMÉTICA	SUB	Reg, Reg	001010dw
		Mem, Reg	0010100w
		Reg, Mem	0010101w
		Reg/Mem, Inm	100000sw
		Acum, Inm (corta)	0010110w
SALTO CONDICIONAL	JBE	Etiqueta	1110110
		Etiqueta	00001111 10000110
SALTO CONDICIONAL	JNGE	Etiqueta	1111100
		Etiqueta	00001111 10001100
SALTO CONDICIONAL	JNA	Etiqueta	1110110
		Etiqueta	00001111 10000110
SALTO CONDICIONAL	JS	Etiqueta	1111000
		Etiqueta	00001111 10001000
SALTO CONDICIONAL	JL	Etiqueta	1111100
		Etiqueta	00001111 10001100

SALTO CONDICIONAL	JNZ	Etiqueta	1110101
		Etiqueta	00001111 10000101

DIRECCIÓN	DESP.	INM.	TIPO DE SALTO
mod 101 r/m	0 a 2		
mod 000 r/m	0 a 2		
		1	
mod 000 r/m	0 a 2		
mod TTT r/m	0 a 2		
mod TTT r/m	0 a 2		
mod TTT r/m	0 a 2	1	
mod reg r/m			
mod reg r/m	0 a 2		
mod reg r/m	0 a 2		
mod 010r/m	0 a 2	1 o 2	
		1 o 2	
mod reg r/m			
mod reg r/m	0 a 2		
mod reg r/m	0 a 2		
mod 000 r/m	0 a 2	1 o 2	
		1 o 2	
mod reg r/m			
mod reg r/m	0 a 2		
mod reg r/m	0 a 2		
mod 101r/m	0 a 2	1 o 2	
		1 o 2	
	1		corto (8 bits)
	2		completo (16 bits)
	1		corto (8 bits)
	2		completo (16 bits)
	1		corto (8 bits)
	2		completo (16 bits)
	1		corto (8 bits)
	2		completo (16 bits)
	1		corto (8 bits)
	2		completo (16 bits)

	1		corto (8 bits)
	2		completo (16 bits)