Item	Area	Status	Acceptance
			/ toopunto
Requisitos do trabalho	Setup	DONE	O programa deve ser escrito em uma linguagem compilada como C, C++ ou Pascal. O programa deve rodar em ambiente gráfico Windows (Windows 7, 32 bits). Um arquivo. zip com tudo o que for necessário para o programa não deve ter mais de 3 Mbytes. Arquivo deve incluir fontes, arquivo executável, documentação e exemplos.
Fontes de corrente e de tensão independentes	Componentes	DONE	DC, pulso e senóide As direções para fontes são de acordo com a ordem dos nós e as direções convencionais associadas. O primeiro nó, o positivo. Fonte de corrente:  -nome> < nó+> < nó-> < Parâmetros> Fonte de tensão: $V$ -nome> < nó+> < nó-> < Parâmetros> Os parâmetros para as fontes podem ser: DC <valor> SIN &lt; nível contínuo x0&gt; &lt; amplitude A&gt; &lt; frequência f (Hz)&gt; &lt; atraso t0&gt; &lt; atransito qua de solução qua versa para porta de ciclos&gt; PULSE &lt; amplitude 1&gt; &lt; amplitude 2&gt; &lt; atraso&gt; &lt; tempo de subida&gt; &lt; tempo de descida&gt; &lt; tempo ligada&gt; &lt; periodo&gt; &lt; número de ciclos&gt; PULSE &lt; amplitude (1) = x0 + Ae - <math>\alpha</math> (t -t0) sen(2mf (t -t0) + (m / 180)<math>\phi</math>). Antes de t = 10 ou depois do número de ciclos vale: <math>x(t) = x0 + A</math> sen(<math>(m / 180)\phi</math>). A fonte pusidad acience, na amplitude 1 - e fica aí até o fim do tempo de atraso. Então muda para a amplitude 2 variando linearmente dentro do tempo de subida Fica na amplitude 2 variante o tempo ligada, volta à amplitude 1 dentro do tempo de descida. Repete tudo com o período e o número de ciclos específicados. Termina na amplitude 1. Termina na amplitude 1. Termina de subida e descida nulos podem ser substituídos pelo tempo do passo interno.</valor>
Capacitores e indutores lineares invariantes no tempo	Componentes	DONE	Indutor: L <nome> <nó1> <nó2> <indutância> Capacitor: C<nome> <nó1> <nó2> <capacitância></capacitância></nó2></nó1></nome></indutância></nó2></nó1></nome>
Acoplamentos entre indutores	Componentes	TO DO	Acoplamento: K <nome> <l1> <l2> <coeficiente acoplamento="" de=""></coeficiente></l2></l1></nome>
Resistores	Componentes	DONE	Possivelmente polinomiais Resistor: $R < nome > (not > not $
Quatro tipos de fontes controladas	Componentes	DONE	Possivelmente polinomiais As direções para fontes são de acordo com a ordem dos nós e as direções convencionais associadas. O primeiro nó, o positivo. Fonte de tensão controlada a tensão: E <nome> <nóv+> <nóv-> <nóv-> <nóv-> <av> Fonte de corrente controlada a tensão: E<nome> <nóv+> <nói-> <nóv-> <nóv-> <av> Fonte de corrente controlada a corrente: F<nome> <nói+> <nói-> <nói+> <nói+> <nói-> &lt;</nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói-></nói+></nói+></nói-></nói+></nome></av></nóv-></nóv-></nói-></nóv+></nome></av></nóv-></nóv-></nóv-></nóv+></nome>
Amplificadores operacionais ideais	Componentes	DONE	4 terminais Amplificador operacional ideal: O <nome> <nó saída+=""> <nó saída-=""> <nó entrada+=""> <nó entrada-=""></nó></nó></nó></nó></nome>
Leitura de netlist	Entrada	DONE	O netlist pode ser gerado pelo programa Edfil Deve ser compativel com o aceito pelo programa exemplo mnae. Primeira linha: Comentário, ignorar (O editor Edfil coloca o número de nós nesta linha). Descrição do circuito, com um elemento por linha. Comentário: "Comentário: " O programa exemplo permite nomes nos nós. O programa efito pode continuar permitindo usando o mesmo algorítmo, ou admitir apenas números. Neste caso a primeira linha gerada pelo editor Edfil pode ser usada.
Newton-Raphson	Análise Não-linear	DONE	O programa deve contar quantas vezes o ciclo de Newton-Raphson é executado Se o número passar de um valor razoável, tentar outra aproximação inicial para a solução. Deve contar tambiém quantas vezes faz isto Se o número passar de um valor razoável, abortar a análise.
Resultado	Análise transiente	DONE	A primeira linha da tabela (header) deve listar os nomes de todas as variáveis calculadas correntes citadas como "j" seguidas do nome do elemento onde estão Ex: t 1 2 3 4 5 6 jH1 jF2.
Passos	Integração numéric	DOING	O programa deve ler as instruções de como tratar o netlist de uma linha de comando no próprio netlist.  Não deve ser necessário fornecer qualquer outro parâmetro ao programa além do arquivo de entrada.  Os passos internos permitem aumentar a precisão da análise.  Os passos internos são adjuns passos entre os valores que vão à tabela de saída.  O passo interno sado é então o passo dado dividido pelo número de passos internos.  Colocar um só passo interno significa que todos os valores calculados vão estar na tabela gerada.  .TRAN <pre>-TRAN </pre> - REPASSOS
Análise de ponto de operação	Ponto de operação	DONE	Determinação de Cl's Capacitores em aberto e indutores em curto Usar resistores grandes ou pequenos nesses casos
Backward Euler	Integração numéric	DONE	
Análise nodal modificada	MNA	DONE	Pode ser baseado no programa exemplo mna1 Mna1 implementa o algorítmo para um circuito resistivo linear
Relatório	Relatório	DONE	Relatório com comentários e exemplos significativos e originais verificados