	AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF13	AF14	AF15
		TIM1/TIM2/	TIM1/TIM2/		1264 (1262 (126			LICADTA / LICADTA /	HADTA HADTE				SDMMC1, COMP1,		TIRAS TIRAS TIRAS	
	SYS_AF	TIM5/TIM8/	TIM3/TIM4/	TIM8	12C1/I2C2/I2C	SPI1/SPI2	SPI3/DFSDM	USART1/ USART2/	UART4, UART5,	CAN1, TSC	OTG_FS, QUADSPI	LCD	COMP2, FMC,	SAI1, SAI2	TIM2, TIM15, TIM16,	EVENTOUT
		LPTIM1	TIM5		3			USART3	LPUART1				SWPMI1		TIM17, LPTIM2	
PA0		TIM2_CH1	TIM5_CH1	TIM8_ETR	-	-	-	USART2_CTS	UART4_TX	-	=	-	-	SAI1_EXTCLK	TIM2_ETR	EVENTOUT
PA1	-	TIM2_CH2	TIM5_CH2	-	-	-	-	USART2_RTS_ DE	UART4_RX	-	-	LCD_SEG0	-	-	TIM15_CH1N	EVENTOUT
PA2	-	TIM2_CH3	TIM5_CH3	-	-	-	-	USART2_TX	-	-	-	LCD_SEG1	-	SAI2_EXTCLK	TIM15_CH1	EVENTOUT
PA3	-	TIM2_CH4	TIM5_CH4	-	-	-	-	USART2_RX	-	-	-	LCD_SEG2	-	-	TIM15_CH2	EVENTOUT
PA4	-	-	-	-	-	SPI1_NSS	SPI3_NSS	USART2_CK	-	-	-	-	-	SAI1_FS_B	LPTIM2_OUT	EVENTOUT
PA5	-	TIM2_CH1	TIM2_ETR	TIM8_CH1N	-	SPI1_SCK	-	-	-	-	-	-	-	-	LPTIM2_ETR	EVENTOUT
PA6	-	TIM1_BKIN	TIM3_CH1	TIM8_BKIN	-	SPI1_MISO	-	USART3_CTS	-	-	QUADSPI_BK1_IO3	LCD_SEG3	TIM1_BKIN_ COMP2	TIM8_BKIN_ COMP2	TIM16_CH1	EVENTOUT
PA7	-	TIM1_CH1N	TIM3_CH2	TIM8_CH1N	-	SPI1_MOSI	-	-	-	-	QUADSPI_BK1_IO2	LCD_SEG4	-	-	TIM17_CH1	EVENTOUT
PA8	MCO	TIM1_CH1	-	-	-	-	-	USART1_CK	-	-	OTG_FS_SOF	LCD_COM0	-	-	LPTIM2_OUT	EVENTOUT
PA9	-	TIM1_CH2	-	-	-	-	-	USART1_TX	-	-	#VALUE!	LCD_COM1	-	-	TIM15_BKIN	EVENTOUT
PA10	-	TIM1_CH3	-	-	-	-	-	USART1_RX	-	-	OTG_FS_ID	LCD_COM2	-	-	TIM17_BKIN	EVENTOUT
PA11	-	TIM1_CH4	TIM1_BKIN2	-	-	-	-	USART1_CTS	-	CAN1_RX	OTG_FS_DM	-	TIM1_BKIN2_ COMP1	-	-	EVENTOUT
PA12	-	TIM1_ETR	-	-	-	-	-	USART1_RTS_ DE	-	CAN1_TX	OTG_FS_DP	-	-	-	-	EVENTOUT
PA13	JTMS/SWDIO	IR_OUT	-	-	-	-	-	-	-	-	OTG_FS_NOE	-	-	-	-	EVENTOUT
PA14	JTCK/SWCLK	- TIM 40 - 61111	- TIN 10 5==	-	-	- CD:4 1:55	-	-	-		-	-	-		-	EVENTOUT
PA15	JTDI	TIM2_CH1	TIM2_ETR	- TIN 40 - 01:01:	-	SPI1_NSS	SPI3_NSS	-	UART4_RTS_DE	TSC_G3_IO1	-	LCD_SEG17	-	SAI2_FS_B	-	EVENTOUT
PB0	-	TIM1_CH2N	TIM3_CH3	TIM8_CH2N	-	-	-	USART3_CK	-	-	QUADSPI_BK1_IO1	LCD_SEG5	COMP1_OUT	-	-	EVENTOUT
PB1	-	TIM1_CH3N	TIM3_CH4	TIM8_CH3N	-	-	DFSDM_DATINO	USART3_RTS_ DE	-	-	QUADSPI_BK1_IO0	LCD_SEG6	-	-	LPTIM2_IN1	EVENTOUT
PB2	RTC_OUT	LPTIM1_OUT	-	-	I2C3_SMBA	-	DFSDM_CKIN0	-	-	-	-	-	-	-	-	EVENTOUT
PB3	JTDO/TRACES WO	TIM2_CH2	-	-	-	SPI1_SCK	SPI3_SCK	USART1_RTS_ DE	-	-	-	LCD_SEG7	-	SAI1_SCK_B	-	EVENTOUT
PB4	NJTRST	-	TIM3_CH1	-	-	SPI1_MISO	SPI3_MISO	USART1_CTS	UART5_RTS_DE	TSC_G2_IO1	-	LCD_SEG8	-	SAI1_MCLK_B	TIM17_BKIN	EVENTOUT
PB5	-	LPTIM1_IN1	TIM3_CH2	- TINAO DIVINIO	I2C1_SMBA	SPI1_MOSI	SPI3_MOSI	USART1_CK	UART5_CTS	TSC_G2_IO2	-	LCD_SEG9	COMP2_OUT	SAI1_SD_B	TIM16_BKIN	EVENTOUT
PB6	-	LPTIM1_ETR	TIM4_CH1	TIM8_BKIN2	I2C1_SCL	-	DFSDM_DATIN5	USART1_TX	-	TSC_G2_IO3	-	-	TIM8_BKIN2_COMP2	SAI1_FS_B	TIM16_CH1N	EVENTOUT
PB7	-	LPTIM1_IN2	TIM4_CH2	TIM8_BKIN	I2C1_SDA	-	DFSDM_CKIN5	USART1_RX	UART4_CTS	TSC_G2_IO4	-	LCD_SEG21	FMC_NL	TIM8_BKIN_ COMP1	TIM17_CH1N	EVENTOUT
PB8	-	-	TIM4_CH3	-	I2C1_SCL	- CDID NCC	DFSDM_DATING	-	-	CAN1_RX	-	LCD_SEG16	SDMMC1_D4	SAI1_MCLK_A	TIM16_CH1	EVENTOUT
PB9	-	IR_OUT	TIM4_CH4	-	I2C1_SDA	SPI2_NSS	DFSDM_CKIN6	- LICADTO TV	- LDUART1 DV	CAN1_TX		LCD_COM3	SDMMC1_D5	SAI1_FS_A	TIM17_CH1	EVENTOUT
PB10	-	TIM2_CH3	-	-	I2C2_SCL I2C2_SDA	SPI2_SCK	DESDM_DATIN7	USART3_TX	LPUART1_ RX	-	QUADSPI_CLK	LCD_SEG10	COMP1_OUT	SAI1_SCK_A	-	EVENTOUT
PB11 PB12	-	TIM2_CH4 TIM1_BKIN	-	TIM1 BKIN COMP2	I2C2_SDA	SPI2 NSS	DESDM_CKIN7	USART3_RX	LPUART1_TX LPUART1 RTS DE	- TCC_C1_IO1	QUADSPI_NCS	LCD_SEG11 LCD_SEG12	COMP2_OUT		TIM15 BKIN	EVENTOUT
PB12	-	TIM1_BKIN	-	TIM1_BKIN_ COMP2	I2C2_SIVIBA	SPI2_NSS SPI2_SCK	DFSDM_DATIN1 DFSDM_CKIN1	USART3_CK USART3_CTS	LPUART1_KT3_DE	TSC G1 IO2	-	LCD_SEG12	SWPMI1_IO SWPMI1_TX	SAI2_FS_A SAI2_SCK_A	TIM15_BKIN	EVENTOUT EVENTOUT
PB13	-	TIM1_CH1N	-	TIM8 CH2N	I2C2_SCL I2C2_SDA	SPI2_3CK SPI2 MISO	DFSDM DATIN2	USART3 RTS DE	LPUARTI_CT3	TSC G1 IO3	-	LCD_SEG13	SWPMI1_TX	SAI2_3CK_A	TIM15_CH1N	EVENTOUT
PB14	RTC REFIN	TIM1_CH2N	-	TIM8_CH3N	12C2_3DA	SPI2_IVIISO	DFSDM_DATIN2	USANTS_NTS_DE	-	TSC G1 IO4	-	LCD_SEG14	SWPMI1 SUSPEND	SAI2_WCLK_A	TIM15_CH1	EVENTOUT
PC0	- KTC_KEFIN	LPTIM1_IN1	<u> </u>	TIIVIO_CTISIV	I2C3_SCL	3F12_IVIO3I	DFSDM DATIN4		LPUART1_ RX		<u> </u>	LCD_SEG18		- SAIZ_3D_A	LPTIM2_IN1	EVENTOUT
PC1	_	LPTIM1_INT	_	_	I2C3_SDA	_	DFSDM_BATIN4	-	LPUART1 TX	_	_	LCD SEG19	-	<u>-</u>	-	EVENTOUT
PC2	-	LPTIM1 IN2	-	-	- 12C3_3DA	SPI2 MISO	DFSDM CKOUT	-	LFOARTI_TX	-	_	LCD_SEG20	-	<u> </u>	<u> </u>	EVENTOUT
PC3	_	LPTIM1_ETR	_	_	_	SPI2_MOSI	-	-	_	_	-	LCD VLCD	-	SAI1_SD_A	LPTIM2_ETR	EVENTOUT
PC4	_	-	_	-	_	-	_	USART3 TX	_	-	_	LCD SEG22	-	- -	-	EVENTOUT
PC5	_	-	-	_	_	_	_	USART3_RX	<u> </u>	_	_	LCD_SEG23	-	<u>-</u>	-	EVENTOUT
PC6	_	-	TIM3 CH1	TIM8 CH1	_	-	DFSDM CKIN3		-	TSC G4 IO1	_	LCD SEG24	SDMMC1 D6	SAI2 MCLK A	-	EVENTOUT
PC7	-	-	TIM3 CH2	TIM8 CH2	_	-	DFSDM DATIN3	-	-	TSC G4 IO2	ļ <u> </u>	LCD SEG25	SDMMC1 D7	SAI2_MCLK_ B	-	EVENTOUT
PC8	-	-	TIM3 CH3	TIM8 CH3	-	-	-	-	-	TSC G4 IO3	·	LCD SEG26	SDMMC1 D0		-	EVENTOUT
PC9	-	TIM8 BKIN2	TIM3 CH4	TIM8 CH4	-	-	-	-	-	TSC G4 IO4		LCD SEG27	SDMMC1 D1	SAI2 EXTCLK	TIM8 BKIN2 COMP1	EVENTOUT
												LCD_COM4/	- <u>-</u>	<u> </u>		
PC10	-	_	_	-	_	-	SPI3_SCK	USART3_TX	UART4_TX	TSC_G3_IO2	_	LCD_SEG28/	SDMMC1 D2	SAI2_SCK_B	_	EVENTOUT
												LCD SEG40				
												LCD_COM5/				
PC11	-	-	-	-	-	-	SPI3 MISO	USART3 RX	UART4 RX	TSC_G3_IO3	-	LCD_SEG29/	SDMMC1 D3	SAI2_MCLK_ B	-	EVENTOUT
								_	_			LCD_SEG41				
												LCD_COM6/				
PC12	-	-	-	-	-	-	SPI3_MOSI	USART3_CK	UART5_TX	TSC_G3_IO4	-	LCD_SEG30/	SDMMC1_CK	SAI2_SD_B	-	EVENTOUT
							_	_	_			LCD_SEG42	_			
PC13	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT
	<u>.</u>			•				•					•			

PC14	_	_	_		_	1 _	_	-	-	<u> </u>	_	_		<u> </u>	-	EVENTOUT
PC15				_	_	_	_	-	<u> </u>	+	-	-	<u> </u>	_	-	EVENTOUT
PD0	-	_	_	_	-	SPI2 NSS	DFSDM DATIN7	-	-	CAN1 RX	-	-	FMC D2	-		EVENTOUT
PD1	<u>-</u>	<u> </u>	_	_	-	SPI2_NSS	DFSDM CKIN7	-		CAN1_KX CAN1_TX	-	_	FMC D3	_	<u> </u>	EVENTOUT
FDI	-		-	_	-	3F12_3CK	DESDIVI_CKIN7	-	-	CANI_IX	-	LCD_COM7/	FIVIC_D3	_	-	LVLINTOOT
PD2		_	TIMAS ETD		_		_	USART3_RTS_ DE	UART5 RX	TSC_SYNC	_	LCD_SEG31/	SDMMC1 CMD			EVENTOUT
	-	-	TIM3_ETR	_	_	_	_	OSANTS_NTS_DL	OANTO_NX	130_31110	-	_	3DIVIIVICI_CIVID	_	-	LVLINTOOT
DD3						SPI2 MISO	DECDMA DATINO	LICADTA CTC				LCD_SEG43	FNAC CLV			EVENTOUT
PD3	-	-	-	-	-		DFSDM_DATINO	USART2_CTS	-	-	-	-	FMC_CLK	-	-	
PD4	-	-	-	-	-	SPI2_MOSI	DFSDM_CKIN0	USART2_RTS_ DE	-	-	-	-	FMC_NOE	-	-	EVENTOUT
PD5	-	-	-	-	-	-	- DECDAA DATINA	USART2_TX	-	-	-	-	FMC_NWE	-	-	EVENTOUT
PD6	-	-	-	-	-	-	DFSDM_DATIN1	USART2_RX	-	-	-	-	FMC_NWAIT	SAI1_SD_A	-	EVENTOUT
PD7	-	-	-	-	-	-	DFSDM_CKIN1	USART2_CK	=	-	-	-	FMC_NE1	-	-	EVENTOUT
PD8	-	-	-	-	-	-	-	USART3_TX	-	-	-	LCD_SEG28	FMC_D13	-	-	EVENTOUT
PD9	-	-	-	-	-	-	-	USART3_RX	-	-	-	LCD_SEG29	FMC_D14	SAI2_MCLK_A	-	EVENTOUT
PD10	-	-	-	-	-	-	-	USART3_CK	-	TSC_G6_IO1	-	LCD_SEG30	FMC_D15	SAI2_SCK_A	-	EVENTOUT
PD11	-	-	-	-	-	-	-	USART3_CTS	-	TSC_G6_IO2	-	LCD_SEG31	FMC_A16	SAI2_SD_A	LPTIM2_ETR	EVENTOUT
PD12	-	-	TIM4_CH1	-	-	-	-	USART3_RTS_ DE	-	TSC_G6_IO3	-	LCD_SEG32	FMC_A17	SAI2_FS_A	LPTIM2_IN1	EVENTOUT
PD13	-	-	TIM4_CH2	-	-	-	-	-	-	TSC_G6_IO4	-	LCD_SEG33	FMC_A18	-	LPTIM2_OUT	EVENTOUT
PD14	-	-	TIM4_CH3	-	-	-	-	-	-	-	-	LCD_SEG34	FMC_D0	-	-	EVENTOUT
PD15	-	-	TIM4_CH4	-	-	-	-	-	-	-	-	LCD_SEG35	FMC_D1	-	-	EVENTOUT
PE0	-	-	TIM4_ETR	-	-	-	-	-	-	-	-	LCD_SEG36	FMC_NBL0	-	TIM16_CH1	EVENTOUT
PE1	-	-	-	-	-	-	-	-	-	-	-	LCD_SEG37	FMC_NBL1	-	TIM17_CH1	EVENTOUT
PE2	TRACECK	-	TIM3_ETR	-	-	-	-	-	-	TSC_G7_IO1	-	LCD_SEG38	FMC_A23	SAI1_MCLK_ A	-	EVENTOUT
PE3	TRACED0	-	TIM3_CH1	-	-	-	-	-	-	TSC_G7_IO2	-	LCD_SEG39	FMC_A19	SAI1_SD_B	-	EVENTOUT
PE4	TRACED1	-	TIM3_CH2	-	-	-	DFSDM_DATIN3	=	-	TSC_G7_IO3	-	-	FMC_A20	SAI1_FS_A	-	EVENTOUT
PE5	TRACED2	-	TIM3_CH3	-	-	-	DFSDM_CKIN3	-	-	TSC_G7_IO4	-	-	FMC_A21	SAI1_SCK_A	-	EVENTOUT
PE6	TRACED3	-	TIM3_CH4	-	-	-	-	-	-	-	-	-	FMC_A22	SAI1_SD_A	-	EVENTOUT
PE7	-	TIM1_ETR	-	-	-	-	DFSDM_DATIN2	-	-	-	-	-	FMC_D4	SAI1_SD_B	-	EVENTOUT
PE8	-	TIM1_CH1N	-	-	-	-	DFSDM_CKIN2	-	-	-	-	-	FMC_D5	SAI1_SCK_B	-	EVENTOUT
PE9	-	TIM1_CH1	-	-	-	-	DFSDM_CKOUT	-	-	-	-	-	FMC_D6	SAI1_FS_B	-	EVENTOUT
PE10	=	TIM1_CH2N	=	-	=	-	DFSDM_DATIN4	=	=	TSC_G5_IO1	QUADSPI_CLK	=	FMC_D7	SAI1_MCLK_ B	-	EVENTOUT
PE11	-	TIM1_CH2	-	-	-	-	DFSDM_CKIN4	-	-	TSC_G5_IO2	QUADSPI_NCS	-	FMC_D8	-	-	EVENTOUT
PE12	-	TIM1_CH3N	-	-	-	SPI1_NSS	DFSDM_DATIN5	-	-	TSC_G5_IO3	QUADSPI_BK1_IO0	-	FMC_D9	-	-	EVENTOUT
PE13	-	TIM1_CH3	-	-	-	SPI1_SCK	DFSDM_CKIN5	-	-	TSC_G5_IO4	QUADSPI_BK1_IO1	-	FMC_D10	-	-	EVENTOUT
PE14	-	TIM1_CH4	TIM1_BKIN2	TIM1_BKIN2_COMP2	-	SPI1_MISO	-	-	-	-	QUADSPI_BK1_IO2	-	FMC_D11	-	-	EVENTOUT
PE15	-	TIM1_BKIN	-	TIM1_BKIN_ COMP1	-	SPI1_MOSI	-	-	-	-	QUADSPI_BK1_IO3	-	FMC_D12	-	-	EVENTOUT
PF0	-	-	-	-	I2C2_SDA	_	-	-	-	-	-	-	FMC_A0	-	-	EVENTOUT
PF1	-	-	-	-	I2C2_SCL	-	-	-	-	-	-	-	FMC_A1	-	-	EVENTOUT
PF2	-	-	-	-	I2C2_SMBA	-	-	-	-	-	-	-	FMC_A2	-	-	EVENTOUT
PF3	-	-	-	-	-	-	-	-	-	-	-	-	FMC_A3	-	-	EVENTOUT
PF4	-	-	-	-	-	-	-	-	-	-	-	-	FMC_A4	-	-	EVENTOUT
PF5	-	-	-	-	-	-	-	-	-	-	-	-	FMC_A5	-	-	EVENTOUT
PF6	-	TIM5_ETR	TIM5 CH1	-	-	-	-	-	-	-	-	-	-	SAI1_SD_B	-	EVENTOUT
PF7	-	-	TIM5 CH2	-	-	-	-	-	-	-	-	-	-	SAI1_MCLK_B	-	EVENTOUT
PF8	-	-	TIM5 CH3	-	-	_	-	-	-	-	-	-	-	SAI1_SCK_B	-	EVENTOUT
PF9	_	-	TIM5 CH4	-	-	_	-	-	-	-	-	-	_	SAI1_FS_B	TIM15 CH1	EVENTOUT
PF10	_	-	-	-	-	_	-	-	-	-	-	-	_	-	TIM15_CH2	EVENTOUT
PF11	-	-	-	_	-	_	-	-	-	-	-	-	-	-	-	EVENTOUT
PF12	<u>-</u>	-	_	-	-	_	-	-		-	-	-	FMC A6	-	<u> </u>	EVENTOUT
PF13	-	-	_	_	-	_	DFSDM DATIN6	-		-	-	-	FMC_A7	-	-	EVENTOUT
PF14	<u>-</u>	-	-	-	-	_	DFSDM_CKIN6	-	-	TSC G8 IO1	-	-	FMC_A8	-	-	EVENTOUT
PF15	-	-	-		-	_				TSC_G8_IO1	<u>-</u>	<u>-</u>	FMC_A8	-		EVENTOUT
PG0	-			-		_		-	<u>-</u>	TSC_G8_IO2			FMC_A9		-	EVENTOUT
PG0 PG1		-	-	-	-		-	-	-	TSC_G8_IO3	-	-	-	-	-	EVENTOUT
PG1	-	-	-	-	-	SPI1 SCK	-	-	=		-	-	FMC_A11		-	
	-	-	-	-	-		-	-	-		-	-	FMC_A12	SAI2_SCK_B	-	EVENTOUT
PG3	-	-	=	-	-	SPI1_MISO	-	-	-	-	-	-	FMC_A13	SAI2_FS_B	-	EVENTOUT

PG4	-	-	-	-	-	SPI1_MOSI	-	-	-	-	-	-	FMC_A14	SAI2_MCLK_ B	-	EVENTOUT
PG5	-	-	-	-	-	SPI1_NSS	-	-	LPUART1_ CTS	-	-	-	FMC_A15	SAI2_SD_B	-	EVENTOUT
PG6	-	-	-	-	I2C3_SMBA	-	-	-	LPUART1_ RTS_DE	-	-	-	-	-	-	EVENTOUT
PG7	-	-	-	-	I2C3_SCL	-	-	-	LPUART1_TX	-	-	-	FMC_INT3	-	-	EVENTOUT
PG8	=	-	=	-	I2C3_SDA	-	-	-	LPUART1_ RX	-	-	=	-	-	-	EVENTOUT
PG9	=	-	-	-	=	-	SPI3_SCK	USART1_TX	-	-	=	-	FMC_NCE3/ FMC_NE2	SAI2_SCK_A	TIM15_CH1N	EVENTOUT
PG10	=	LPTIM1_IN1	=	-	-	-	SPI3_MISO	USART1_RX	-	-	-	=	FMC_NE3	SAI2_FS_A	TIM15_CH1	EVENTOUT
PG11	=	LPTIM1_IN2	=	=	=	-	SPI3_MOSI	USART1_CTS	-	-	-	-	=	SAI2_MCLK_ A	TIM15_CH2	EVENTOUT
PG12	-	LPTIM1_ETR	-	-	-	-	SPI3_NSS	USART1_RTS_ DE	-	-	1	-	FMC_NE4	SAI2_SD_A	=	EVENTOUT
PG13	=	-	=	=	I2C1_SDA	-	-	USART1_CK	-	-	-	-	FMC_A24	-	=	EVENTOUT
PG14	=	-	=	=	I2C1_SCL	-	-	=	-	-	-	-	FMC_A25	-	=	EVENTOUT
PG15	=	LPTIM1_OUT	=	=	I2C1_SMBA	-	-	=	-	-	-	-	=	-	=	EVENTOUT
PH0	=	-	=	-	-	-	-	-	-	-	-	=	-	-	-	EVENTOUT
PH1	-	-	-	-	-	-	-	-	-	-	-	-	-	-	-	EVENTOUT

