SERVICIOS TECNOLÓGICOS LABORATORIO DE ELECTRÓNICA

SENA
7
// \>

VERIFICACIÓN DEL DISEÑO Y FABRICACIÓN DE TARJETAS DE CIRCUITO IMPRESO

CÓDIGO: GLE-F-005

VERSIÓN: 03

FECHA: 06-05-2025

Página 1 de 2

INFORMACIÓN GENERAL									
Orden de Trabajo No. 003 Fecha: 16/09/2025									
VERIFICACIÓN DEL DISEÑO DE TARJETAS DE CIRCUITO IMPRESO									
	SI	NO	N/A						
1.1 El circuito esquemático contiene todas las conexiones solicitadas		\boxtimes							
1.2 Cumple con los requerimientos de tamaño	\boxtimes								
1.3 Cumple con los requerimientos de número de capas		\boxtimes							
1.4 Cumple con los requerimientos de test points	\boxtimes								
1.5 Cumple el DRC (Design Rule Check)			\boxtimes						
1.6 Se verifican todos los netlist			\boxtimes						
VERIFICACIÓN DE LA FABRICACIÓN DE TARJETAS DE CIRCUITO IMPRESO									
	SI	NO	N/A						
1.1 Las capas TOP y/o BUTTON están correctas			\boxtimes						
1.2 La metalización de los agujeros está correcta	\boxtimes								
1.3 Los pads están bien terminados		\boxtimes							
1.4 La máscara anti-soldadura no sobrepasa los pads o vías		\boxtimes							
1.5 La capa de máscara de componentes está correcta		\boxtimes							
1.6 Pasa la prueba de continuidad	\boxtimes								
1.7 Pasa la prueba de aislamiento	\boxtimes								

SERVICIOS TECNOLÓGICOS LABORATORIO DE ELECTRÓNICA

SENA	
M	

VERIFICACIÓN DEL DISEÑO Y FABRICACIÓN DE TARJETAS DE CIRCUITO IMPRESO

CÓDIGO: GLE-F-005

VERSIÓN: 03

FECHA: 06-05-2025

Página 2 de 2

Aprobado:	□ SI Þ	⊠ NO		
Observacion sadsadsads		sad		
			FIDMAG	
			FIRMAS	
Elaboró:		sadsa		
Aprobó:		dsadsa		