

Sistemas Operativos 2017 C2 - ESBA

📁 > My courses > SO 2107 C2 > Capitulo 1 - Introducción a los sistemas operativos > CO-1-5 Buses



Started on Friday, 15 September 2017, 4:59 PM

State Finished

Completed on Friday, 15 September 2017, 5:39 PM

Time taken 39 mins 58 secs

Grade Not yet graded

Question 1

Incorrect

Mark 0.00 out of 1.00

Marque las sentencias correctas

Select one or more:

- ☒ a. Una tarjeta madre contiene sólo un tipo de buses ✗
- ☐ b. El nro de líneas que conforman el bus determinan su frecuencia
- ☐ c. Los buses forman parte de la tarjeta madre

Your answer is incorrect.

The correct answer is: Los buses forman parte de la tarjeta madre

Question 2

Partially correct

Mark 0.33 out of 1.00

Marque las sentencias correctas

Select one or more:

- ☐ a. Un ciclo permite realizar una transferencia elemental de un dato entre dos dispositivos
- ☐ b. Los buses actuales permiten agrupar varias transferencias den una sola operación denominada transacción
- ☒ c. Un ciclo de un bus es la operación básica del bus ✓

Your answer is partially correct.

You have correctly selected 1.

The correct answers are: Un ciclo de un bus es la operación básica del bus, Un ciclo permite realizar una transferencia elemental de un dato entre dos dispositivos, Los buses actuales permiten agrupar varias transferencias den una sola operación denominada transacción

Question 3

Complete

Marked out of 1.00

¿Cuál es la velocidad de transferencia de un bus de 16 bits y frecuencia 40 MHz expresada en MB/seg (megabytes/seg)?

1 seg _____ 16 bits

40Mhz _____ X

1 seg _____ 16 x 8 = 128 bytes

40.000Hz _____ X= 40.000 x 128 = 5.120.000 bytes/seg = 5.120 MB/seg

Vel.Transf = Ancho del bus * Frecuencia = 16 . 40 . 10⁶ bits /seg = 640.000.000 bits/seg = 640.000.000 bits/seg / 8 = 80.000.000 bytes/seg = 80MB /seg

Question 4

Complete

Marked out of 1.00

¿Cuál es la velocidad de transferencia de un bus ATA 100?

hasta 100 MB/seg

Vel.Transf = Ancho del bus * Frecuencia = 16 . 50 . 10⁶ bits /seg = 800.000.000 bits/seg = 800.000.000 bits/seg / 8 = 100.000.000 bytes/seg = 100MB /seg

Question 5
Complete
Marked out of 1.00

¿Cuál es la velocidad de transferencia de un bus SCSI-3 Ultra wide?

40 MB/seg

Vel.Transf = Ancho del bus * Frecuencia = $16 \cdot 20 \cdot 10^6$ bits /seg = 320.000.000 bits/seg =
320.000.000 bits/seg / 8 = 40.000.000 bytes/seg = 40MB /seg

Question 6
Partially correct
Mark 0.22 out of 1.00

Completar la tabla siguiente

Bus	Denominado tambien	Tipo	Tarea
		Bus de comando	Unidireccional
Control			Transfiere instrucciones que provienen del procesador y las que se dirigen hacia él
	✓	✗ no aplica	✗ Bidireccional
Direcciones			Transporta direcciones de memoria a las que el procesador desea acceder, para leer o escribir datos
	✗	✗ Bus de memoria	✓ Bidireccional
Datos			Transporta órdenes y señales de sincronización provenientes de la U.Control y viajan hacia los componentes de hw.
	✗	✗	✗

Your answer is partially correct.
You have correctly selected 2.
The correct answer is:

Completar la tabla siguiente

Bus	Denominado tambien	Tipo	Tarea
Control	[Bus de comando]	[Bidireccional]	[Transporta órdenes y señales de sincronización provenientes de la U.Control y viajan hacia componentes de hw.]
Direcciones	[Bus de memoria]	[Unidireccional]	[Transporta direcciones de memoria a las que el procesador desea acceder, para leer o escribir datos]
Datos	[no aplica]	[Bidireccional]	[Transfiere instrucciones que provienen del procesador y las que se dirigen hacia él]

Serial Attached SCSI	1992	interfaz de transferencia de datos entre la placa base y algunos dispositivos de almacenamiento
Peripheral Component Interconnect	1996	bus estándar de computadoras para conectar dispositivos periféricos
Industry Standard Architecture	1980	Diseñado para conectar tarjetas de ampliación a la placa base
Video Electronics Standards Association Local Bus	1992	Permite conectar directamente una tarjeta gráfica al procesador
Universal Serial Bus	2003	no requiere la reiniciación del sistema para reconocer la conexión
Serial Advanced Technology Attachment	2003	Transferencia de datos en serie

Completar la siguiente tabla:

BUS	Descripcion	Surge en	Usado para
SAS			
PCI			
ISA			
VLB			
USB			
SATA			

Your answer is partially correct.

You have correctly selected 12.

ISA

The correct answer is:

Completar la siguiente tabla:

PCI Express

BUS	Descripcion	Surge en	Usado para
SAS	[Serial Attached SCSI] <div>EISA</div>	[2003]	[Transferencia de datos en serie]
PCI	[Peripheral Component Interconnect]	[1992]	[bus estándar de computadoras para conectar dispositivos periféricos directamente a la placa base]
ISA	[Industry Standard Architecture]	[1980]	[Diseñado para conectar tarjetas de ampliación a la placa base en IBM PC]
VLB	[Video Electronics Standards Association Local Bus]	[1992]	[Permite conectar directamente una tarjeta gráfica al microprocesador]
USB	[Universal Serial Bus]	[1996]	[no requiere la reiniciación del sistema para reconocer la conexión de los periféricos]
SATA	[Serial Advanced Technology Attachment]	[2003]	[interfaz de transferencia de datos entre la placa base y algunos dispositivos de almacenamiento]
	<div>VLB</div>		<div>SAS</div>

IDE

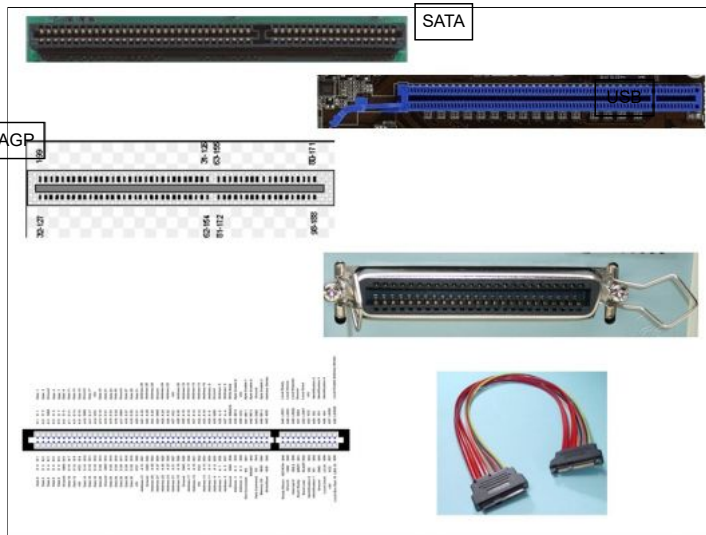
EIDE

Mark 1.00 out of 1.00

PATA

SATA

AGP



Your answer is correct.

Mark 0.50 out of 1.00

A collage of various electronic components. It includes a yellow ribbon cable with a blue connector, a green circuit board with a blue connector, a 3.5-inch floppy disk, a 3.5-inch hard drive, a black floppy disk, a red ribbon cable with a black connector, a red ribbon cable with a red connector, a black ribbon cable, and a small black component.

You have correctly selected 3.

Mark 1.00 out of 1.00

Los buses pueden ser clasificados como internos o externos. Los internos mueven datos entre los componentes internos del microprocesador. En tanto los buses externos se utilizan para comunicar el microprocesador con periféricos y memoria.

☒ True ✓

☐ False

The correct answer is 'True'.