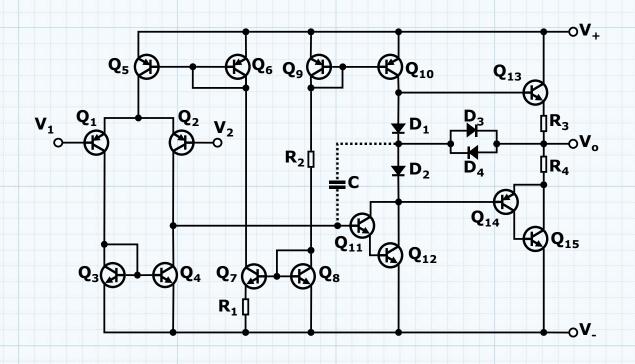
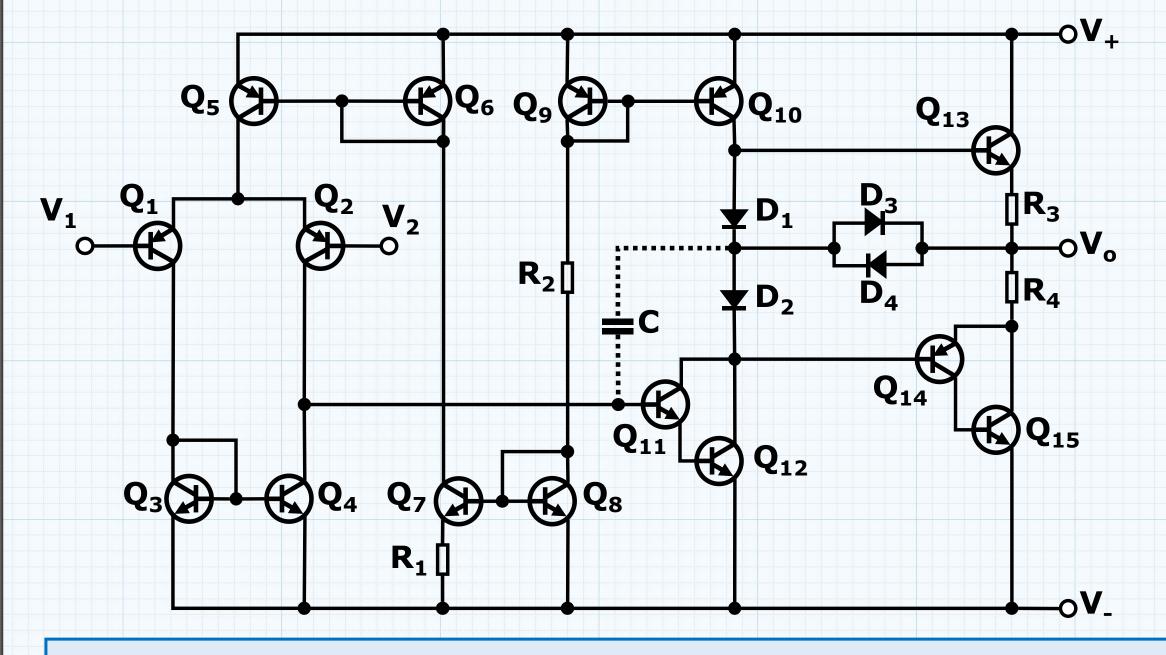
电子线路分析与设计 2023

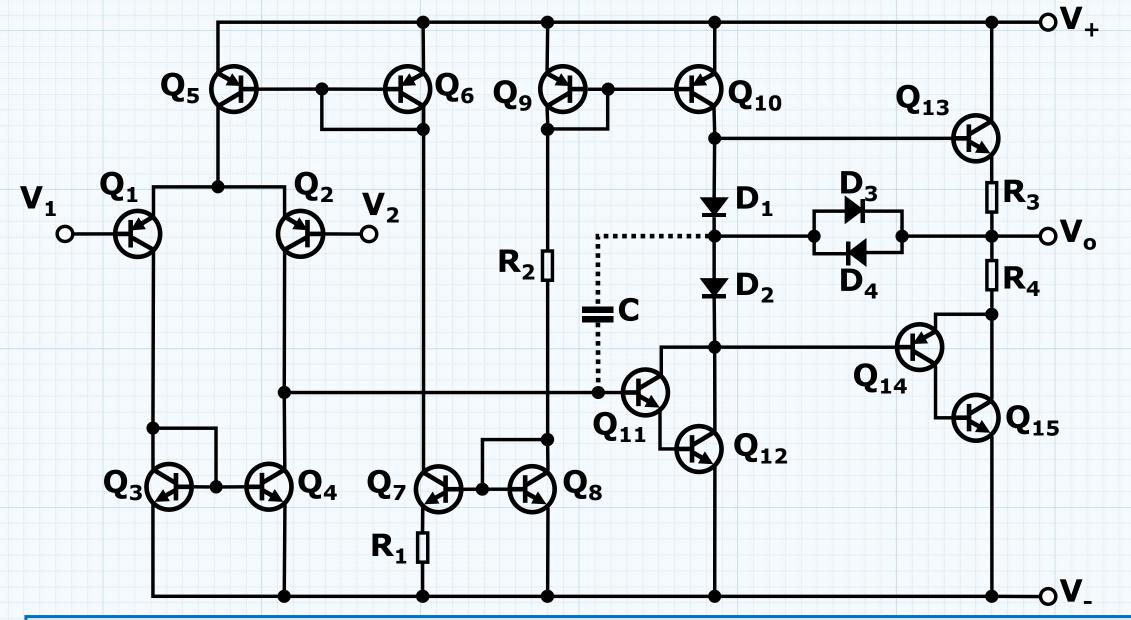
2022 期末试题



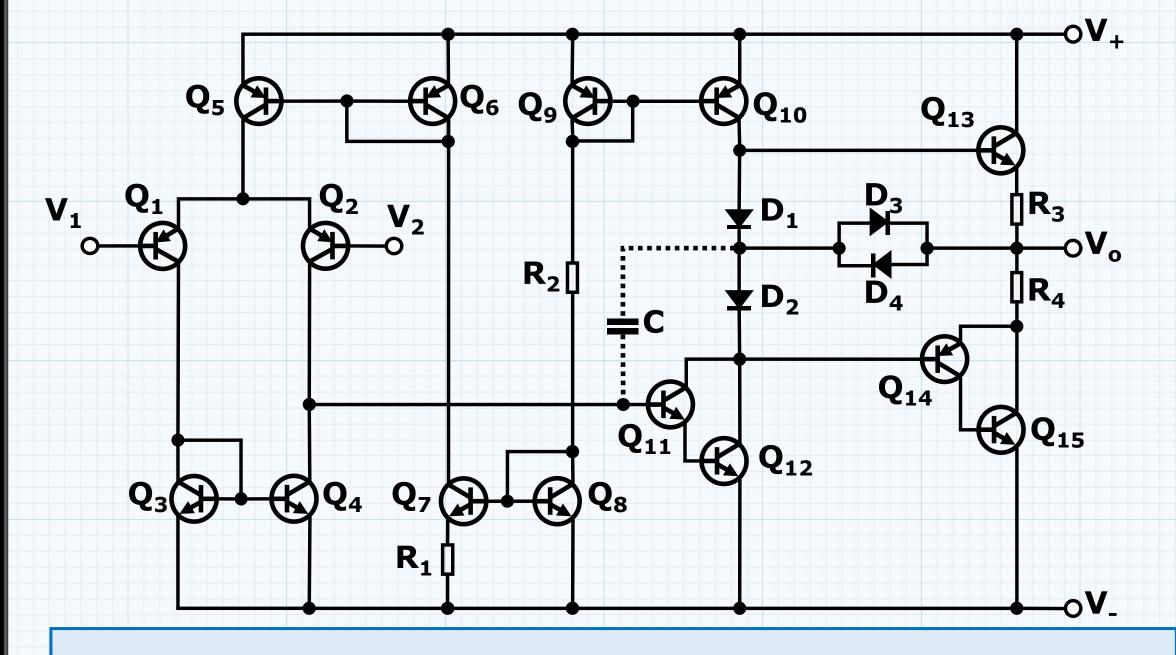
- 一、(25分)下图电路为某个简化版的运放的电路。请问:
- a) 哪些晶体管构成了镜像电流源?
- b) Q1和Q2构成了什么电路? Q11和Q12构成了什么电路? Q13构成了什么电路?
- c) D1、D2的作用是什么?
- d) 当R3 和R4 = 1欧姆时,电路在发生保护动作之前,从Vo端输出的最大电流是多少?
- e) 若已知V+ = 10V, V-=-10V, R2 = 1kΩ, 电路在V1=V2=0时, Vo=0。请估算电路的静态功耗;
- f) V1和V2中, 哪个是运放的同相输入端?
- g) 电容C的作用是什么?
- h) 若引入两个额外的电阻来构造增益为AVF = -10的反馈放大电路,请画出这样的电路(可以在只画出两个电阻、和对应于电路中的节点)。



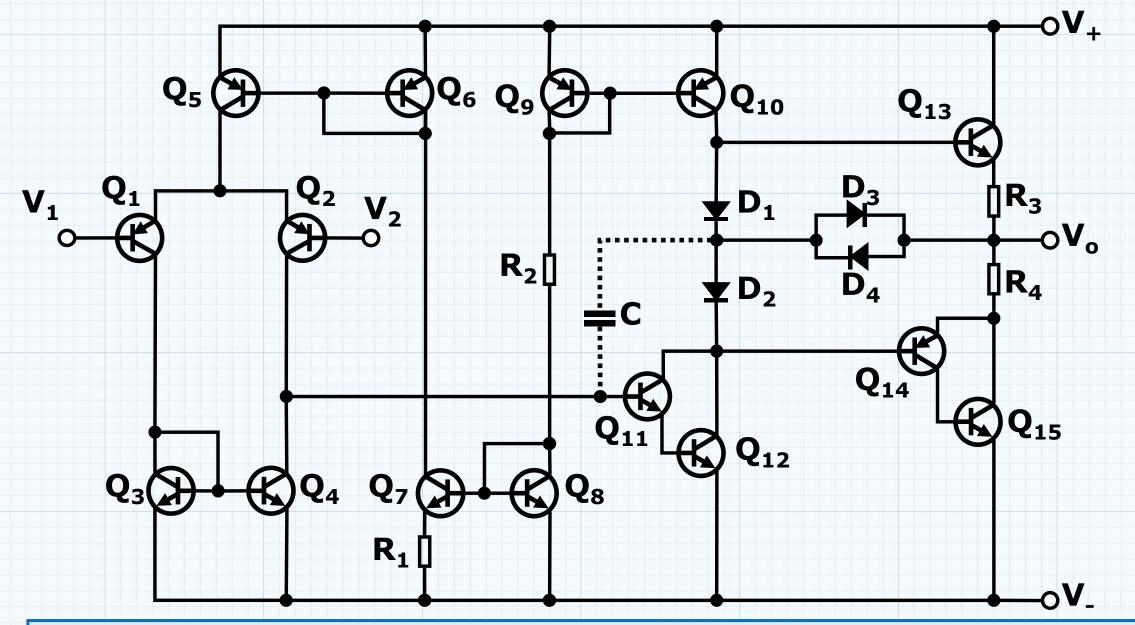
a) 哪些晶体管构成了镜像电流源?



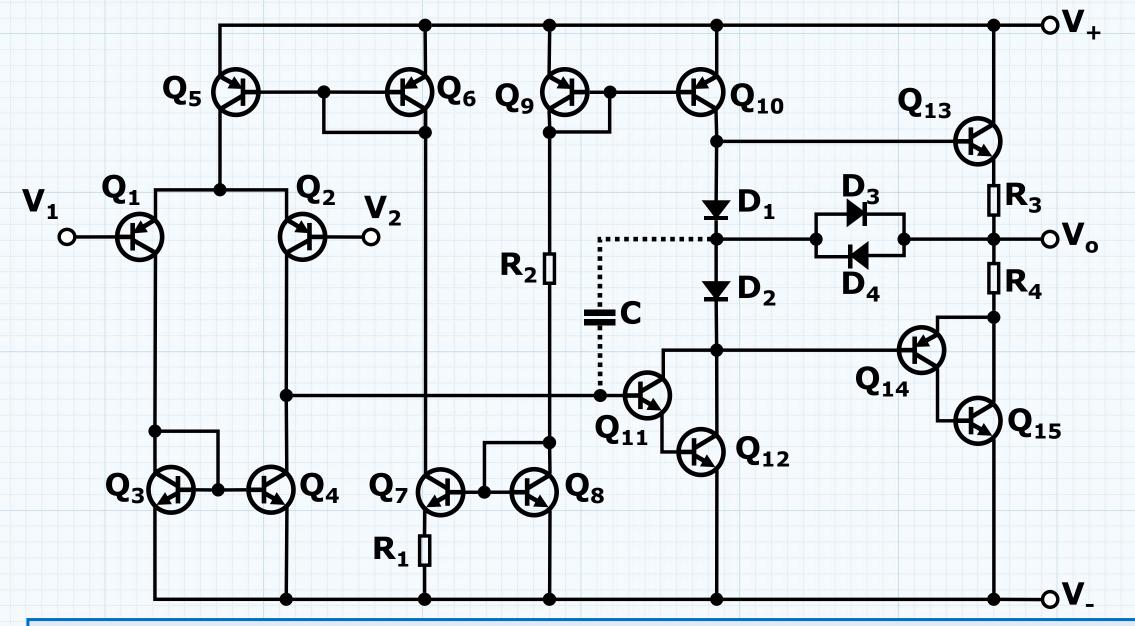
b) Q₁和Q₂构成了什么电路? Q₁₁和Q₁₂构成了什么电路? Q₁₃构成了什么电路?



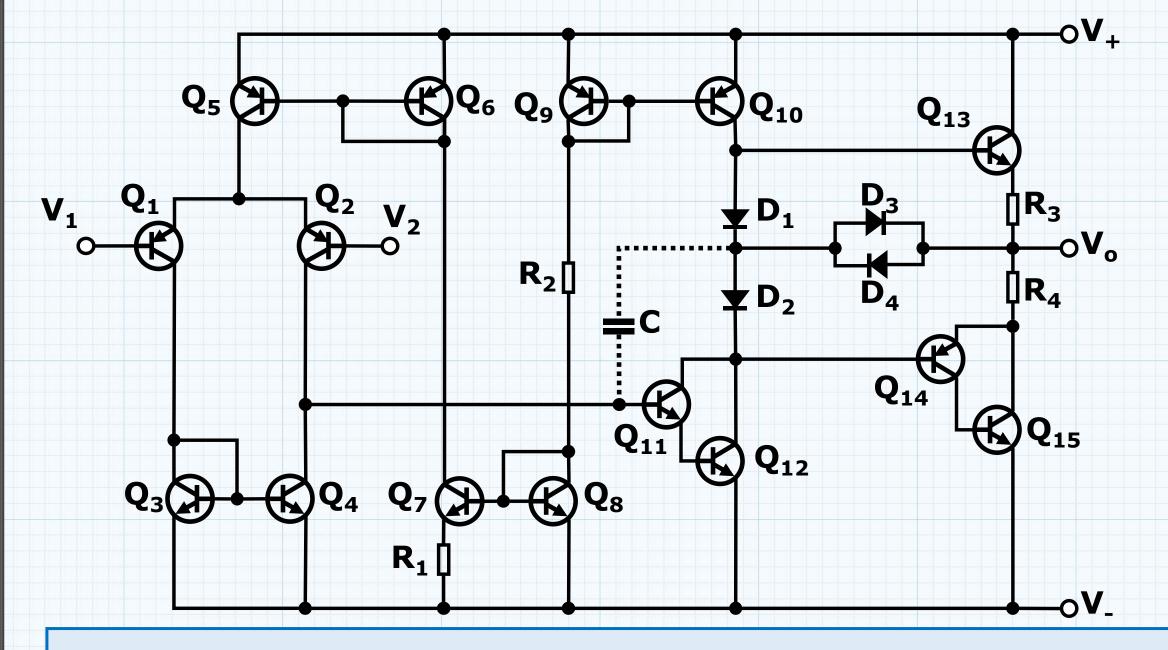
c) D₁、D₂的作用是什么?



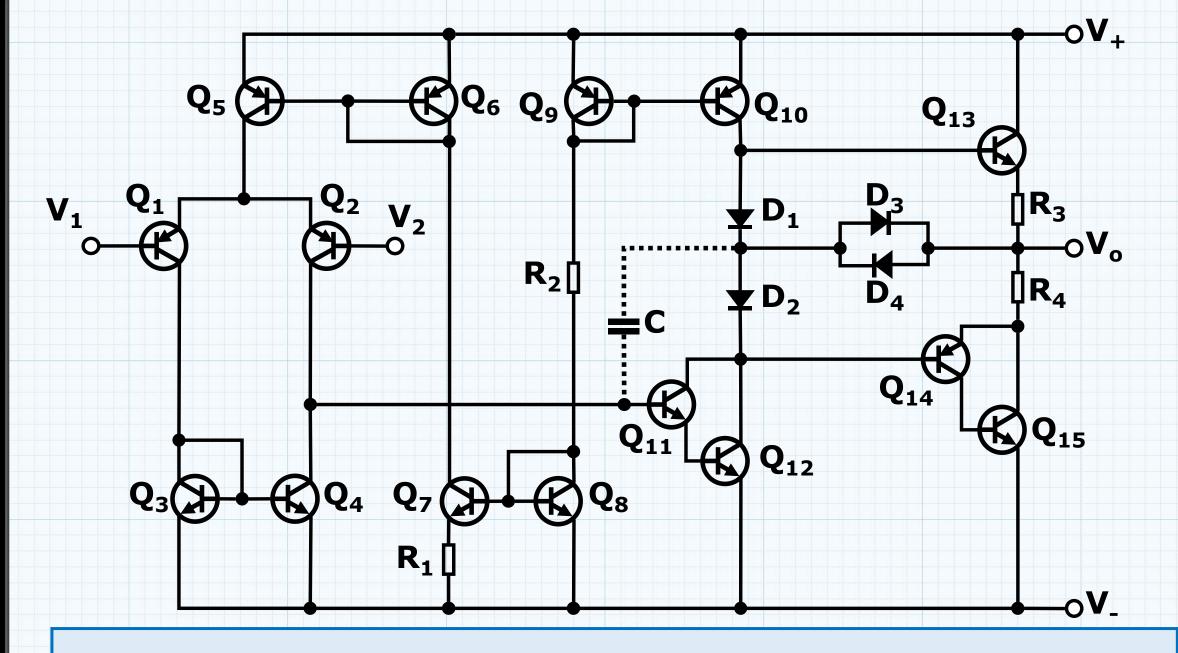
d) 当 R_3 和 R_4 = 1欧姆时,电路在发生保护动作之前,从 V_0 端输出的最大电流是多少?



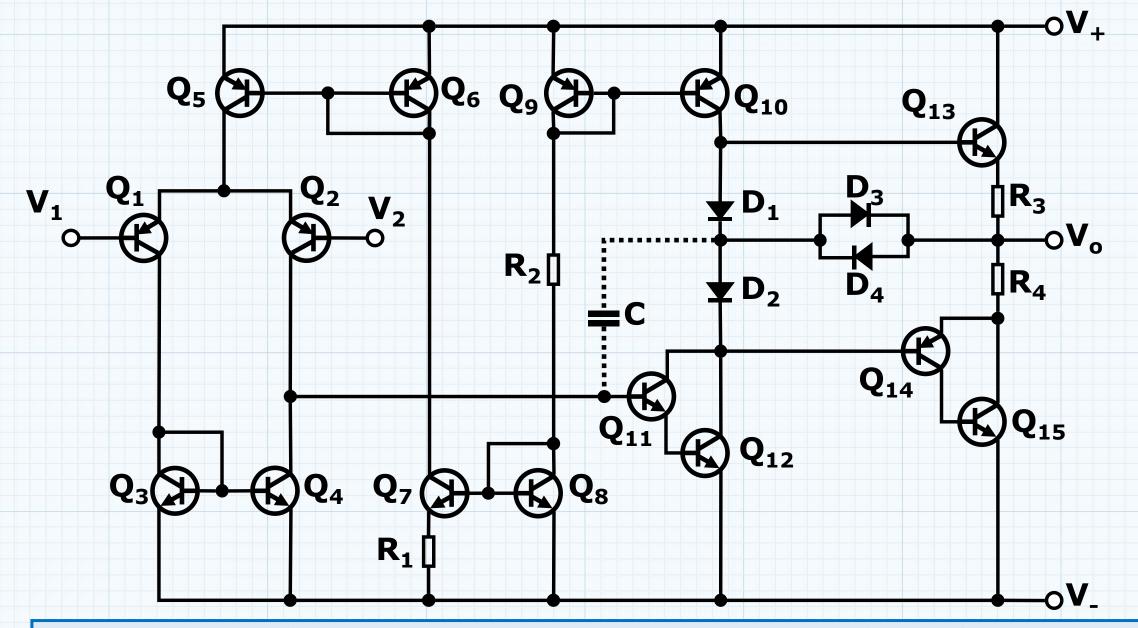
e) 若已知 $V_{+} = 10V$, $V_{-} = -10V$, $R_{2} = 1k\Omega$, 电路在 $V_{1} = V_{2} = 0$ 时, $V_{o} = 0$ 。请估算电路的静态功耗;



f) V₁和 V₂中,哪个是运放的同相输入端?

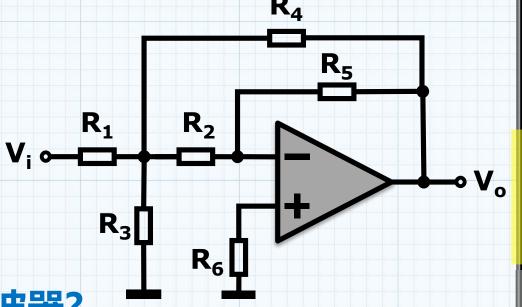


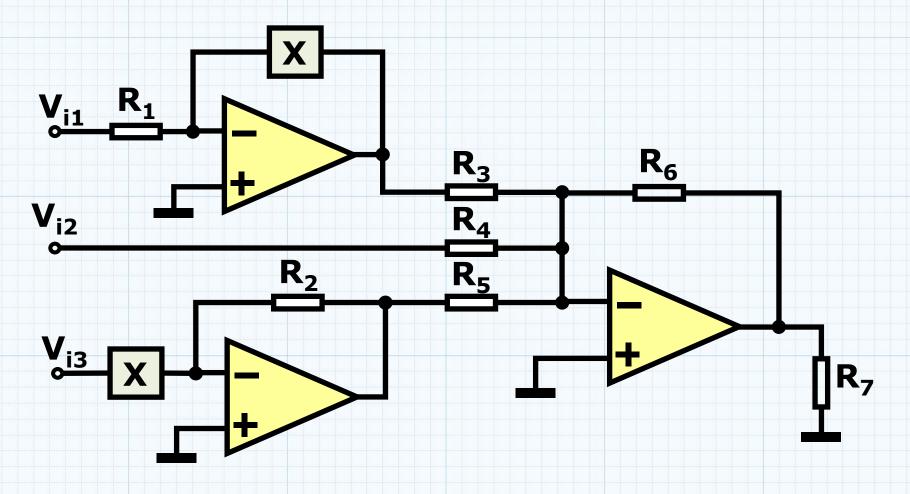
f) 电容 C 的作用是什么?



g) 若引入两个额外的电阻来构造增益为A_{VF} = -10的反馈放大电路,请画出 这样的电路(可以在只画出两个电阻、和对应于电路中的节点)。

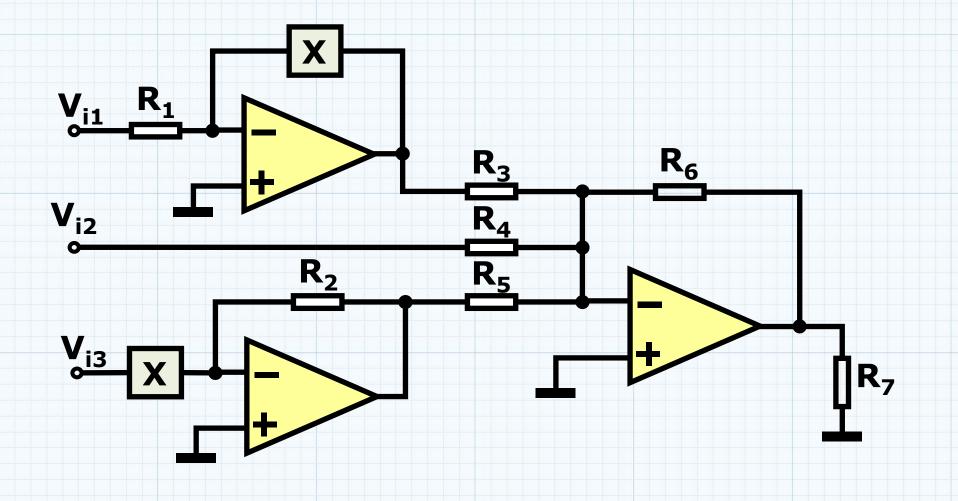
- 二 (20分) 运算电路如右图所示。
- a) 请估算其增益 $A_V = V_o / V_i$
- b) 电路中R₆的作用是什么? 应取什么阻值为宜?
- c) 若电阻R₁、R₂和R₄分别改为电容 C₁、C₂和C₄,请计算该电路的 频率响应,并说明它构成了哪种滤波器? 并说明判断依据。
- d) 如果实际构造出电路后,发现测量得到的电路的频响和c) 中计算的结果有出入,请问可能主要是哪些原因造成了这种差异?





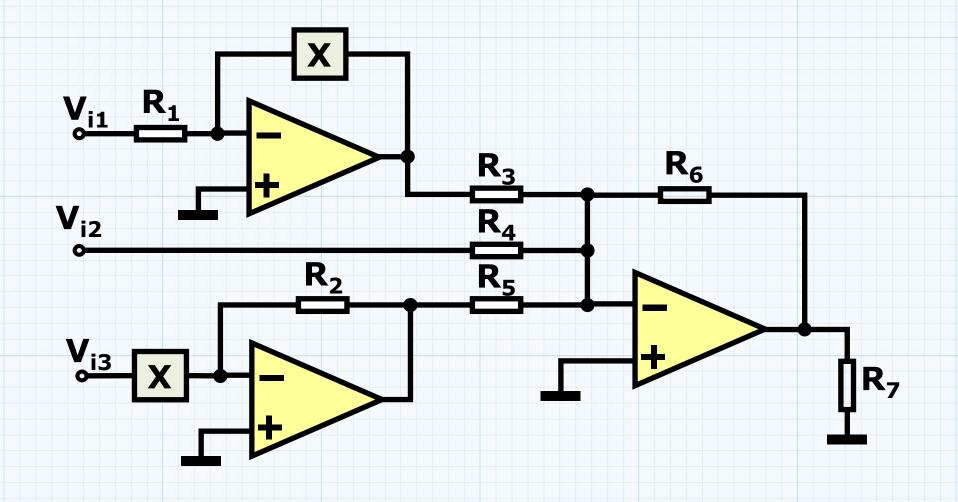
三、(15分)已知有某个双端电路元件X,其伏安特性为I=F(V),其中F是某个连续、严格单调的奇函数。用元件X构成下图所示电路,其中运放的最大、最低输出电压分别是VoH和VoL。

- a) 请计算电阻R7上所获得的电压;
- b) 如果稍许调节左侧三个输入端电压时,R7上测量到的直流电压基本不变,请问可能是什么原因(从电路有故障、无故障两个角度去论述)?说明理由。
- c) 如果当左侧三个输入端电压均为零时,R7上测量到非零的直流电压,已知电路并无故障,请问可能是什么原因? 说明 理由。

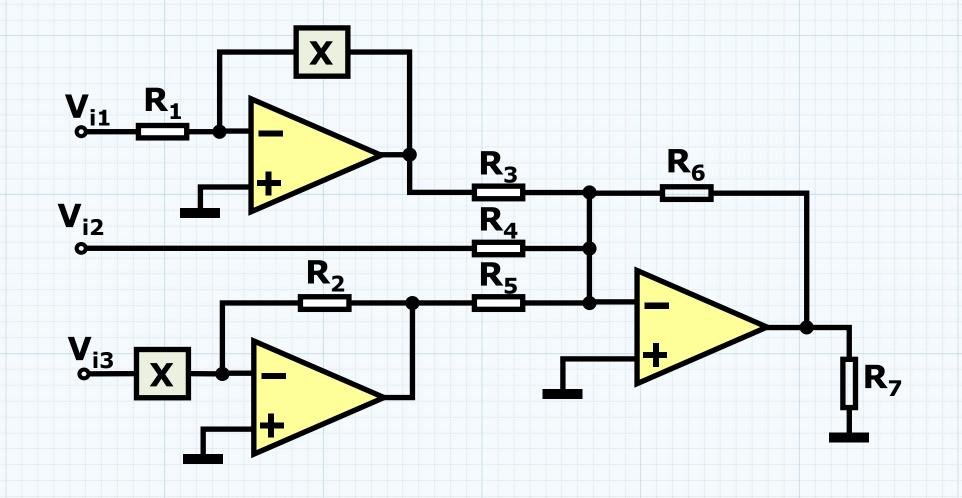


三、(15分)已知有某个双端电路元件X,其伏安特性为 I=F(V),其中F是某个连续、严格单调的奇函数。用元件X构成下图所示电路,其中运放的最大、最低输出电压分别是V_{OH} 和 V_{OL}。

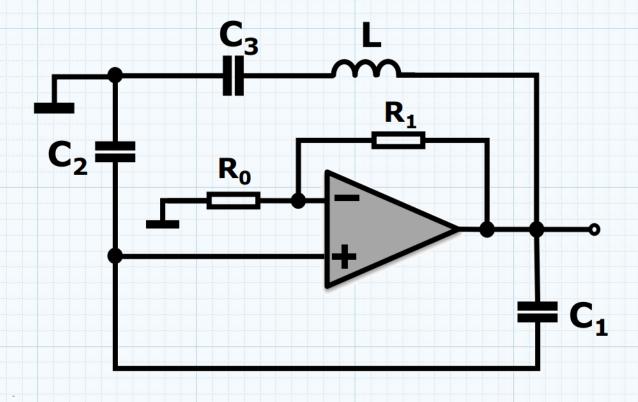
a) 请计算电阻 R₇上所获得的电压;



- 三、(15分)已知有某个双端电路元件X,其伏安特性为 I=F(V),其中F是某个连续、严格单调的奇函数。用元件X构成下图所示电路,其中运放的最大、最低输出电压分别是V_{OH} 和 V_{OL}。
- b) 如果稍许调节左侧三个输入端电压时,R₇上测量到的直流电压基本不变, 请问可能是什么原因(从电路有故障、无故障两个角度去论述)?说明理由。

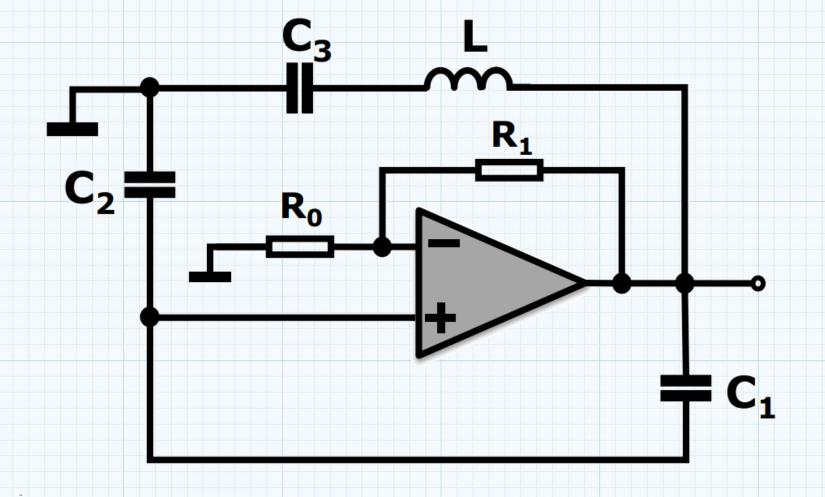


- 三、(15分)已知有某个双端电路元件X,其伏安特性为 I=F(V),其中F是某个连续、严格单调的奇函数。用元件X构成下图所示电路,其中运放的最大、最低输出电压分别是V_{OH} 和 V_{OL}。
- c) 如果当左侧三个输入端电压均为零时,R₇上测量到非零的直流电压,已知电路并无故障,请问可能是什么原因?说明理由。

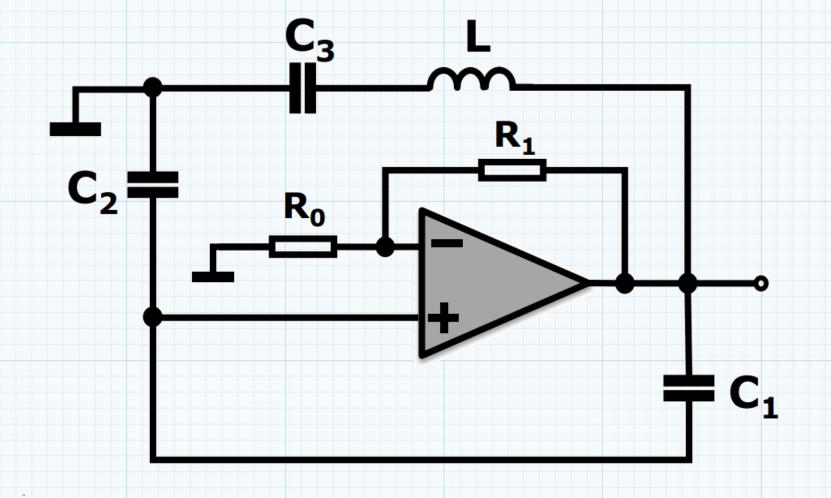


四 (20分) 已知右图中 C1 = 100nF, C2 = 100nF, C3 = 10pF, L = 10nH。

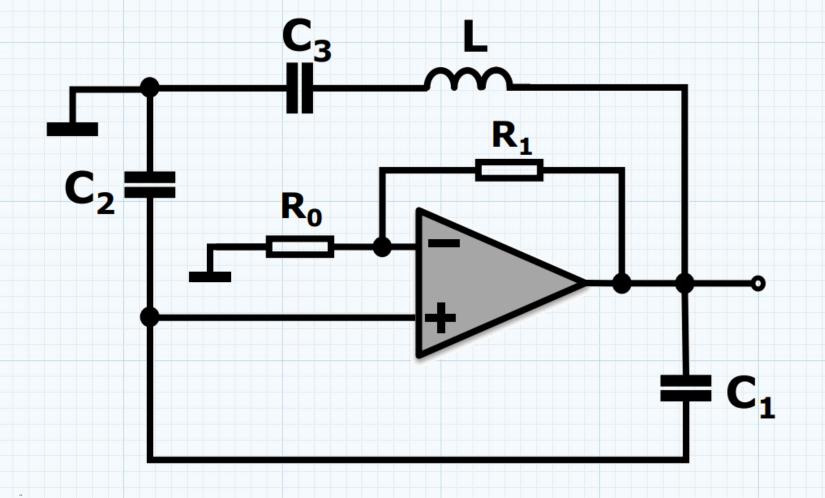
- a) 若电路能在高Q假设条件下,输出近似的正弦波,请估算正弦波的频率是多少?
- b) 为什么说电路中输出的正弦波是"近似的"?为了使输出波形逼近正弦波,应如何调整电路?
- c) 为了能起振,请估算电阻R1 和 R0 需满足什么条件?
- d) 已知运放是绝对稳定的,则构造此振荡电路对其原有的主极点 fH 有何要求?假设已知运放的开环 差模增益为 $A_{VD}=10^5$ 。



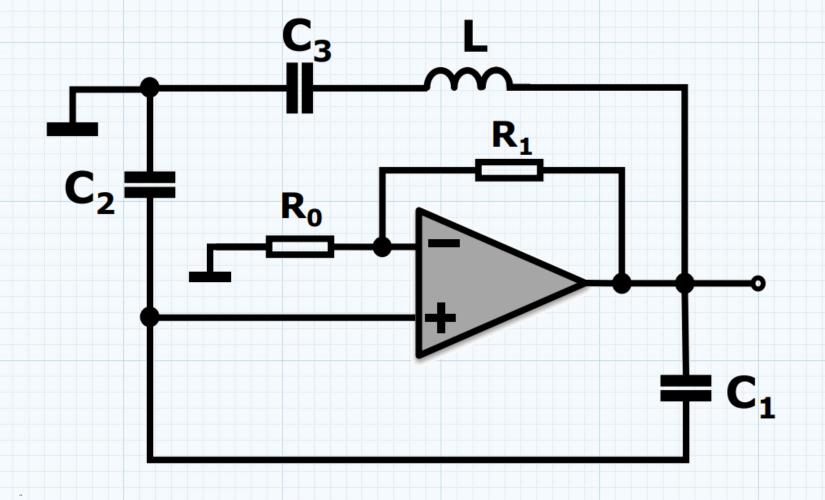
a) 若电路能在高Q假设条件下,输出近似的正弦波, 请估算正弦波的频率是多少?



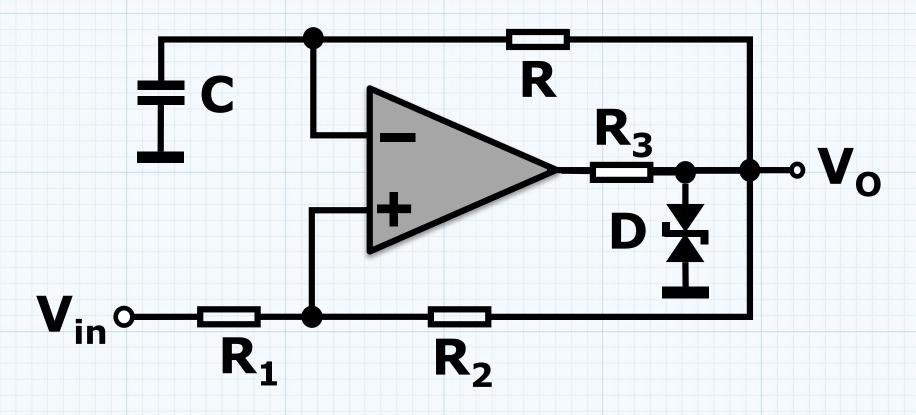
b) 为什么说电路中输出的正弦波是"近似的"? 为了使输出波形逼近正弦波,应如何调整电路?



c) 为了能起振, 请估算电阻 R₁ 和 R₀ 需满足什么条件?

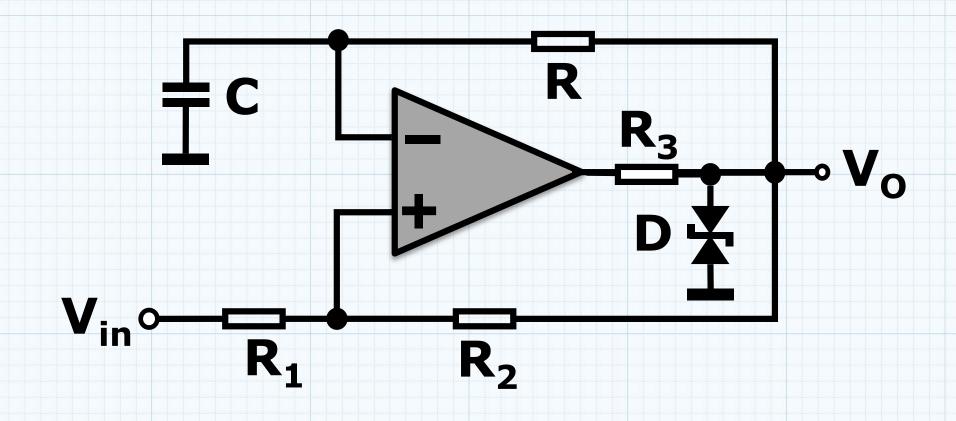


d) 已知运放是绝对稳定的,则构造此振荡电路对其原有的主极点 f_H 有何要求? 假设已知运放的开环差模增益为 A_{VD} = 10^5 。

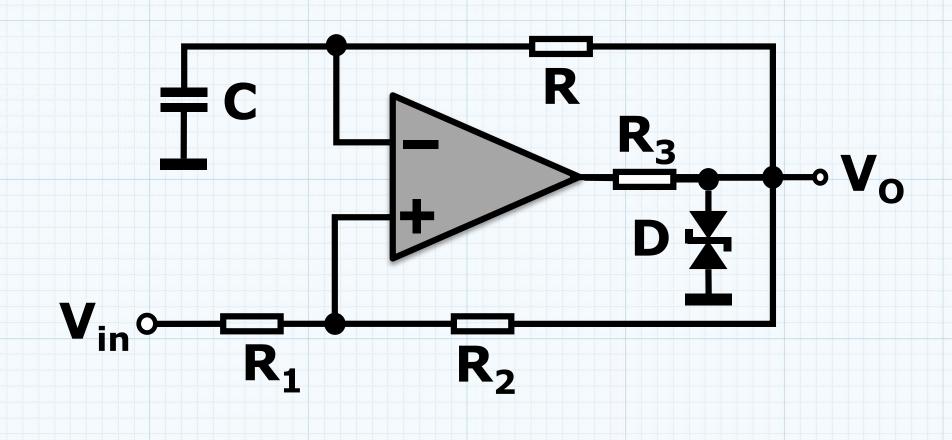


五、 (20分) 下图电路中,C=1uF, R=1KΩ, R1=R2=10KΩ, R3 = 1KΩ, D的双向击穿电压为 \pm 5V, 运放的饱和输出电压为+8V和 -7V。

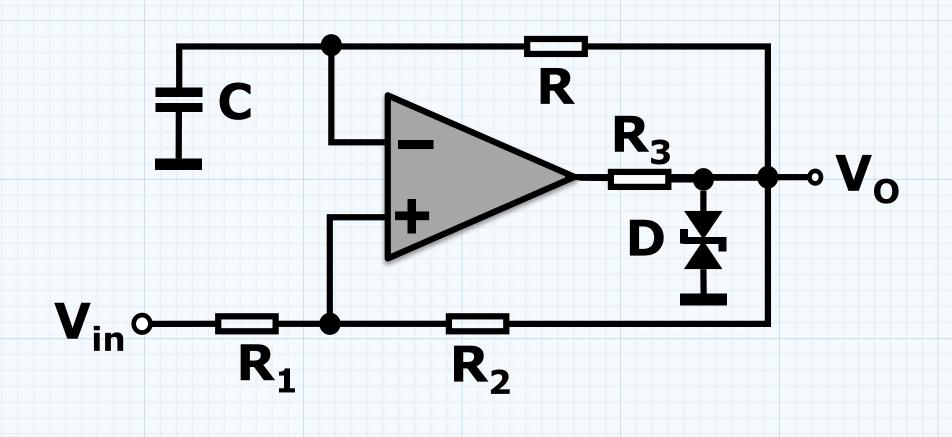
- a) 当Vin 接地时,这个电路是个什么电路?其输出信号的周期是多少?
- b) 此时画出电路中 Vo 和C两端压降Vc的波形示意图;
- c) 若Vin = 2V,则画出输出波形Vo的示意图,并说明相对于b),哪些量发生了变化?
- d) 若Vin = 0, 但把R3短路,并把D移除,则画出输出Vo的波形示意图,并说明它相对于b)波形发生了哪些变化?



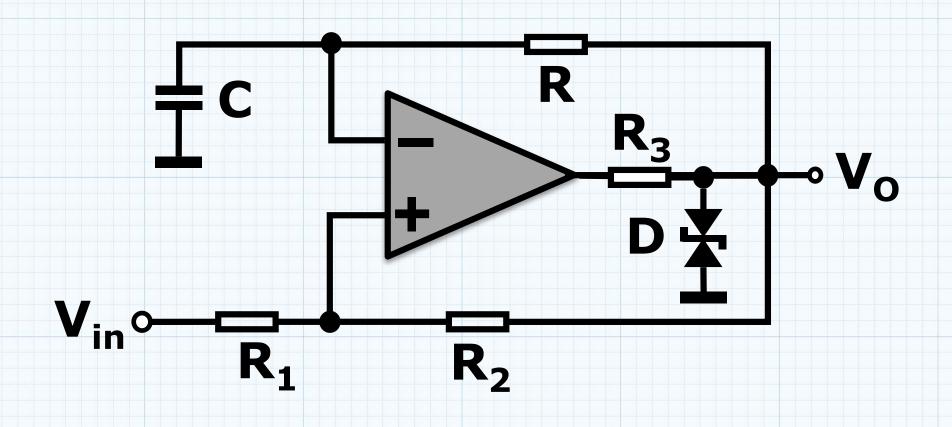
- 五、(20分) 下图电路中,C=1uF, R=1KΩ, $R_1=R_2=10$ KΩ, $R_3=1$ KΩ, D 的双向击穿电压为±5V, 运放的饱和输出电压为 +8V 和 -7V。
- a) 当Vin 接地时,这个电路是个什么电路?其输出信号的周期是多少?



b) 此时画出电路中 V。和 C两端压降 V。的波形示意图;



c) 若V_{in} = 2V,则画出输出波形Vo的示意图,并说明相对于b),哪些量发生了变化?



d) 若V_{in} = 0, 但把R₃短路,并把D移除,则画出输出V_o的波形示意图, 并说明它相对于b)波形发生了哪些变化?