**clean**

**fetch**

cycle ... cycle

... memin. ... ← error

... 2 , 16 ... 31 ... (states-table) ... → flag

① ... error
② ...
③ ...

... flag ==  NOSE ...
flag half

**Issue**

... nr_available ... ① ...
rs >= ...

... issue ↓ ↘

⇐ p
— ...
bugs ...
— ...
nr_available_rs — —

② ...
regs-debs-arr

③ ...
Inst
states_rs

# Ex

If Ex_start == Issue! == -1
:. -1

- עבור כל RS בודקים אם תנאי ה Ex_start

```
- (*) כאשר ה RS ב issue -?
  (i)פ   cdb מ סיים j  Q_j, Q_k  } AND
  (*) RS_fu_available ה -??
```

↓ כ

אם כותבים במקום ה Ex
בד"כ )/( ביחד

```
              Ex start  זמן  (1)
                              +
              Ex end  ⟹  ex start = curr
              (כלומר delay)         cycle
                              ex end =
                              curr cycle + delay
                              -1
```

---

## write CDB

write CDB → .CDB ה line → flag מסמן סיום @
- עבור כל RS בודקים אם תנאי ה
curr cycle →
:. ex_end cycle ±

- אם כותבים ל CDB צריכים continue
- הערה:  = זמן אחד מוקדם  1
             ומותר לשלוח ל RS באותו cycle
  (2) אם יש כמה RS שרוצים לכתוב
  בכל מיני אופן אנחנו בוחרים ?? כ?? ל?
  ל RS ה RS כ ??
- הערה:

## Write CDB

states_table

.cdb trace → B1;

curr-cycle = 0

Do {

  Ex → CDB

  Issue → EX

  Issue

  clean

  if ( ! halt) { fetch() }

  curr-cycle++

while ( ! pending )

}