**Data Structure**

typedef struct SimArgs {

char\* cfg;

char\* memin;

char\* regout;

char\* traceinst;

char\* tracecdb;

} SimArgs;

מבצע פיצול של הקלט למספר משתנים (מטעמי נוחות).

typedef struct CPU {

bool halt;

int cycle;

int pc;

InstStateNode\* inst\_state\_lst;

InstStateTrace\* inst\_state\_trace;

RegState reg\_state\_arr [REGISTERS\_AMOUNT];

LogicalUnit\* logical\_unit\_arr [LOGICAL\_UNIT\_TYPES];

CdbState cdb\_state\_arr [LOGICAL\_UNIT\_TYPES];

} CPU;

היחידה המנהלת את המעבד.

דגל האם התקבל HALT.

מספר המציין את מחזור השעון הנוכחי.