

NAME  
Yorman U. Nina Sanchez

PAGES  
1

SPEAKER/CLASS  
Microcontroladores

DATE - TIME  
12 sep 2024

Title: ISA del ARM M0

Keyword

procesador

codificación

diseño

registro

Topic: Estructura y función del ARM M0

El ARM M0 tiene una arquitectura basada en el ARMv6-M, está diseñado para aplicaciones de microcontroladores que tienen bajo consumo y un costo reducido. Este procesador pertenece a la serie Cortex-M diseñado por ARM, serie la cual fue diseñado para crear procesadores eficientes para la elaboración de pocas funciones de manera dedicada y dispositivos dentro del Internet de las cosas.

Questions

Este procesador utiliza el conjunto de Instrucciones Thumb de 16 bits, el cual está optimizado para dar eficiencia en la codificación y un menor uso de las memorias.

Este procesador solo soporta el modo de Thread para una mejor conexión de procesador.

Contiene 16 registros para propósito general, más 3 registros especiales (Program Counter, Link Register y Stack Pointer).

Summary: El ARM M0 tiene un ISA reducido pero eficiente, diseñado para ser un procesador balanceado para lo que es su desempeño y consumo de energía.