瑞柏的題目: Computere architecture

Q: 所以決定是不是cisc risc是 cpu

A: Y

Q: 用arm架構，但我的軟體程式都base on X86，我是完全沒辦法用嗎? 還是改指令相關的東西?

A: 對，沒有辦法使用。指令和CPU設計有相關。

Q: pipelining 中那些part 實際上是切割什麼東西切成五個part

A: 瑞伯說他要再查查QQ ，感覺是CPU的小單位?

Q: 架構上的差異是什麼?

A: RISC電路設計上 往模組化方向設計 同樣的指令可以拆分成較簡單的小指令，那就不需要每個指令都設計 可以減少CPU的大小

======================================================================

郁衡的題目:UML

Q: UML圖 生命週期的意思為:

A: A控制B的生死，所以A死了B也會跟著死。

Q: 聚合可以擁有別人的指標?

A: class A 可以建立一個變數，來存放 class B。

Q: UML好像比較常用在 UI設計相關上面?

A: 架構複雜都會需要UML。

Q: 郁衡建議的 class 變數  
A: 都放在protected, private裡，然後外部要取值的時候，另外在public寫 getXXXX() 函數。(匈牙利命名法)