

NATIONAL CHENG KUNG UNIVERSITY
College of Electrical Engineering and Computer Science
DEPARTMENT OF ELECTRICAL ENGINEERING
Advanced VLSI System Design
(Graduate Level) Fall 2024
Project Demonstration Guideline
Date:2025/01/14(Tue.)

Order	Time	Team Name	Team Name	Team Name	Team Name
1	10:00~11:00	SOC好冷	羊羽翔come plz	明星四缺一	Bowling
2	11:00~12:00	VSDgogo	棋靈王	SHA-3	鮭魚御飯糰
Lunch Time					
3	13:30~14:30	VSD一定過	我寫的code一定隊	AISTeam	ABCDE
4	14:30~15:30	AVSD口罩讚	RISC-V Rangers	退選賣滷味	AVSD小丑團
5	15:30~16:30	沒事啦別慌	Alpha dog	iLoveAVSD	447地縛靈
6	16:30~17:30	9樓電梯出來直走到底	真槍實彈	晶片先鋒	日不落帝國
7	17:30~18:30	PA好棒棒	開睡雷包	Caslab0	

注意事項:

- 請在規定時間至 SOC LAB 報到，若組別想換時段或者是想提前 Demo 的話，請在 1 月 8 日中午 12 點之前，寄信到助教信箱，我們將會另外安排時間 Demo。
- 當天除了驗證成果之外，會請同學說明一些問題，請每位同學務必出席，不可缺席。
- 請同學事先設定好自己在 SOC LAB 的資料夾，並自行測試使用環境。
DEMO 結果以 SOC LAB 的軟體為主，請同學務必確定版本是否相符、行為是否正確。若當天無法 demo，請自行負責！
- 請將以下檔案於 1/13 11:59 p.m 前上傳至 moodle
 - Source code(壓縮檔)
 - Testbench (包括助教提供的 testbench 以及 AP 驗證所需之 testbench)
 - 合成後的檔案(.v, .sdf, ...)
 - APR 後的檔案 (.v, .sdf, ...)
 - 以及其他模擬所需要檔案
 - 5 分鐘報告說明已完成的部分
 - 系統架構
 - 驗證方式
 - Demo Check List & Demo Contribution

5. 以下是當天會逐一檢查的部分，請大家事先準備好，最後 DEMO 分數，以 SOC LAB 的版本為主。

(1) source code、testbench (包括助教提供的 testbench 以及 AP 驗證所需之 testbench)

(2) 合成後的檔案 (.v, .sdf, ...)

(3) APR 後的檔案 (.v, .sdf, ...)

(4) Demo Check List (紙本)，請統一使用 Times New Roman 12 號字體，單面列印

(5) Demo Contribution (紙本)

6. 評分標準

(1) 設計完成度(50%)

(2) 驗證完整度(50%)