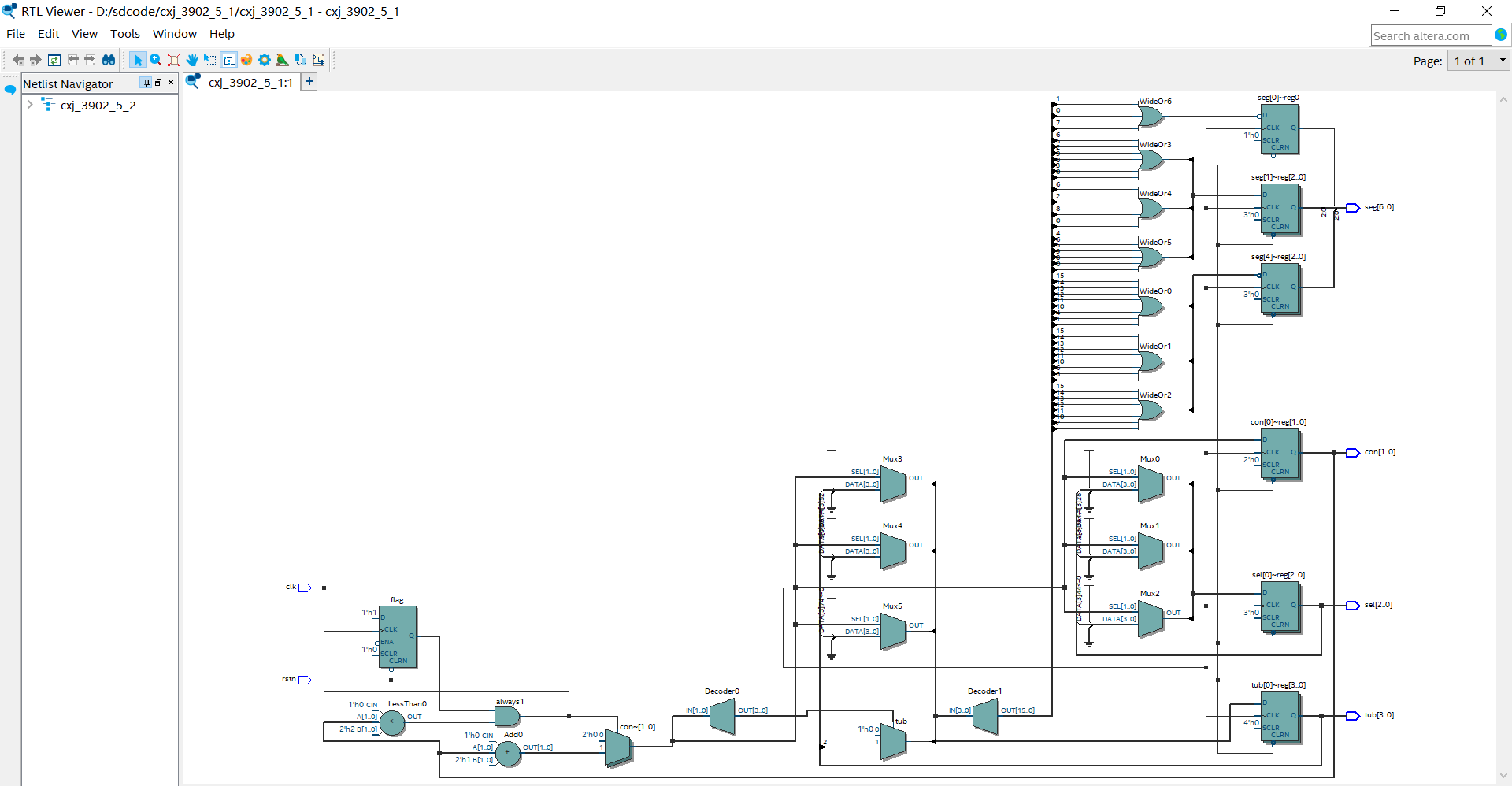
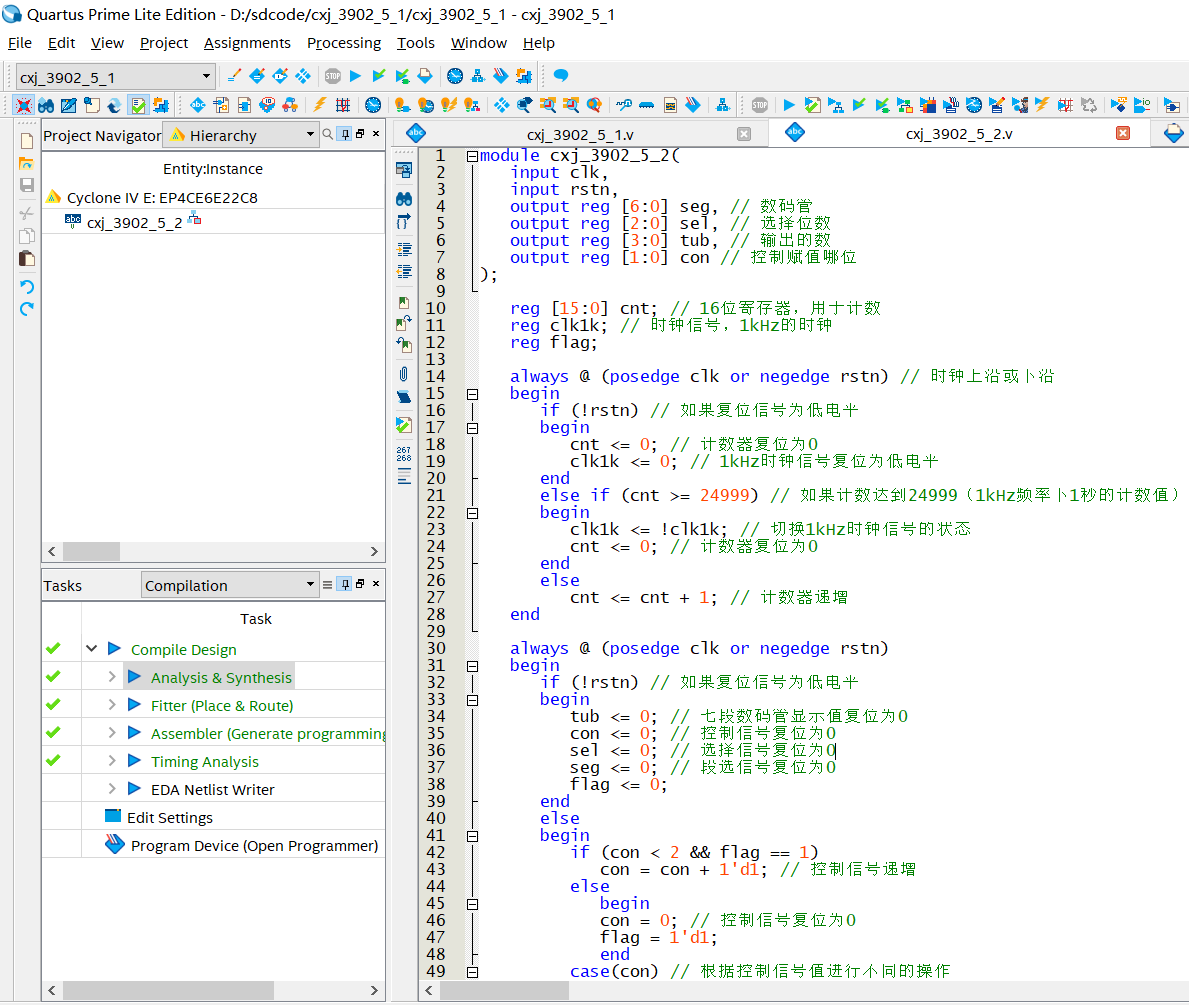
|  |  |  |  |
| --- | --- | --- | --- |
| 实验名称 | 数码管动态扫描显示电路设计 | | |
| 姓 名 | 蔡新洁 | 班 级 | 2022级智能-03班 |
| 学 号 | 2022113902 | 实验时间 | 11.09周四上午第二讲 |
| 座位号 | 45 | 预习成绩 |  |
| 验收记录 | 一验， 二验， 补验 | 指导老师 |  |

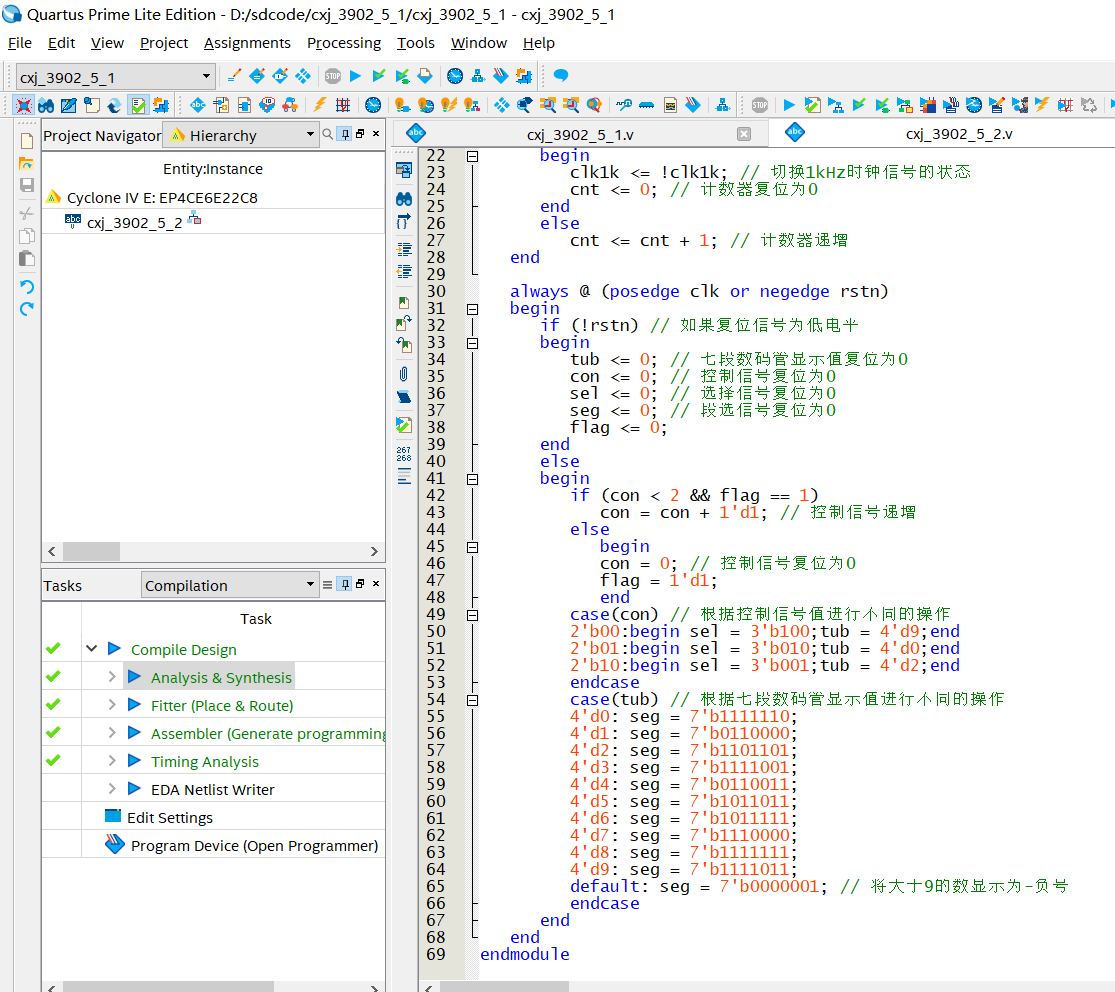
1. **实验电路图、状态图、程序代码、仿真代码、仿真波形图（可以只写出核心功能代码，代码要有注释）**

实验电路图：

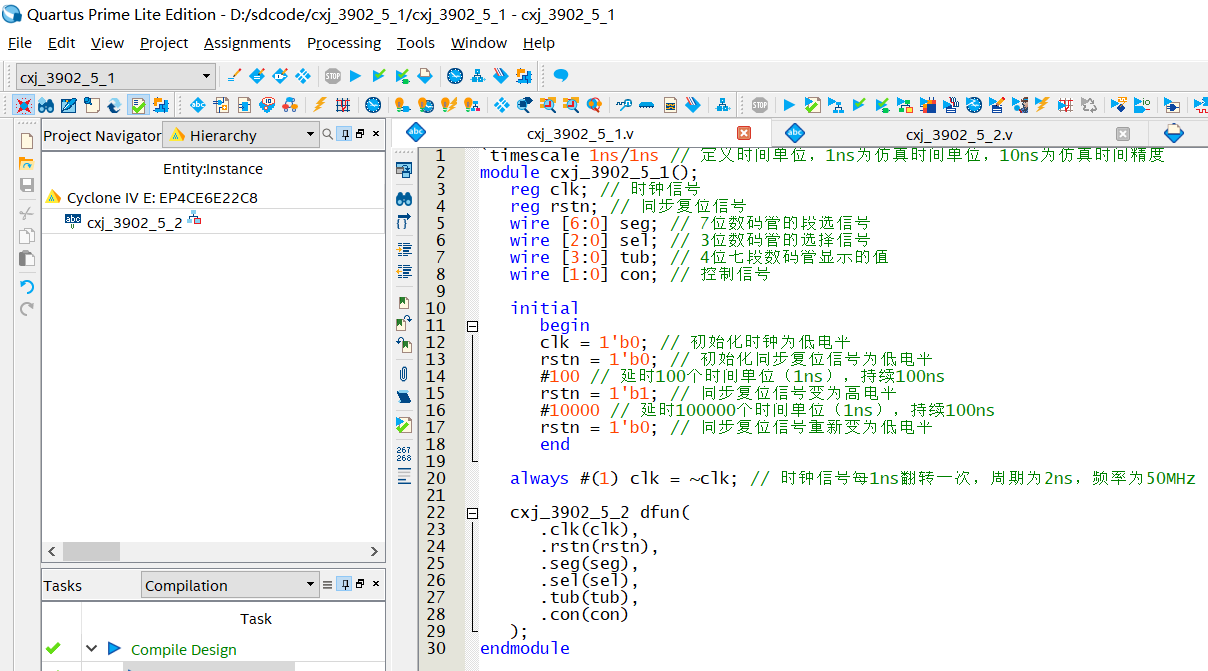


程序代码：

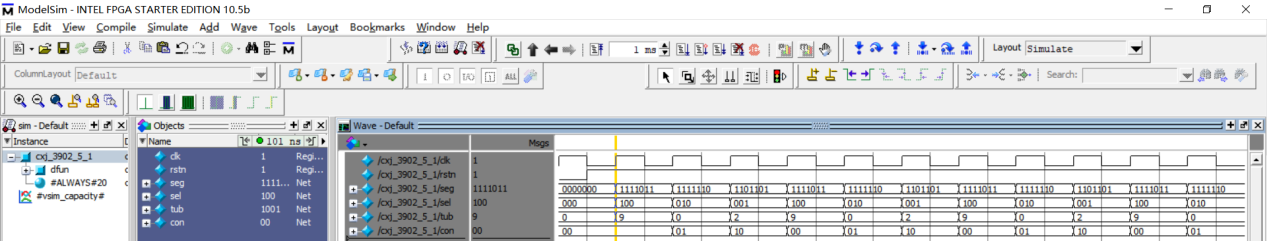


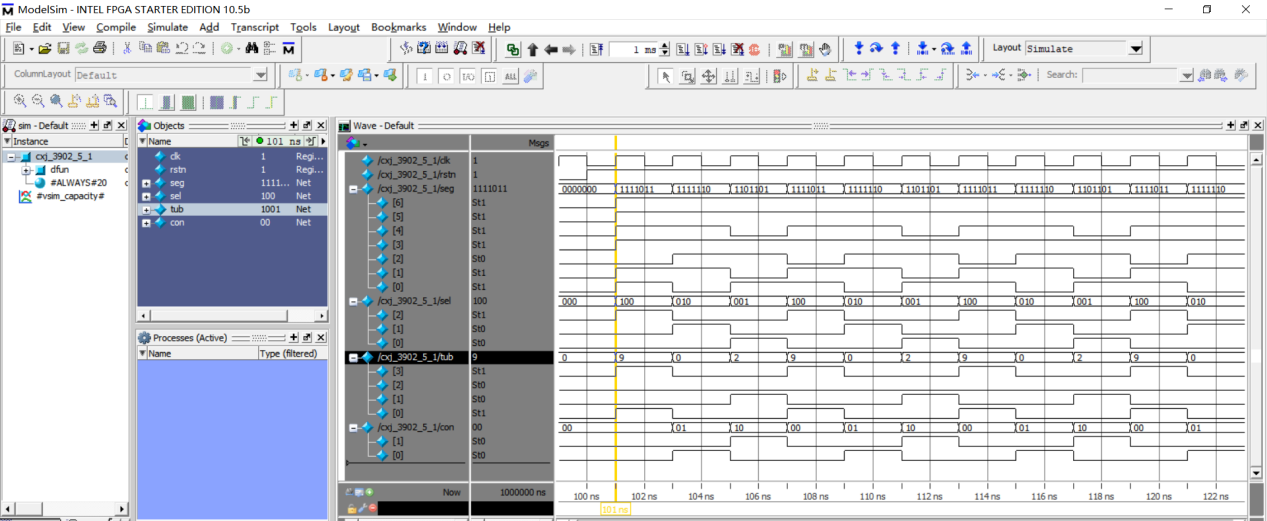


（2）测试波形代码



仿真波形图：





代码设计思路：

1. 连接外部信号：连接包括时钟信号clk、复位信号rstn，以及从模块输出的七段数码管的段选信seg、选择信号sel、显示输出值tub和控制信号con。

2. 操作控制：根据需要，通过更改控制信号con的值来选择不同的数字进行显示。具体的操作如下：

(1)初始状态下，con为0。

(2)通过递增con的值，由高位到低位切换要显示的数字。每次递增con时，选择信号sel 和显示值tub会根据con的值更新。具体操作是：

①当con为0时，选择信号sel为3'b100（对应第一个数码管），显示值tub为4'd9。

②当con为1时，选择信号sel为3'b010（对应第二个数码管），显示值tub为4'd0。

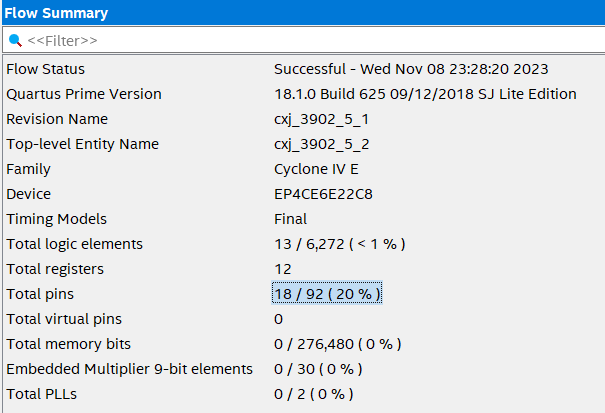
③当con为2时，选择信号sel为3'b001（对应第三个数码管），显示值tub为4'd2。

④当con` 超过2时，控制信号con会被重置为0，并标志位flag会设置为1（flag的作用是复位的时候con从0开始而不是1开始），以开始下一个循环。

3. 七段数码管显示：模块会根据sel和tub的值选择要在数码管上显示的数字。具体的显示值已经在代码中定义，通过case语句进行匹配，将seg设置为相应的七段数码管段选信号，以显示正确的数字。

4. 复位功能：在系统初始化或复位时，确保复位信号rstn为低电平。这会将所有输出信号复位为零，以确保初始化状态。

5. 时钟信号生成：模块内部的计数器cnt会生成1kHz的时钟信号clk1k用于控制数码管的刷新。



**二、引脚分配表（电路中的信号名称->主板器件名称->引脚号PIN）**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| **信号名** | **主板器件** | **PIN** |  | **信号名** | **主板器件** | **PIN** |
| **seg[6]** | **a** | **PIN\_112** | **tub[3]** | **LED3** | **PIN\_54** |
| **seg[5]** | **b** | **PIN\_100** | **tub[2]** | **LED2** | **PIN\_52** |
| **seg[4]** | **c** | **PIN\_104** | **tub[1]** | **LED1** | **PIN\_50** |
| **seg[3]** | **d** | **PIN\_111** | **tub[0]** | **LED0** | **PIN\_46** |
| **seg[2]** | **e** | **PIN\_106** | **con[1]** | **LED7** | **PIN\_49** |
| **seg[1]** | **f** | **PIN\_110** | **con[0]** | **LED6** | **PIN\_51** |
| **seg[0]** | **g** | **PIN\_103** |  |  |  |
| **clk** | **CLK1** | **PIN\_89** |  |  |  |
| **rstn** | **SW0** | **PIN\_24** |  |  |  |
| **sel[2]** | **SEG2** | **PIN\_115** |  |  |  |
| **sel[1]** | **SEG1** | **PIN\_126** |  |  |  |
| **sel[0]** | **SEG0** | **PIN\_119** |  |  |  |

**三、编译报告**

|  |  |  |
| --- | --- | --- |
| **Top-level Entity name** | **Family** | **Device** |
| cxj\_3902\_5\_2 | Cyclone IV E | EP4CE6E22C8 |
| Total logic elements | Total registers | Total pins |
| 13 / 6,272 ( < 1 % ) | 12 | 18 / 92 ( 20 % ) |
| Total memory bits | Embedded Multiplier 9-bit elements | Total PLLs |
| 0 / 276,480 ( 0 % ) | 0 / 30 ( 0 % ) | 0 / 2 ( 0 % ) |

**四、实验现象及原始数据记录**

波形图、真值表（根据实验需要记录，必要时使用附页）

**五、实验数据整理与分析**

**六、实验中遇到的问题、总结、心得体会**

必要时使用附页

**报告模板使用说明：**

1. 一次实验使用一份报告，一份报告有4页五项，其中一~三项需在实验前完成，第四项在实验过程完成，第五~六项在实验后完成。页面如不够用，可插入“附页”（请注意页码在左侧还是右侧）
2. 实验报告使用**A4纸张双面打印**，**左侧装订**。