**智能停车项目嵌入式开发风险评测说明**

在采用新的架构后存在一下风险。首先采用的是Cortex-A9架构的核心板，基于Linux操作系统进行开发，其开发难度较大，存在着延期的风险；其次在Cortex-A9核心板PCB的开发问题上存在这风险；最后在Cortex-A9核心板的Fastboot开发存在风险。

1. 开发风险：在开发的过程中涉及到Linux内核的裁剪，网络通讯，驱动开发，HDMI显示等问题，开发难度较大，同时我们的工程师相对缺乏这方面的开发经验。
2. Cortex-A9核心板的PCB开发，由于核心板为8层板，同时在我们选定的核心板没有JTag调试接口，我们需要对其进行相应的改造和修改同时在我们选定的开发板中有很多的外围器件是我们用不到的，需要进行适当的调整。板子的性能有待评估。
3. 核心板的Fastboot开发风险，我们选的核心板在购买的时候厂家进行烧录过Fastboot程序，而我们自己做的核心板并没有这一程序，而官方未对这一代码进行开源，这一过程就会增加编写Fastboot的风险，这一过程需要对芯片架构很熟悉，在量产上存在巨大风险，同时我们对原核心板进行抄板后，我们会进行相应的改动，这需要对u-boot进行修改，也会需要些时间。

注：《时间进度说明》文档中评估时间是在我们在选定的成品核心板上开发的时间进度此处可以省去Fastboot开发和量产考虑，但从实现功能上考虑。