

数字电路 II (VHDL) 专用词汇中法对照表¹

| | |
|-----------------------------|------------|
| additionneur n. m. | 加法器 |
| affectation : | 赋值 |
| affectation conditionnelle: | 条件性赋值 |
| affectation sélective: | 选择性赋值 |
| agrégat: m. | 集合体 |
| alternative: f. | 交替 |
| ambigu: a. | 模糊的 |
| arithmétique: | 算术 |
| assignation: f. | 分配, 指定 |
| asynchrone: a. | 异步的 |
| attribut: m. | 属性 |
| basculeur: m. | 触发器; 摇杆 |
| branchement: n.m. | 转移, 分支 |
| bus : m. | 总线 |
| cahier des charges: | 技术指标 |
| caractéristique: n.f. | 特征, 特点, 特性 |
| cascadable: a. | 可级联的 |
| chronogramme: m. | 时序图 |
| chronomètre: m. | 秒表, 计时器 |
| circuit configurable: | 可编程电路 |
| compatible: a. | 兼容的 |
| compilation: n.f. | 编译 |
| composant: n.m. | (电路) 元件 |
| compteur: m. | 计数器 |
| compteur d'évenements: | 事件计数器 |
| conformément à | 按照, 依照, 依据 |
| contraintes: | 约束 |
| conversion de type: | 类型转换 |
| Crypteur/Décrypteur: | 加密器/解密器 |
| décalage: n. m. | 移位 |
| décodeur: m. | 解码器 |
| décodeur 7 segments: | 七段式译码器 |

¹ 特别感谢 2018 级邱远祎和李沂笑同学帮助收集整理数字电路课程的法语词汇。

| | |
|---------------------------------------|-------------------|
| décompteur: m. | 倒计数器, 减法计数器; 倒计时器 |
| délai: m. | 延迟 |
| déclencheur : m. | 触发器 (不常用); 开关 |
| description structurelle: | 结构化描述 |
| diagramme d'états / transitions: | 状态 (转移) 图 |
| encodage: | 编码 |
| entité: [ãtite] f. | 实体 |
| flèche: f. | 箭头 |
| fonctions de conversion: | 转换函数 |
| générique: a. | 通用的 |
| hexadécimale: adj. n.f. | 十六进制 |
| hiérarchique: a. | 等级的 |
| horloge: f. | 时钟 |
| identificateur: m. | 标识符 |
| implicite: a. | 隐式的 |
| impulsion : | 脉冲 |
| incrémentation: n.f. | 增量, 递增 |
| instructions de boucle: | 循环语句 |
| instructions de transfert de données: | 数据传输指令 |
| la fenêtre wave: | 波形图 |
| la fonction de résolution : | 决断函数 |
| la liste de sensibilité: | 敏感信号列表 |
| la table de vérité: | 真值表 |
| le registre d'état: | 状态寄存器 |
| le tableau de Karnaugh : | 卡诺图 |
| les opérateurs de base: | 基本运算符 |
| les Types énumérés: | 枚举类型 |
| l'instanciation: | 实例化 |
| logique combinatoire: | 组合逻辑 |
| logique séquentielle synchrone: | 同步时序逻辑 |
| Machine de Moore: | 摩尔型状态机 |
| Machine de Mealy: | 米里型状态机 |
| matrice: | 矩阵 |
| mémorisation: | 存储 |

| | |
|------------------------------------|--------------------|
| mire: n.f. | 标尺; 标杆; 方位标; 水准尺; |
| multiplexeur: [myltipleksœr] m. | 多路复用器; 多路开关; 多路转换器 |
| moniteur: n.m. | 监测仪, 监视器 |
| opérande: n.m. | 运算数, 运算量 |
| opérateurs logiques : | 逻辑运算符 |
| opérateurs relationnels: | 关系运算符 |
| opérations arithmétiques: | 算术运算 |
| par défaut: | 默认 |
| paramétrable: a. | 可配置的 |
| paramètre de synthèse: | 参数 |
| parité impaire: | 偶数校验 |
| performance: f. | 性能 |
| pin: n.m. | 引脚, 针脚 |
| porte ou exclusive(XOR): | 异或门 |
| porte non-et (NAND) : | 与非门 |
| prioritaire: a. | 优先的 |
| rapport: | 报告 |
| registre : m. | 寄存器 |
| registre à décalage: | 移位寄存器 |
| relation implicite des opérateurs: | 运算符的隐式关系 |
| retenue: [rətny] f. | 进位数 |
| schéma: m. | 图表 |
| schematic: | 原理图 |
| séquenceur: m. | 序列发生器 |
| séquentiel: a. | 顺序的, 序列的, 时序的 |
| signal: m. | 信号 |
| signaux internes: | 内部信号 |
| simulation : n.f. | 仿真; 模仿; 模拟 |
| stimuler : v. | 模拟 |
| stimuli: | 激励 |
| stimulus [stimylys] n. m. | 刺激 |
| squelette: [skələt] f. | 框架 |
| synchrone: a. | 同步的 |
| synchronisation: n.f. | 同步, 同期, 整步 |

| | |
|--|-------------|
| synthétiser: v.t. | (电路) 设计, 合成 |
| télécharger: vt | 下载 |
| un circuit combinatoire: | 组合电路 |
| une fonction booléenne: | 布尔函数 |
| un buffer élastique: | 弹性缓冲区 |
| un convertisseur analogique/numérique basique: | 基本模数转换器 |
| une fréquence de rafraîchissement: | 刷新率 |
| une valeur constante: | 一个常量值 |
| unidirectionnel: a. | 双向的 |
| unité de récupération des instructions: | 指令检索单元 |
| variable: m. | 变量 |
| vecteur: m. | 向量 |