《数字电路与逻辑设计 I》课程词汇一览表

Vocabulary for 《Digital Circuit & Logic Design I 》

Vocabulaire pour 《Circuit numérique et conception logique I》

1

Français	English	中文
7 segments	7 segments	7段式数码管
adjacent	adjacent	相邻的 a.
affectation	assignment	赋值、编码、分配 n.f
allumage	light	点亮,打开,开灯 n.m
appuyer	press	按, 压 v.
asynchrone	asynchronous	异步的 a.
automates à états finis	finite state machines, FSM	有限状态机 n.f
bascule	flip-flop	触发器 n.f
bibliothèque des cellules	cell library	单元库
bloc diagramme	block diagram	框图
cellule	cell	基本单位 n.f
chronogramme	chronogram	时序图 n.m
codage	coding	编码 n.m
codage binaire naturel	natural binary coding	自然二进制编码
codage one hot	one-hot coding	独热码
codage par les sorties	coding by outputs	输出编码
codé,e	coded	编码的 a.
colonne	column	列 n.f
combinatoire	combinational	组合的 a.
critères	criteria	准则 n.m

_

¹ 特别感谢 2018 级中法班邱远祎和李沂笑同学帮忙整理数字电路与逻辑设计课程的法语词汇表。

Français	English	中文
délai critique	critical delay	关键延迟
délais	delay	延迟 n.m
démodulateur	demodulator	解调器 n.m
description algébrique	algebraic description	代数描述 (逻辑方程描述)
description comportementale	behavioral description	行为描述
description structurelle	structural description	结构描述
détecteur de séquence	sequence detector	序列码检测器
diagramme	diagram	示意图 n.m
diagramme des états	state diagram	状态图
diagramme des états symboliques	symbolic state diagram	原始状态图(符号化的状态图)
diagramme des transitions	diagram of transitions	状态转移图
diagramme des transitions et des sorties	diagram of transitions and outputs	状态转移图(包含输出与状态转移的图)
diode	diode	二极管,发光二极管
discriminateur de séquences	sequence discriminator	序列码检测器
electronique numérique	digital electronics	数字电路 (数字电子学)
élément mémoire	memory element	记忆单元/存储单元
entrée	input	输入 n.f
équation	equation	方程 n.f
équation d'entrée des élément mémoire	input equation of memory element	激励方程
équation des états suivants	next-state equation	次态方程
équation des sorties	output equation	输出方程

Français	English	中文
états	states	状态 n.m
evaluation de surface	area assessment	表面积评估 (占用硅片)
excitations	excitations	激励
fonctions booléennes	boolean functions	布尔方程
fonctions d'excitation	excitation functions	激励方程
forme canonique	canonical form	一般式 (逻辑表达式)
forme standard	standard form	标准式 (逻辑表达式)
générateur de séquence	sequence generator	序列发生器
horloge	clock	时钟 (信 号)
identique	identical	相同的 a.
implémentation	implementation	实现、安装 n.f
interne	internal	内部的(variable interne 中间变量)
ligne	line	行 n.f
logique combinatoire	combinatorial logic	组合逻辑
mapping	mapping	映射
mémoire	memory	存储器 n.f
minimisation	minimization	最小化 (化简)
modèle algébrique	algebraic model	代数模型 (逻辑函数描述形式)
modulateur rf	rf modulator	射频调制器 n.m
porte	gate	ΓΊ
produit de la somme	product of sum	和之积式 (或与式)
recevoir	receive	接收 v.

Français	English	中文
réduction	reduction	状态化简 n.f
registre	register	寄存器 n.m
règles heuristiques	heuristic rules	启发式规则
restructuration	restructuration	化简 (电路)
retard	delay	延迟
schéma bloc du circuit	block diagram of the circuit	电路框图
schéma logique	logic scheme	逻辑电路图
séquentielle	sequential	时序的 a.
somme de produit	sum of product	积之和式 (与或式)
sortie	output	输出 n.f
symbolique	symbolic	使用符号的 a.
synchrone	synchronous	同步的 a.
synthèse	synthesis (Design)	(逻辑电路) 设计
système analogique	analog system	模拟 (电路) 系统
système électronique numérique	digital electronic system	数字电子系统
systèmes combinatoires	combinatorial system	组合 (逻辑电路) 系统
systèmes séquentiels	sequential system	时序 (逻辑电路) 系统
table de transition	transition table	状态转移表
table de transition codée	coded transition table	编码的状态转移表
table de transition symbolique	symbolic transition table	原始状态转移表(符号型的 状态转移表)
table de vérité	truth table	真值表
table des états	state table	状态表
table des états symboliques	table of symbolic states	原始状态表 (符号化的状态

Français	English	中文
		表)
table des excitations	table of excitations	激励表
table des transitions et des sorties	table of transitions and outputs	状态转移表(包含输出与状态转移的表)
tachymètre	tachometer	转速表
thermomètre au mercur	mercury thermometer	水银温度计
thermostat de radiateur	radiator thermostat	恒温器
transistor	transistor	晶体管
transition	transition	(状态) 转移 n.f
validation fonctionnelle	functional validation	功能验证