一、选择题

1. 随着硬件技术的发展，计算机的电子器件推陈出新，各种类型和用途的计算机也是琳琅满目，但所有种类计算机依然具有“存储程序”的特点，最早提出这种概念的是\_\_\_\_\_\_。

A. 图灵（Alan Mathison Turing）

B. 冯·诺依曼(Von Neumann)

C. 巴贝奇（Charles Babbage）

D. 贝尔（Bell）

正确答案：B

2．冯·诺伊曼机工作方式的基本特点是\_\_\_\_\_\_。

A．多指令流单数据流；

B．按地址访问并顺序执行指令；

C．堆栈操作；

D．存储器按内容选择地址。

正确答案：B

2．存放欲执行指令的寄存器是\_\_\_\_\_\_。

A．MAR；

B．PC；

C．MDR；

D．IR。

正确答案：D

3．计算机中表示地址时，采用\_\_\_\_\_\_ 。

A．原码；

B．补码；

C．反码；

D．无符号数。

正确答案：D

4．运算器由许多部件组成，其核心部分是\_\_\_\_\_。

A．数据总线；

B．算术逻辑运算单元；

C．累加寄存器；

D．多路开关。

正确答案：B

5.以小规模集成电路为主要器件的是\_\_\_.

A. 第三代计算机

B. 第一代计算机

C. 第二代计算机

D. 第四代计算机

正确答案：A

6．计算机硬件能直接执行的只能是 \_\_\_ 。

A．符号语言

B．机器语言

C．汇编语言

D．机器语言和汇编语言

正确答案：B

7．运算器的核心部件是 \_\_\_\_\_\_ 。

A．数据总线

B．数据选择器

C．累加寄存器

D．算术逻辑运算部件

正确答案：D

8．存储器主要用来\_\_\_\_\_\_ 。

A．存放程序

B．存放数据

C．存放微程序

D．存放程序和数据

正确答案：D

9．目前我们所说的个人台式商用机属于 \_\_\_\_\_\_ 。

A．巨型机

B．中型机

C．小型机

D．微型机

正确答案：D

10．至今为止，计算机中所含所有信息仍以二进制方式表示，其原因是\_\_\_\_\_\_。

A．节约元件

B．运算速度快

C．物理器件性能决定

D．信息处理方便

正确答案：C。

11．对计算机软、硬件资源进行管理，是\_\_\_\_\_\_的功能。

A．操作系统

B．数据库管理系统

C．语言处理程序

D．用户程序

正确答案：A

12．在运算器中不包含\_\_\_\_\_\_。

A．状态寄存器；

B．数据总线；

C．ALU；

D．地址寄存器。

正确答案：D

13．计算机操作的最小单位时间是\_\_\_\_\_\_。

A．时钟周期；

B．指令周期；

C．CPU周期；

D．中断周期。

正确答案：A

14．用以指定待执行指令所在地址的是\_\_\_\_\_\_。

A．指令寄存器；

B．数据计数器；

C．程序计数器；pc

D．累加器。

正确答案：C

15.下列描述中\_\_\_\_\_\_是正确的。

A．控制器能理解、解释并执行所有的指令及存储结果；

B．一台计算机包括输入、输出、控制、存储及算逻运算五个单元；

C．所有的数据运算都在CPU的控制器中完成；

D．以上答案都正确。

正确答案：B

1. MDR的位数反映了\_\_\_\_\_\_。

A.存储单元的个数

B.机器字长

C.存储容量

D.存储字长

正确答案：D

17.第一代计算机采用的硬件技术为\_\_\_\_\_\_。

A.晶体管

B.中小规模集成电路

C.电子管

D.大规模集成电路

正确答案：C

18.将高级语言程序翻译成机器语言程序需借助于\_\_\_\_\_\_。

A.编译程序

B.连接程序

C.编辑程序

D.汇编程序

正确答案：A

19．CPU组成中不包括 。

A．指令寄存器

B．地址寄存器

C．指令译码器

D．地址译码器

正确答案：D。

20．程序计数器PC在 中。

A．运算器

B．控制器

C．存储器

D．I/O接口

正确答案：B。

21．计算机主频的周期是指 。

A．指令周期

B．时钟周期

C．CPU周期

D．存取周期

正确答案：B。

22．CPU内通用寄存器的位数取决于 。

A．存储器容量

B．机器字长

C．指令的长度

D．CPU的管脚数

正确答案：B。

1. 当前指令被存放在 。

A.PC

B.IR

C.MAR

D.MDR

正确答案：B

1. 以下被誉为计算机的中枢神经，由它来指挥各部件协调工作的是\_\_\_\_\_\_ 。

A.运算器

B.控制器

C.存储器

D.无正确答案

正确答案：B

1. 以下哪些术语是用来评价CPU的性能\_\_\_\_\_\_。

A.PC

B.CPI

C.MB

D.MAR

正确答案：B

25. 有些计算机将一部分软件永恒的存于只读存储器之中，称之为\_\_\_\_\_\_\_\_。

A. 硬件

B. 软件

C. 固件

D. 辅助存储器

正确答案：C

26.计算机中\_\_\_\_\_\_\_\_负责指令译码。

A. 算术逻辑单元

B. 控制单元

C. 存储器译码电路

D. 输入输出译码电路

正确答案：B

27.计算机中\_\_\_\_\_\_\_\_负责指令译码。

A. 算术逻辑单元

B. 控制单元

C. 存储器译码电路

D. 输入输出译码电路

正确答案：B

1. 存储字长是指\_\_\_\_\_\_\_\_。

A. 存放在一个存储单元中的二进制代码组合

B. 存放在一个存储单元中的二进制代码位数

C. 存储单元的集合

D. 机器指令

正确答案：B

1. 计算机中的所有信息都以二进制表示的原因是\_\_\_\_\_\_\_\_。

A. 信息处理方便

B. 运算速度快

C. 物理器件特性所致

D. 节约元器件

正确答案：C

1. 存储字是指\_\_\_\_\_\_\_。

A. 存放在一个存储单元中的二进制代码组合

B. 存放在一个存储单元中的二进制代码位数

C. 存储单元的集合

D. 机器指令

正确答案：A

31.计算机系统中的存储系统是指\_\_\_\_\_\_。

A.ROM存储器

B.RAM存储器

C.主存

D.主存和辅存

正确答案：D

32.已知一个主存储器的MDR为32位，MAR为16位，则该主存储器的大小是\_\_\_\_\_\_。

A.2^32 \* 4b

B.2^16 \* 4B

C.2^16 \* 4b

D.2^32 \* 4B

正确答案：B

33．存储周期是指\_\_\_\_\_\_。

A．存储器的写入时间；

B．存储器进行连续写操作允许的最短间隔时间；

C．存储器进行连续读或写操作所允许的最短间隔时间；

D．指令执行时间。

正确答案：C

34．在程序的执行过程中，Cache与主存的地址映射是由\_\_\_\_\_\_。

1. 操作系统来管理的；
2. 程序员调度的；
3. 由硬件自动完成的；

D．用户软件完成。

正确答案：C

35．下列器件中存取速度最快的是 \_\_\_\_\_\_ 。

A．Cache；

B．主存；

C．寄存器；

D．辅存。

正确答案：C

36. 和辅存相比，主存的特点是\_\_\_\_\_\_\_\_。

A. 容量小，速度快，成本高

B. 容量小，速度快，成本低

C. 容量大，速度慢，成本高

D. 容量大，速度慢，成本低

正确答案：A

37.半导体存储芯片的译码驱动方式有两种\_\_\_\_\_\_\_\_。

A.线选法和重合法

B.线选法和片选法

C.线选法和复用法

D.片选法和重合法

正确答案：A

38.下列说法错误的是\_\_\_\_\_\_。

A.动态RAM需要再生，故需配置再生电路

B.动态RAM的价格比静态RAM的价格便宜

C.动态RAM的功耗比静态RAM小

D.动态RAM比静态RAM速度高

正确答案：D

39.下列说法错误的是\_\_\_\_\_\_\_\_。

A.动态RAM的集成度低于静态RAM的集成度

B.动态RAM的速度比静态RAM的速度低

C.静态RAM的价格比动态RAM的价格高

D.动态RAM行、列地址按先后顺序输送，减少了芯片引脚，封装尺寸也减少

正确答案：A

40.一般的虚拟存储器系统是由\_\_\_\_\_\_两级存储器构成。

A.缓存—辅存

B.缓存—主存

C.主存—辅存

D.寄存器—缓存

正确答案：C

41.DRAM存储器主要通过\_\_\_\_\_\_来存储信息。

A.寄存器

B.触发器

C.磁介质

D.电容

正确答案：D

42.计算机的存储系统采用分级方式主要是为了\_\_\_\_\_\_。

A.方便计算机硬件扩展

B.解决容量、速度、价格三者之间的矛盾。

C.方便硬件更新换代

D.方便程序设计人员编程

正确答案：B

43．一个16K×8位的存储器，其地址线和数据线的总和是\_\_\_\_\_\_。

A．48；

B．46；

C．17；

D．22．

正确答案：D

44.下列叙述中正确的是\_\_\_\_\_\_。

A.主存不是由RAM和ROM组成的

B.主存可由RAM和ROM组成

C.主存只能由RAM组成

D.主存只能由ROM组成

正确答案：B

45.下列各类存储器中，属于随机存取存储器的是\_\_\_\_\_\_。

A.HardDisk

B.DRAM

C.CDROM

D.SRAM

正确答案：B、D

46. \_\_\_\_\_\_\_层次主要解决了CPU和主存速度不匹配的问题。

A.缓存-主存

B.无正确答案

C.主存-辅存

D.CPU-辅存

正确答案：A

47.从用户角度，存储器的主要性能指标不包括\_\_\_\_\_\_。

A.容量

B.速度

C.每位价格

D.存取方式

正确答案：D

48.相联存储器是按\_\_\_\_\_\_ 进行寻址的存储器。

A．地址指定方式

B．堆栈存取方式

C．内容指定方式

D．地址指定与堆栈存取方式结合

正确答案：C

49.下列说法错误的是\_\_\_\_\_\_。

A.动态RAM的功耗比静态RAM小

B.动态RAM比静态RAM速度高

C.动态RAM需要再生，故需配置再生电路

D.动态RAM的价格比静态RAM的价格便宜

正确答案：B

50.DRAM的刷新方式，是以\_\_\_\_为单位进行的。

A.存储单元

B.列

C.行或者列

D.行

正确答案：D

51.某存储器容量为32K\*16位，则\_\_\_\_\_\_。

A.地址线为32根，数据线为16根

B.地址线为16根，数据线为32根

C.地址线为15根，数据线为16根

D.地址线为16根，数据线为15根

正确答案：C

52.若某种编码的最小距离为四，则其检错能力和纠错能力可能为\_\_\_\_\_\_。

A.检错两位， 纠错一位

B.检错三位，纠错两位

C.检错两位，纠错两位

D.检错一位，纠错两位

正确答案：A

53.按配奇原则配置1100111的汉明码为\_\_\_\_\_\_。

A.无正确答案

B.11101000111

C.10101000111

D.11101001101

正确答案：C

54.已知接收到的海明码为0100111（按配偶原则配置），则欲传送的信息是\_\_\_\_\_\_。

A.0100

B.0011

C.0101

D.0111

正确答案：C

55.设机器字长为32位，存储容量为16MB，若按双字编址，其寻址范围是\_\_\_\_\_\_。A.2M

B.4M

C.1M

D.8M

正确答案：A

56．主（内）存用来存放 。

A．程序

B．数据

C．微程序

D．程序和数据

正确答案：D

1. EPROM是以下哪种存储器的缩写\_\_\_\_\_\_。
2. A.一次性编程只读存储器

B.可擦洗可编程只读存储器

C.无正确答案

D.掩模只读存储器

正确答案：B

58.某计算机字长是16位它的存储容量是64KB,按字编址,它们寻址范围是\_\_\_\_\_\_ 。

A．64K

B．32KB

C．32K

D．16KB

正确答案：C

59.设CPU地址总线有24根，数据总线有32根，用512K×8位的RAM芯片构成该主机存储器，则该主机最多需要\_\_\_\_\_\_片这样的存储芯片。

A.256

B.64

C.512

D.128

正确答案：D

60.某一RAM芯片其容量为512\*8位,除电源和接地端外该芯片引线的最少数目是\_\_\_\_\_\_。

A.　21

B.　17

C.　19

1. 20

正确答案：C

61.下列各类存储器中，不采用随机存取方式的是\_\_\_\_\_\_。

A. CDROM

B. DRAM

C. EPROM

D. SRAM

正确答案：A

62．计算机的存储器采用分级存储体系的目的是\_\_\_\_\_\_。

A．便于读写数据

B．减小机箱的体积

C．便于系统升级

D．解决存储容量、价格与存取速度间的矛盾

答案为D。

63．主存和CPU之间增加高速缓冲存储器的目的是\_\_\_\_\_\_。

A．解决CPU和主存之间的速度匹配问题；

B．扩大主存容量；

C．既扩大主存容量，又提高了存取速度；

D．扩大辅存容量。

正确答案：A

64．某计算机字长是32位，它的存储容量是256KB，按字编址，它的寻址范围是\_\_\_\_\_\_。

A．128K；

B．64K；

C．64KB；

D．128KB。

正确答案：B

65．在下列因素中，与缓存的命中率无关的是\_\_\_\_\_\_。

A. 缓存块的大小

B. 缓存的容量

C. 主存的存取时间

D. 缓存的命中次数

正确答案：C

66．某SRAM芯片，其容量为1K×8位，加上电源端和接地端后，该芯片的引出线的最少数目应为\_\_\_\_\_\_。

A．23

B．25

C．50

D．20

正确答案：D。

67．在Cache的地址映射中，若主存中的任意一块均可映射到Cache内的任意一快的位置上，则这种方法称为 。

A．全相联映射

B．直接映射

C．组相联映射

D．混合映射

正确答案：A

68.下列适合用做Cache的存储器是\_\_\_\_\_\_。

A.静态存储器

B.动态存储器

C.磁存储器

D.光存储器

正确答案：A

69.下列各种存储单元的电路中，读数据时属于破坏性读出的存储是\_\_\_\_\_\_。

A.双极型存储单元

B.静态MOS型六管存储单元

C.动态MOS四管存储单元

D.动态MOS型单管单元

正确答案：D

70.能发现两位错误并能纠正一位错的编码是\_\_\_\_\_\_。

A．CRC码

B．海明码

C．偶校验码

D．奇校验码

正确答案：B

71．设机器数采用补码形式（含l位符号位），若寄存器内容为9BH，则对应的十进制数为 \_\_\_\_。

A．-27

B．-97

C．-101

D．155

正确答案：C

72．设寄存器内容为80H，若它对应的真值是 – 127，则该机器数是\_\_\_\_\_\_。

A．原码

B．补码

C．反码

D．移码

正确答案：C

73．在浮点机中，判断补码规格化形式的原则是\_\_\_\_\_\_。

A．尾数的第一数位为1，数符任意；

B．尾数的符号位与第一数位相同；

C．尾数的符号位与第一数位不同；

D．阶符与数符不同。

正确答案：A

74.设机器数字长为 8 位（其中１位为符号位）对于整数，当其分别表示无符号数、原码、补码和反码时，对于其可以表示的真值范围正确的是：

A.补码：-128，-127，…，127,128

B.反码：-128，-127，-126，…，127

C.原码：-128，-127，-126，…，127

D.无符号数：0,1,2，…，255

正确答案：D

75.以下各类表示法中，引入\_\_\_\_\_\_ 的概念是为了消除减法操作。

A.补码

B.移码

C.原码

D.反码

正确答案：A

76．浮点数的表示范围和精度取决于\_\_\_\_\_\_ 。

A．阶码的位数和尾数的机器数形式；

B．阶码的机器数形式和尾数的位数；

C．阶码的位数和尾数的位数；

D．阶码的机器数形式和尾数的机器数形式。

正确答案：C

1. 当用一个16位的二进制数表示浮点数时，下列方案中第\_\_\_\_\_种最好。

A．阶码取4位（含阶符1位），尾数取12位（含数符1位）；

B．阶码取5位（含阶符1位），尾数取11位（含数符1 位）；

C．阶码取8位（含阶符1位），尾数取8位（含数符1位）；

D．阶码取6位（含阶符1位），尾数取12位（含数符1位）。

正确答案：B

1. 在计算机运行过程中，当浮点数发生溢出时，通常情况下计算机仍可以继续运行是\_\_\_\_\_\_ 。

A.都可以

B.都不可以

C.下溢

D.上溢

正确答案：C

79.设机器字长为8位，包含一个符号位，那么11110011如果是补码，其十进制真值为\_\_\_\_\_\_ 。

A.-14

B.-12

C.-13

D.-115

正确答案：C

80.机器数10100110对应的真值是-5AH，则该机器数采用的表示形式可能是\_\_\_\_\_\_ 。

A.移码

B.反码

C.补码

D.原码

正确答案：C

81.机器数10000000所对应真值的十进制不可能是\_\_\_\_\_\_ 。

A.-127

B.-126

C.-128

D.-1

正确答案：B

解析： A、反码为-127 C、补码整数为-128 D、补码小数为-1

82.在机器数的三种表示形式中，符号位可以和数值位一起参与运算的是\_\_\_\_\_\_ 。

A. 反码、补码

B. 原码

C. 补码

D. 反码

正确答案：C

83.数据发生溢出的根本原因是\_\_\_\_\_\_ 。

A. 数据运算中的错误

B. 数据的位数有限

C. 数据运算中将符号位的借位丢弃

D. 数据运算中将符号位的进位丢弃

正确答案：B

84.计算机内部的定点数大多用补码表示，以下是一些关于补码特点的叙述：

I. 零的表示是唯一的

II. 符号位可以和数值部分一起参加运算

III. 正数不存在补码，负数的补码可用反码加1来求得

IV. 减法可用加法来实现

在以上叙述中，\_\_\_\_\_\_ 是补码表示的特点。

A.I和II和IV

B.I和II和III

C.I和II

D.I和III

正确答案：A

85.计算机内的减法是用\_\_\_\_\_\_ 来实现的。

A. 将被减数加到减数中

B. 从减数中减去被减数

C. 从被减数中减去减数

D. 补数的相加

正确答案：D

86.定点补码加法运算中，\_\_\_\_\_\_ 时表明数据发生了溢出。

A. 两个负数相加

B. 双符号位相同

C. 双符号位不同

D. 正负相加

正确答案：C

87.设机器数字长8位（含1位符号位），若机器数BAH为原码，则算术左移一位得\_\_\_\_\_\_ 。

A. DDH

B. F4H

C. 74H

D. 5DH

正确答案：B

88.补码整数1001 0101算术右移一位后的值为\_\_\_\_\_\_ 。

A. 1000 1010

B. 1100 1010

C. 0100 1010 1

D. 0100 1010

正确答案：B

89.设X= —0.1011，则[X]补为\_\_\_\_\_\_。

A. 1.1011

B. 1.0100

C. 1.0101

D. 1.1001

正确答案：C

90、若[x]反=1.1011，则x=\_\_\_\_\_\_ 。

A. -0.0101

B. -0.0100

C. 0.1011

D. -0.1011

正确答案：B

91、某机器字长16位，含一位数符，用补码表示，则定点小数所能表示的最小正数是\_\_\_\_\_\_ 。

A. 2-15

B. 216

C. 2-1

D. 1-2-15

正确答案：A

92．1010AH是\_\_\_\_\_\_ 。

1. 表示一个二进制数
2. 表示一个十六进制数
3. 表示一个十进制数

D．表示一个错误的数

正确答案：B

92．在一个8位二进制数的机器中，补码表示数的范围从（1） （小）到（2） （大），这两个数在机器中的补码表示分别为（3）和（4） ，而数0的补码表示为（5） 。

（1）、（2）：

A．-256 B．-255 C．-128 D．-127 E．0

F．+127 G．+128 H．+255 I．+256

（3）、（4）、（5）：

A．00000000 B．10000000 C．01111111 D．11111111

E．00000000或10000000 F．01111111或11111111

G．00000000或11111111 H．10000000或01111111

正确答案：C，F，B，C，A。

93．将十进制数15/2表示成二进制浮点规格化数（阶符1位，阶码2位，数符1位，尾数4位）是\_\_\_\_\_\_ 。

A．01101111

B．01101110

C．01111111

D．11111111

正确答案：A。

94．十进制数5的单精度浮点数IEEE754代码为\_\_\_\_\_\_ 。

A．01000000101000000000000000000000

B．11000000101000000000000000000000

C．01100000101000000000000000000000

D．11000000101000000000000000000000

正确答案：A。

95.长度相同但格式不同的2种浮点数，假设前者阶码长、尾数短，后者阶码短、尾数长，其它规定均相同，则它们可表示的数的范围和精度为\_\_\_\_\_\_ 。

A. 两者可表示的数的范围和精度相同

B. 前者可表示的数的范围大但精度低

C. 后者可表示的数的范围大且精度高

D. 前者可表示的数的范围大且精度高

正确答案：B

96.计算机中16位补码整数所能表示的范围是\_\_\_\_\_\_ 。

A. -215～+（215 -1）

B. -（215 -1）～+（215 -1）

C. -216～+（216 -1）

D. （216 -1）～+（216-1）

正确答案：A

97.设寄存器位数为8位，机器数采用补码形式（含一位符号位）。对应于十进制数-27，寄存器内容为\_\_\_\_\_\_ 。

A. 27H

B. 9BH

C. E5H

D. 5AH

正确答案：C

98.假设8位补码定点整数为1001 0101，其左移一位后的值为\_\_\_\_\_\_ 。

A. 1010 1010

1. 0010 1010
2. 0010 1011
3. 溢出

正确答案：D

99.某种16位无符号数所能表示的范围是\_\_\_\_\_\_ 。

A. 0～（216 -1）

B. 0～（215 -1）

C. 0～216

D. 0～215

正确答案：A

100.若浮点数用补码表示，则判断运算结果是否为规格化数的方法是\_\_\_\_\_\_ 。

A. 阶符与数符相同为规格化数

B. 阶符与数符相异为规格化数

C. 数符与尾数小数点后第一位数字相异为规格化数

D. 数符与尾数小数点后第一位数字相同为规格化数

正确答案：C

1. 填空题
2. 计算机硬件的主要技术指标包括 机器字长、存储容量、运算速度。
3. 指令系统属于计算机结构的问题，指令的实现属于计算机组成问题。
4. 指令和数据以同等低位存放于存储器内，并可按地址寻访。
5. 计算机的五大部件在控制器的统一指挥下，有条不紊的工作。
6. 存储器中用于存储 0 和 1 代码的电路称为存储器的基本单元电路。

6. 计算机唯一能直接执行的语言是机器语言。

7. 动态RAM的刷新周期一般取 2ms。

8. 存储器容量的扩展中位扩展是指增加存储字长。

9. 存储器容量的扩展中字扩展是指增加存储器字的数量。

10. 片选线的连接是CPU与存储芯片正确的关键。

11. Cache的写操作时，数据既写入Cache又写入主存的方法称为写直达法。

12. 统一缓存是指指令和数据都存放在统一缓存内的Cache。

13. 一个16×32位的存储器，其地址线和数据线的总和是36。

14. 缓存的地址映射中，若主存中的任一块均可映射到缓存内的任一块的位置上，称为全相联映射。

15. 动态RAM通常有三种刷新方式：集中刷新、分散刷新、异步刷新。

16. 计算机中的数均放在寄存器中，通常称寄存器的位数为机器字长。

17. 把符号“数字化”的数称为机器数。

18. 若机器数采用原码，小数定点机中数的表示范围是 -（1-2-n）~（1-2-n）。

19. 欲组成一个32K×8位的存储器，当选用1K×8位的存储芯片时，需32片。

20. 缓存时设在主存和CPU之间的一种存储器。

21. 为了提高浮点数的精度，其尾数必须为规格化数。

22. 主存容量为1 MB 即等于1024 KB

23. 将非规格化数转换成规格化数的过程称为规格化。

24.浮点机和定点机中的数的位数相同时，浮点数的表示范围更大。

25. 在溢出的判断方法上，浮点数是对规格化数的阶码进行判断，定点数是对数值本身进行判断。

26. 按IEEE标准，短实数、长实数和临时实数的偏移量用十六进制表示分别为7FH、3FFH和3FFFH。

27. 二进制表示的机器数在相对于小数点左移n位或者右移n（n=1，2，…，n）位时，其实质就是该数乘以或除以2n。

28. 对于负数，其补码左移时，高位丢0，结果出错；右移时，低位丢1，影响精度。

29. 有符号数的移位称为算术移位，无符号数的移位称为逻辑移位。

30. 已知[B]补，如何求[-B]补：连同符号位在内，每位取反，末位加1。

31. 指令的解释是由计算机的控制器来完成的。

32. 计算机将主存储器、算术逻辑单元和控制单元三部分合称为主机。

33. 一个64KB的存储器，其地址线和数据线的总和是24

34.冯·诺依曼结构计算机由运算器、控制器、存储器、输入设备和输出设备五个基本部件组成。

35. 已知[X]补=10110100，则[-X]补=01001100。

36.计算机内部以二进制形式表示指令和数据，每条指令由操作码和地址码两部分组成。

37. 将十进制数(77.375)10转换成二进制数是1001101.011。

38. 对存储器的要求是速度快 、容量大 、成本低，为解决这三者的矛盾，计算机、采用 分级存储体系 体系结构。

39. Cache的映射方式有直接映射 、全相联映射 和组相联映射 三种。其中组相联映射方式，适度地兼顾了前两者的优点又尽量避免其缺点，比较理想。

40. CPU能直接访问主存 和 Cache ，但不能访问 外存 和I/O设备。

41. 移码常用来表示浮点数的 阶码 部分，移码和补码比较，它们除符号位外，其他各位都 相同 。

42. 在用 补码 表示的机器数中，零的编码是唯一的。

43. 计算机的运算精度主要由计算机的 字长 决定， 字长 越 长 ，则计算机的运算精度越高。

44. 主存和缓存的地址映射方法有很多，常用的有直接映射、全相联映射和组相联映射三种。

45. 动态RAM通常有三种刷新方式：集中刷新、分散刷新、异步刷新。

46. 欲组成一个32K×8位的存储器，当选用2K×8位的存储芯片时，需16片。

47. 主存容量为1 KB 即等于1024B

48. 某计算机字长是16位，它的存储容量是64 KB，按字编址，它的寻址范围是\_\_\_32K\_\_\_\_