по курсу:	1 фундаментальн	ая информатика
студента груп	пы <u>М80-101Б-21</u>	
		Контакты www, e-mail, icq, skype: <u>i.tulin0107@gmail.c</u>
		Работа выполнена: «27» <u>декабря</u> 2021г.
		Преподаватель:Титов В. К. каф. 806
		Входной контроль знаний с оценкой
		Отчет сдан « »201 г., итоговая оценка
		Подпись преподавателя
Гема: Вложенн	ые циклы с парамет	грами. Обход и линеаризация матриц.
		квадратной матрицы и печати в строку всех её элементов в
в адание (вариант № 22) : _ (ия квадратной матрицы в следующем порядке
	3 14 15 8	
	4 5 6 7	
Оборудование (лабораторное	4 5 6 7 e):	
Оборудование (лабораторноє ЭВМ, процессор НМД Мб. Термин	4 5 6 7 2): - , нал _ , адре	, имя узла сети <u>-</u> с ОП <u>-</u> Мб, ес <u>.</u> . Принтер
Оборудование (лабораторноє ЭВМ, процессор НМД Мб. Термин	4 5 6 7 2): - , нал _ , адре	, имя узла сети с ОП Мб,
Оборудование (лабораторноє ЭВМ, процессор НМД Мб. Термин	4 5 6 7 2): - , нал _ , адре	, имя узла сети <u>-</u> с ОП <u>-</u> Мб, ес <u>.</u> . Принтер
Оборудование (лабораторное ЭВМ, процессор НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг	4 5 6 7 e): 	, имя узла сети с ОП Мб, ес Принтер
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг ПроцессорIntel Core i5-730	4 5 6 7 e): - , , , , , , , , , , , , , , , , , , ,	, имя узла сети с ОП Мб, ес Принтер лось: Мб, НМД <u>15360</u> Мб. Монитор: <u>встроенный</u>
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг ПроцессорIntel Core i5-730	4 5 6 7 e): - , , , , , , , , , , , , , , , , , , ,	, имя узла сети с ОП Мб, ес Принтер
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг ПроцессорIntel Core i5-730 Другие устройства	4 5 6 7 e):, нал адре та, если использовал 0HQ с ОП _7,87	, имя узла сети с ОП Мб, ес Принтер лось: Мб, НМД <u>15360</u> Мб. Монитор: <u>встроенный</u>
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг ПроцессорIntel Core i5-730 Цругие устройства	4 5 6 7 2):	, имя узла сети с ОП Мб, ес Принтер лось: Мб, НМД <u>15360</u> Мб. Монитор: <u>встроенный</u>
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг Процессор Intel Core i5-730 Другие устройства Программное обеспечение (, Операционная система семей	4 5 6 7 е):	, имя узла сети с ОП Мб, ес Принтер
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студент ПроцессорIntel Core i5-730 Другие устройства Программное обеспечение (.) Операционная система семейсинтерпретатор команд	4 5 6 7 е):	, имя узла сети с ОП Мб, ес Принтер
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студент ПроцессорIntel Core i5-730 Другие устройства Программное обеспечение () Операционная система семей интерпретатор команд Система программирования	4 5 6 7 е):	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студент Процессор Intel Core i5-730 Другие устройства Программное обеспечение () Операционная система семей интерпретатор команд Система программирования	4 5 6 7 е):	, имя узла сети с ОП Мб, ес Принтер
Оборудование (лабораторное ЭВМ, процессор. Мб. Термин Другие устройства Оборудование ПЭВМ студенг Процессор Intel Core i5-730 Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе	4 5 6 7 е):, нал адре та, если использовал ЮНОс ОП _7,87 лабораторное): ства навер	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор. ММД Мб. Термин Другие устройства Оборудование ПЭВМ студенг Процессор Intel Core i5-730 Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе Прикладные системы и прогр	4 5 6 7 е):, нал адре та, если использовал ЮНОс ОП _7,87 лабораторное): ства навер емы	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор. ММД Мб. Термин Другие устройства Оборудование ПЭВМ студенг Процессор Intel Core i5-730 Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе Прикладные системы и прогр	4 5 6 7 е):, нал адре та, если использовал ЮНОс ОП _7,87 лабораторное): ства навер емы	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор. ММД Мб. Термин Другие устройства Оборудование ПЭВМ студенг Процессор Intel Core i5-730 Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе Прикладные системы и прогр	4 5 6 7 е):, нал адре та, если использовал ЮНОс ОП _7,87 лабораторное): ства навер емы	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студенг Процессор Intel Core i5-730 Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе Прикладные системы и прогр Местонахождение и имена фа	4 5 6 7 е):	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студент Процессор Intel Core i5-730 Другие устройства Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе Прикладные системы и прогр Местонахождение и имена фа	4 5 6 7 е): —————————————————————————————————	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студент Процессор Intel Core i5-730 Другие устройства Другие устройства Операционная система семей интерпретатор команд Система программирования Редактор текстов Утилиты операционной систе Прикладные системы и прогр Местонахождение и имена фа	4 5 6 7 е):	, имя узла сети
Оборудование (лабораторное ЭВМ, процессор_ НМД Мб. Термин Другие устройства Оборудование ПЭВМ студент Процессор Intel Core i5-730 Другие устройства Операционная система семей интерпретатор команд Система программирования _ Редактор текстов Утилиты операционной систе Прикладные системы и прогр Местонахождение и имена фа	4 5 6 7 е): ———————————————————————————————————	, имя узла сети

6. Идея, метод, алгоритм решения задачи (в формах: словесной, псевдокода, графической [блок-схема, диаграмма, рисунок, таблица] или формальные спецификации с пред- и постусловиями)

На вход программы поступает целое неотрицательное число – порядок квадратной матрицы.

В цикле заполняем матрицу, вычисляя каждый элемент по формуле: a[i][j]=(i+1)*10+j+1, где a[i][j] – элемент, i – номер строки матрицы, j – номер столбца матрицы.

Процесс обхода матрицы разбиваем на процесс обхода каждого отдельного кольца с номером k Количество колец вычисляется по формуле U = n/2 + n%2, где U – количество колец, n – порядок матрицы

Обходим каждое кольцо, начиная с левого верхнего угла, используя для каждого четыре цикла

- в первом цикле выводятся элементы a[i][j], где j=k, i меняется от k до p+1=n-k (элементы левой грани кольца)
- во втором цикле выводятся элементы a[i][j], где i=p=n-k-1, j меняется от k+1 до p (элементы нижней грани кольца)
- в третьем цикле выводятся элементы a[i][j], где j=p, i меняется от p до k (элементы правой грани кольца)
- в четвертом цикле выводятся элементы a[i][j], где i=k, j меняется р до k (элементы грани кольца)
- **7. Сценарий выполнения работы** [план работы, первоначальный текст программы в черновике (можно на отдельном листе) и тесты либо соображения по тестированию].

```
#include<stdio.h>
int main(){int n,i,j,k,p,a[9][9];
printf("Input n=");
scanf("%d", &n);
printf("Source matrix:\n");
for(i=0;i<n;++i) {for(j=0;j<n;++j)
    {a[i][j]=(i+1)*10+j+1;</pre>
 printf("%4d", a[i][j]);}
 printf("\n");}
printf("Result vector\n");
for(k=0; k<(n/2+n%2);++k)
                                        // цикл по обходу колец
  {p=n-k-1;
 for(i=k;i<p+1;++i)
{j=k;printf("%4d", a[i][j]);}
                                               // обход левой грани кольца
 for(j=k+1;j<p;++j)
{i=p;printf("%4d", a[i][j]);}
                                               //обход нижней грани кольца
 for(i = p; i > k; --i)
                                               //обход правой грани кольца
{j=p;printf("%4d", a[i][j]);}
for(j=p;j>k;--j)
{i=k;printf("%4d", a[i][j]);}}
printf("\n");
                                               //обход верхней грани кольца
return 0; }
```

Пункты 1-7 отчета составляются сторого до начала лабораторной работы.

8. Распечатка протокола (подклеить листинг окончательного варианта программы с тестовыми примерами, подписанный преподавателем).

```
yusayu@YS:~/Рабочий стол/сррРгојесts$ cat head
        *******
           Лаборатороная работа №14
*
        Вложенные циклы с параметрами
        Обход и линеаризация матриц
          Выполнил: Тулин Иван Денисович
           (номер по списку: 22)
           Группа: М8О-101Б-21
************
yusayu@YS:~/Рабочий стол/сррРгојесts$ cat lab14.c
#include<stdio.h>
int main()\{int n,i,j,k,p,a[9][9];
printf("Input n=");
scanf("%d", &n);
printf("Source matrix:\n");
for(i=0;i < n;++i) \{for(j=0;j < n;++j)\}
 {a[i][j]=(i+1)*10+j+1};
 printf("%4d", a[i][j]);}
 printf("\n");}
printf("Result vector\n");
for(k=0; k<(n/2+n\%2);++k)
 \{p=n-k-1;
 for(i=k;i<p+1;++i)
  {j=k;printf("%4d", a[i][j]);}
 for(j=k+1;j< p;++j)
  {i=p;printf("%4d", a[i][j]);}
 for(i=p;i>k;--i)
  {j=p;printf("%4d", a[i][j]);}
 for(j=p;j>k;--j)
  {i=k;printf("%4d", a[i][j]);}}
printf("\n");
return 0; }
yusayu@YS:~/Рабочий стол/cppProjects$ gcc -o lab14.out lab14.c
yusayu@YS:~/Рабочий стол/cppProjects$ ./lab14.out
Input n=5
Source matrix:
 11 12 13 14 15
 21 22 23 24 25
 31 32 33 34 35
 41 42 43 44 45
 51 52 53 54 55
Result vector
 11 21 31 41 51 52 53 54 55 45 35 25 15 14 13 12 22 32 42 43 44 34 24 23 33
yusayu@YS:~/Рабочий стол/сррРrojects$ ./lab14.out
Input n=4
Source matrix:
 11 12 13 14
 21 22 23 24
 31 32 33 34
 41 42 43 44
Result vector
 11 21 31 41 42 43 44 34 24 14 13 12 22 32 33 23
yusayu@YS:~/Рабочий стол/сррРгојесts$ ./lab14.out
Input n=1
```

Source matrix: 11 Result vector

11

	Лаб. или дом.	Дата	Время	Событие	Действие по исправлению	Примечание
L			1			
1	.0. Зам	ечания	автора по су	ществу работы		
1	.1. Вы В хо		оты я научил	іся составлять прогр	раммы обхода и линеаризации ква	ідратных матриц
					* '	* *
	Недочё	ёты при	выполнении з	адания могут быть устр	ранены следующим образом:	
_					-	

Подпись студента _____

9. Дневник отладки должен содержать дату и время сеансов отладки, и основные события (ошибки в сценарии и