



e_1	e_0	NAND
0	0	1
0	1	1
1	0	1
1	1	0

Como representado pela imagem e a tabela verdade, quando $set = 0$ e $reset = 0$ a saída da NAND será sempre 1. Nesse modo a célula de memória será alterada.

Caso, $Set = 0$, observa-se que o valor do Reset é irrelevante, já que a saída sempre será 1.