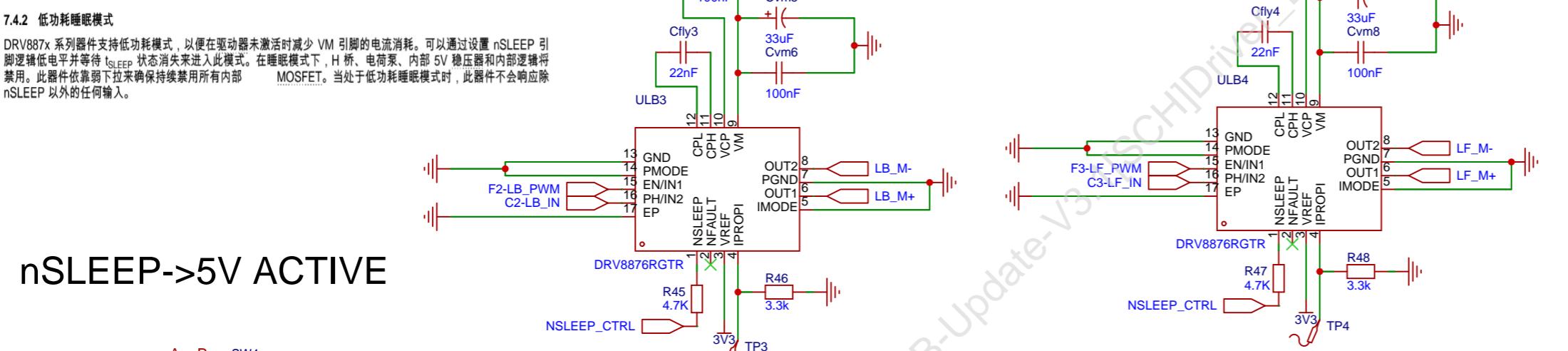
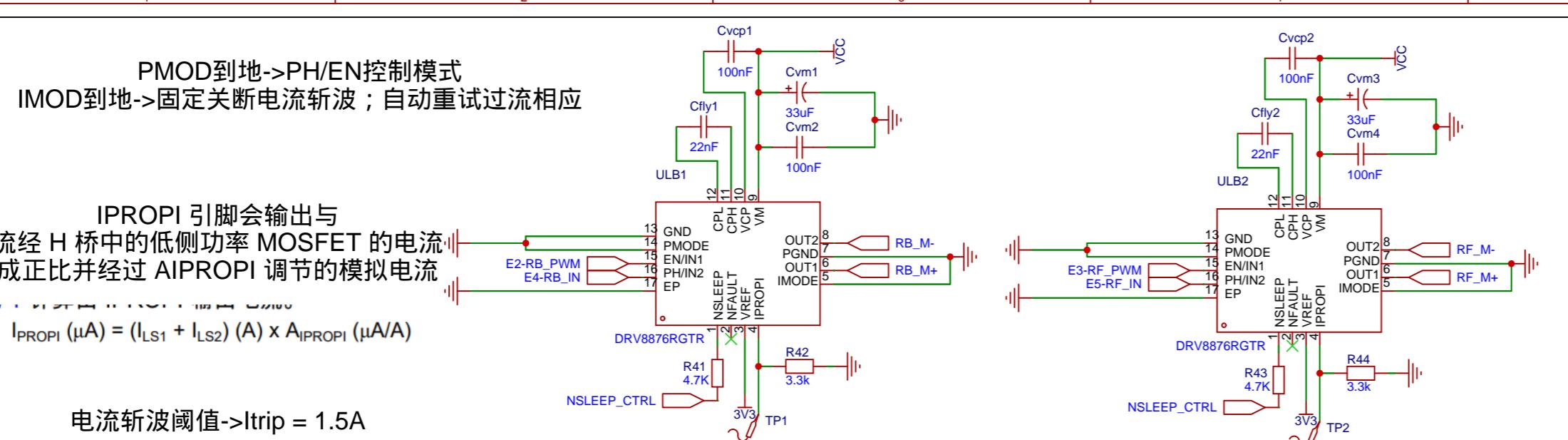


1 2 3 4 5 6



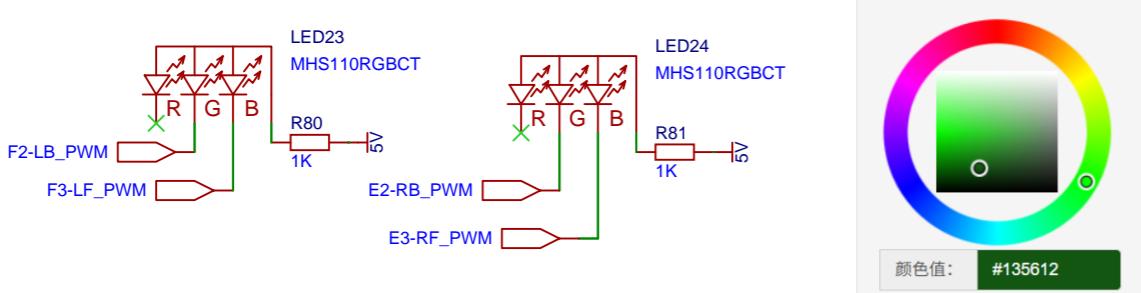
### 7.3.2.1 PH/EN 控制模式 ( PMODE = 逻辑低电平 )

如果 PMODE 引脚在加电时处于逻辑低电平状态，器件将锁存至 PH/EN 模式。PH/EN 模式允许使用接口的速度和方向类型来控制 H 桥。表 3 显示了 PH/EN 模式的真值表。

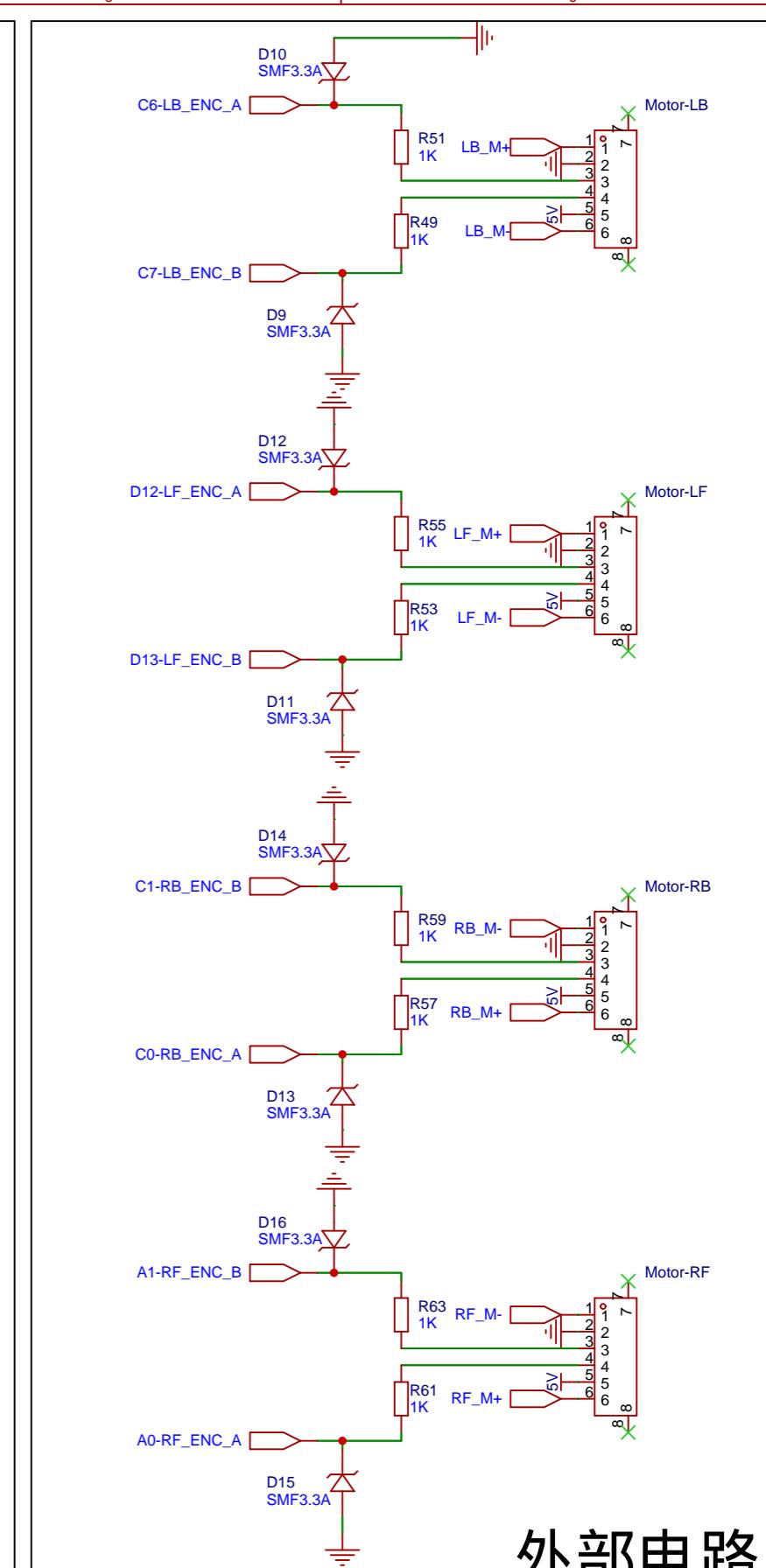
表 3. PH/EN 控制模式

nSLEEP	EN	PH	OUT1	OUT2	说明
0	X	X	Hi-Z	Hi-Z	睡眠 (H 桥高阻抗)
1	0	X	L	L	制动 (低侧慢速衰减)
1	1	0	L	H	后退 (OUT2 → OUT1)
1	1	1	H	L	前进 (OUT1 → OUT2)

# DRV8876 电机驱动器



根据电机频率  
RGB灯颜色将在  
纯绿色和纯蓝色之间变动

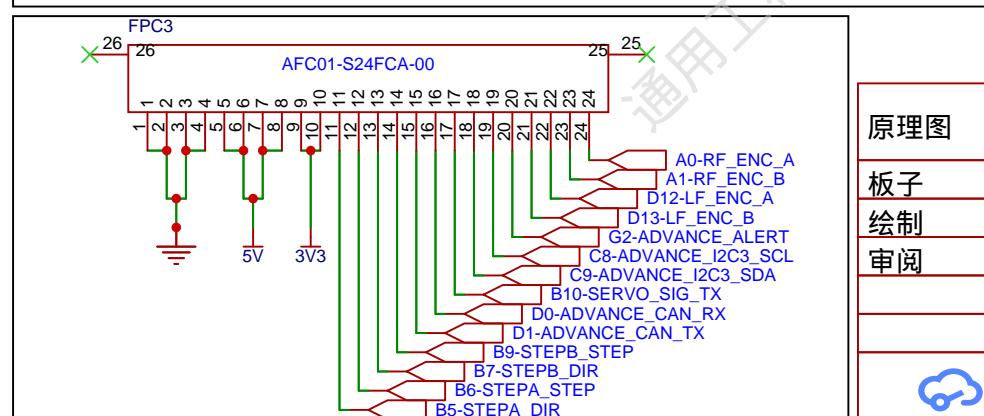
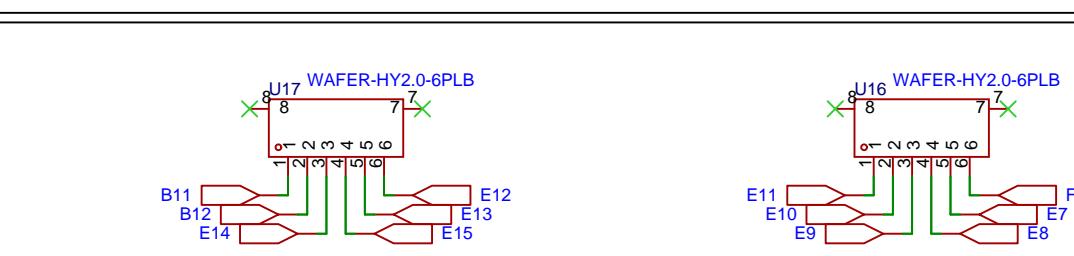
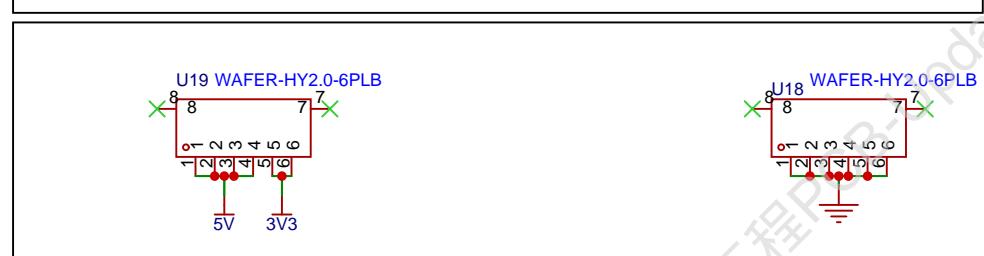
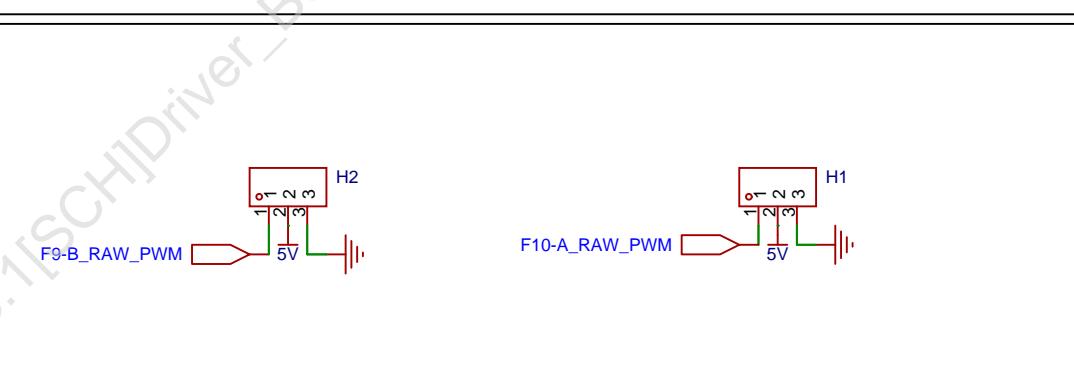
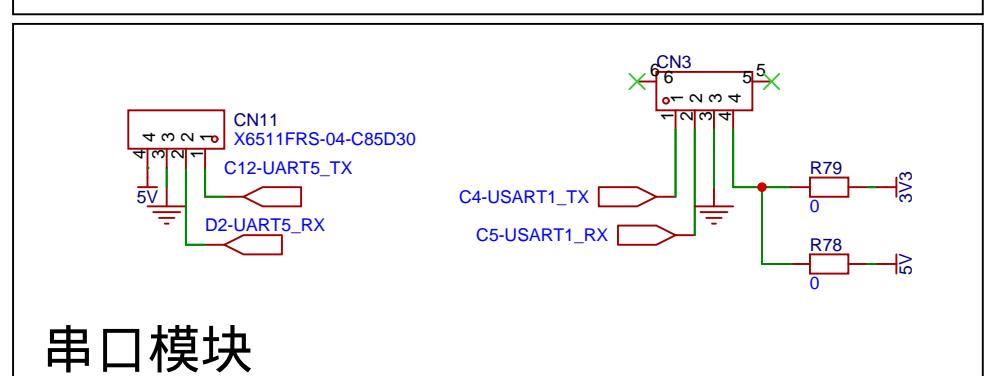
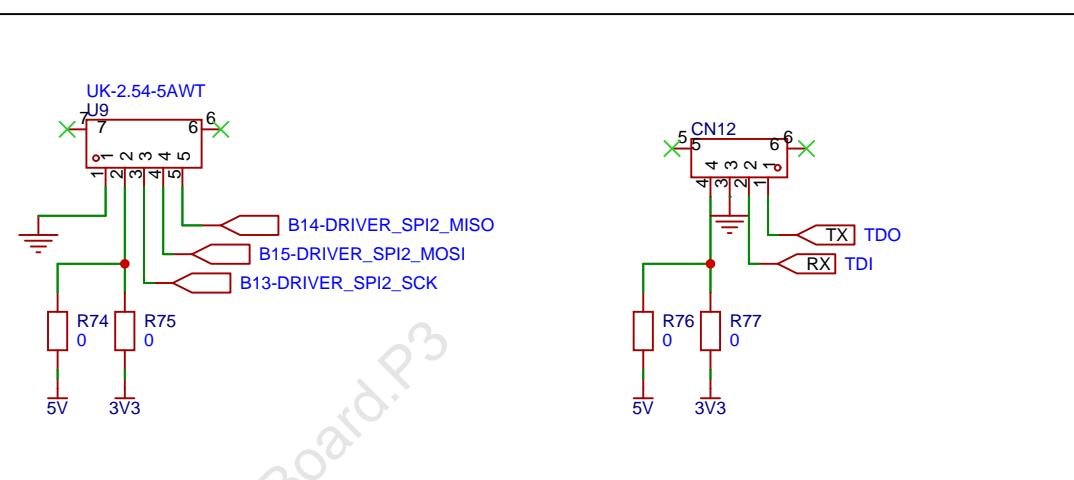
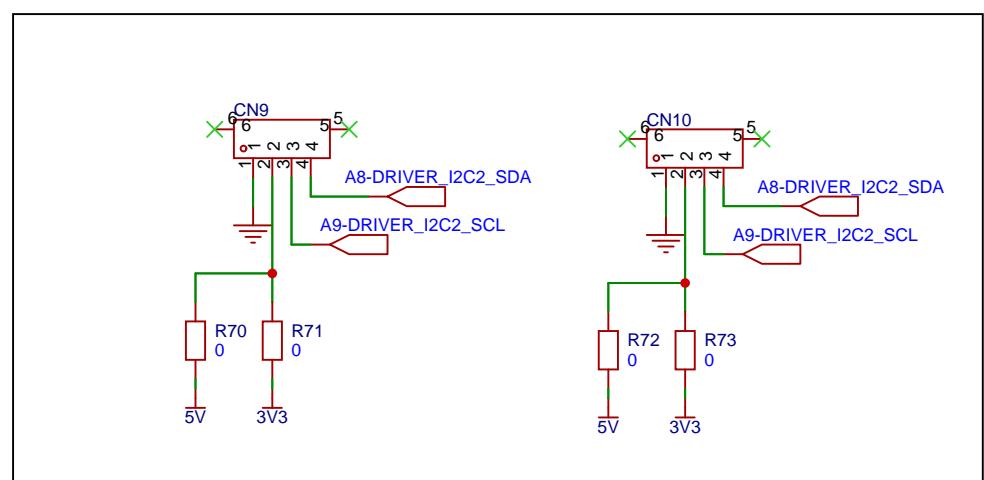


# 外部电路

原理图	[SCH]Driver_Board		创建日期	2025-07-09
板子	Driver_Board		更新日期	2025-07-14
绘制			图页	P2
审阅				
			版本	尺寸
			A3	页 2 共 3
通用工程PCB-Update-V3.1				
V1.0				
嘉立创EDA				

1 2 3 4 5 6

1 2 3 4 5 6



原理图	[SCH]Driver_Board		创建日期	2025-07-09
板子	Driver_Board		更新日期	2025-07-14
绘制			图页	P3
审阅			通用工程PCB-Update-V3.1	
	版本	尺寸	页	3 共 3
	V1.0	A4		

嘉立创EDA