《数字系统设计》实验报告

ALU及数据通路控制时序电路设计及仿真

Design and Simulation of ALU with sequential machine controlled datapath

小组成员（按姓氏首字母排序）：

|  |  |  |
| --- | --- | --- |
| 姓名 | UCD学号 | 北工大学号 |
| Chen Dingrui | 17206208 | 17371131 |
| Gong Chen | 17205914 | 17371117 |
| Liu Ziyang | 16206553 | 16371322 |
| Shi Bo |  |  |
| Xu Zhikun | 17205897 | 17371130 |
| Zhu Yanxing | 17205900 | 17371118 |

评语及分项得分

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 分项 | 实验预习及 实验方案 | 出勤 | 实验结果 及分析 | 现场问答 | 实验报告 |
| 评语 |  |  |  |  |  |
| 得分 |  |  |  |  |  |

最终评定得分：

2019年12月10日