## 第14周作业

- **8.** 设某机有 5 级中断: L<sub>0</sub>, L<sub>1</sub>, L<sub>2</sub>, L<sub>3</sub>, L<sub>4</sub>, 其中断响应优先次序为: L<sub>0</sub>最高, L<sub>1</sub> 次之, L<sub>4</sub> 最低。现在要求将中断处理次序改为 L<sub>1</sub>→L<sub>3</sub>→L<sub>0</sub>→L<sub>4</sub>→L<sub>2</sub>, 试问:
- (1) 下表中各级中断处理程序的各中断级屏蔽值如何设置(每级对应一位,该位为"0"表示允许中断,该位为"1"表示中断屏蔽)?
  - (2) 若这 5 级中断同时都发出中断请求,按更改后的次序画出进入各级中断处理程序的过程示意图。

中断处理程序	MALL DO	中断处理级屏蔽位					
	Lo 级	L <sub>1</sub> 级	L <sub>2</sub> 级	L <sub>3</sub> 级	L <sub>4</sub> 级		
L <sub>0</sub> 中断处理程序				医神节病毒病	在作家市系		
L <sub>1</sub> 中断处理程序			4.干水东。1				
. L <sub>2</sub> 中断处理程序	下面120元。各	的多速中國行	生美国不良!	7-1/基基单	to REE		
L <sub>3</sub> 中断处理程序	10.5	外继卷的读》	的情况是不	并以耕地服;	事以其重要。		
L <sub>4</sub> 中断处理程序	AP 1100 1 指示	18.86 年	致的特马上	计单型设计	MACL		

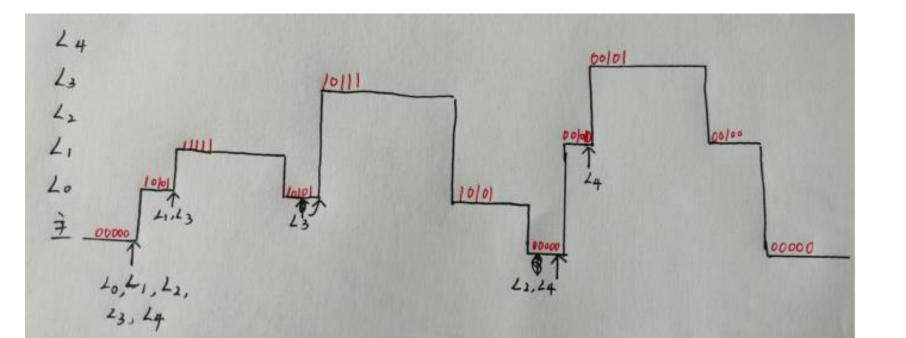
## 中断处理屏蔽位

分析:响应优先级从高到低为L0-L4;

处理优先级从高到低为 L1、L3、L0、L4、L2

面对多个中断请求,响应顺序由响应优先级决定;中断程序是否被嵌套(是否可以不被打断执行完)取决于中断处理次序(屏蔽字的设置)

	L0级	L1级	<b>L2</b> 级	<b>L3</b> 级	L4级
L0	1	0	1	0	1
L1	1	1	1	1	1
L2	0	0	1	0	0
L3	1	0	1	1	1
L4	0	0	1	0	1



轨迹图中,

红色: 当前屏蔽字状态

黑色箭头: 当前CPU可检测到

的中断请求