2.4 定点除法运算

2.4.1 原码除法

- □ 规则: 符号与数值分开计算
 - 商的符号: 同号为正,异号相除为负。可由异或实现。
 - 商的数值部分由两数的绝对值相除获得。可看 做是两个正数相除

例19
$$x = 0.1001, y = 0.1011.$$
求 $x \div y$

$$\begin{array}{c|c}
0.1 & 1 & 01 \\
0.1 & 0 & 1 & 0
\end{array}$$

$$\begin{array}{c|c}
0.1 & 1 & 01 \\
0.0 & 1 & 0 & 1 & 1 \\
0.0 & 0 & 1 & 1 & 1 & 1
\end{array}$$

$$\begin{array}{c|c}
0.0 & 0 & 1 & 0 & 1 & 1 \\
0.0 & 0 & 0 & 0 & 1 & 1 & 1 \\
0.0 & 0 & 0 & 0 & 1 & 1 & 1 \\
0.0 & 0 & 0 & 0 & 0 & 0 & 1 & 1
\end{array}$$

$$\begin{array}{c|c}
0.1 & 1 & 01 \\
0.0 & 0 & 1 & 1 & 1 \\
0.0 & 0 & 0 & 0 & 1 & 0 & 1 \\
0.0 & 0 & 0 & 0 & 0 & 0 & 0
\end{array}$$

Q1:被除数-除数, 不够减时怎么办?

Q2:每一轮除数有什么特点?

Q3: 运算何时结束?

- 得 $x \div y$ 的商q = 0.1101,
- 余数为r=0.0000001

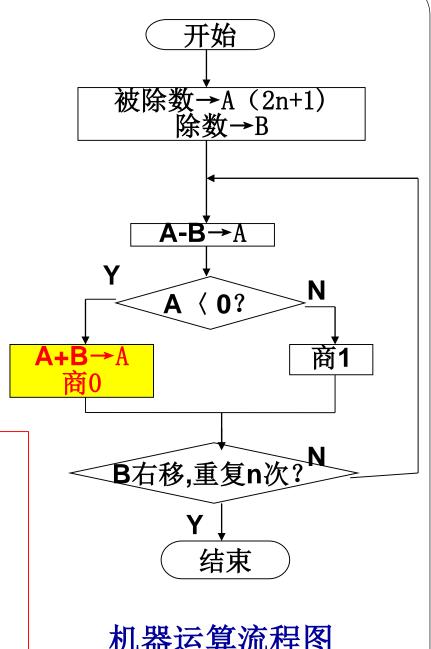
2.4.2 除法器的设计

1、恢复余数除法器

- > 通过减法依次比较被除 数和除数,判定商。
- >若不够减,则通过回加 余数恢复A。

缺点:控制复杂

- □ 除法运算要求:
- 1、确保参与运算的均是纯小数,
- 且被除数小于除数
- 2、被除数数值位扩充为除数数值 位2倍



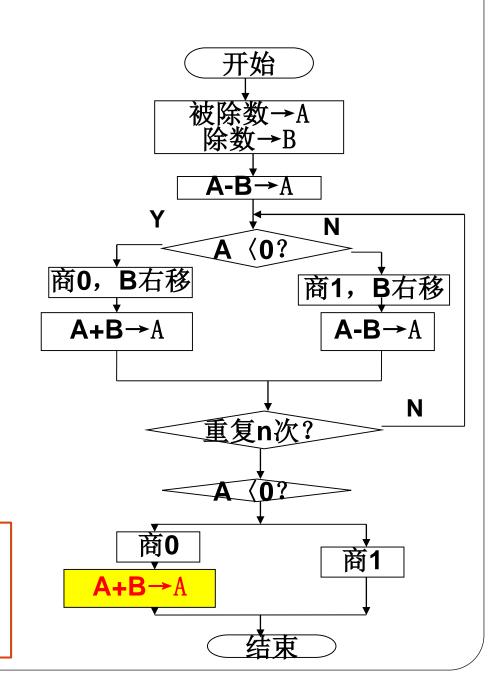
机器运算流程图

2、不恢复余数除法器

不恢复余数法

- >通过减法依次比较被除数和除数,判定商。
- 》若不够减,不恢复余数,而根据余数的符号 决定下一步操作
- > 也称为加减交替法

最后一步的操作特殊 处理,若商为0要恢复 余数

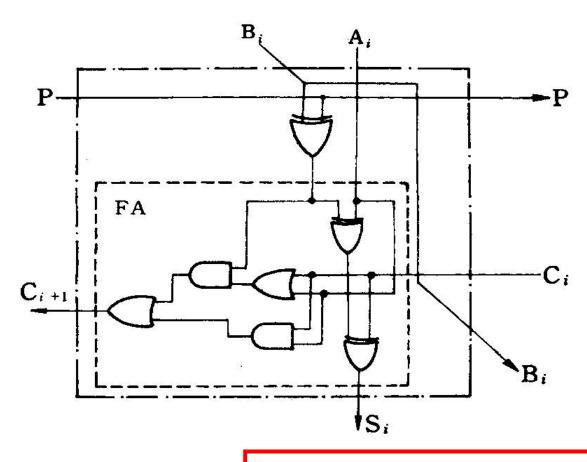


<u>例20</u> x = 0.101001, y = 0.111, 求 $q = x \div y$ 。 解: $[x]_{k} = 0.101001$ $[y]_{k} = 0.111 \quad [-y]_{k} = 1.001$ 每一轮余数的符 号位进位即为商 对应位的数值 0.101001 $+[-y]_{*}$ 1.001 q=0,下步做加法,y右 1. 1 1 0 0 0 1 移1位 $+ [y]_{*}$ 0.0111 🛨 q=1,下步做减法,y 0.001101 再右移1位 $+[-y]_{*h}$ 1.11001 ˙q=0,下步做加法,y再 1.111111 右移1位 $+ [y]_{\lambda}$ 0.000111 · q=1,不做任何操 1 0.000110

$$\begin{array}{c}
\times = 0.101001 \\
\times = 5 \times \oplus 5y = 0 \oplus 0 = 0 \\
\oplus A = [\times]_{H} = 0.101001 \\
\oplus A = [\times]_{H} = 0.101001 \\
0.101001 \\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.101001
\\
0.1010$$

不恢复余数阵列除法器核心部件

——可控加法/减法(CAS)



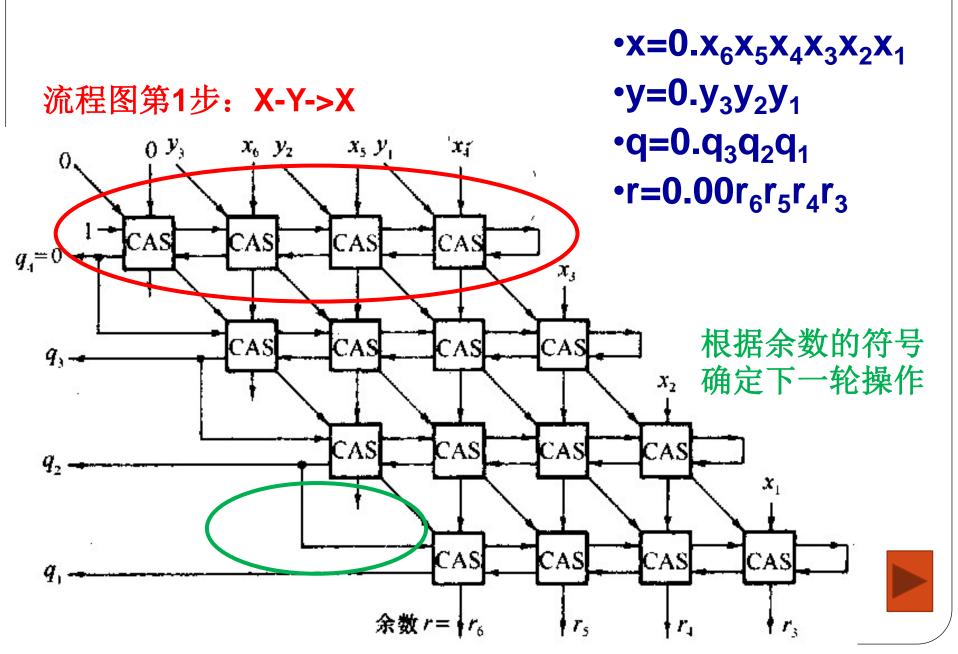
共有四个输入和四个输出。

其中P=0,做加法;

c: P=1, 做减法;

考虑最大的信号时延,则对于 C_i 的输入 C_{i+1} 的时延为: 3T

4位不恢复余数阵列除法器逻辑原理图



注意:

◆ 被除数(数值部分,即尾数)长度

= 2*除数长度

- ◆ 送入不恢复余数阵列除法器计算时,必有被除数<除数<除数。若原始数据不满足,则通过比例因子进行处理。
- ◆ 2n位除以n位的不恢复余数阵列除法器,含有(n+1)² 个CAS单元。考虑最大信号延迟,除法执行时间为: 3*(n+1)²T