

## 掌握对每个cpu周期，信息传递过程的描述

**存数指令：STO R1, (R2)** 其功能为将寄存器R1中的数据送往R2所指向的内存单元中（R2中存放的是目的地址）。请参照下列的图1、图2，分别画出在不同数据通路结构下，**STO指令的周期流程图**，并标出每个cpu周期的操作信号序列。

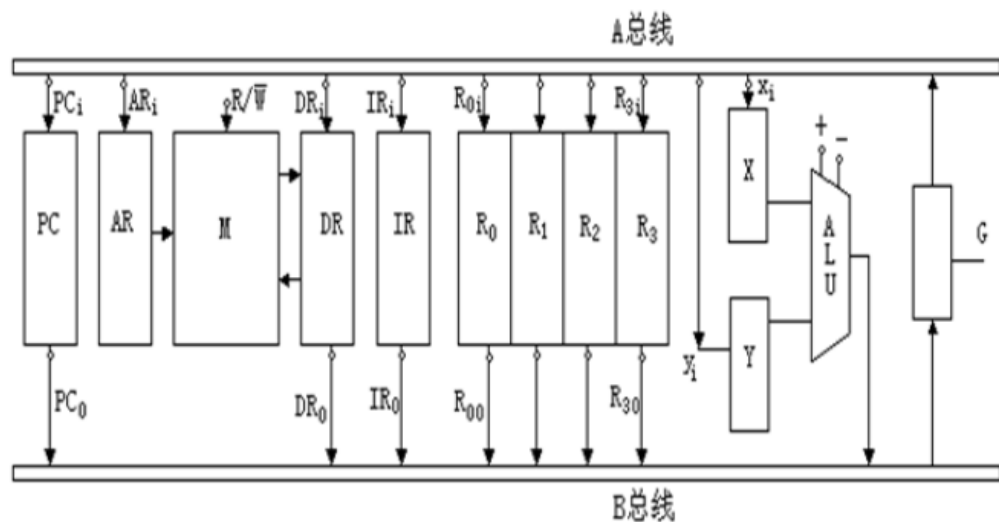


图1

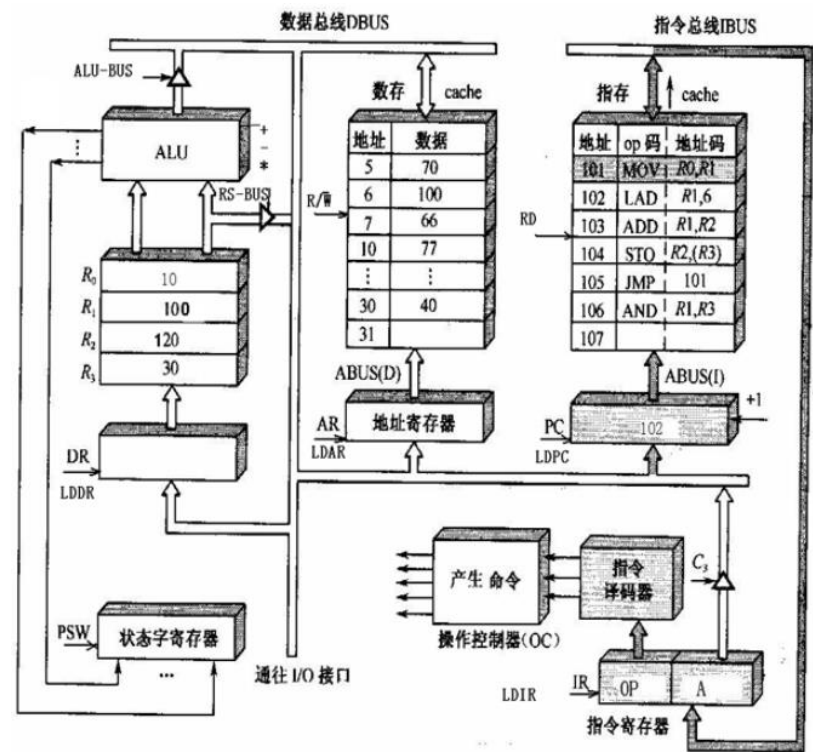
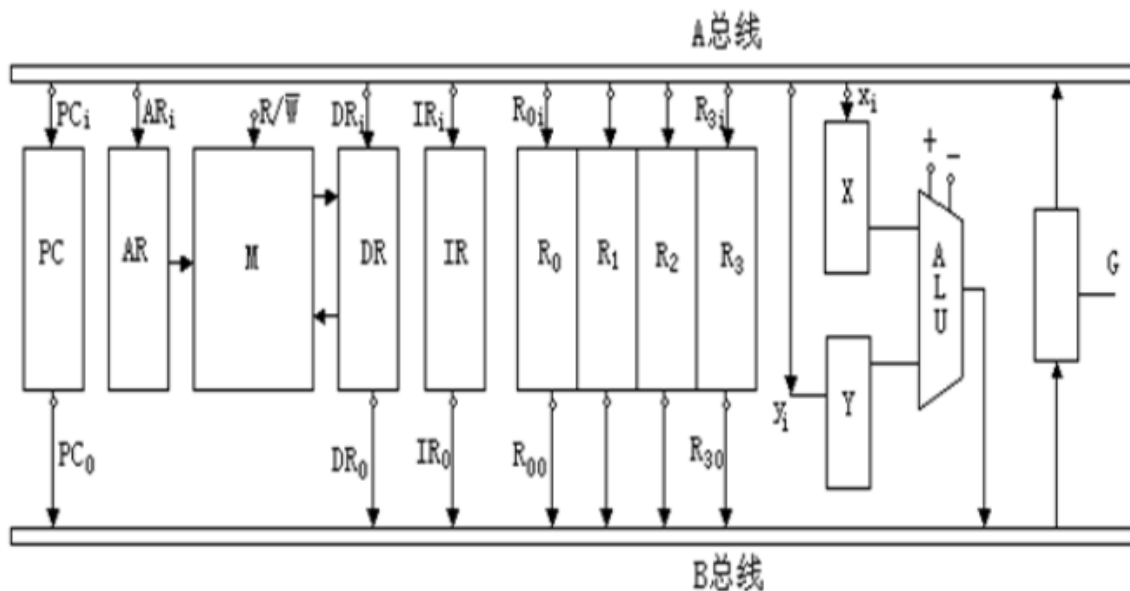


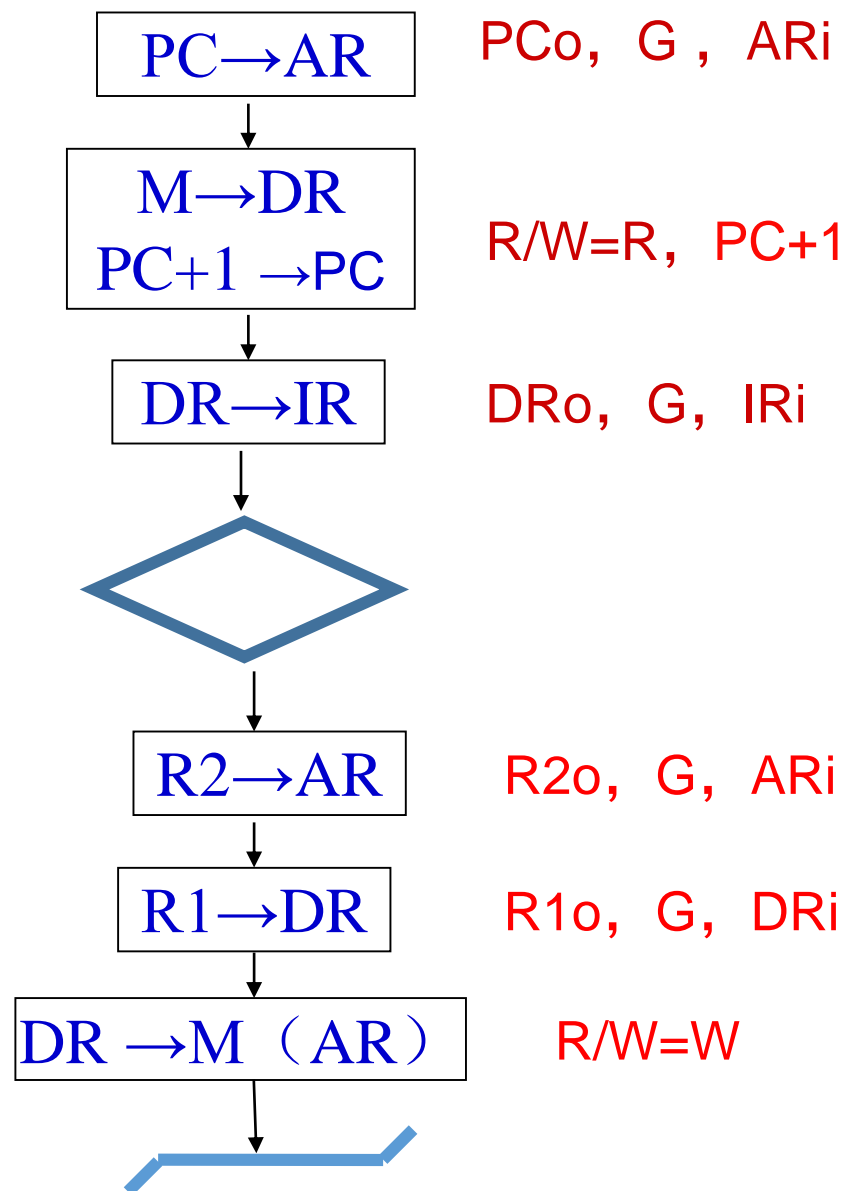
图2

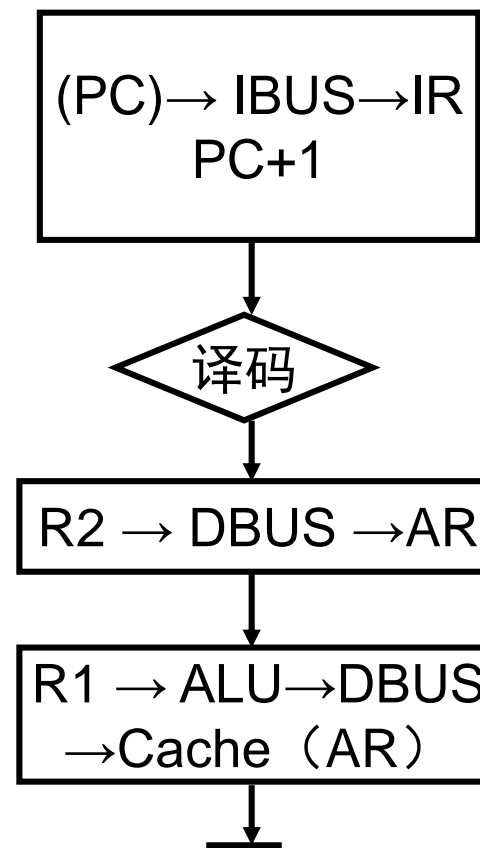
STO R1, (R2)

R1 → (R2)



- 访问主存时，送地址和送数据安排在2个CPU周期中
- 1个CPU周期只能使用公共数据总线1次



$$R1 \longrightarrow (R2)$$


## ALU-BUS, R/W#

**相同功能的指令，在不同结构的机器中，  
指令周期不同！**