

Hi3516CV500 与 Hi3519AV100 开发包差异说明 Make 01 constant for the first section (Fig. 1) 2019-09-15

版权所有 © 上海海思技术有限公司 2019。保留一切权利。

非经本公司书面许可,任何单位和个人不得擅自摘抄、复制本文档内容的部分或全部,并不得以任何 形式传播。

商标声明

(A) THISILICON 、海思和其他海思商标均为海思技术有限公司的商标。

本文档提及的其他所有商标或注册商标,由各自的所有人拥有。

注意

您购买的产品、服务或特性等应受海思公司商业合同和条款的约束,本文档中描述的全部或部分产 品、服务或特性可能不在您的购买或使用范围之内。除非合同另有约定,海思公司对本文档内容不做 任何明示或默示的声明或保证。

由于产品版本升级或其他原因,本文档内容会不定期进行更新。除非另有经导,本文档中的所有陈述、信息和建议不构成任何明示或暗示的担保。
Restrict transition reduction to shearten from the she 由于产品版本升级或其他原因,本文档内容会不定期进行更新。除非另有约定,本文档仅作为使用指

上海海思技术有限公司

地址: 深圳市龙岗区坂田华为总部办公楼 邮编: 518129

网址: http://www.hisilicon.com/cn/

客户服务邮箱: support@hisilicon.com



前

概述

Hi3516CV500 和 Hi3519AV100 均是海思推出的 IP Camera SoC 芯片。Hi3516CV500 的 产品开发包与海思之前推出 Hi3519AV100 开发包大体一致,但部分规格和接口也做了 修改或调整。本文先简要描述 Hi3516CV500 与 Hi3519AV100 在规格上的差异, 然后就 开发包的组成和具体媒体处理的 API 变化进行简要说明。 °

产品版本

	开发包的组成和具体媒体处理的 API 变化进行简要说明。CO. 与本文档相对应的产品版本如下。			
产品名称 产品版本				
Hi3516C	V.2000			

读者对象

- 成术支持工程师
- 软件开发工程师

修订记录

修订记录累积了每次文档更新的说明。最新版本的文档包含以前所有文档版本的更新 内容。

修订日期	版本	修订说明
2019-09-15	01	第一次正式版本发布
		表 1-1 涉及修改

文档版本 01 (2019-09-15)

版权所有 © 上海海思技术有限公司



修订日期	版本	修订说明	
2019-01-15	00B04	第四次临时版本发布 表 1-1 和表 3-1 涉及修改	
2018-10-12	00B03	第三次临时版本发布 表 2-1 涉及修改	
2018-09-06	00B02	第二次临时版本发布 表 1-1 的视频编码性能涉及修改	
2018-07-15	00B01	第一次临时版本发布	

Cogobay Only For specified Fishi Charling Industrial Technology Co., Ltd.



1 Hi3516CV500 与 Hi3519AV100 在芯片规格上主要差异		1
2 SDK 包的主要差异	•••••	4
3 媒体处理 API 的主要差异	<u> </u>	5
2 SDK 包的主要差异	inology co.,	
maning Industries		
sheathen fushi Ci.		
cooper only for		



表格目录

表 2-1 SDK 的主要差异 表 3-1 Hi3516CV500 与 Hi3519AV100 MPI 接口差异 constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather Fish trading lights to a Technology co. ' constant on W Fot steather
表 3-1 Hi3516CV500 与 Hi3519AV100 MPI 接口差异
Chanling Industrial Technology Co., L.
cogobuy only For sheathen Fushi

文档版本 01 (2019-09-15) 版权所有



1

Hi3516CV500 与 Hi3519AV100 在芯片规格 上主要差异

10

表 1-1 简要对比了 Hi3516CV500 与 Hi3519AV100 在规格方面的差异,Hi3516CV500 的 具体规格请参见《Hi3516CV500 专业型 Smart IP Cameros oC 用户指南》。

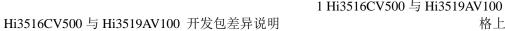
表1-1 芯片规格差异

主要规格	Hi3516CV500	Hi3519AV100
处理器	2*ARM Cortex-A7@ 900MHz, 32KB I- Cache, 32KB D-Cache, 256KB L2 Cache	2*ARM Cortex A53@1.2GHz, 32KB I-cache, 32KB D-cache/256KB L2 cache
DSP	不支持 Chang	1*DSP, 32KB I-Cache /32KB I-RAM/512KB Data RAM
DPU	不支持	支持
AVS	不支持 stent	支持
GDC	 不支持 LMF 只支持鱼眼壁装 normal 模式校正 	支持 LMF鱼眼校正支持三种校正模式: 360 全景模式, 180 全景模式, normal 模式
VPSS	• 支持3个物理通道	• 支持 4 个物理通道
VGS	-	-
视频编码	 H.265 Main Profile H.264 Baseline/Main/High Profile, level 5.1 H.265/H.264 支持 I/P slice 支持 JPEG Baseline 支持帧内存节省模式 支持 2BPP 格式 OSD H.265 支持协议默认量化表和无量化表 	 H.265 Main Profile H.264 Baseline/Main/High Profile, level 5.1 H.265/H.264 支持 I/P/B slice 支持 JPEG Baseline H.265 支持自定义量化表、协议默认量化表和无量化表
视频编码	• H.265/H.264 编码最大宽度是 2304, 最大	• H.265/H.264 编码最大分辨率: 8192 x



Hi3516CV500 与 Hi3519AV100 开发包差异说明

主要规格	Hi3516CV500	Hi3519AV100
性能	 分辨率为 2304x1296 Pixel ● H.265/H.264 编码性能: 1920x1080@30fps+720x480@30fps+360x 240@30fps -2304x1296@20fps+720x480@20fps+360x 240@20fps ● JPEG 编码最大分辨率: 8192 x 8192 ● JPEG 最大编码性能: 16M(4608 x 3456)@10fps ● H.265/H.264 编码输出最大码率为50Mbps ● 支持 8 个感兴趣区域(ROI)编码 	 8192Pixel H.265/H.264 编码性能: -3840 x 2160@60fps + 720p@30fps JPEG 编码最大分辨率: 8192 x 8192 JPEG 最大编码性能: 16M(4608 x 3456)@30fps H.265/H.264 编码输出最大码率分别为: 120Mbps/200Mbps 支持 8 个感兴趣区域(ROI)编码
视频解码	不支持	 H.265 Main Profile, level 5.1 H.264 Basetine/Main/High Profile, level 5.1 JPEG Baseline H.265/H.264 解码最大分辨率: 8192 x 8792 H.265/H.264 最大解码性能: - 3840 x 2160@60fps 解码 JPEG 解码最大分辨率: 8192 x 8192 JPEG 最大解码性能: 16M(4608 x 3456)@30fps
智能引擎	1*NNIE,总性能 0.5Tops (1)	1*NNIE, 总性能 1.7Tops
IVE	不支持 MatchBgModel、	支持 MatchBgModel、UpdataBgModel、ANN、SVM、神经网络 CNN
安全模块	 支持标准 AES-CBC/ECB/CFB/OFB/CTR AES 支持来自 keyladder 的 128/192/256bit 硬件 key 加解密 支持 1024, 2048, 4096 位宽的 RSA 密 钥 	 支持标准 AES-CBC/ECB/CFB/OFB/CTR/CCM/GCM AES 支持来自 keyladder 的 128bit 硬件key 加解密 支持 1024, 2048, 3072, 4096 位宽的RSA 密钥
ISP	 支持 Detail Enhance 不支持 Radial Shading 仅支持 FPN 帧模式 	 不支持 Detail Enhance 支持 Radial Shading 支持 FPN 帧/行模式
音频	不支持 HDMI	支持 HDMI 2.0 输出
视频输入	 最大支持 4xLane Image Sensor 串行输入 支持 1 路 Sensor 串行输入 支持通过 MIPI 输入 1 路 YUV 	 最大支持 12xLane Image Sensor 串行输入 支持 5 路 Sensor 串行输入 支持通过 MIPI 虚拟通道输入 1~4 路





主要规格	Hi3516CV500	Hi3519AV100
	• 支持一个通道	YUV
	• 不支持 SLVS-EC 接口	● 支持两个通道
		• 支持 SLVS-EC 接口
视频输出	• 支持1个视频层	• 支持3个视频层
	• 支持1个图形层	• 支持2个图形层
	• 支持1个输出设备	• 支持2个输出设备
	• 不支持 WBC	• 支持 WBC
	• 不支持 HDMI 输出	• 支持 HDMI 2.0 输出
存储接口	• 16bit DDR3(L)/DDR4 接口	• 32bit DDR4/LPDDR4/LPDDR3 接口
	● SPI Nor Flash 接口	• SPI Nor Flash 接口。
	• SPI Nand Flash 接口	• SPI Nand Flash 接口
	● 不支持 NAND Flash 接口	● NAND Flash 接口
	• 支持 eMMC4.5 接口	• 支持 eMo/C5.1 接口
外围接口	• 2个 SDIO3.0 接口	• 2 S DIO3.0 接口
	• 1个 USB2.0 接口,无 PCIe 接口	• 小个 USB3.0/PCIe 2.0 复用接口,1 个
	• 集成 2 通道 LSADC	USB2.0 接口,支持 Host/Device 可配
	• 3个PWM接口	• 集成 4 通道 LSADC
	chan's	• 8 个 PWM 接口

cogoby Only For spenthen Fushi (



2 SDK 包的主要差异

SDK 的主要差异如表 2-1 所示。

表2-1 SDK 的主要差异

组成部分	Hi3516CV500	Hi3519AV100
lib	- \^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigma^\sigm	-
工具链	- "etria"	-
Linux Kernel	linux-4.9.37,支持Cortex-A7	linux-4.9.37,支持 Cortex-A53
File System	- manuins	-

cogobin only for sheathen fushi



媒体处理 API 的主要差异

表 3-1 简要描述了 Hi3516CV500 的媒体处理 API 与 Hi3519AV108 的差异,具体请参见 《Hi3516CV500 与 Hi3519AV100 MPI 接口差异说明》、《Hi3516CV500 与 Hi3519AV100 ISP 接口差异说明》、《HiMPP V4.0 媒体处理软件开发参表》。

BI 该口左开记引从《IIIVIII V4.0 殊件处理积计开及多数。			
	表3-1 Hi3516CV500 与 Hi3519AV100 MPI 接口差异 (Red) 模块名称 Hi3516CV500 相比于 修改描述		
模块名称	Hi3516CV500 相比于 Hi3519AV100	修改描述 - Indistrial Text - Text	
系统控制 /VB	完全一致	- Indus	
ISP	部分修改	DRC、WOR、CA等接口的部分参数不支持,DE等接口新增部分参数。	
MIPI	部分修改	删除部分规格,如不支持 SLVS 等。修改部分规格,如 MIPI 最大支持 4 LANE。	
视频输入	部分修改 great	不支持 BAYER 域缩放功能。不支持提前上报中断相关的接口。支持的设备数,通道数有变化。	
视频前处理	部分修改	新增 3DNR 参数。增加针对抓拍模式的 3DNR 功能。不支持锐化接口。	
视频编码	部分修改	不支持 B 帧编码。新增支持帧节省模式。	
视频解码	不支持解码	-	
视频输出	部分修改	不支持 WBC、播放控制相关的接口。不支持 HDMI 输出相关的接口。	
鱼眼	部分修改	只支持鱼眼壁装 normal 模式校正。	
Region	部分修改	新增支持 2BPP 格式的 OSD。	



模块名称	Hi3516CV500 相比于 Hi3519AV100	修改描述
VGS	部分修改	输入格式不支持 VIDEO_FORMAT_TILE_64x16。
Audio	完全一致	-
IVE	部分修改	不支持 ANN、SVM、神经网络 CNN 等相关的接口。

cooper on y for spentien from charling industrial Technology co. . Ltd.