

Hi3516CV500/Hi3516DV300/Hi3516AV300

安全启动使用指南_{Fu}shi change of the constraint of the

2019-09-15 发布日期

版权所有 © 上海海思技术有限公司 2019。保留一切权利。

非经本公司书面许可,任何单位和个人不得擅自摘抄、复制本文档内容的部分或全部,并不得以任何 形式传播。

商标声明

(上) AISILICON、海思和其他海思商标均为海思技术有限公司的商标。

本文档提及的其他所有商标或注册商标,由各自的所有人拥有。

注意

您购买的产品、服务或特性等应受海思公司商业合同和条款的约束,本文档中描述的全部或部分产 品、服务或特性可能不在您的购买或使用范围之内。除非合同另有约定,海思公司对本文档内容不做 任何明示或默示的声明或保证。

由于产品版本升级或其他原因,本文档内容会不定期进行更新。除非另有是导,本文档中的所有陈述、信息和建议不构成任何明示或暗示的担保。
Rednoted Technology

Tec 由于产品版本升级或其他原因,本文档内容会不定期进行更新。除非另有约定,本文档仅作为使用指

上海海思技术有限公司

地址: 深圳市龙岗区坂田华为总部办公楼 邮编: 518129

网址: http://www.hisilicon.com/cn/

客户服务邮箱: support@hisilicon.com

概述

本文档主要介绍 Hi3516CV500/Hi3516DV300/Hi3516AV300 安全启动的使用方法,主要 内容包括:安全启动介绍、安全镜像生成步骤及 OTP 烧写说明。6

支持如下启动介质: SPI NOR FLASH、SPI NAND FLASH、和 eMMC。

□ 说明

以明 未有特殊说明,Hi3516DV300、Hi3516AV300 与 Hi3516CV500 内容一致。 Label Light Light

产品版本

产品名称	产品版本
Hi3516C	V500
Hi3516D Cherth	V300
Hi3516A 60	V300

读者对象

本文档(本指南)主要适用于以下工程师:

- 技术支持工程师
- 软件开发工程师

修订记录

修订记录累积了每次文档更新的说明。最新版本的文档包含以前所有文档版本的更新 内容。

修订日期	版本	修订说明	
2019-09-15	01	第一次正式版本发布 1.4 和 2.1 小节涉及修改	
2018-12-28	00B03	第3章涉及更新。	
2018-11-20	00B02	第 2 次临时版本发布 1.1 小节,图 1-1 涉及修改 1.2 小节,图 1-2 涉及修改	
2018-09-06	00B01	第1次临时版本发布。	

cogning only for specified from the trail restroy only for specified from the cogning region of the cogning of the cogning region of the cogning of the cogning of the cogning region of the cogning of t

前	言		i
1 3	安全启动介绍		1
	1.1 普通安全 boot 镜像结构	. Co.,	1
	1.2 加密安全 boot 镜像结构		3
	1.3 安全启动流程	20°	4
	1.4 安全启动源代码目录说明	~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~	4
2 5	安全镜像生成		7
	2.1 安全 U-boot 生成步骤	vaio ^N	7
	2.2 密钥文件介绍	od lungiti al Jectua logi	8
3 O)TP 烧写步骤	,,,'o'	9
	TP 烧写步骤	gani chang	

插图目录

图 1-1 普通	安全 boot 镜像结构	7图		2
图 1-2 加密	安全 boot 镜像结构	內图		3
图 1-3 安全	启动流程			
			ob O	
			molos	
			760.	
			etria.	
			Indus	
		Jing)	
		Chair		
		kushi.		
		Then		
		Sheri		
	40			
	"OUI"			, , , , , , , , , , , , , , , , , , ,

安全启动介绍

Hi3516CV500 支持普通安全 boot 启动和加密安全 boot 启动, 其产异在于普通安全 boot 镜像中,u-boot.bin 和 uboot_signature.bin(u-boot.bin 的签名)是明文;加密的安全 boot

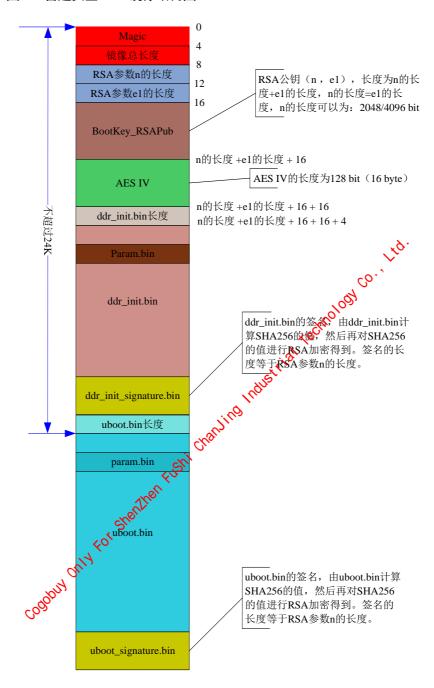
1.1 普通安全 boot 镜像结构

A 手 boot 镜像结构

Hi3516CV500 普通安全 U-boot 镜像结构版 1-1 所示。

constant Charling Charling Constant Charling C

图1-1 普通安全 boot 镜像结构图

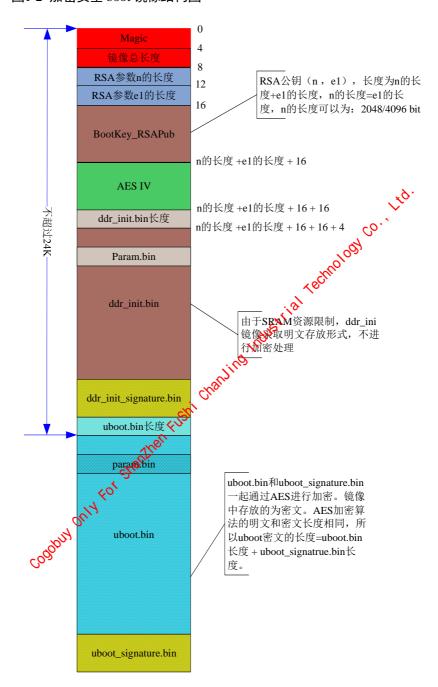


普通安全启动 uboot 镜像由公钥镜像、ddr_init.bin 镜像(包括 param.bin 和ddr_init.bin)、非安全 uboot.bin 镜像、ddr_init.bin 的数字签名(ddr_init_signature.bin)、非安全 uboot.bin 的数字签名(uboot_signature.bin)及它们各自的长度信息组成。

其中: RSA 支持 2048 和 4096 两种格式。AES IV 的值为 0。

1.2 加密安全 boot 镜像结构

图1-2 加密安全 boot 镜像结构图

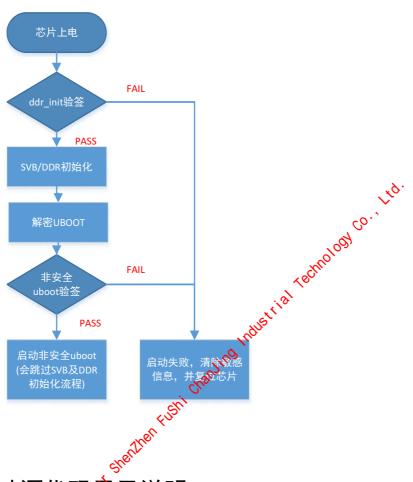


加密安全启动 uboot 镜像由公钥镜像、ddr_init.bin 镜像(包括 param.bin 和 ddr_init.bin)及其数字签名、非安全 uboot.bin 镜像及其数字签名通过 AES 加密后的密文和它们各自的长度信息组成。

其中: RSA 支持 2048 和 4096 两种格式。AES IV 的值为非 0 值。

1.3 安全启动流程

图1-3 安全启动流程



1.4 安全启动源代码自录说明

安全启动源代码目录为 secureboot_release, 其详细目录结构如下:

ddr_init_ reg_info.bin
drv
include
linker.lds
linker.lds.mk
Makefile
mkddrinit.sh
│
HASH 由 hash_modify.c 文件生成的 RSA Pub Key hash 值解析工具。
hash_modify.c
├── AES 由 aeskey2reg.c 文件#就的 AES KEY 值解析工具。
aeskey2reg.c
├── Makefile 安全启动发布包总 Makefile。
├── rsa2048pem 长度为 2048 Bit 的密钥文件存放目录。
rsa2048pem.sh 生成长度为 2048 Bit 密钥的脚本。
── rsa2048pem.sh
rsa4096pem.sh 生成长度为 4096 Bit 密钥的脚本。
├── secure_boot.cg
—— shaps 6.cfg 该文件设置执行的算法,已设置为 SHA256分不需要修改。
u-boot- original.bin 非安全 uboot 镜像。

注意

安全启动流程中,执行的是 secureboot_release 目录下的 SVB 及 DDR 初始化代码, UBOOT 中的 SVB 及 DDR 初始化流程不会被执行!

因此在安全启动场景下,如果需要更新 SVB 或 DDR 初始化流程,须修改如下目录文

osdry/opensoruce/uboot/ secureboot release/ddr init/dry/ - cmd_bin cmd_ddr_training_v2.c ddr_cmd_ctl.c

Charling Industrial Technology Co., Ltd. - ddr_ddrc_v500.h - ddr_ddrc_v510.h - ddr_ddrc_v520.h

- ddr_ddrt_s40.h ddr_ddrt_t12_v100.h

ddr_cmd_loc.S

- ddr_ddrt_t16.h

- ddr_ddrt_t28.h

- ddr_interface.h ddr_phy_s40.h

ddr_phy_t12_v100.h

ddr_phy_t12_v101.

ddr_phy_t16.lm

ddr_phy_t23.h

ddr_training_boot.c

ddo_training_console.c

ddr_training_ctl.c

- ddr_training_custom.c

- ddr_training_custom.h

 ddr_training_impl.c ddr_training_impl.h

ddr_training_internal_config.h

— Makefile

osdrv/opensoruce/uboot/secureboot_release/ddr_init/boot/lowlevel_init_v300.c

发布包下,安全BOOT中SVB、DDR 初始化流程同非安全UBOOT中SVB、DDR 初 始化流程保持一致。

2.1 安全 U-boot 生成步骤

步骤1 生成非安全 U-boot 镜像:

参考《Hi3516CV500/Hi3516DV300/Hi3516AV300 U-boot 移植应用开发指南》中植 U-boot"章节。

步骤 2 解压安全 U-boot 发布包:

tar xvf secureboot release.tgz

将步骤 1 生成的非安全 U-boot 镜像改名为 u-boot-original.bin,并拷贝至 secureboot release 目录。

步骤 3 配置 secure_boot.cfg 文件中的 KEY 和 IV:

如果要生成普通安全层数 uboot 镜像(非加密 uboot),secure_boot.cfg 文件中的 KEY 和 IV 的值都设置为资;如果要生成加密安全启动 uboot 镜像, secure_boot.cfg 文件中 的 KEY 和 IV 的值需要设置。如: KEY= 67452301efcda68998badcfe103254763322110077665544bbaa9988ffeeddcc IV= 00112233445566778899aabbccddeeff

步骤 4 编译安全启动 uboot 镜像:

cd secureboot_release

执行 make all

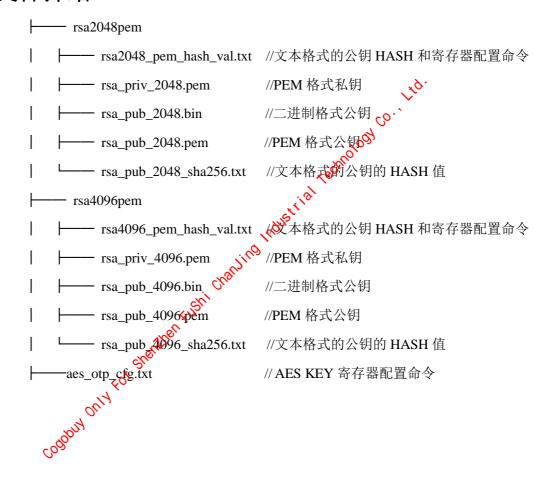
最终在 secureboot_release 目录下生成对应的安全镜像 u-boot-rsa2048.bin、u-bootrsa4096.bin。

----结束

注意

发布包脚本会在第一次编译时产生公钥和私钥文件,后续编译的安全镜像均采用第一次生成的公钥和私钥,如果要更新公钥和私钥,需手动删除 rsa2048pem 或 rsa4096pem 目录下的文件或执行 make distclean 命令。

2.2 密钥文件介绍



3 OTP 烧写步骤

```
Charling Industrial Technology Co., Ltd.
步骤 1 烧写非安全 U-boot, 并启动 U-boot 至命令行;
步骤 2 公钥 HASH 烧写(必选):
      mw 0x100b0008 0x6
      mw 0x100b000c 0Xxxxxxxxx
      mw 0x100b0010 0Xxxxxxxxx
      mw 0x100b0014 0Xxxxxxxxx
      mw 0x100b0018 0Xxxxxxxxx
      mw 0x100b001c 0Xxxxxxxxx
      mw 0x100b0020 0Xxxxxxxxx
      mw 0x100b0024 0Xxxxxxxxx
      mw 0x100b0028 0Xxxxxxx
      □ 说明
          以上公钥 TASH 配置命令,可从 rsa2048_pem_hash_val.txt 或 rsa4096_pem_hash_val.txt 中直接
      mw 0x 00b0000 0x2
      mw 0x100b0004 0x1acce551
步骤 3 安全启动 BIT 烧写(必选):
      mw 0x100b0034 0x0
      mw 0x100b0030 0x1
      mw 0x100b0000 0x4
      mw 0x100b0004 0x1acce551
步骤 4 DDR 加扰 BIT 烧写 (可选):
      mw 0x100b0034 0x1
      mw 0x100b0030 0x2
```

mw 0x100b0000 0x4

mw 0x100b0004 0x1acce551

步骤 5 AES KEY 烧写(可选):

mw 0x100b0008 0x0

mw 0x100b000c 0Xxxxxxxxx

mw 0x100b0010 0Xxxxxxxxx

mw 0x100b0014 0Xxxxxxxxx

mw 0x100b0018 0Xxxxxxxxx

mw 0x100b001c 0Xxxxxxxxx

mw 0x100b0020 0Xxxxxxxxx

mw 0x100b0024 0Xxxxxxxxx

mw 0x100b0028 0Xxxxxxxxx

□ 说明

UX100b0024 0XXXXXXXX

0x100b0024 0XXXXXXXX

0x100b0028 0XXXXXXXX

说明
以上 AES KEY 配置命令,可从"aes_otp_cfg.txt" 中直键 copy。 烧写普通安全 uboot 镜像时不需要执行本步骤, 烧写加密字会 uboot 镜像叶子面 西地 行士 止取 要执行本步骤, 烧写加密安全 uboot 镜像时才需要执行本步骤。

mw 0x100b0000 0x2

mw 0x100b0004 0x1acce551

步骤 6 通过 U-boot 命令烧写安全镜像至成动介质,或通过 hitool 工具烧写安全镜像至启动介质

----结束

上海、烧写步骤都必须谨慎小心,以免烧写错误导致芯片不可用。

如果要生成普通安全 uboot 镜像, secure_boot.cfg 文件中的 KEY 和 IV 都要设置为空。