专业:信息工程

姓名: 李坤林

学号: 3200101135 日期: 11/10/2022

地点:外经贸楼实验室

浙江大学实验报告

课程名称:微机原理与接口技术 指导老师:黄凯 实验名称:内存操作和数制及代码转换

# 一、实验目的和要求

### 内存操作:

- ① 掌握数据传送指令;
- ② 掌握各种数据传送指令的寻址方式;
- ③ 熟练运用"伟福 WAVE" 环境对汇编程序进行调试。

## 数制及代码转换:

- ① 了解微机系统中的数制与代码表示方法;
- ② 掌握计算机中使用的各种代码转换方法;
- ③ 掌握实现分支、循环的指令及其程序的编写方法;

# 二、实验内容和原理

### 内存操作:

- ①下列程序的功能是给外部 RAM8000~80FFH 的 256 个单元的内容赋值,赋值的内容取决于程序中 A 的赋值。在 WAVE 环境运行该程序,并观察寄存器及内存单元的变化。
- ②下列程序将 3000H 起始的 256 个字节存储块移动到 4000H 起始的 256 个字节存储块, 在 WAVE 环境运行如下程序, 观察寄存器及存储单元的变化。
- ③在 WAVE 环境运行如下程序,观察寄存器及内存单元的变化,将变化结果注释于 右侧,并说明程序完成什么功能?将程序中 MOV A,@R0 改成 MOVX A,@R0,将 MOV @R1,A 改成 MOVX @R1,A,运行如下程序,观察寄存器及内存单元的变化。
- ④在 WAVE 环境修改内部 RAM 30H ~ 3FH 的内容分别为#00H-#0FH, 设计程序实现将内部 RAM30H-3FH 到 40H-4FH 的数据块拷贝。
- ⑤在 WAVE 环境修改内部 RAM 30H ~ 3FH 的内容分别为#00H-#0FH, 设计程序实现将片内 30H~3FH 单元的内容复制到片外 1030H~103FH 中。
- ⑥在 WAVE 环境修改内部 RAM 30H ~3FH 的内容分别为#00H-#0FH, 设计程序实现将内部 RAM30H ~3FH 内容逆序拷贝到外部数据 XRAM: 0000H ~000FH 中。使用单步、断点方式调试程序,查看特殊功能寄存器、内部数据 RAM、外部数据空间的变化。

### 数制及代码转换:

- ⑦以下程序完成单字节的 ASCII 码到十六进制数转换, 完成空白处程序填写, 并在 WAVE 环境运行程序, 观察寄存器及内存单元的变化。
- ⑧以下程序完成单字节的 BCD 码到十六进制数转换, ,在 WAVE 环境运行程序, 观 察寄存器及内存单元的变化。
- ⑨以下程序将单字节十六进制数 A 的值转换为十进制数,存放在 30H~32H 中,完成 空白处程序填写,并在 WAVE 环境运行程序,观察寄存器及内存单元的变化
- ⑩ 设一串字母的 ASCII 存于 30H 起始的单元中,设计程序判断字母是否为大写字母, 是则将大写字母的 ASCII 字符转换成小写字母的 ASCII 字符,为小写则不转换。

- ① 将单字节十六进制数 D8H 转换为十进制数, 存放在 30H~33H 中。
- ② 设计程序,将十六进制数 614EH 转换成 ASCII 码,使用单步、断点方式调试程序, 查看结果。

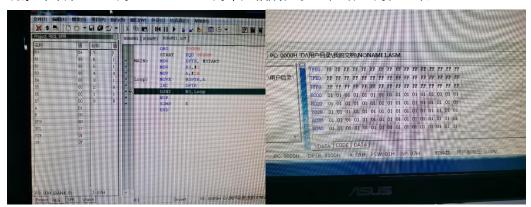
# 三、主要仪器设备

计算机一台

# 四、操作方法和实验步骤

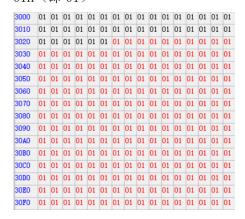
1. Code1

按 F8 能进行逐步操作,观察寄存器和内存的变化,R0 和 DPL 一直在变化观察到外部 RAM 的 8000~80FFH 的单元被赋值了 01,跟 A 的值一致

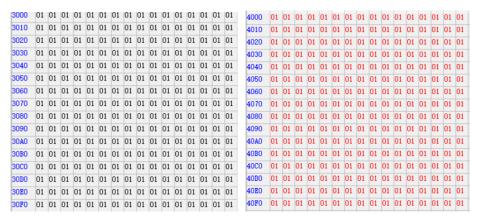


#### 2. Code2

将断点设置在 Loop1 处,全速执行后,由地址 3000-30F0 共 256 个地址被填充为 A 的值 01H (即 01)

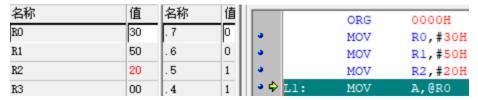


取消断点,全速执行后,地址 4000-40F0 共 256 个地址被填充为地址 3000-30F0 中的值 01

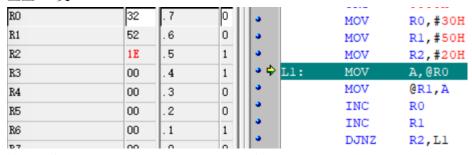


	ORG	0000H
	MOV	RO,#30H
	MOV	R1,#50H
	MOV	R2,#20H
L1:	MOV	A, @RO
	MOV	@R1,A
	INC	R0
	INC	R1
	DJNZ	R2,L1

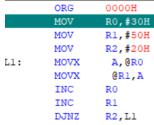
单步执行, 三条 MOV 完成 30-R0, 50-R1, 20-R2, 立即数直接进寄存器;



间接寻址,R0,R1 不断加;R2 不断自减,自减后 R2 若不为零,跳回 L1 处继续循环,直至 R2 变 0。

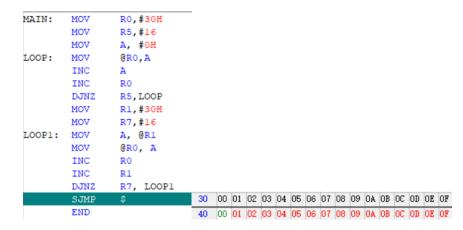


将程序中 MOV A, @RO 改成 MOVX A, @RO, 将 MOV @R1, A 改成 MOVX @R1, A



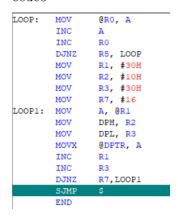
前三个 MOV 操作一致,修改为 MOVX 后,累加器 A 与外部 RAM 进行数据传递,所以 A 和外部 RAM 值均可看到变化。

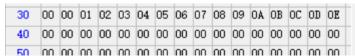


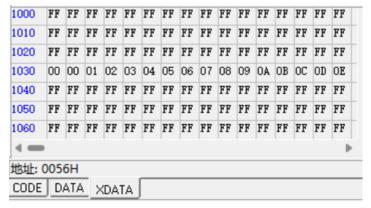


仿照上面的例子,进行赋值,右下角查看内部数值,30H-3FH 先被赋值,40H-4FH 紧接着被赋值。

# 5. Code5





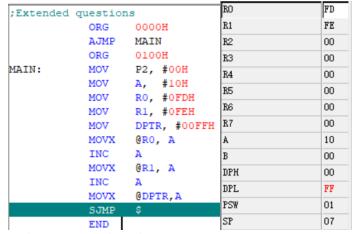


在 XDATA 中可见赋值成功

## 6. Code6 (扩展实验)

采用 Ri 只能寻址到 256 低字节位置,而 DPTR 可以对 XRAM 到 64K。低 256 效果一样,三者都能进行访问。

将 P2 口清零,执行到 MOVX 前,R0、R1、DPTR 立即数赋值

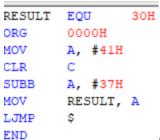


三步 MOVX 分别将 A 此时的 10、11、12(三次自增)通过间接寻址传给 XRAM, 地址是 OFD、E、F。

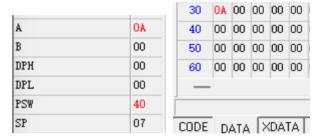
```
OOFO
FF
F
```

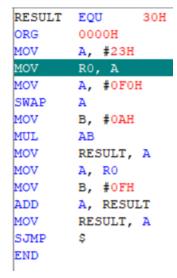
## Lab2

### 1. Code1

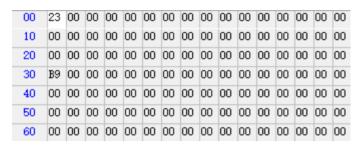


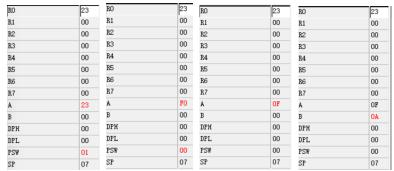
空格内填 #37H





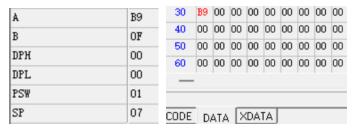
单步执行, R0 变 23, A 变 23;继续单步, A 变 F0; swap 后变 0F;给 B 赋值后 AB 相乘, 15×10=150,十六进制是 0096H, A 储存低八位;







A 最后 A+result 就是 23+96 得 B9

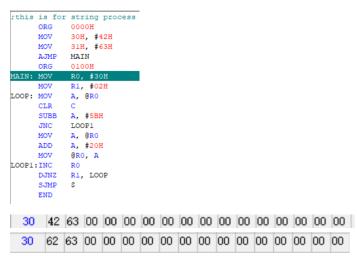


第一空填 100 的 16 进制, DIV AB 后, A 存入百分位 1, B 是余数 23 的十六进制 17H,



A 存到地址 30 处,接着把十位个位求出来存入地址

# 4. Code4



## 5. Code5

30 00 02 01 06 00 00 00 00 00 00 00 00 00 00 00 00

## 6. Code6