第一章

1.正数的反码和补码等于原码，表示有符号数时，首位为0，

负数的补码等于反码+1，表示有符号数时，首位为1

2.BCD码：每四位表示一位十进制数

压缩BCD码：每八位中有两个四位

第二章

1.单片机内部结构：运算器（ALU、布尔处理器、累加器A、寄存器B、暂存器、PSW）、控制器、ROM、RAM（8KB）、定时器、中断控制器、并行I/O口、全双工串行口

外部ROM：包括内部最大可扩展64KB，

外部RAM：不包括内部最大可扩展64KB

2.RAM：共256位，低128位中低32字节为四个寄存器组（R0-R7），20H-2FH为位寻址区（字节地址20H-2FH，位地址00H-7FH，16行8列），30H-7FH为开放区

3.PSW：0为P奇偶标志位，1为保留位，2为OV溢出标志位，3、4为寄存器选择位，5为F0用户标志位，6为AC辅助进位标志位，7为CY进位标志位

第三章

1.联通ROM：MOVC A,@A+DPTR

联通外部RAM：MOVX A,@DPTR

2.堆栈：PUSH,POP

数据交换：XCH

半字节交换：XCHD、SWAP

3.加法ADD后只能跟A

4.DA A用于实现十进制转换

5.有符号数加减法时只有当第六第七位有且仅有一位有进退位时OV=1，无符号数看CY即可

6.逻辑运算：与ANL，或ORL，异或XRL，取反CPL

7.一些程序：

RL表示左环移，RLC表示带进位的左环移（先接收CY再给出CY）

JZ rel表示：若（A）=0则跳到rel（相反有JNZ）

CJNZ A,#data,rel表示若（A）不等于#data则跳到rel，并且若#data大于A，则CY=1，否则CY=0

看书上的LCALL和ACALL以及RET和RETI

JC rel表示若CY=1则跳到rel（相反有JNC）

JB bit,rel表示若（bit）=1则跳到rel（相反有JNB）

子程序需要以RET结尾

END只能放在程序的最后

8.一个机器周期等于12个晶振周期