



ZKPwhale Chip 设计思路



采用ASIC芯片进行
系统级硬件开发并提供系统解决方案

采用6/8/12nm工艺
进行ASIC芯片生产

针对特定的隐私计算算法
开发对应的芯片架构

ASIC专用隐私计算芯片设计

- 完全自主知识产权的零知识证明硬件加速算法
- 面向ASIC芯片的开发
- 核心的多标量算法及其硬件实现方面申请了独特的专利技术
- 将常用方案的千次运行减少到一次运算

- 既减少了存储带宽需求，又大大提升了系统性能
- 计算能力提高两个数量级以上
- 单价能降低一个数量级以上
- 有望实现物联网和移动端消费品的部署

实现三个层次的创新优化

独特的算法处理

数据流优化

硬件的并行设计与资源复用