

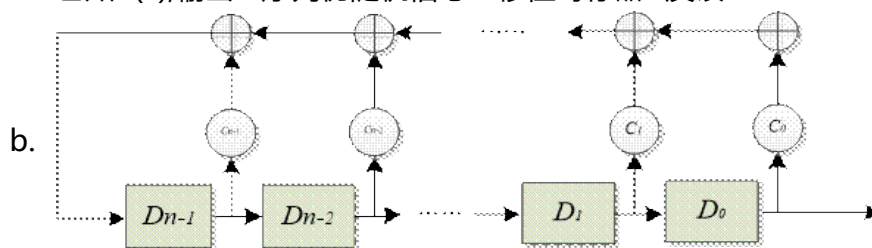
集成电路设计常用模块

2020年11月18日 14:55

1. 信号生成:

a. m序列生成电路:

已知 $f(x)$, 输出m序列伪随机信号: 移位寄存器+反馈



c. 正弦, 余弦载波信号发生电路

2. 串并转换电路

a. 并行转串行

b. 串行转并行

c. 串行传输协议

3. 电平映射电路

4. 时钟分频电路

5. 计数器

6. 幅度调制电路

7. 加法电路

8. 状态机

9. 伪码调制电路:

