طراحی و شبیه سازی مدار آنالوگ سیگنال ECG

امیرحسین زاهدی amirhosseinzahedi1381@gmail.com دانشکده برق دانشگاه صنعتی شریف،

چکیده – سیگنال نوار قلب یا ECG سیگنالی است که به وسیله سه یا چند الکترود به صورت سطحی از فرد ثبت می شود. این سیگنال به صورت خام حاوی محتوای امواج حاصل از ضربان قلب و نویز های زیادی از قبیل نویز برق شهر است. همچنین سیگنال ضبط شده به لحاظ دامنه کوچک است و نیاز به تقویت دارد. در این پروژه سیگنال قلبی که همراه با نویز است تقویت و فیلتر شده به صورتی که سیگنال قلبی تا حد بسیار خوبی نزدیک به ایده آل شود. مراحل بیان شده به روش طراحی مدارات آنالوگ در نرم افزار LTSpice انجام شده و سیگنال آنالوگ رفع نویز شده و تقویت شده تا حد 5 ولت بدست آمده است.

كليد واژه- تقويت كننده، سيگنال، ECG، فيلتر

1- مقدمه

ECG یک روش بسیار رایج برای اندازه گیری سیگنال های الکتریکی است که در قلب رخ می دهد. ایده کلی این روش یافتن مشکلات قلبی، مانند آریتمی، بیماری عروق کرونر، یا حملات قلبی است. اگر بیمار علائمی مانند درد قفسه سینه، مشکل در تنفس یا ضربان قلب ناهموار به نام تپش قلب را تجربه می کند، ممکن است ضروری باشد، اما میتوان برای اطمینان از عملکرد صحیح ضربانسازها و سایر دستگاههای قابل کاشت نیز از آن استفاده کرد. دادههای سازمان بهداشت جهانی نشان می دهد که بیماریهای مرتبط با قلب و عروق بزرگترین علت مرگ و میر در سطح جهان هستند. این بیماری ها سالانه حدود 18 میلیون نفر را می کشند. بنابراین، دستگاه هایی که می توانند این بیماری ها را نظارت یا کشف کنند، بسیار مهم هستند، و به همین دلیل است که ECG ساخته شده است. بسیار مهم هستند، و به همین دلیل است که ECG ساخته شده است. برای بیمار ندارد، و صرفا ممکن است برخی ناراحتی های جزئی هنگام برای بیمار ندارد، و صرفا ممکن است برخی ناراحتی های جزئی هنگام برداشتن الکترودها پیش بیایند.

دستگاه کاملی که در این دستورالعمل مشخص شده است از چندین جزء برای دستکاری سیگنال ECG پر نویز تشکیل شده است تا بتوان نتایج بهینه را به دست آورد. ثبت ECG معمولاً در ولتاژهای پایین انجام می شود، بنابراین این سیگنال ها باید قبل از انجام تجزیه و تحلیل، در این مورد با تقویت کننده ابزار دقیق، تقویت شوند.

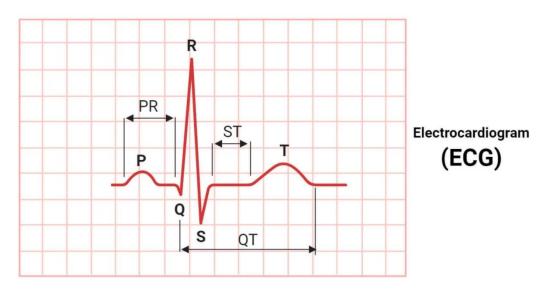
همچنین نویز در ثبت ECG بسیار برجسته است، بنابراین برای تمیز کردن این سیگنال ها باید فیلتراسیون انجام شود. این تداخل می تواند از مکان های مختلفی باشد، بنابراین برای حذف نویزهای خاص باید رویکردهای متفاوتی در نظر گرفته شود. سیگنال های فیزیولوژیکی فقط در یک محدوده معمولی رخ می دهند، بنابراین یک فیلتر باند گذر برای حذف فرکانس های خارج از این محدوده استفاده می شود. نویز رایج در سیگنال ECG تداخل خط برق نامیده می شود که تقریباً در 50 هرتز رخ می دهد و با فیلتر ناچ حذف می شود. این سه جزء به طور همزمان برای تمیز کردن سیگنال ECG کار می کنند و در ETspice و امکان تفسیر و تشخیص آسانتر را فراهم می کنند و در LTspice برای آزمایش اثربخشی آنها مدل سازی می شوند.

چه مدل هایی دارد؟

دستگاه هایی که بتوانند سیگنال قلبی را ثبت کنند گوناگونی زیادی دارند که هر کدام هدف بخصوصی را دنبال می کنند. برخی از دستگاه ها کاربرد آموزشی یا پژوهشی دارند اما بسیاری دیگر کاربرد پزشکی درمانی دارند. در ابعاد متفاوتی نیز موجود هستند، برای مثال تعدادی از این دستگاه ها به صورت مچ بند بسته می شوند و نوار قلب را اندازه می گیرند. بعضی دستگاه های نیز بزرگ و گسترده هستند به طوری که 12 الکترود دارند که بر روی مچ ها، پا و قفسه سینه قرار داده می شوند.

از نمونه های تجاری ECG می توان به محصولات زیر اشاره کرد:

- GE MAC -
- Schiller CARDIOVIT -
- Welch Allyn CP 150 ECG -
 - Mindrey BeneHeart -



شكل 1: يك سيكل از سيگنال ECG ايده آل

چیزی که قرار است در ادامه معرفی شود، فرایند طراحی و شبیه سازی است بطوری که ورودی، سیگنال نوار قلب نویزی شخصی می باشد و خروجی سیگنال نویز گیری شده و تقویت شده قلبی اوست. در ابتدا سیگنال پیش تقویت می شود. این سیگنال (که در حدود 1 میلی ولت دامنه دارد)، ابتدا به یک پیش تقویت کننده که سطح آن را به حدود منفی 1 تا مثبت 1ولت می رساند.

سپس سیگنال از فیلتر بالاگذر و پایین گذر (یا همان یک فیلتر میان گذر) عبور می کند و رفع نویز می شود. همچنین از فیلتر ناچ برای رفع نویز برق شهر نیز عبور می کند.

سپس از یک تقویت کننده که سطح سیگنال را به 0 تا 5 ولت برساند، عبور می دهیم.

نحوه ی ارایه اطلاعات هم به این صورت است که در ادامه ابتدا درباره مشخصات سیگنال های خروجی نوار قلب، بلوک های مورد نیاز طراحی مدار آنالوگ و روش های طراحی صحبت می شود، سپس با شبیه سازی مدار در نرم افزار LTSpice صورت مبسوط ارائه می شوند.

مشخصات مورد نیاز مدار آنالوگ:

یا چند ده میکرو ولت ثبت می شود.

در این مدارات از آپ امپ های op707، مقاومت های متنوع و تعدادی خازن استفاده شده است. همچنین منبع ولتاژی نیز به عنوان ورودی قرار داده شده است. این مدارات آنالوگ برای فیلتراسون و تقویت کنندگی طراحی شده اند.

البته این میزان دامنه با توجه به محل قرار گیری الکترود و فرد

علاوه بر بحث دامنه می دانیم که نویز های رادیویی، برق شهر و

خاص تغییر می کند اما به هر صورت این سیگنال در حد میلی ولت

حتی حرکت دادن اعضای بدن توسط فرد مورد آزمایش می توانند بر روی سیگنال اثر گذار باشند. حتی تنفس نیز می تواند عاملی برای

افزودن نویز بر روی سیگنال قلبی باشد. به همین دلیل نویز خام ضبط

شده حاوی مقادیر زیادی نویز با توان بالا است. با توجه به حداکثر

فرکانس ضربان قلب در حالت ورزش که در حدود 180 هرتز است،

می توان گفت که سیگنال های با فرکانس بالا تر نویز هستند.

معرفی روش های رایج در طراحی و ساخت موارد مشابه با توجه به مراجع معتبر:

ایجاد یک ابزار ECG (الکتروکاردیوگرام) یک کار پیچیده است که شامل طراحی الکترونیکی، پردازش سیگنال و ملاحظات ایمنی است. اگر در طراحی وسایل الکترونیکی و پزشکی تجربه ندارید، بسیار مهم است که توجه داشته باشید که ایجاد یک دستگاه ECG قابل اعتماد و دقیق نیاز به تخصص و رعایت استانداردهای نظارتی برای اطمینان از ایمنی و دقت دارد. مراحل کلی زیر یک نمای کلی ارائه

2- پیش زمینهی طرح

اطلاعات و مشخصات اندازه گیری توسط نرم افزار LTspice پس از شبیه سازی در نمودار های زمانی ولتاژ و سیگنال های مدار قابل دسترسی می باشد. همچنین در ادامه در قسمت مشخصات سیگنال موارد مربوط به اندازه گیری نیز بطور تفصیلی بیان شده است.

سیگنال نوار قلبی سیگنالی است که به صورت سطحی از پوست بدن دریافت می شود و بدلیل وجود هادی حجمی و دور بودن از منبع تولید، دامنه ای ضعیف در حدود 1 میلی ولت یا حتی کمتر دارد.

می دهد، اما هنگام کار بر روی هر پروژه تجهیزات پزشکی، مشورت با متخصصان و رعایت دستورالعمل های نظارتی ضروری است:

1. تحقیق و درک ECG:

- درک کاملی از نحوه کار ECG، آناتومی سیگنال ECG و اصول فیزیولوژیکی پشت آن به دست آورید.
- الزامات و استانداردهای نظارتی را برای دستگاه های پزشکی در منطقه خود تحقیق کنید (به عنوان مثال، مقررات FDA در ایالات متحده یا مقررات وزارت بهداشت و درمان در ایران).

2. تعريف الزامات:

- هدف و مشخصات گجت ECG خود را به وضوح مشخص کنید. تعداد سرنخها، نرخ نمونهبرداری، وضوح و هر ویژگی اضافی که میخواهید شامل شود را تعیین کنید.

3. ملاحظات ايمنى:

- نگرانی های ایمنی را شناسایی و برطرف کنید. دستگاه های ECG شامل قرار گرفتن در معرض سیگنال های الکتریکی هستند و اقدامات ایمنی باید برای محافظت از کاربران در برابر آسیب اعمال شود.

4. انتخاب جزء:

- اجزای مناسب از جمله حسگرها، تقویت کننده ها، فیلترها و میکروکنترلرها را انتخاب کنید که نیازهای ابزار ECG شما را برآورده کند.

طراحی شماتیک:

- یک نمودار شماتیک دقیق ایجاد کنید که ارتباط بین اجزا را نشان می دهد. این به عنوان طرح اولیه برای دستگاه شما عمل می کند.

6. طراحي PCB:

- طراحی صفحه مدار چاپی (PCB) بر اساس شماتیک. برای بهینهسازی یکپارچگی سیگنال، از فاصلهگذاری مناسب، مسیریابی ردیابی، و قرارگیری اجزا اطمینان حاصل کنید.

7. تهویه سیگنال:

بیاده سازی مدارهای تهویه سیگنال برای تقویت و فیلتر کردن سیگنال ECG. این ممکن است شامل تقویت کنندههای ابزار دقیق، فیلترها و مبدلهای آنالوگ به دیجیتال (ADC) باشد.

8. ادغام میکروکنترلر:

- یک میکروکنترلر برای پردازش سیگنال، ذخیره سازی داده ها و عملکردهای رابط کاربری یکپارچه کنید. میکروکنترلرهای رایج برای این منظور شامل میکروکنترلرهایی از خانواده آردوینو یا STM32

9. طراحي منبع تغذيه:

- طراحی مدار منبع تغذیه مطمئن برای تامین برق لازم برای قطعات. گزینه های باتری را برای قابل حمل بودن در نظر بگیرید.

10. انتقال/ذخيره اطلاعات:

- تصمیم بگیرید که داده های ECG چگونه منتقل یا ذخیره شوند. این ممکن است شامل ترکیب بلوتوث برای انتقال داده های بی سیم یا ذخیره سازی داخلی با کارت حافظه باشد.

11. رابط كاربرى:

- پیاده سازی رابط کاربری برای کنترل دستگاه و نمایش داده های ECG. این ممکن است شامل نمایشگر، دکمه ها و نشانگرها

12. تست و كاليبراسيون:

- دستگاه را به شدت تست کنید تا از دقت و قابلیت اطمینان آن اطمینان حاصل کنید. سیستم را برای در نظر گرفتن تغییرات اجزا و شرایط محیطی کالیبره کنید.

13. انطباق و صدور گواهینامه:

- مطمئن شوید که دستگاه شما با مقررات مربوط به تجهیزات پزشکی مطابقت دارد. به دنبال صدور گواهینامه از نهادهای نظارتی مناسب باشید.

14. مستندات:

- طراحی، عملکرد، و روشهای آزمایش را برای مرجع آینده و ارسالهای قانونی احتمالی مستند کنید.

15. ملاحظات اخلاقي:

- پیامدهای اخلاقی، از جمله حریم خصوصی و امنیت داده ها را در نظر بگیرید، به خصوص اگر ابزار ECG شما شامل انتقال یا ذخیره داده باشد.

مهم است که توجه داشته باشید که توسعه یک دستگاه پزشکی، حتی یک دستگاه به ظاهر ساده مانند یک ابزار ECG، مستلزم مسئولیت قابل توجهی است. همکاری با متخصصان در طراحی تجهیزات پزشکی، امور نظارتی و مهندسی الکترونیک به شدت توصیه می شود. علاوه بر این، رعایت مقررات محلی و بین المللی برای اطمینان از ایمنی و اثربخشی دستگاه الزامی است.

روش تولید دستگاهی که بتواند نوار قلبی را ثبت و پردازش کند به جهت حساسیت های مربوط به سلامت افراد نیاز است که مراحل ذکر شده را طی کند.

3- روش طراحی و شبیه سازی

طراحی و ساخت پیش پردازشگر سیگنال ECG حاوی مراحل مختلف و متنوعی است که می تواند به طرق مختلفی انجام شود. برای مثال می توان با استفاده از مدار آنالوگ سیگنال ورودی را دریافت کرد، مراحل پردازشی را به صورت آنالوگ بر روی سیگنال اعمال کرد و خروجی مناسب که نوار قلبی فرد باشد را دریافت کرد یا با استفاده از تبدیل سیگنال آنالوگ به دیجیتال، پردازش های دیجیتالی بر روی سیگنال انجام داد و در نهایت مانند مدار آنالوگ خروجی را به صورت نوار قلبی نمونه برداری شده مورد پردازش قرار داد. البته می توان از هر دو روش به صورت همزمان نیز استفاده کرد، ابتدا پردازش به صورت آنالوگ انجام شود سپس این سیگنال ها به صورت دیجیتال در می آیند و توسط میکروکنترلر ها یا میکروپروسسور ها، عملیات در می آیند و توسط میکروکنترلر ها یا میکروپروسسور ها، عملیات مطلوب حاصل شود.

همانطور که در بخش های قبل نیز گفته شد پروژه، ساخت مدار آنالوگ ثبت سیگنال ECG است.

است و توقع می رود که توسط مدار آنالوگ پیاده سازی شده در ابتدا مدارات مورد نیاز، بلوک دیاگرام، محاسبات و شبیه سازی ها بیان می شوند و سپس روش دوم، به صورت مفصل بیان می شود. طراحی و پردازش سیگنال ECG به وسیله مدارات آنالوگ:

در این بخش مراحل مختلفی وجود دارند که به صورت بلوک دیاگرام در ادامه نیز نمایش داده می شوند. این مراحل عبارت اند از شبیه سازی سیگنال ورودی اندازه گیری شده ، طراحی تقویت کننده های مناسب به جهت تقویت سیگنال خام با دامنه ولتاژ پایین، طراحی فیلتر باند بالا و پایین به جهت فیلتر کردن سیگنال نویز و در نهایت تقویت تا حد استاندارد 5 ولت.

نرم افزار مورد استفاده:

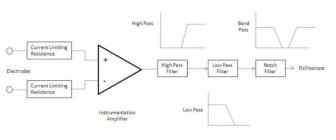
در این بخش از نرم افزار طراحی مدارات آنالوگ قدرت از استفاده شده است. این نرم افزار نسخه ای رایگان و پر قدرت از مجموعه نرم افزار های طراحی و شبیه سازی SPICE است که کاربری ساده تری نسبت به نسخه های دیگر دارد و می توان با استفاده از آن مدارات آنالوگ را طراحی و در حوه های فرکانسی و زمانی شبیه سازی کرد. این شبیه سازی ها شامل انواع نمودار های زمانی و فرکانسی با حالت های مختلف مانند DC Sweep ، AC Sweep ، Transient و ستند.

به دلیل حجم اندک، نصب راحت و کاربری راحت تر این نرم افزار نسبت به نسخه های دیگرش از LTSpice استفاده شده است. البته نرم افزار Proteus نیز می توانست انتخاب مناسبی برای طراحی

مدار باشد که در این بخش ترجیح بر این داده شد که از آن استفاده نشود.

بلوک دیاگرام مدار:

هر قسمت از بلوک دیاگرام به صورت جدا گانه چه در طراحی و محسبات و چه در شبیه سازی بررسی و توضیح داده می شوند.

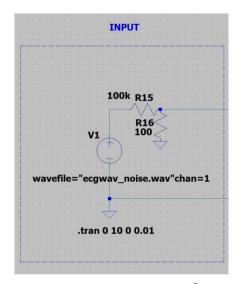


شكل 2: بلوك دياگرام مدار آنالوگ

طراحی مدار و محاسبات:

سیگنال شبیه سازی شده:

سیگنال شبیه سازی شده قلبی که مورد استفاده قرار گرفته است نوعی سیگنال قلبی با نویز بالا است که از اینترنت دانلود شده است. این سیگنال که wav. است به یک منبع ولتاژ به عنوان ورودی داده می شود و این منبع سیگنال را در نرم افزار نشان می دهد.

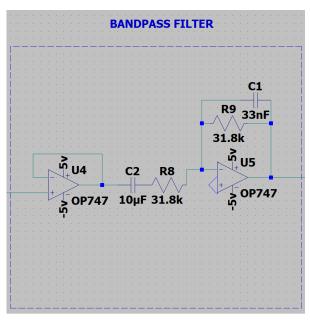


شکل 3: سیگنال ورودی دانلود شده به صورت wav.

مدار پیش تقویت کننده:

همانطور که بیان شد، دامنه سیگنال ورودی در حدود 100 میکرو الی 1 میلی ولت است، برای پردازش بهتر و سپس گذر سیگنال از فیلتر از تقویت کننده ای استفاده کردیم تا دامنه ورودی را به 1 ولت مثبت و منفی برساند.

مدار طراحی شده به شکل زیر است:

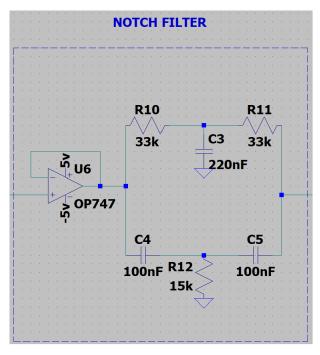


شكل 5: بلوك مدار فيلتر ميانگذر

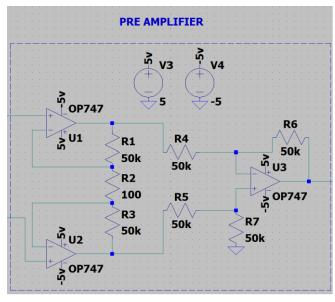
: Bandpass فيلتر

فیلتر برق شهر نیز به عنوان عمده ترین نویز موجود در سیگنال باید حذف گردد که این اتفاق توسط فیلتر ناچ 50 هرتز اتفاق می افتد.

مدار فیلتر به شکل زیر است.



شكل 6: بلوك مدار فيلتر ميان نگذر 50 هرتز



شكل 4: بلوك مدار تقويت كننده پيشين

تقویت کننده مشاهده شده از نوع instrumentation است که نوعی تقویت کننده تفاضلی است.

بهره این تقویت کننده با استفاده از مدار بالا در حدود تقسیم 100 کیلو بر 100 بدست می آید که بهره 1000 را به ما می دهد.

: Bandpass فيلتر

همانطور که در بخش های قبل نیز گفته شد، یک فرد در حالت ورزش هم حتی بیش از 180 بار در دقیقه نمی تواند ضربان قلب داشته باشد و در حالت های اندکی بالاتر از آن ممکن است، پس می توانیم فرض کنیم که فرکانس های بالاتر حاوی سیگنال ضربان قلب نیستند و نویزی هستند. البته در این طراحی فرکانس قطع بخش لوپس، 150 هرتز در نظر گرفته شده است. همچنین برای دوری از DC در سیگنال و حتی نویز حاوی تنفس، لازم است که سیگنال های پایین تر از 0.5 هرتز نیز عبور داده نشوند. اینگونه بند پس 0.5 الی 200 هرتز تولید می گردد. فرکانس قطع از رابطه زیر بدست می آید:

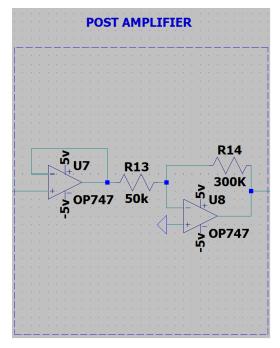
$$\frac{1}{2\pi RC}$$

همانطور که بیان شد عبارت بالا باید برابر 200 و 0.5 شود، به همین دلیل مقاومت ها و خازن های متناظر انتخاب شده اند. مدار فیلتر به شکل زیر است:

تقویت کننده نهایی:

این تقویت کننده همانند تقویت کننده قبلی است ولی هدف آن این است که سیگنال تضعیف شده در فیلتر را به دامنه مثبت و منقی 5 ولت برساند تا در بخش بعدی سیگنال را بتوان وارد ADC کرد. و آن را به حوزه دیجیتال برد.

همانطور که مشاهده می شود بهره تقویتی در حدود 6 است. مدار به شکل زیر است:

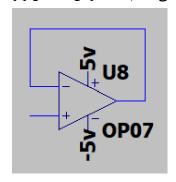


شكل 7: بلوك مدار تقويت كننده پسين

مدار تجميع شده:

در نهایت بلوک هایی که هر کدام به صورت جداگانه توضیح داده شدند با یک دیگر مدار بزرگی را تشکیل می دهند که سیگنال آنالوگ نویزی ECG را دریافت می کند و تعداد گام برداشته شده را به صورت باینری در خروجی اعلام می کند.

همچنین به جهت آنکه هر طبقه و بلوک بر روی طبقه یا بلوک قبلی یا بعدی خود اثری نداشته باشد، از متصل کننده بافر بین هر کدام استفاده می کنیم که مدار آن به شکل زیر است:



شكل 8: بلوك مدار بافر

در تمام بخش ها از آپ امپ OP707 که آپ امپی رایج و ارزان است استفاده شده است که برای استفاده که کابری ساده ای دارد مناسب است.

مدار تجیمیع شده در صفحه نهایی قرار داده شده است.

در این مدار در ابتدا سیگنال دانلود شده همراه با نویز به ورودی داده می شود، ابتدا دامنه سیگنال تا حدود 1000 برابر افزایش می یابد سپس توسط فیلتر باند میانی آفست دی سی آن حذف و از فیلتر پایین گذر با فرکانس قطع 150 هرتز نیز می گذر تا اثر نویز و فرکانس های مزاحم کمتر شوند. پس از آن فیلتر ناچ نیز اعمال می شود تا نویز برق شهر به حداقل برسد. در نهایت مجددا تقویتی با بهره 6 به جهت جبران افت فیلتر و تنظیم دامنه 5 ولت انجام می شود. سیگنال تمیز شده به عنوان خروجی به دست می آید.

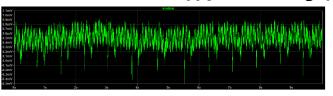
4- نتایج شبیه سازی

در بخش شبیه سازی در ابتدا همانند بخش قبلی به صورت بلوکی با توجه به بلوک دیاگرام پیش می رویم و هر بلوک را به صورت جداگانه بررسی می کنیم که عملکرد آن در شبیه سازی چگونه است. سپس مدار تجمیعی را نیز شبیه سازی و بررسی می کنیم.

سیگنال شبیه سازی شده:

با استفاده از حالت Transirnt در نرم افزار LTSpice می توانی بازه زمانی ای را تعریف کنیم، سیگنال زمانی را اعمال و خروجی را مشاهده کنیم. در تمام نمودار های این بخش به جز پاسخ فرکانسی فیلتر ها، از این حالت استفاده شده است.

سیگنال دانلود شده که همراه با نویز شده است تا به سیگنال واقعی شبیه باشد. به شکل زیر است:

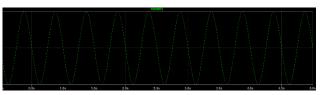


شكل 9: سيگنال ورودي

نویزی بودن سیگنال و ضربان قلب مشخص هستند.

مدار پیش تقویت کننده:

به عنوان ورودی به این بلوک سیگنال سینوسی با فرکانس 5 هرتز و با دامنه 1 میلی ولت داده می شود. خروجی سیگنالی با همان فرکانس و دامنه 1 ولت است. همانطور که انتظار می رفت بهره برابر 1000 است.



شكل 10: نمودار خروجي پيش تقويت كننده

فيلتر Bandpass:

در این بخش نموداری که کشیده می شود نمودار Bode نام دارد که در هردو راستای افقی و عمودی به صورت لگاریتمی درجه بندی می شود. با استفاده از این نمودار می توان میزان افت سیگنال ورودی را به ازای فرکانس های مختلف مشاهده کرد و فرکانس قطع فیلتر که همان فرکانس 3dB- است را یافت. فرکانس قطع فرکانسی است که در آن توان نصف و دامنه تقسیم بر رادیکال 2 می شود.

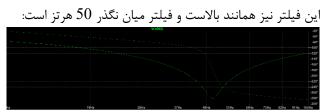
فیلتر پایین گذر طراحی شده حاوی فرکانس قطع 200 هرتز و Bode مرتز است، پس در نمودار Bode نیز باید شاهد افت دامنه در این فرکانس باشیم. به خوبی در نمودار زیر افت مشخص است.



شكل 11: فيلتر ميانگذر

این نمودار پاسخ فرکانسی فیلتر را مشخص می کند. خط سبز پر رنگ نشان دهنده پر رنگ نشان دهنده زاویه پاسخ فرکانسی و خط کم رنگ نشان دهنده زاویه پاسخ فرکانسی است.

فيلتر Notch:

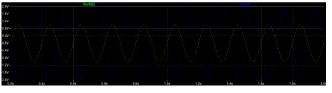


شكل 12: فيلتر ميان نگذر

تقویت کنندہ نھایے:

در این بخش نیز همانند تقویت کننده قبلی سینوسی با دامنه 1 ولت و فرکانس 5 هرتز به ورودی داده می شود، در خروجی سیگنال با دامنه حدودی 6 ولت و همان فرکانس 5 هرتز دریافت می شود که

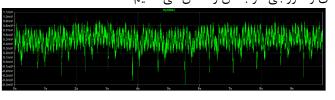
طبق توقع بهره 6 طراحي شده است.



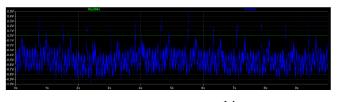
شكل 10: نمودار خروجي پس تقويت كننده

مدار تجميع شده:

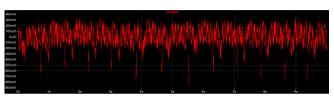
مدار تجمیع شده همان اتصال بلوک های نشان داده شده به یکدیگر است. برای آنکه بتوانیم به خوبی پردازش هایی که بر روی سیگنال ورودی انجام می شود را ببینیم، به ترتیب سیگنال های ورودی و خروجی هر بخش را نشان می دهیم:



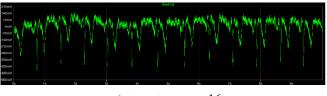
شكل 13: سيگنال ورودى



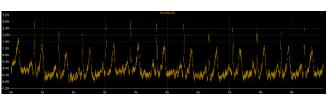
شكل 14: خروجى تقويت كننده پيشين



شكل 15: خروجي فيلتر ميانگذر



شكل 16: خروجي فيلتر ميان نگذر



شكل 17: خروجي نهايي

مراجع

- [1] ECG sources for PSPICE, LTSPICE, TINA, Multisim glenzac
- [2] ECG Signal Modeling in LTspice: 7 Steps Instructables
- [3] lab 6 (cornell.edu)
- [4] Electrocardiogram-ECG.jpeg (1205×631) (microbenotes.com)
- [5] ECG Front-End Design is Simplified with MicroConverter® | Analog Devices
- [6] <u>Electrocardiogram</u> (ECG) circuit diagram for oscilloscopes (picotech.com)
- [7] Electrocardiography Circuit Design (msu.edu)

نتایج شبیه سازی و طراحی در نرم افزار به طور کامل توضیح داده شده و به نمایش درآمدند. طبق انتظار از یک سیگنال نویزی توانستیم سیگنال تا حد خوبی رفع نویز شده و تقویت شده ECG را نشان دهیم.

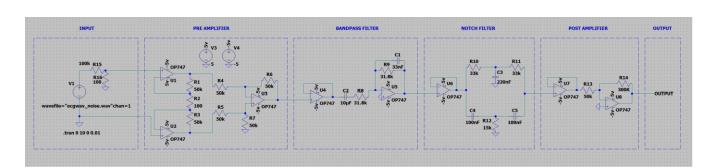
عملكرد مدار در تشخيص وضعيت غير عادى:

به طور کلی وضعیت های غیر عادی در گام شماری می توانند چند نوع باشند. اولین نوع به دلیل وجود انواع نویز به خصوص نویز سفید می تواند اتفاق بیفتد. راهکاری که برای حذف نویز انجام شده است فیلتر کردن فرکانس های بالاتر از 200 هرتز و فرکانس 50 هرتز برای DC است. همچنین فرکانس 50 هرتز برق شهر نیز فیلتر شده است.

5- جمعبندی اجمالی

توانایی قلب برای پمپاژ تابعی از سیگنال های الکتریکی است. پزشکان می توانند این سیگنال ها را در نوار قلب برای تشخیص مشکلات مختلف قلبی بخوانند. قبل از اینکه سیگنال به درستی توسط پزشک آماده شود، باید به درستی فیلتر و تقویت شود. در این پروژه، نحوه طراحی مداری برای جداسازی سیگنالهای ECG با شکستن این مدار به چهار بخش ساده تقسیم میشود: یک تقویت کننده ابزار دقیق، یک فیلتر باند گذر، یک فیلتر ناچ و یک تقویت کننده نهایی.

نقاط قوت زیادی در طول پروژه وجود داشتند. توانستیم سیگنال نویزی نزدیک به حقیقی را به وسیله LTSpice پردازش کنیم و خروجی بدست آوریم. همچنین با استفاده از فیلتر میانگذر و ناچ توانستیم اثر نویز برق شهر و نویز های با فرکانس های بزرگتر از 200 هرتز را تا حد بسیار مطلوبی در مدارات آنالوگ رفع کنیم.



شكل 18: مدار تجميع شده نهايي