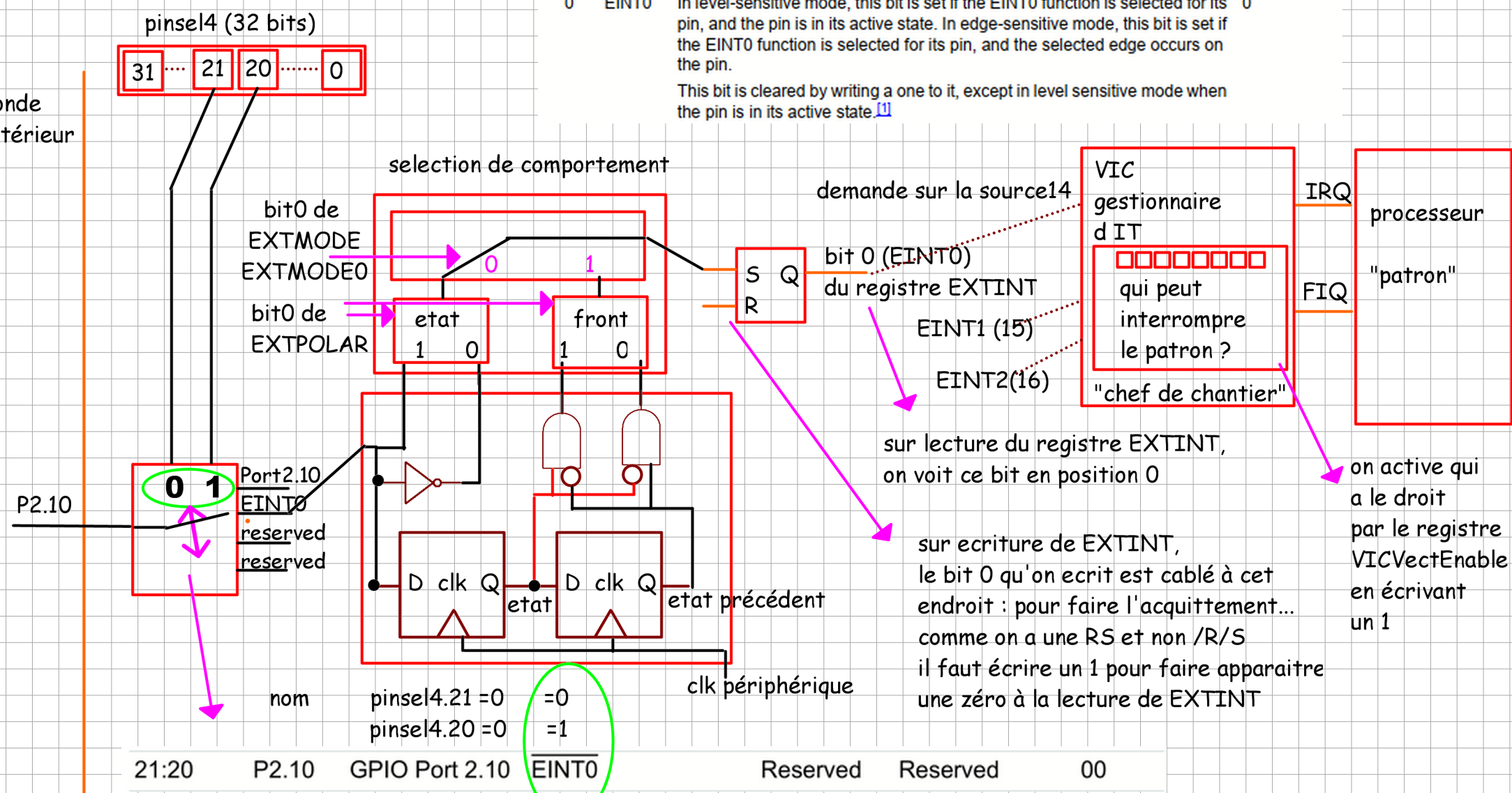


on écrit EXTINT=1;  
on relit EXTINT ...  
son bit 0 (EXTINT.0)  
est passé à zéro

Table 19. External Interrupt Flag register (EXTINT - address 0xE01F C140) bit description

Bit	Symbol	Description	Reset value
0	EINT0	In level-sensitive mode, this bit is set if the EINT0 function is selected for its pin, and the pin is in its active state. In edge-sensitive mode, this bit is set if the EINT0 function is selected for its pin, and the selected edge occurs on the pin.  This bit is cleared by writing a one to it, except in level sensitive mode when the pin is in its active state. <sup>[1]</sup>	0


monde extérieur



lire EINT0 dans EXTINT est lire une mémorisation d'évènement sur P2.10


## test de comprehension de l'effet de la presence d'une RS dans chaque bit de EXTINT

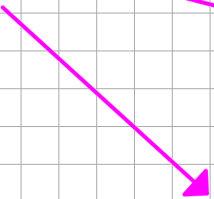
que fait `EXTINT |= 1 ;` ?

est ce la meme chose que d'ecrire `EXTINT=1` ?  efface le bit 0 de EXTINT (EINT0) mais pas EINT1 EINT2 EINT3

la premiere ecriture revient à faire

`EXTINT=EXTINT | 1 ;`

 lecture de EXTINT (on recupere des uns pour tous les flags levés  
on fait un ou avec 1 rajoute une demande d'effacement du bit0

 l'ecriture efface alors tous les bits levés !!!!!

`EXTINT=EXTINT | 1 ;` equivaut à :

`PROV = EXTINT ;`

`PROV = PROV | 1 ;` // prov est un registre du processeur

`EXTINT=PROV ;` //acquittement de tous les bits levés de PROV