СОЗДАНИЕ КОМПОНЕНТА (IP)

Проектирование цифровой техники с применением ПЛИС и аппаратного языка разработки System Verilog

Н. Г. Зайцев

Кандидат технических наук, преподаватель кафедры КИПР ТУСУР, начальник сектора цифровой электроники ООО «ЛЭМЗ-Т»

М. В. Кулешов

Ведущий инженер-электроник ООО «ЛЭМЗ-Т»

Я. В. Непомнящих

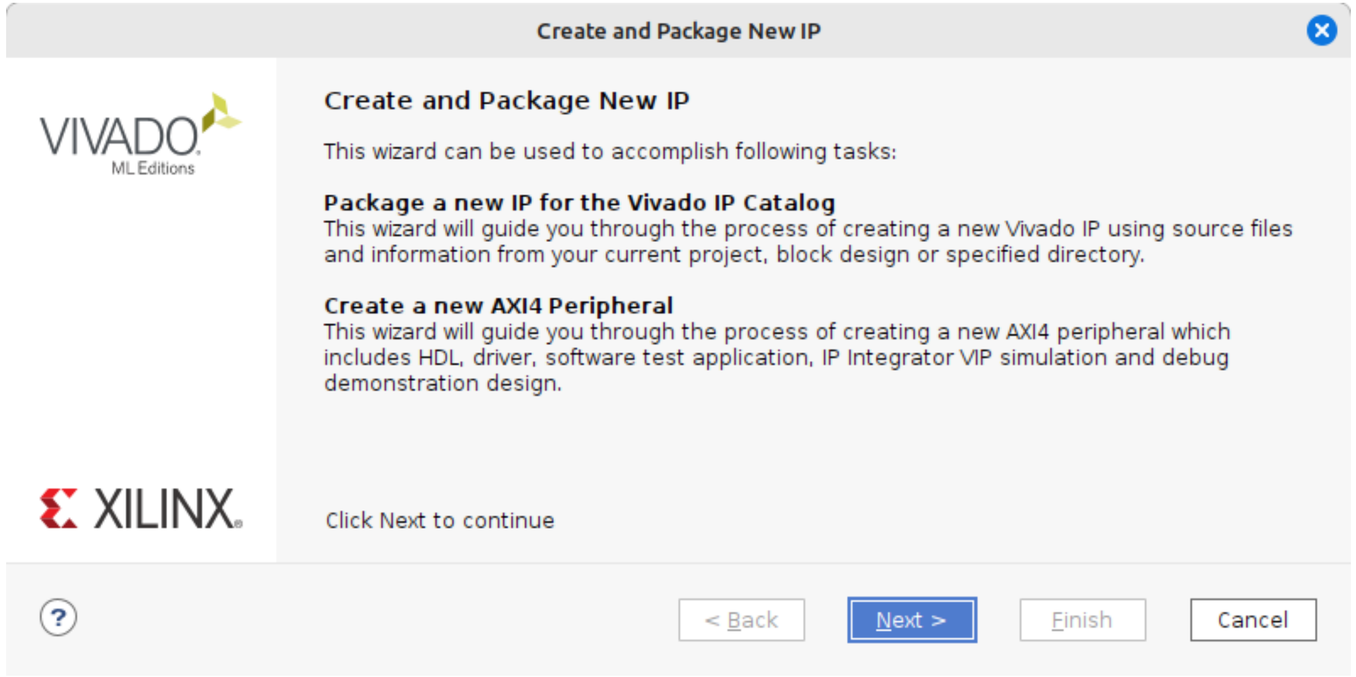
Ведущий инженер-программист ООО «ЛЭМЗ-Т»

Пример

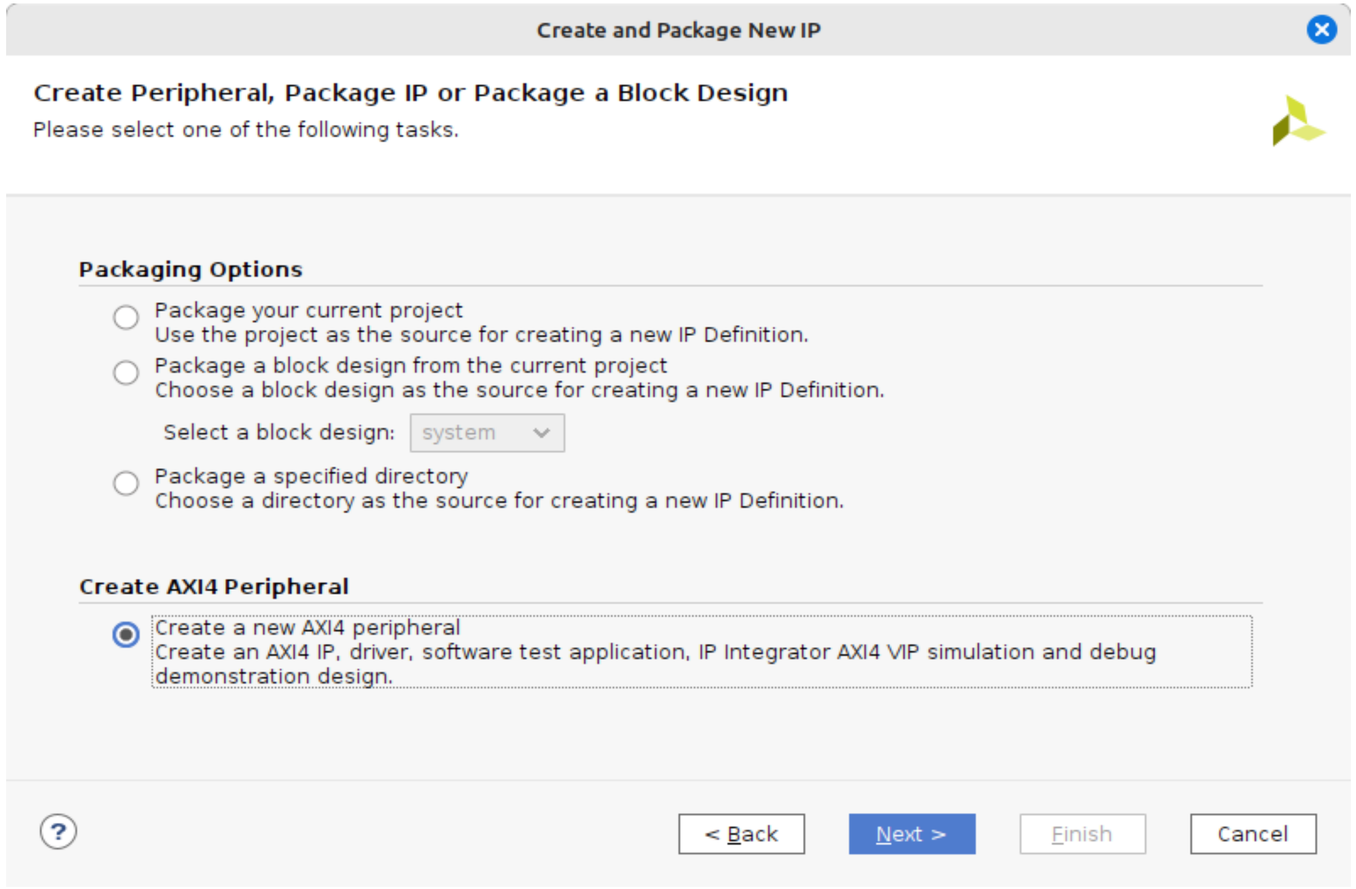
IP – Intellectual Property

https://digilent.com/reference/learn/programmable-logic/tutorials/zybo-creating-custom-ip-cores/start

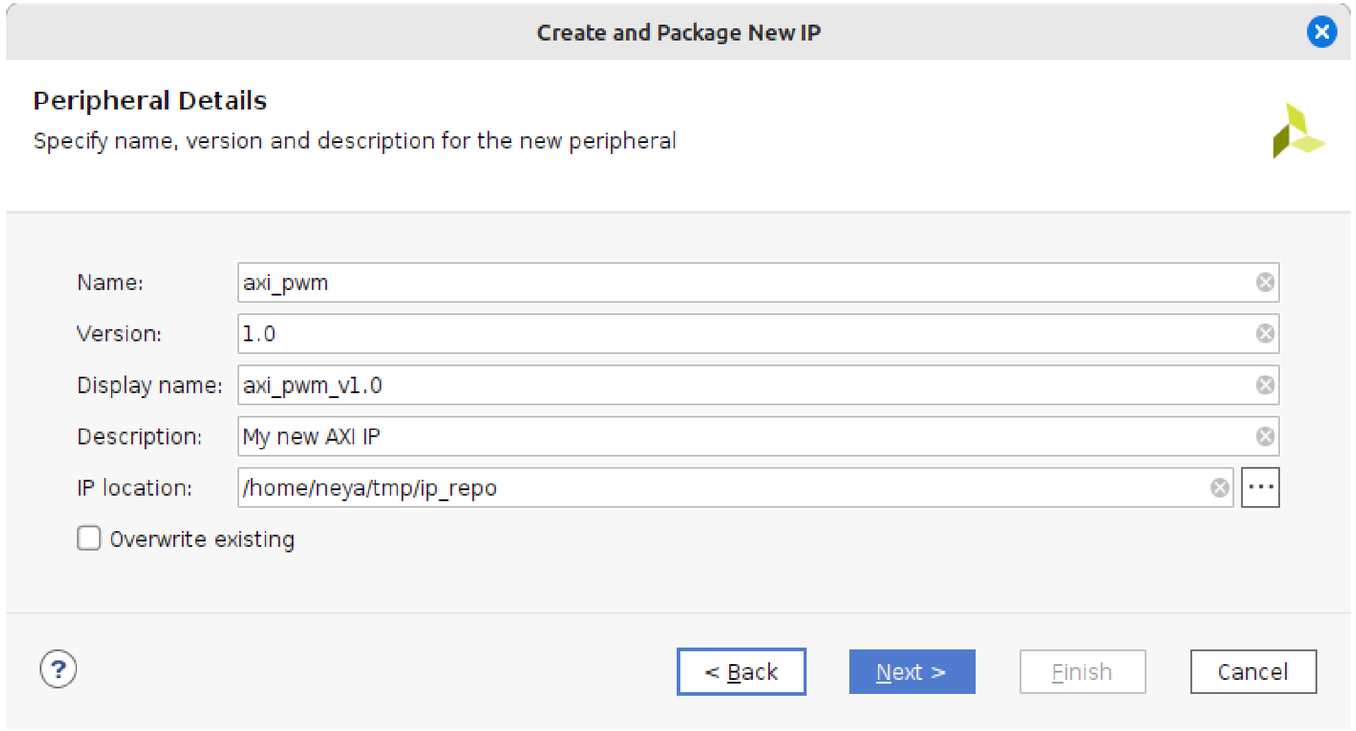
Создание компонента (IP)



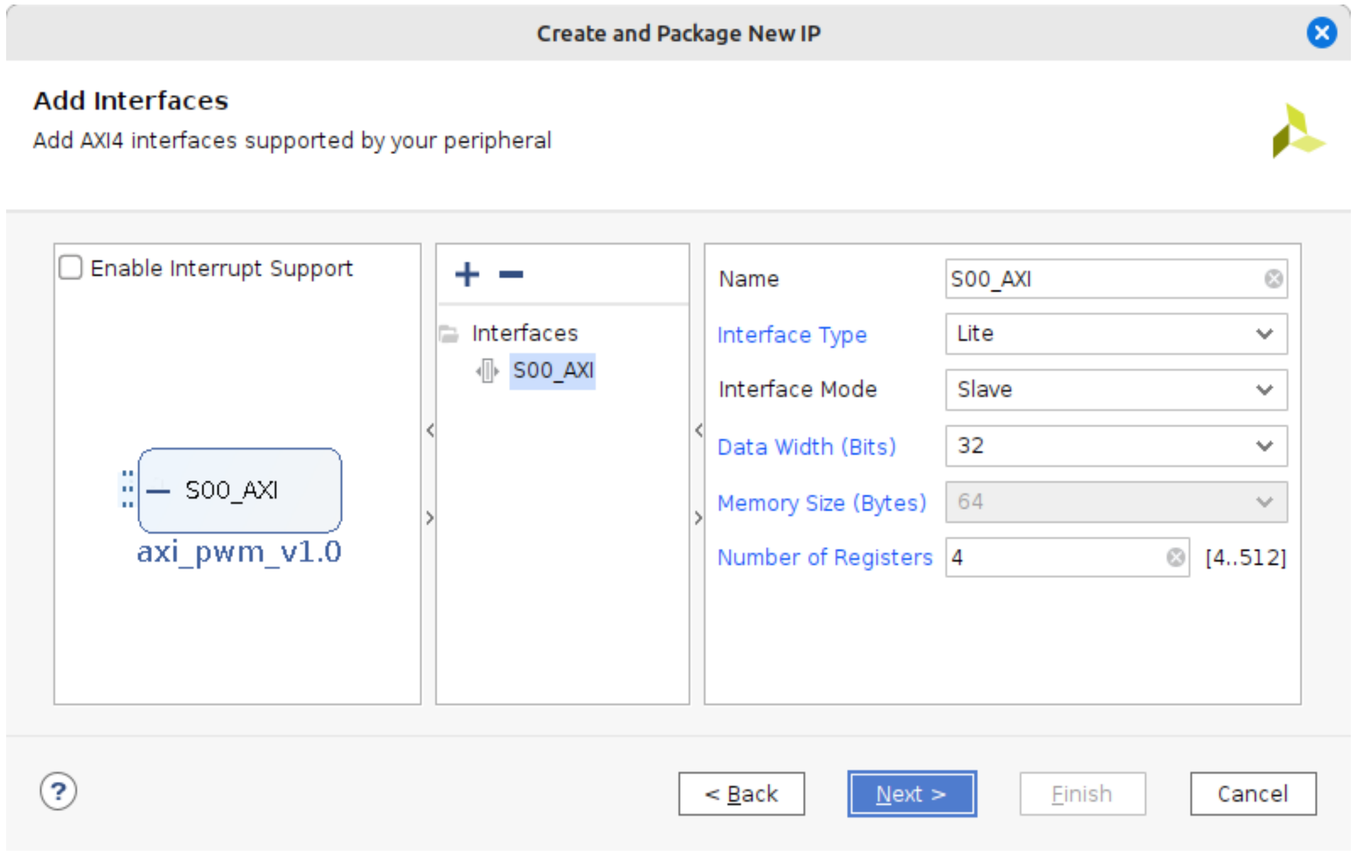
Создание компонента (IP)



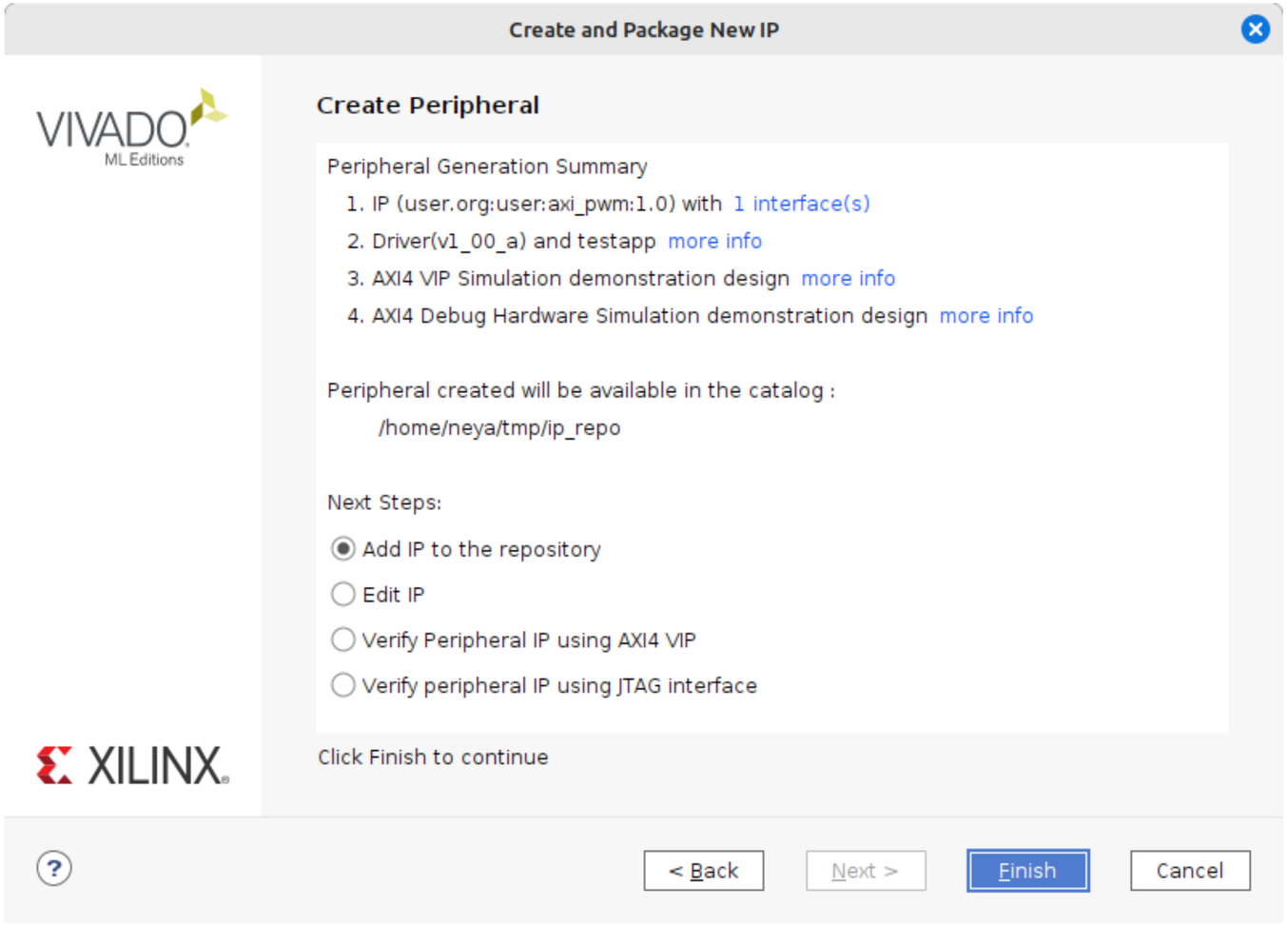
Создание компонента (IP)



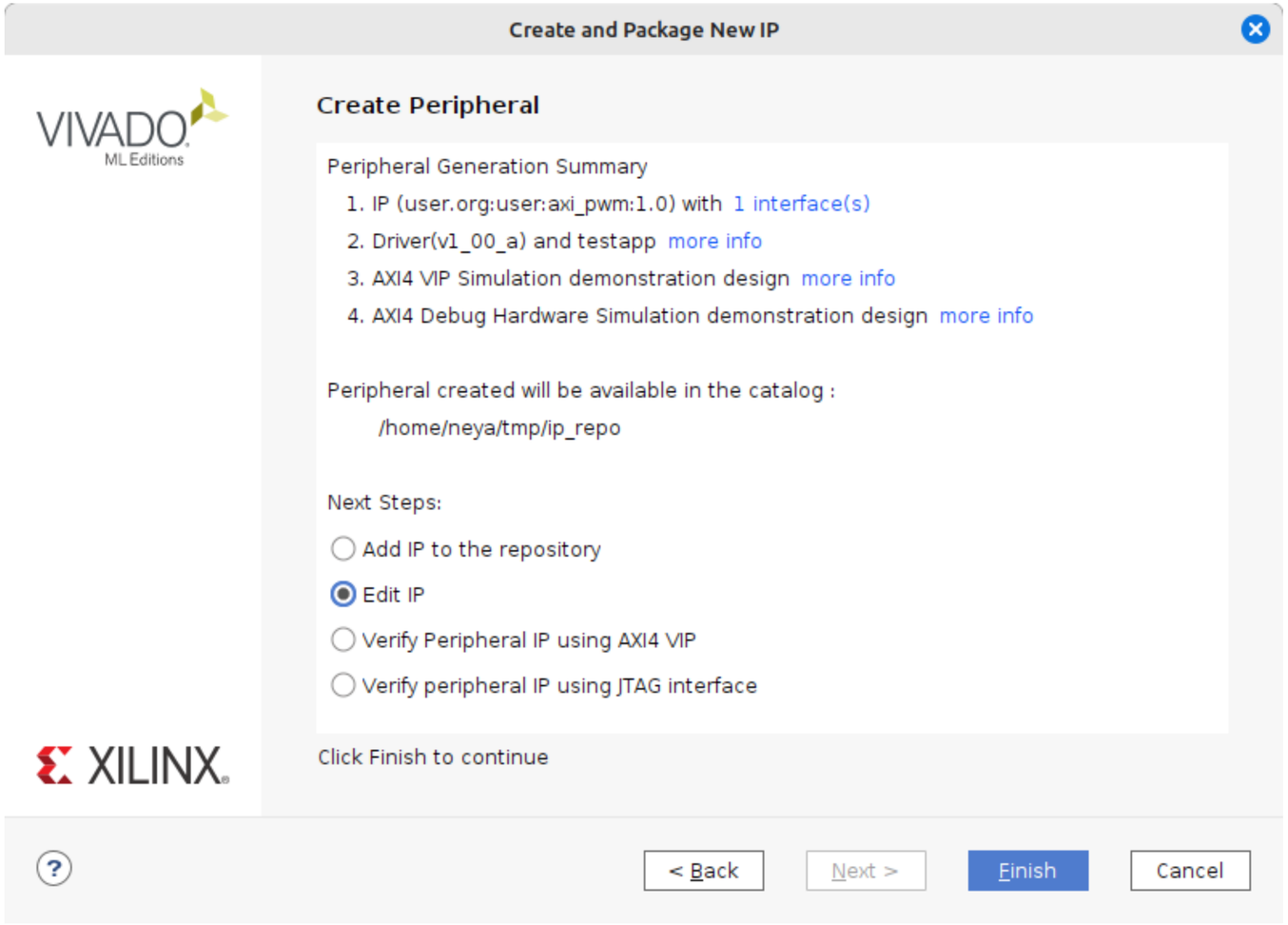
Создание компонента (IP)



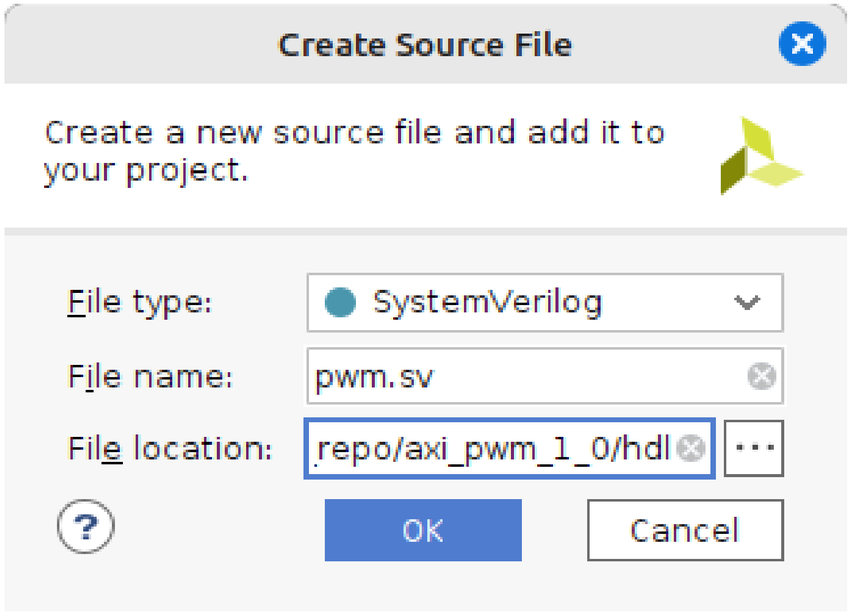
Создание компонента (IP)



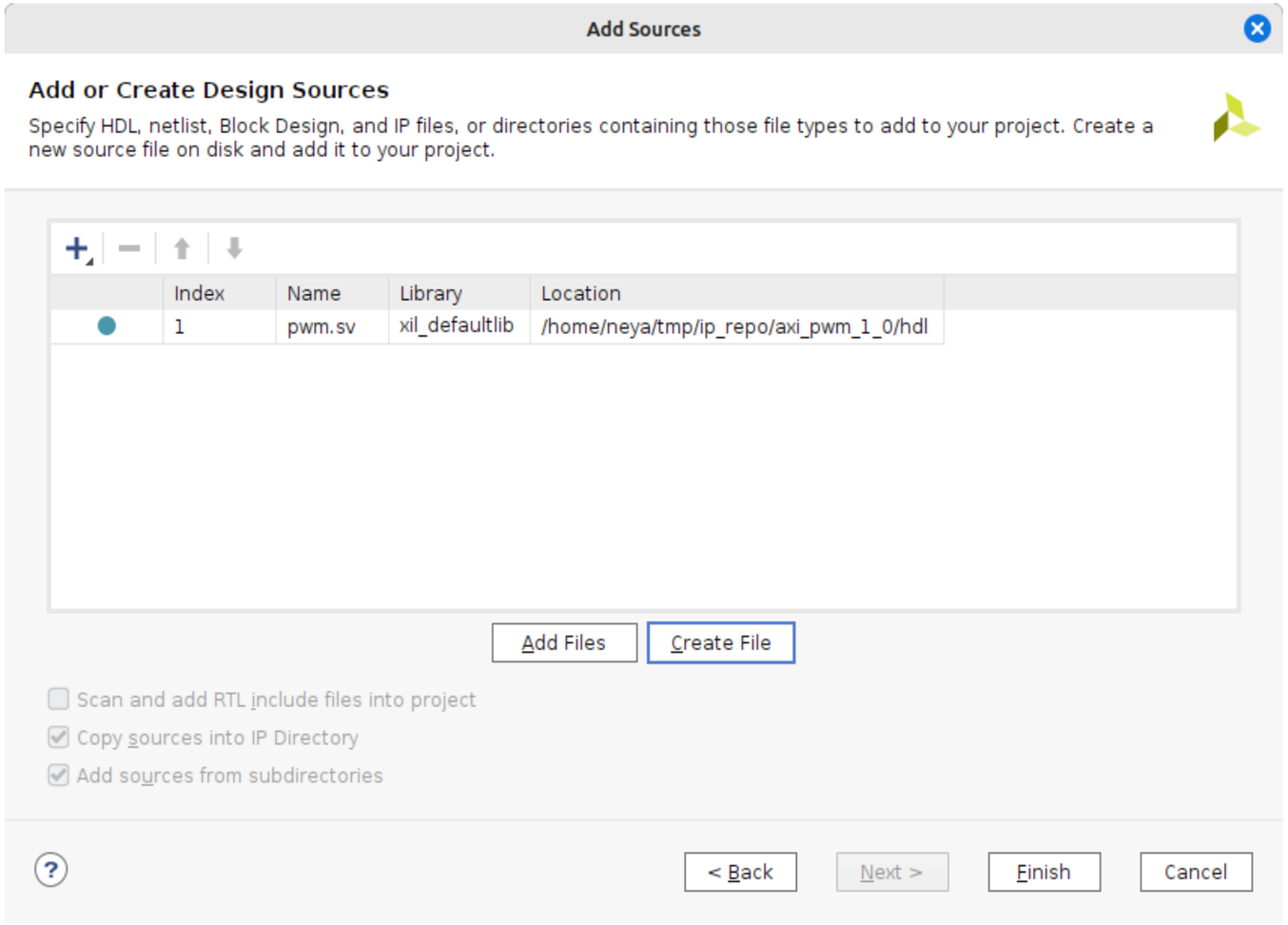
Создание компонента (IP)



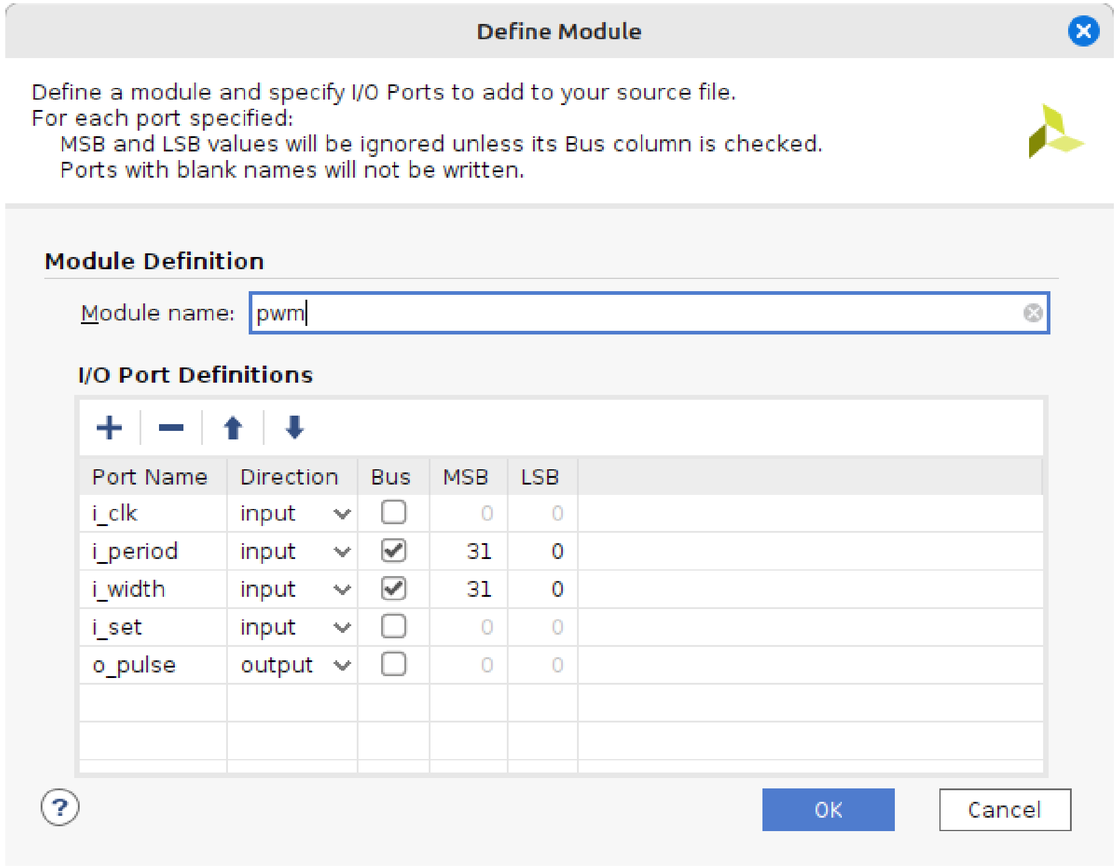
Создание компонента (IP)



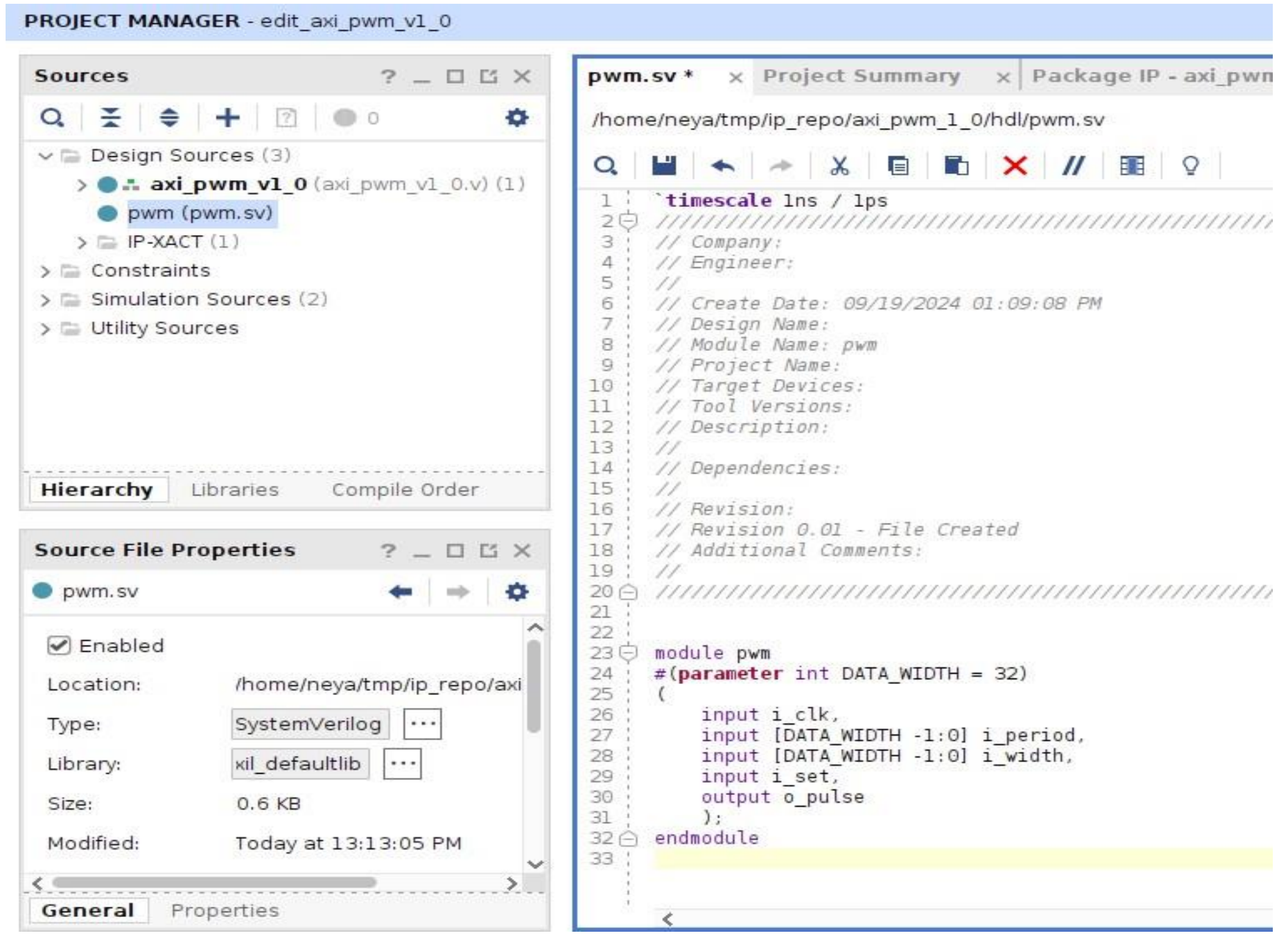
Создание компонента (IP)



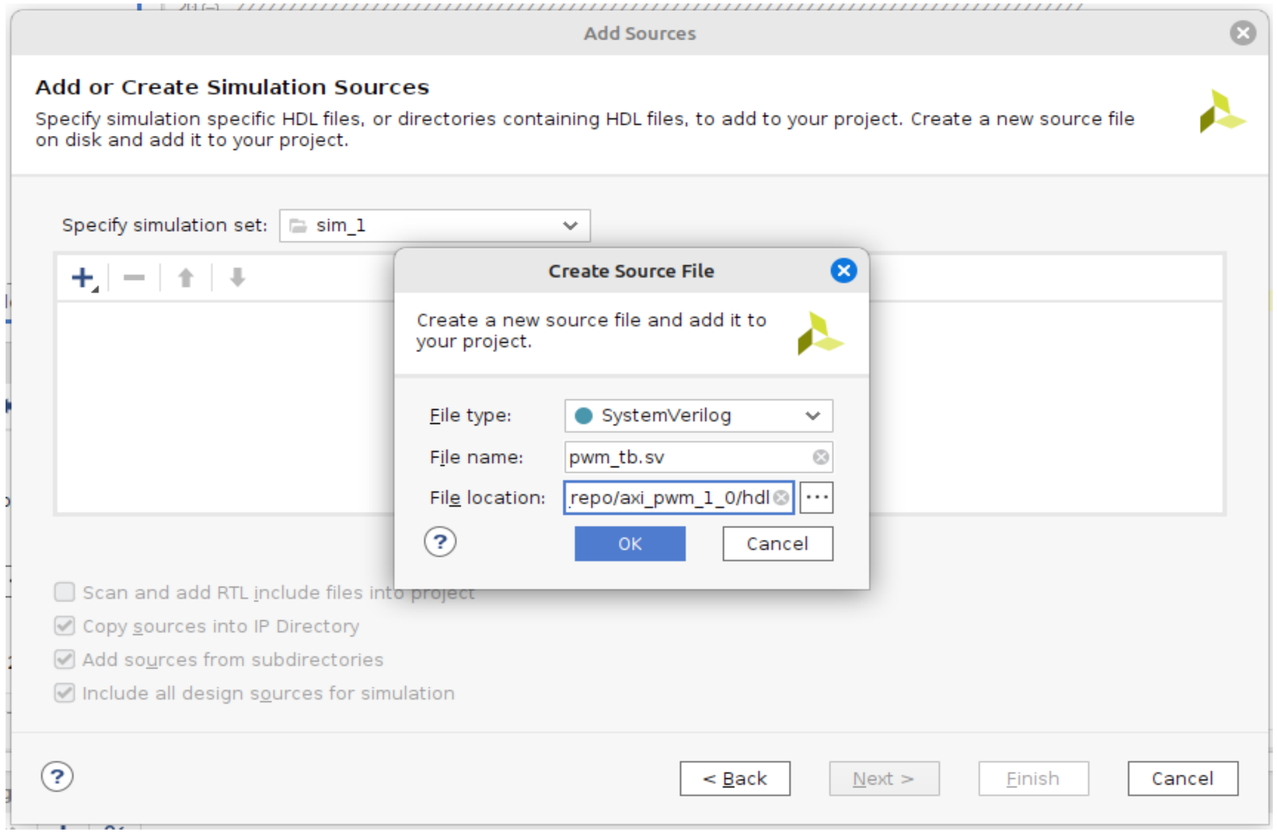
Создание компонента (IP)



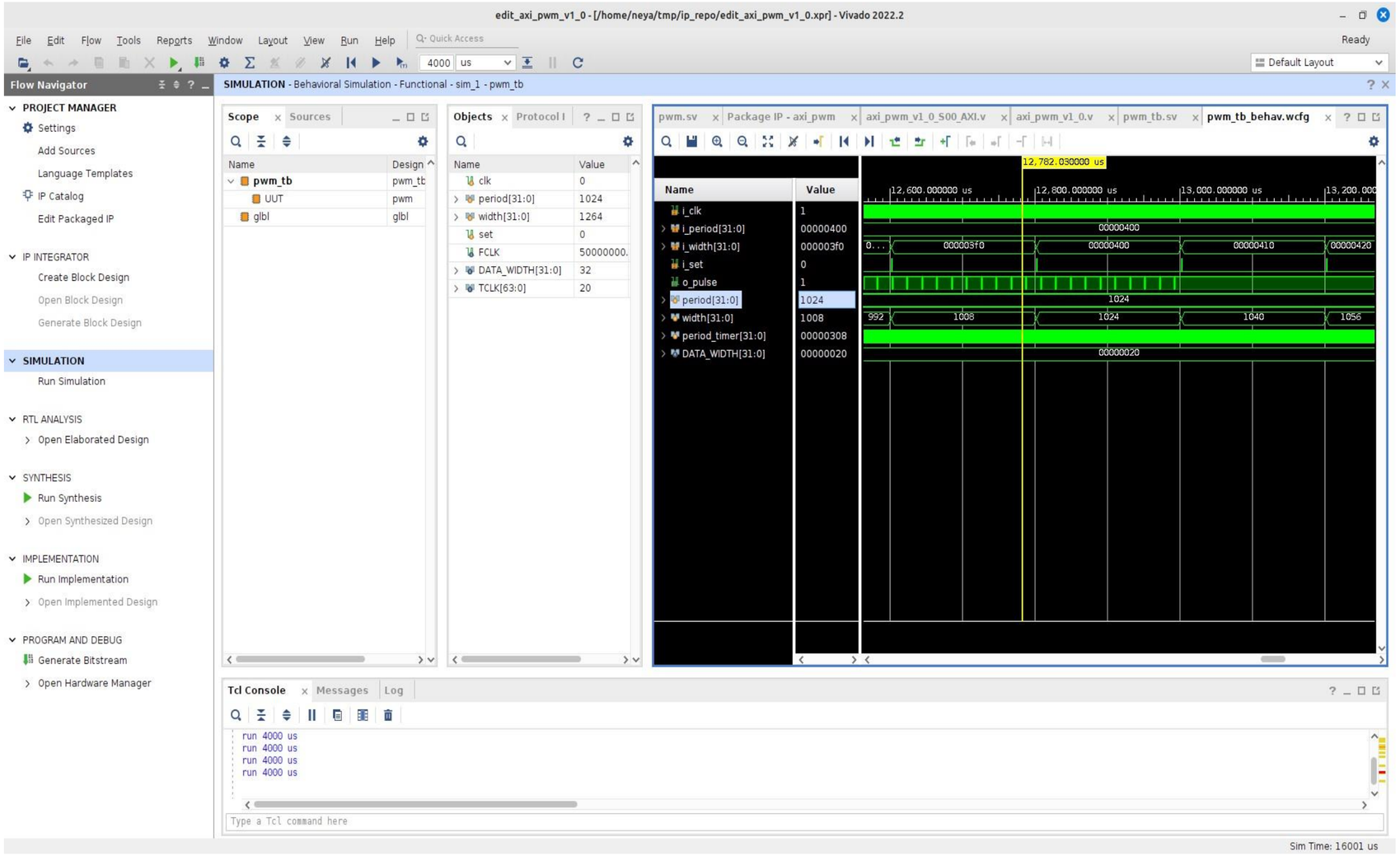
Создание компонента (IP)



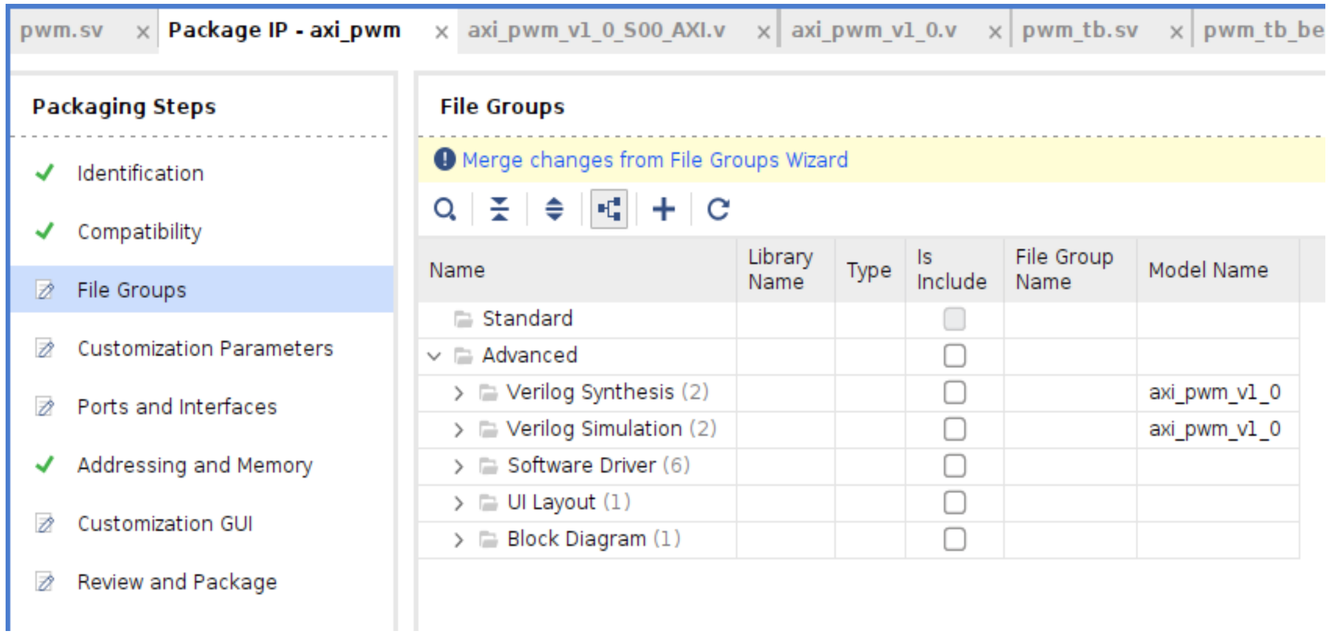
Создание компонента (IP)



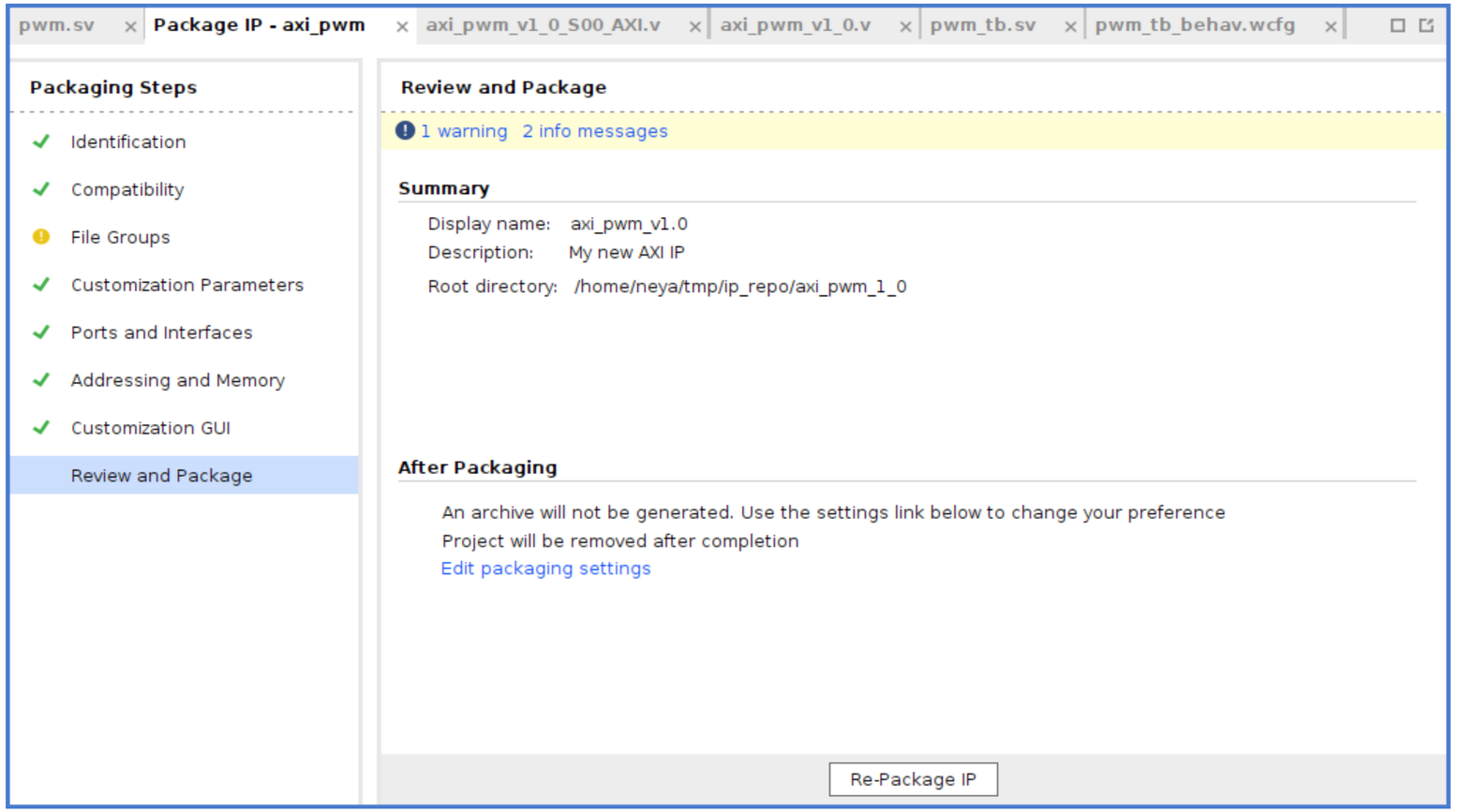
Создание компонента (IP)



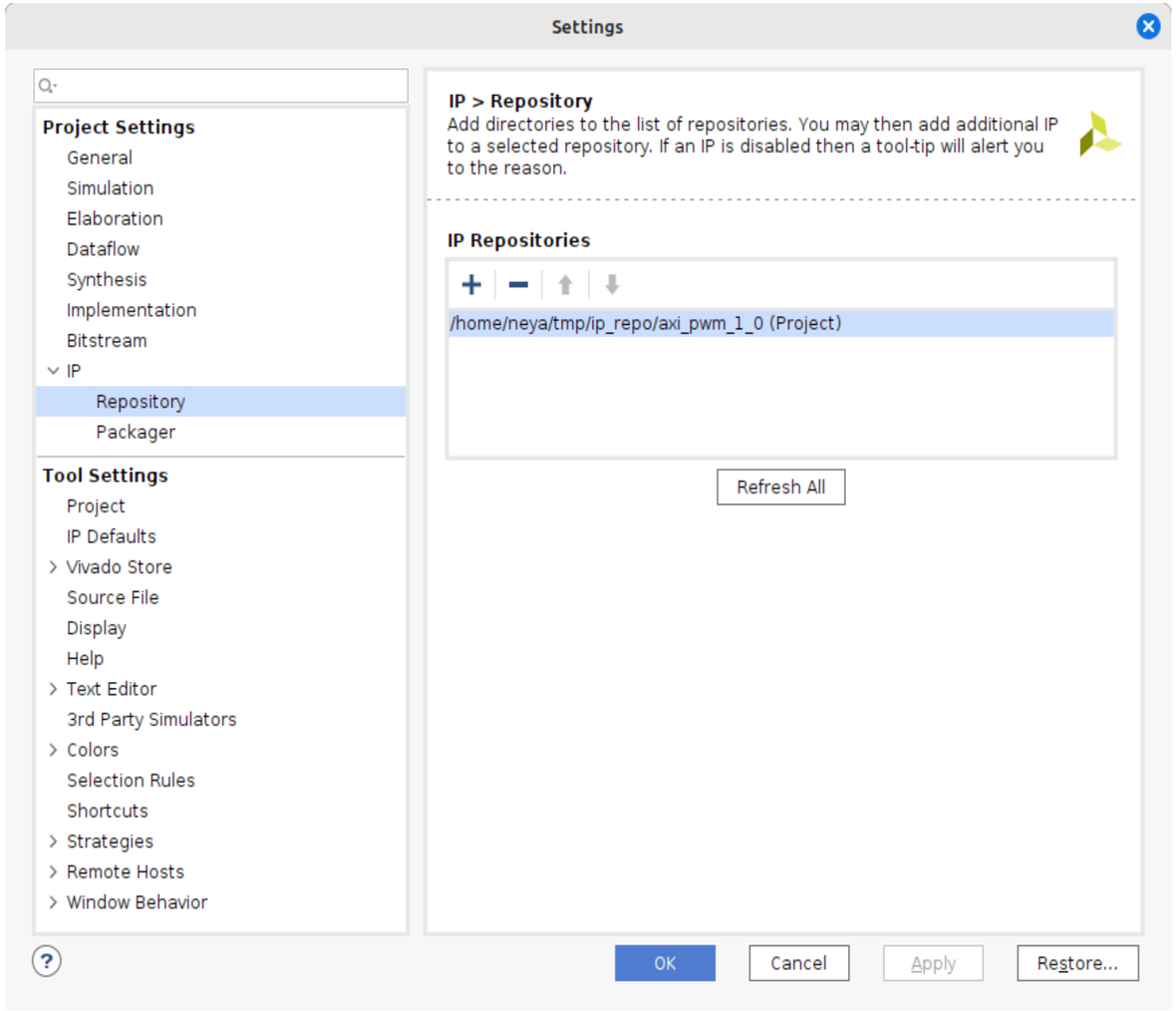
Создание компонента (IP)



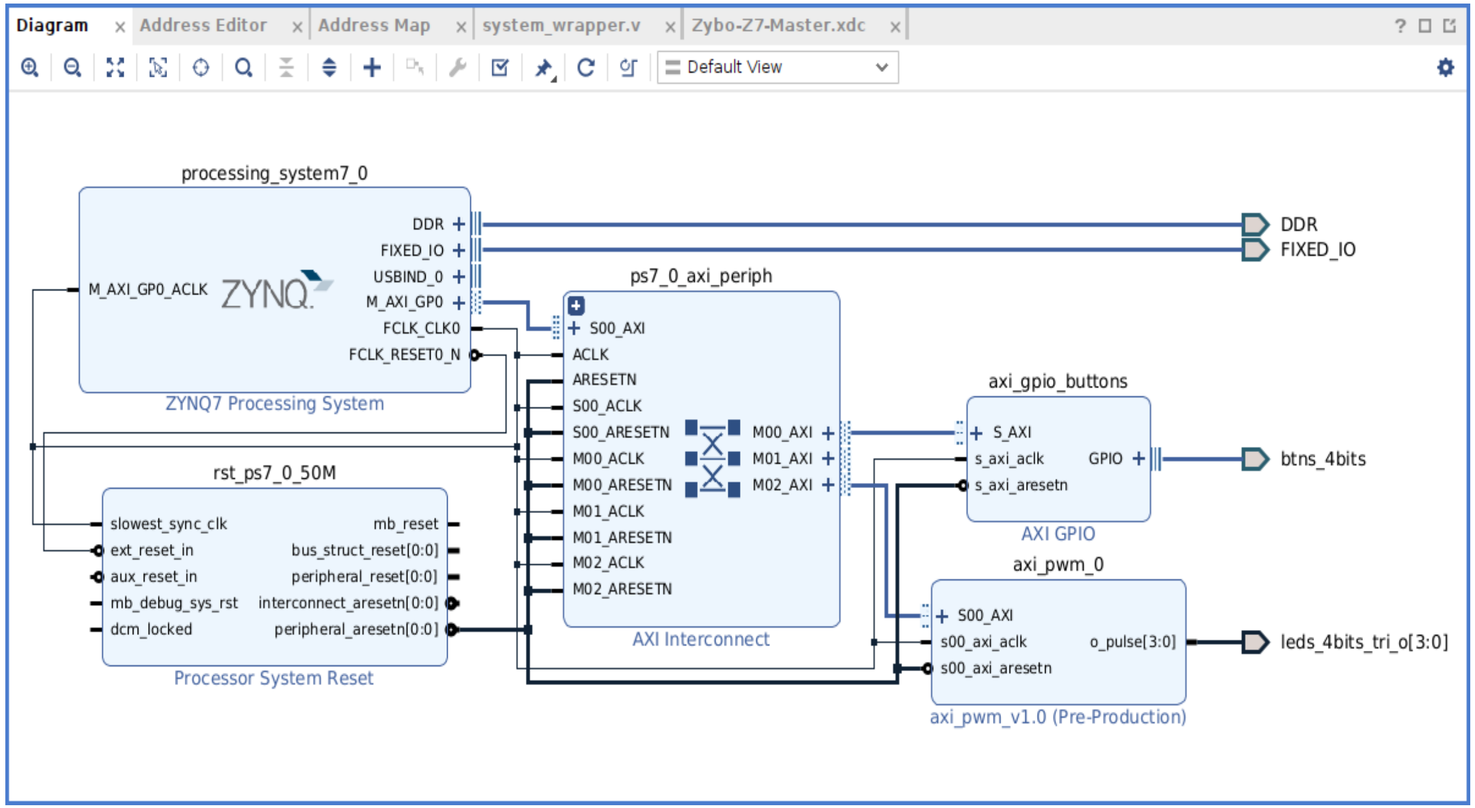
Создание компонента (IP)



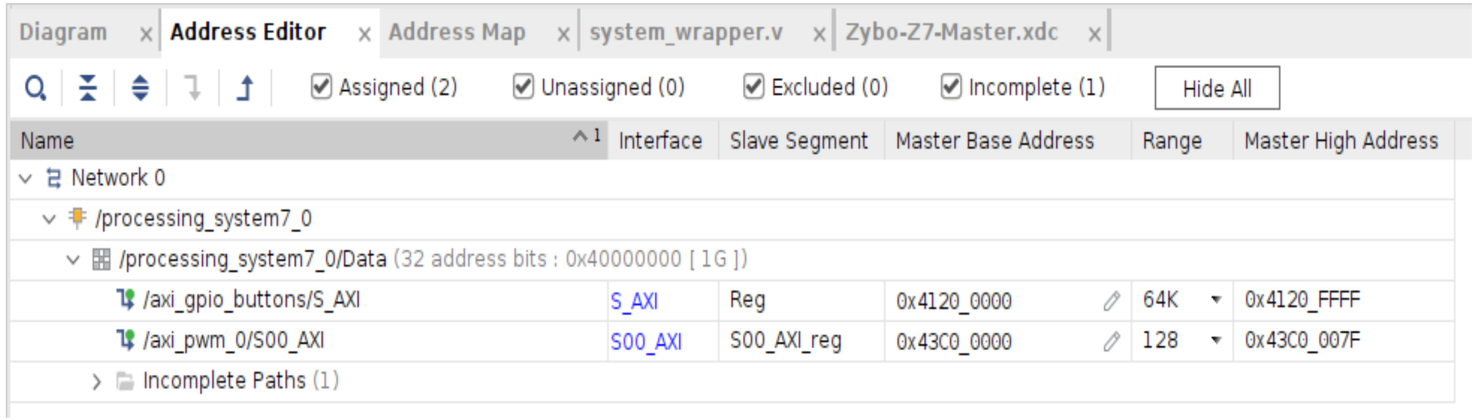
Создание компонента (IP)



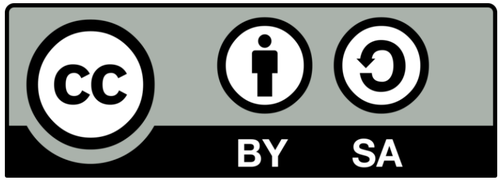
Создание компонента (IP)



Создание компонента (IP)



Создание компонента (IP)



Спасибо за внимание!