L1 Science du Numérique et Sciences Appliquées - Semestre 2

#### Contrôle Terminal - 15 Mai 2017

Durée: 2h

# Aucun document autorisé (sauf feuille A4 recto/verso manuscrite) Calculatrice et téléphone non autorisés

Tout résultat non justifié par les calculs intermédiaires ne sera pas validé

## 1. Problème (Durée conseillée 40 min) /8,5

Soient deux réservoirs d'eau R1 et R2 dont le niveau pour chacun est contrôlé par un capteur de niveau haut (a pour R1, b pour R2) et un capteur de niveau bas (c pour R1, d pour R2).

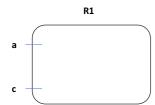
On note a, b, c, d lorsqu'il y a de l'eau en face du capteur et  $\overline{a}$ ,  $\overline{b}$ ,  $\overline{c}$ ,  $\overline{d}$  en l'absence d'eau en face du capteur.

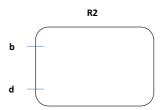
On dispose de trois voyants V1, V2, V3, qui fonctionnent dans les conditions suivantes :

- V1 = 1 si les deux réservoirs sont pleins.
- V2 = 1 si les deux réservoirs sont vides.
- V3 = 1 dans tous les autres cas (réservoirs à moitié plein ou un plein et un vide...).

Un certain nombre de combinaisons sont physiquement impossibles, les sorties V1, V2, V3, prennent alors une valeur indifférente (\*).

1. Dessiner les deux réservoirs et positionner les capteurs. 0,5 pt











2. Donner les entrées et les sorties de ce système. 0,5 pt

4 Entrées : a, b, c et d 3 Sorties : V1, V2, V3

3. Établir la table de vérité de ce système en plaçant les entrées par ordre alphabétique. 2 pts (soit 0.125pt par ligne correcte)

а	b	С	d	V1	V2	V3
0	0	0	0	0	1	0
0	0	0	1	0	0	1

0	0	1	0	0	0	1
0	0	1	1	0	0	1
0	1	0	0	X	Χ	Χ
0	1	0	1	0	0	1
0	1	1	0	X	X	Χ
0	1	1	1	0	0	1
1	0	0	0	X	X	Χ
1	0	0	1	X	Χ	Χ
1	0	1	0	0	0	1
1	0	1	1	0	0	1
1	1	0	0	X	Χ	Χ
1	1	0	1	X	X	X
1	1	1	0	X	X	X
1	1	1	1	1	0	0

4. Remplir les tableaux de Karnaugh des sorties. 1,5 pt (0.5pt par tableau uniquement le remplissage du tableau)

(Pour les étudiants qui ont une TV fausse, on comptera la moitié des points pour les questions suivantes si la réponse est juste à partir de leur TV).

V1

cd | 00 | 01 | 11 | 10 ab 00 0 0 X Χ 01 0 X 11 X Χ X 10 0

V2

cd	00	01	11	10
ab				
00	1	0	0	0
01	X	0	0	X
11	X	X	0	X
10	X	X	0	0

V3

cd	00	01	11	10
ab				
00	0	1	1	1
01	Χ	1	1	X
11	Χ	X	0	X
10	Х	X	1	1

5. En déduire les équations logiques simplifiées (en vue de la réalisation sous forme de logigrammes à la question 6). 2,25 pt

(0.75pt par sortie : soit 0.5pt par simplification et 0.25pt de plus si transformation correcte en vue du cahier des charges de la question 6.)

Pour portes NAND, groupement de 1

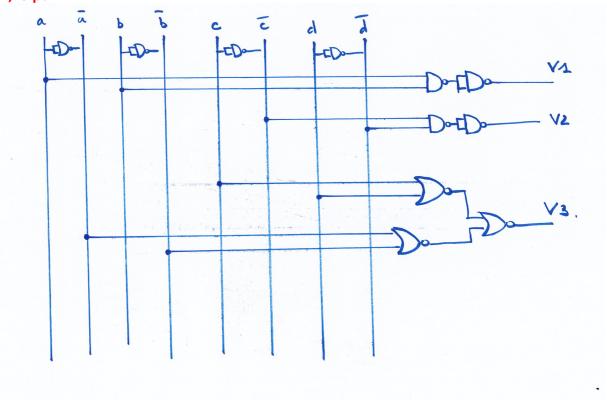
Pour portes NOR, groupement de 0.

$$V1 = a.b = \overline{a.\overline{b}}$$

$$V2 = \overline{c}.\overline{d} = \overline{\overline{c}.\overline{d}}$$

$$V3 = (c+d).(\overline{a}+\overline{b}) = \overline{(c+d).(\overline{a}+\overline{b})} = \overline{(c+d)+(\overline{a}+\overline{b})}$$

6. Réaliser le logigramme de V1 et V2 avec des portes NAND et celui de V3 avec des portes NOR. 1,75 pt



## 2. Exercices indépendants (Durée conseillée 1h20 min) /11,5

2.1. Conversion 3,5 pts = 0,25 pt par case juste dans le 1<sup>er</sup> tableau / 0,25 pt par case juste dans le 2<sup>nd</sup> tableau

## si les résultats ne sont pas justifiés par des calculs mettre 0

Compléter les tableaux directement sur le sujet et détailler l'ensemble des calculs sur votre copie.

1. Compléter chaque ligne du tableau suivant en convertissant la valeur indiquée vers les codages manquants :

	Codes de 16 bits exprimés en hexadécimal sur 4 chiffres							
	Codage en « Valeur absolue et signe »	Codage en « Complément à 2 »						
Valeur décimale ↓								

144	0090	0090
154	009A	009A
-102	8066	FF9A
-256	8100	FF00

#### [1] Conversion $(144)_{10} \rightarrow VAS$

$$144 = 2^7 + 2^4 = (0000\ 0000\ 1001\ 0000)_2 = (0090)_{16}$$

### Conversion $(144)_{10} \rightarrow CA2$

Nombre positif donc représentation en VAS et CA2 identiques

#### [2] Conversion $(009A)_{16} \rightarrow d\acute{e}cimal$

$$(009A)_{16} = (0000\ 0000\ 1001\ 1010)_2 = 2^7 + 2^4 + 2^3 + 2^1 = 128 + 16 + 8 + 2 = 154$$

## Conversion $(009A)_{16} \rightarrow CA2$

Nombre positif donc représentation en VAS et CA2 identiques

#### [3] Conversion (FF9A)<sub>16</sub> $\rightarrow$ décimal

$$(FF9A)_{16} = (1111\ 1111\ 1001\ 1010)_2 = bit de signe à 1, nombre négatif, prendre le CA2$$

$$CA1(FF9A)_{16} = (0000\ 0000\ 0110\ 0101)_2$$

$$CA1(FF9A)_{16} + 1 = (0000\ 0000\ 0110\ 0110)_2 = 2^6 + 2^5 + 2^2 + 2^1 = 64 + 32 + 4 + 2 = 102$$

Donc 
$$(FF9A)_{16} = (-102)_{10}$$

#### Conversion (FF9A)<sub>16</sub> → VAS

$$(FF9A)_{16} = (-102)_{10}$$

$$102 = 2^6 + 2^5 + 2^2 + 2^1 = 64 + 32 + 4 + 2 = (0000\ 0000\ 0110\ 0110)_2$$

VAS(-102) = 
$$(1000\ 0000\ 0110\ 0110)_2$$
 bit de signe à 1, nombre négatif =  $(8066)_{16}$ 

#### [4] Conversion $(-256)_{10} \rightarrow VAS$

$$256 = 2^8 = (0000\ 0001\ 0000\ 0000)_2$$

$$-256 = (1000\ 0001\ 0000\ 0000)_2$$
 ajout du bit de signe =  $(8100)_{16}$ 

#### Conversion $(-256)_{10} \rightarrow CA2$

$$256 = 2^8 = (0000\ 0001\ 0000\ 0000)_2$$

$$CA1(256) = (1111 1110 1111 1111)_2$$

$$CA1(256) + 1 = (1111 1111 0000 0000)_2 = (FF00)_{16}$$

## 2. Compléter chaque ligne du tableau suivant, en convertissant chaque nombre fractionnaire vers les bases indiquées, tout en conservant la précision du nombre de départ.

Octal	Hexadécimal	Décimal	Binaire
346,064	E6,1A	230,101	1110 0110,0001 1010
17,0042	F,022	15,0083	1111,00000010001

#### [1] Hexadécimal → Binaire

$$\frac{1}{2^8} = \frac{1}{16^2} < \frac{1}{2^7}$$
 2 chiffres après la virgule en base 16 correspond à 8 chiffres après la virgule en base 2.

2<sup>4</sup>=16 donc on fait des groupements de 4 bits

$$(E6,1A)_{16} = (1110\ 0110,0001\ 1010)_2$$

Binaire → Octal (autorisé car la précision est identique entre Hexa et Binaire)

$$\frac{1}{8^3} < \frac{1}{16^2} < \frac{1}{8^2}$$

 $\frac{1}{8^3} < \frac{1}{16^2} < \frac{1}{8^2}$  2 chiffres après la virgule en base 16 correspond à 3 chiffres après la virgule en base 8.

2<sup>3</sup>=8 donc on fait des groupements de 3 bits

 $(11\ 100\ 110,000\ 110\ 10)_2 = (346,064)_8$ 

#### Hexadécimal → Décimal

$$\frac{1}{10^3} < \frac{1}{16^2} < \frac{1}{10^2}$$
 2 chiffres après la virgule en base 16 correspond à 3 chiffres après la virgule en base 10.

$$(E6,1A)_{16} = (14x16) + 6 + (1x16^{-1}) + (10x16^{-2}) = 230,101$$

#### [2] Binaire → Hexadécimal

$$\frac{1}{16^3} < \frac{1}{2^{11}} < \frac{1}{16^2}$$
 11 chiffres après la virgule en base 2 correspond à 3 chiffres après la virgule en base 16.

2<sup>4</sup>=16 donc on fait des groupements de 4 bits

 $(1111,0000\ 0010\ 001)_2 = (F,022)_{16}$ 

#### Binaire → Octal

$$\frac{1}{8^4} < \frac{1}{2^{11}} < \frac{1}{8^3}$$
 11 chiffres après la virgule en base 2 correspond à 4 chiffres après la virgule en base 8.

2<sup>3</sup>=8 donc on fait des groupements de 3 bits

 $(1\ 111,000\ 000\ 100\ 01)_2 = (17,0042)_8$ 

#### Binaire → Décimal

Conversion de la partie entière :

$$(F)_{16} = 15$$

Conversion de la partie fractionnaire :

$$\frac{1}{10^4} < \frac{1}{2^{11}} < \frac{1}{10^3}$$
 11 chiffres après la virgule en base 2 correspond à 4 chiffres après la virgule en base 10.

$$(0,00000010001)_2 = (1x2^{-7}) + (1x2^{-11}) = 0,0083$$

Alors:  $(1111,0000\ 0010\ 001)_2 = 15,0083$ 

#### On rappelle les puissances de 2 et de 16 suivantes :

2 <sup>8</sup>	2 <sup>7</sup>	2 <sup>6</sup>	2 <sup>5</sup>	2 <sup>4</sup>	2 <sup>-3</sup>		2 <sup>-4</sup>	2 <sup>-5</sup>
256	128	64	32	16		0,125	0,0625	0,03125
2 <sup>-6</sup>	2 <sup>-7</sup>	2 <sup>-8</sup>	2 <sup>-9</sup>	2 <sup>-10</sup>		2 <sup>-11</sup>		
0,015625	0,0078125	0,00390625	0,001953125	0,000976	562	0,000488281		

16 <sup>5</sup>	16 <sup>4</sup>	16 <sup>3</sup>	16 <sup>2</sup>	16 <sup>-1</sup>	16 <sup>-2</sup>	16 <sup>-3</sup>	16 <sup>-4</sup>	
1048576	65536	4096	256	0,0625	0,00390625	0,000244141	0,000015259	

#### 2.2. Algèbre de Boole et tableau de Karnaugh 4 pts

#### 1. Rappeler les résultats des théorèmes suivants : 0 point

ils ont normalement droit à une feuille sur laquelle les théorèmes de la question 1 devraient être notés. Il ne s'agit donc que de recopier, raison pour laquelle nous n'avons pas prévu de points sur cette partie. Néanmoins nous pensons que leur faire écrire ces théorèmes leur permettra de résoudre plus aisément la question suivante.

• 
$$A \cdot B + A \cdot \overline{B} = A$$
 T1  
•  $(\overline{A + B + C}) = \overline{A} \cdot \overline{B} \cdot \overline{C}$  T2  
•  $A + \overline{A} \cdot B = A + B$  T3

2. En utilisant ces théorèmes, simplifier algébriquement – en justifiant votre démarche – la fonction  $f_1$  suivante : 1,5 point : 0,25 point par théorème utilisé

$$f_{1}(w,x,y,z) = \overline{w} \cdot \overline{x} \cdot y \cdot \overline{z} + \overline{w} \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + (\overline{w} + x + z) + x \cdot \overline{y} \cdot \overline{z} + \overline{w} \cdot x \cdot \overline{y} + w \cdot x \cdot \overline{y} \cdot z$$

$$= \overline{w} \cdot \overline{x} \cdot \overline{z} \cdot (y + \overline{y}) + w \cdot \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot \overline{z} + \overline{w} \cdot x \cdot \overline{y} + w \cdot x \cdot \overline{y} \cdot z \qquad T1 + T2$$

$$= \overline{w} \cdot \overline{x} \cdot \overline{z} + w \cdot \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot \overline{z} + \overline{w} \cdot x \cdot \overline{y} + w \cdot x \cdot \overline{y} \cdot z$$

$$= (\overline{w} + w) \cdot \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot \overline{z} + \overline{w} \cdot x \cdot \overline{y} + w \cdot x \cdot \overline{y} \cdot z$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot \overline{z} + \overline{w} \cdot x \cdot \overline{y} + w \cdot x \cdot \overline{y} \cdot z$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot \overline{z} + x \cdot \overline{y} \cdot (\overline{w} + w \cdot z)$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot \overline{z} + x \cdot \overline{y} \cdot (\overline{w} + z)$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot (\overline{z} + z) + \overline{w} \cdot x \cdot \overline{y} \cdot z$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot (\overline{z} + z) + \overline{w} \cdot x \cdot \overline{y}$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot (1 + \overline{w})$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot (1 + \overline{w})$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot (1 + \overline{w})$$

$$= \overline{x} \cdot \overline{z} + x \cdot \overline{y} \cdot (1 + \overline{w})$$

3. Soit la fonction  $f_2$  suivante : 2 pts

$$f_2(w, x, y, z) = \overline{w} \cdot \overline{x} \cdot y \cdot \overline{z} + \overline{w} \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + w \cdot \overline{x} \cdot \overline{z} + x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y + w \cdot x \cdot y \cdot z$$

a. Donner la première forme canonique de  $f_2$ . **0,5 point** 

$$f_2(w,x,y,z) = \overline{w} \cdot \overline{x} \cdot y \cdot \overline{z} + \overline{w} \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + w \cdot \overline{x} \cdot (y + \overline{y}) \cdot \overline{z} + (w + \overline{w}) \cdot x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot \overline{z} + \overline{w$$

$$f_2(w,x,y,z) = \overline{w} \cdot \overline{x} \cdot y \cdot \overline{z} + \overline{w} \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + w \cdot \overline{x} \cdot y \cdot \overline{z} + w \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + w \cdot x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot \overline{z} + w \cdot x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot \overline{z} +$$

$$f_2(w,x,y,z) = \overline{w} \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + \overline{w} \cdot \overline{x} \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot \overline{z} + \overline{w} \cdot x \cdot y \cdot z + w \cdot \overline{x} \cdot \overline{y} \cdot \overline{z} + w \cdot \overline{x} \cdot y \cdot \overline{z} + \overline{w} \cdot$$

$$f_2(w, x, y, z) = \sum m(0, 2, 6, 7,810,14,15)$$

- b. Donner la table de Karnaugh de  $f_2$  et en déduire les expressions simplifiées conjonctive (produit de sommes) et disjonctive (somme de produits). **1,5 point** 
  - o 0,5 pour la TdK
  - 0,5 pour chaque expression simplifiée
  - o On enlève 0,25 point par erreur de remplissage, de regroupement ou d'expression

yz	00	01	11	10
wx				
00	1	0	0	1
01	0	0	1	1
11	0	0	1	1
10	1	0	0	1

 $f_2(w, x, y, z) = (\bar{x} + y) \cdot (x + \bar{z})$  Expression simplifiée conjonctive

## $f_2(w, x, y, z) = (x, y) + (\bar{x}, \bar{z})$ Expression simplifiée disjonctive

- 4. Soit la fonction suivante :  $f_3(w, x, y, z) = \bar{x} \cdot \bar{z} + x \cdot y$  0,5 pt
  - a. Donner une expression de  $f_3$  en n'utilisant que des opérateurs NOR.

$$f_3(w,x,y,z) = \overline{(\overline{x}+y)} + \overline{(x+\overline{z})} = \overline{(\overline{x}+\overline{y}) + (\overline{x}+\overline{z})}$$

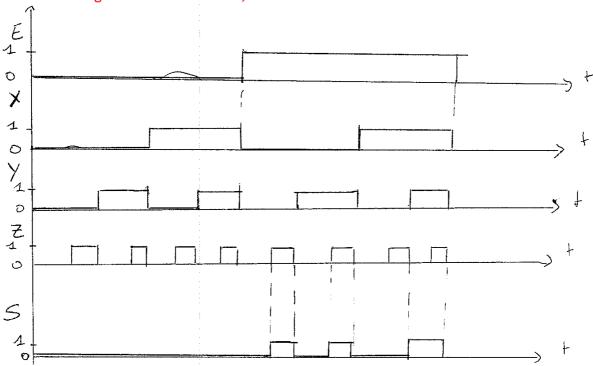
#### 2.3. Chronogramme et logigramme 2 pts

E.X.Y

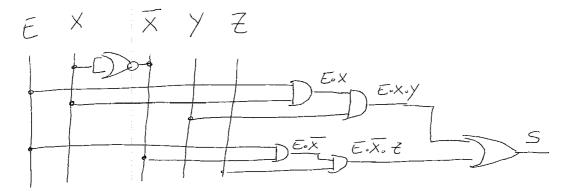
On considère la fonction S décrite par la table de vérité suivante :

Ε	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1
Х	0	0	0	0	1	1	1	1	0	0	0	0	1	1	1	1
Υ	0	0	1	1	0	0	1	1	0	0	1	1	0	0	1	1
Z	0	1	0	1	0	1	0	1	0	1	0	1	0	1	0	1
S	0	0	0	0	0	0	0	0	0	1	0	1	0	0	1	1

1. À partir de la table de vérité, dessiner le chronogramme de S. 0,5 pt il faut représenter la sortie S mais également les entrées E, X et Y sinon 0



- 3. À partir de l'équation simplifiée, dessiner le logigramme de la fonction logique S en utilisant exclusivement des portes OU, ET, NOR à deux entrées. 1 pt



#### 2.4. Électronique numérique 2 pts

Soit la fonction C décrite par la Fig. 1. Pour la réaliser on dispose de portes NAND dont les caractéristiques électriques sont données par les tableaux suivants :



Fig. 1: Logigramme de C

#### **Recommended Operating Conditions**

Symbol	Parameter	DM54LS00				Units		
		Min	Nom	Max	Min	Nom	Max	1
V <sub>cc</sub>	Supply Voltage	4.5	5	5.5	4.75	5	5.25	V
V <sub>IH</sub>	High Level Input Voltage	2			2			V
V <sub>IL</sub>	Low Level Input Voltage			0.7			0.8	V
I <sub>OH</sub>	High Level Output Current			-0.4			-0.4	mA
I <sub>OL</sub>	Low Level Output Current			4			8	mA
T <sub>A</sub>	Free Air Operating Temperature	-55		125	0		70	°C

Note 1: The "Absolute Maximum Ratings" are those values beyond which the safety of the device cannot be guaranteed. The device should not be operated at these limits. The parametric values defined in the "Electrical Characteristics" table are not guaranteed at the absolute maximum ratings. The "Recommended Operating Conditions" table will define the conditions for actual device operation.

#### **Electrical Characteristics**

over recommended operating free air temperature range (unless otherwise noted)

Symbol	Parameter	Conditions		Min	Тур	Max	Units
					(Note 2)		
Vı	Input Clamp Voltage	V <sub>CC</sub> = Min, I <sub>I</sub> = -18 mA				-1.5	V
V <sub>OH</sub>	High Level Output	V <sub>CC</sub> = Min, I <sub>OH</sub> = Max,	DM54	2.5	3.4		V
	Voltage	V <sub>IL</sub> = Max	DM74	2.7	3.4		
V <sub>OL</sub>	Low Level Output	V <sub>CC</sub> = Min, I <sub>OL</sub> = Max,	DM54		0.25	0.4	
	Voltage	V <sub>IH</sub> = Min	DM74		0.35	0.5	V
		I <sub>OL</sub> = 4 mA, V <sub>CC</sub> = Min	DM74		0.25	0.4	
I <sub>I</sub>	Input Current @ Max	V <sub>CC</sub> = Max, V <sub>I</sub> = 7V				0.1	mA
	Input Voltage						
I <sub>IH</sub>	High Level Input Current	V <sub>CC</sub> = Max, V <sub>I</sub> = 2.7V				20	μΑ
I <sub>IL</sub>	Low Level Input Current	V <sub>CC</sub> = Max, V <sub>I</sub> = 0.4V				-0.36	mA

1. À partir des données du constructeur, compléter le tableau suivant : 1 pt : 0,125 par valeur correcte

	V <sub>CC</sub>	$V_{\text{OHMin}}$	V <sub>OLMax</sub>	$V_{IH}$	$V_{_{\rm IL}}$	I <sub>OH</sub>	I <sub>OL</sub>	I <sub>IH</sub>	$I_{_{\rm I\!L}}$
74LS00 (NAND)	4,75V	2,7V	0,4V ou 0,5V	2 V	0,8V	-0,4 mA	8 mA	20 μΑ	-0,36mA
74HC08 (AND)	4,75V	3,98V	0,4V	3,15V	1,35V	±25mA	±25mA	±1μA	±1μA

2. Établir les plages de tensions correspondant aux niveaux "0" et "1" pour une sortie et une entrée 74HC08 (alimentation 4,75 V) 0,5 pt : 0,125 par plage correcte

 $(0) : 0 \le V_1 \le 1,35V (1) : 3,15V \le V_1 \le 4,75V$ 

(0) :  $0 \le V_0 \le 0.4V (1)$  :  $3.98V \le V_0 \le 4.75V$ 

- 3. Les portes sont alimentées en 4,75 V, peut-on réaliser le câblage de la Fig. 1 à partir des portes NAND 74LS00 et AND 74HC08 ? Justifier votre réponse. **0,5 pt : si pas justification 0**Les 4 conditions suivantes ne sont pas respectées donc impossible de câbler
- $V_{OL(NAND)} \le V_{IL(AND)} OK$
- $V_{OH(NAND)} \ge V_{IH(AND)} NON$
- $|I_{OH (NAND)}| \ge |I_{IH (AND)}| OK$
- $|I_{OL(NAND)}| \ge |I_{IL(AND)}| OK$