



MIRELES MARTINEZ ANGEL MAURICIO	INSTITUTO POLITÉCNICO NACIONAL	ESCUELA SUPERIOR DE CÓMPUTO
1	Estilos de programación VHDL	10-02-2022
3CM13	ARQUITECTURA DE COMPUTADORAS	PERIODO ESCOLAR 2022-2

Estilos de programación VHDL

Descripción algorítmica o funcional

if-then-else: se considera que el bloque process es una especie de subrutina cuyas instrucciones se ejecutan secuencialmente cada vez que alguna de las señales que se suele poner junto a la clave process.

Sigue una estructura parecida a los lenguajes convencionales. Es por lo que se dice que se trata de una descripción comportamental algorítmica.

Descripción Flujo de datos o Data Flow

VHDL posee una forma de describir circuitos que además permite la paralelización de instrucciones.

Hay varias instrucciones concurrentes, es decir, se ejecutan cada vez que cambia alguna de las señales o puertos que intervienen.

Descripción estructural

Esta descripción de estructura sirve para la realización de diseños jerárquicos.

Donde la descripción estructural se coloca o incluye dentro del bloque de arquitectura

Referencias (según APA [citas de archivos pdf])

Molina, C. Pardines, I. y Garnica, G. (2014) INTRODUCCIÓN A LA PROGRAMACIÓN VHDL [Archivo pdf]
https://eprints.ucm.es/id/eprint/26200/1/intro_VHDL.pdf