Лабораторная работа №0 Assembly

Выполнил Зайцев Александр, Б03-305

1. Ассемблерный листинг программы «Hello, world!»

```
#include "stdio.h"
int main(){
          printf("Hello, World!\n");
}
```

Рис. 1: Программа на языке С

```
.rodata
                string "Hello, World!"
                 globl main
                             main, @function
main:
.LFB0:
              endbr64
              pushq %rbp
.cfi_def_cfa_offset 16
.cfi_offset 6, -16
movq %rsp, %rbp
.cfi_def_cfa_register (
                             .LC0(%rip), %rax
              leaq
                             %rax, %rdi
puts@PLT
              movq
              call
                             $0, %eax
%rbp
              popq
              ret
                             "GCC: (Ubuntu 11.4.0-lubuntu1~22.04) 11.4.0"

.note.GNU-stack,"",@progbits

.note.gnu.property,"a"
               .ident '.section
.section
.section
.align 8
                long
                             1f - 0f
4f - 1f
               long
              .align 8
.long (
.long
                             3f - 2f
```

Рис. 1: Ассемблерный листинг программы

2. Ассемблерный листинг программы с простой арифметикой

Напишем код на двух языках, выполняющий одни и те же команды

```
#include "stdio.h"

int a = 5;
int main() {
    int first = 1;
    int second = 16;
    int result;
    result = first + second;
    long int result_next = first * second;
    double result_next_2 = result / 5;
    char f = 'e';
    printf("%d\n", f)|;
    first = result - second;
    printf("Hello World");
}

#include <iostream>

int a = 5;

int main() {
    int first = 1;
    int second = 16;

    int result;
    result = first + second;

    long int result_next = first * second;

    double result_next_2 = result / 5;
    char f = 'e';
    std::cout << f << std::endl|;
    first = result - second;
    std::cout << f'< std::endl|;
    first = result - second;
    std::cout << "Hello world";
}</pre>
```

Рис. 2: С Рис.3: С++

Генерируем их ассемблерные листинги.

Сначала программа, которая написана на языке С:

Рис. 4: Ассемблерный листинг программы на С

Затем программа на С++:

Рис. 5: Ассемблерный листинг на С++

3. Модификация листинга

Затем модифицируем ассемблерный листинг программы, написанной на С. Изменим "hello world" на "it was changed by hands":

```
aobaks@WIN-851G510H5DP:~/assembler_files$ ./lab0c

101

Hello Worldaobaks@WIN-851G510H5DP:~/assembler_files$ rm a.out
aobaks@WIN-851G510H5DP:~/assembler_files$ vim lab0c.s
aobaks@WIN-851G510H5DP:~/assembler_files$ gcc lab0c.s -o asm_onC
aobaks@WIN-851G510H5DP:~/assembler_files$ ls
asm_onC c.s cpp.s hello_world.c hello_world.s lab0.c lab0.cpp lab0c lab0c.s
aobaks@WIN-851G510H5DP:~/assembler_files$ ./asm_onC

101

It was changed by handsaobaks@WIN-851G510H5DP:~/assembler_files$ |
```

Рис. 6: Hello World изменилось

4. Базовые команды

```
mov – присвоение
add – сложение
sub – вычитание
```

```
Инструкция add выполняет сложение двух операндов, а инструкция sub - вычитание. Они имеют следующий синтаксис:

1 add destination, source
2 sub destination, source

Инструкция add складывает операнды destination и source и результат помещает в операнд destination. Инструкция sub вычитает из destination операнд source и результат вычитания помещает в операнд destination.

1 ; для add destination = destination + source ; для sub destination = destination - source
```

Рис. 7: Базовые команды

5. Глобальные переменные

Глобальные переменные объявляются в самом начале ассемблерного листинга. В зависимости от типа переменной ей присваивается соответствующий размер.

```
.file "lab0.c"
.text
.globl a
.data
.align 4
.type a, @object
.size a, 4
a:
.long 5
.globl b
.align 8
.type b, @object
.size b, 8
b:
.quad 12
.section .rodata
```

Рис. 8: Объявление глобальной переменной int a и long int b Long int переменная b добавлена для наглядности: int = 4, long int = 8.

6. Регистры процессора

Ключевую роль в обработке данных в процессоре играют специальные ячейки, известные как **регистры**. Регистры в процессоре x86-64 можно разделить на четыре категории: регистры общего назначения, специальные регистры для приложений, сегментные регистры и специальные регистры режима ядра. Здесь нас будут интересовать прежде всего **регистры общего назначения** (general-purpose registers), которые в основном и используются в приложениях на ассемблере.

Начнем с того, что процессор архитектуры x86 имел восемь 32-битных регистров общего назначения, регистр флагов и указатель инструкций. Регистры общего назначения:

- EAX (Accumulator): для арифметических операций
- **ECX** (Counter): для хранения счетчика цикла
- EDX (Data): для арифметических операций и операций ввода-вывода
- EBX (Base): указатель на данные
- ESP (Stack pointer): указатель на верхушку стека
- **EBP** (Base pointer): указатель на базу стека внутри функции
- ESI (Source index): указатель на источник при операциях с массивом
- EDI (Destination index): указатель на место назначения в операциях с массивами
- EIP: указатель адреса следующей инструкции для выполнения
- EFLAGS: регистр флагов, содержит биты состояния процессора

Можно получить доступ к частям 32-битных регистров с меньшей разрядностью. Например, младшие 16 бит 32-битного регистра EAX обозначаются как AX. К регистру AX можно обращаться как к отдельным байтам, используя имена АН (старший байт) и AL (младший байт).

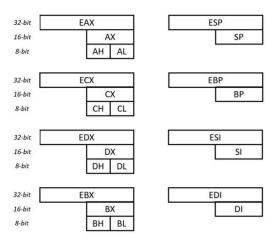


Рис. 9: К регистрам процессора

7. Функции mul, div, imul, idiv

Напишем программу на языке С++:

```
#include <iostream>
int main(){
    int a = 14;
    int b = 7;
    int mul;
    int div;

mul = a * b;
    div = a / b;

std::cout << mul << div << std::endl;

unsigned int ua = 21;
    unsigned int ub = 3;
    unsigned int umul;
    unsigned int udiv;

umul = ua * ub;
    udiv = ua / ub;

std::cout << umul << udiv << std::endl;
}</pre>
```

Рис. 10: Код программы

Затем откроем ее ассемблерный листинг:

```
movq %rsp, %rbp
.cfi_def_cfa_regist
            f_cfa_register v

$32, %rsp

$14, -32(%rbp)

$7, -28(%rbp)

-32(%rbp), %eax

-28(%rbp), %eax

%eax, -24(%rbp)

-32(%rbp), %eax
movl
imull
          movl
cltd
movl
movl
leaq
movq
call
movl
movq
call
movq
call
movl
imull
movl
movl
movl
movl
leaq
             _ZSt4cout(%rip.
%rax, %rdi
_ZNSolsEj@PLT
%rax, %rdx
-4(%rbp), %eax
%eax, %esi
%rdx, %rdi
movq
call
movl
```

Рис. 11: Фрагмент ассемблерного листинга